

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ
НАЦІОНАЛЬНА МЕТАЛУРГІЙНА АКАДЕМІЯ УКРАЇНИ



МЕТОДИЧНІ ВКАЗІВКИ
ЩО ДО ВИКОНАННЯ
КОНТРОЛЬНОЇ РОБОТИ З ДИСЦИПЛІНИ

« КОМП'ЮТЕРНА СХЕМОТЕХНІКА І АРХІТЕКТУРА
КОМП'ЮТЕРІВ»

для студентів спеціальності 122

заочної форми навчання

Дніпропетровськ НМетАУ - 2019

Методичні вказівки що до виконання контрольної роботи з дисциплін «Комп'ютерна схемотехніка і архітектура комп'ютерів» для студентів заочної форми навчання з спеціальності 122 Комп'ютерні науки. / Упоряд.: Г.Ю. Станчиц, Гуда А.І. – Дніпро: НМетАУ, 2019.

Укладачі: Г.Ю. Станчиц,
А. І. Гуда

Затверджено на засіданні кафедри
інформаційних технологій і систем, протокол №
9 від 06.03.19

СОДЕРЖАНИЕ

Общие указания.....	4
1 Программа Electronics Workbench.....	5
2 Варианты заданий.....	66
Список литературы.....	161

Общие указания

Ознакомится с программой Electronics Workbench.

Выбрать вариант задания (номер варианта – порядковый номер студента в журнале группы)

Выполнить задание и письменно ответить на контрольные вопросы

1. ПРОГРАММА ELECTRONICS WORKBENCH

1.1. Возможности Electronics Workbench

Система схемотехнического моделирования Electronics Workbench предназначена для моделирования и анализа электрических схем.

Программа Electronics Workbench позволяет моделировать аналоговые, цифровые и цифро-аналоговые схемы большой степени сложности. Имеющиеся в программе библиотеки включают в себя большой набор широко распространенных электронных компонентов. Есть возможность подключения и создания новых библиотек компонентов.

Параметры компонентов можно изменять в широком диапазоне значений. Простые компоненты описываются набором параметров, значения которых можно изменять непосредственно с клавиатуры, активные элементы – моделью, представляющей собой совокупность параметров и описывающей конкретный элемент или его идеальное представление. Модель выбирается из списка библиотек компонентов, параметры модели также могут быть изменены пользователем.

Широкий набор приборов позволяет производить измерения различных величин, задавать входные воздействия, строить графики. Все приборы изображаются в виде, максимально приближенном к реальному, поэтому работать с ними просто и удобно.

Результаты моделирования можно вывести на принтер или импортировать в текстовый или графический редактор для их дальнейшей обработки.

Программа Electronics Workbench совместима с программой P-SPICE, то есть предоставляет возможность экспорта и импорта схем и результатов измерений в различные её версии.

Основные достоинства программы

Экономия времени

Работа в реальной лаборатории требует больших временных затрат на подготовку эксперимента. Теперь, с появлением Electronics Workbench, электронная лаборатория всегда будет под рукой, что позволяет сделать изучение электрических схем более доступным.

Достоверность измерений

В природе не существует двух совершенно одинаковых элементов, то есть все реальные элементы имеют большой разброс значений, что приводит к погрешностям в ходе проведения эксперимента. В Electronics Workbench все элементы описываются строго установленными параметрами, поэтому каждый раз в ходе эксперимента будет повторяться результат, определяемый только параметрами элементов и алгоритмом расчета.

Удобство проведения измерений

Учеба невозможна без ошибок, а ошибки в реальной лаборатории порой очень дорого обходятся экспериментатору. Работая с Electronics Workbench,

экспериментатор застрахован от случайного поражения током, а приборы не выйдут из строя из-за неправильно собранной схемы. Благодаря этой программе в распоряжении пользователя имеется такой широкий набор приборов, который вряд ли будет доступен в реальной жизни. Таким образом, у Вас всегда имеется уникальная возможность для планирования и проведения широкого спектра исследований электронных схем при минимальных затратах времени.

Графические возможности

Сложные схемы занимают достаточно много места, изображение при этом стараются сделать более плотным, что часто приводит к ошибкам в подключении проводников к элементам цепи. Electronics Workbench позволяет разместить схему таким образом, чтобы были чётко видны все соединения элементов и одновременно вся схема целиком.

Возможность изменения цвета проводников позволяет сделать схему более удобной для восприятия. Можно отображать различными цветами и графиками, что очень удобно при одновременном исследовании нескольких зависимостей.

Стандартный интерфейс Windows

Программа Electronics Workbench использует стандартный интерфейс Windows, что значительно облегчает её использование. Интуитивность и простота интерфейса делают программу доступной любому, кто знаком с основами использования Windows.

Совместимость с программой P-SPICE

Программа Electronics Workbench базируется на стандартных элементах программы SPICE. Это позволяет экспортировать различные модели элементов и проводить обработку результатов, используя дополнительные возможности различных версий программы P-SPICE.

Для установки программы необходимы

- IBM-совместимый компьютер с модификацией процессора не ниже 486;
- не менее 4 МВ свободного пространства на жёстком диске;
- операционная система Microsoft Windows 3.1 или более поздние версии;
- манипулятор типа мышь.

Компоненты и проведение экспериментов

В библиотеки компонентов программы входят пассивные элементы, транзисторы, управляемые источники, управляемые ключи, гибридные элементы, индикаторы, логические элементы, триггерные устройства, цифровые и аналоговые элементы, специальные комбинационные и последовательные схемы. Активные элементы могут быть представлены моделями как идеальных, так и реальных элементов. Возможно также создание своих моделей элементов и добавление их в библиотеки элементов.

В программе используется большой набор приборов для проведения измерений: амперметр, вольтметр, осциллограф, мультиметр, Боде-плоттер (графопостроитель частотных характеристик схем), функциональный генератор, генератор слов, логический анализатор и логический преобразователь.

Анализ схем

Electronics Workbench может проводить анализ схем на постоянном и переменном токах. При анализе на постоянном токе определяется рабочая точка схемы в установившемся режиме работы. Результаты этого анализа не отражаются на приборах, они используются для дальнейшего анализа схемы. Анализ на переменном токе использует результаты анализа на постоянном токе для получения линеаризованных моделей нелинейных компонентов. Анализ схем в режиме АС может проводиться как во временной, так и в частотной областях. Программа также позволяет производить анализ цифро-аналоговых и цифровых схем.

В Electronics Workbench можно исследовать переходные процессы при воздействии на схемы входных сигналов различной формы.

Операции, выполняемые при анализе:

Electronics Workbench позволяет строить схемы различной степени сложности при помощи следующих операций:

- выбор элементов и приборов из библиотек,
- перемещение элементов и схем в любое место рабочего поля,
- поворот элементов и групп элементов на углы, кратные 90 градусам,
- копирование, вставка или удаление элементов, групп элементов, фрагментов схем и целых схем,
- изменение цвета проводников,
- выделение цветом контуров схем для более удобного восприятия,
- одновременное подключение нескольких измерительных приборов и наблюдение их показаний на экране монитора,
- присваивание элементу условного обозначения,
- изменение параметров элементов в широком диапазоне.

Все операции производятся при помощи мыши и клавиатуры. Управление только с клавиатуры невозможно. Путем настройки приборов можно:

- изменять шкалы приборов в зависимости от диапазона измерений,
- задавать режим работы прибора,
- задавать вид входных воздействий на схему (постоянные и гармонические токи и напряжения, треугольные и прямоугольные импульсы).

Графические возможности программы позволяют:

- одновременно наблюдать несколько кривых на графике,
- отображать кривые на графиках различными цветами,
- измерять координаты точек на графике,

- импортировать данные в графический редактор, что позволяет произвести необходимые преобразования рисунка и вывод его на принтер.

Electronics Workbench позволяет использовать результаты, полученные в программах P-SPICE, PCB, а также передавать результаты из Electronics Workbench в эти программы. Можно вставить схему или её фрагмент в текстовый редактор и напечатать в нем пояснения или замечания по работе схемы.

1.2 КОМПОНЕНТЫ ELECTRONICS WORKBENCH

Для операций с компонентами на общем поле Electronics Workbench выделены две области: панель компонентов и поле компонентов (рисунок 1.1).

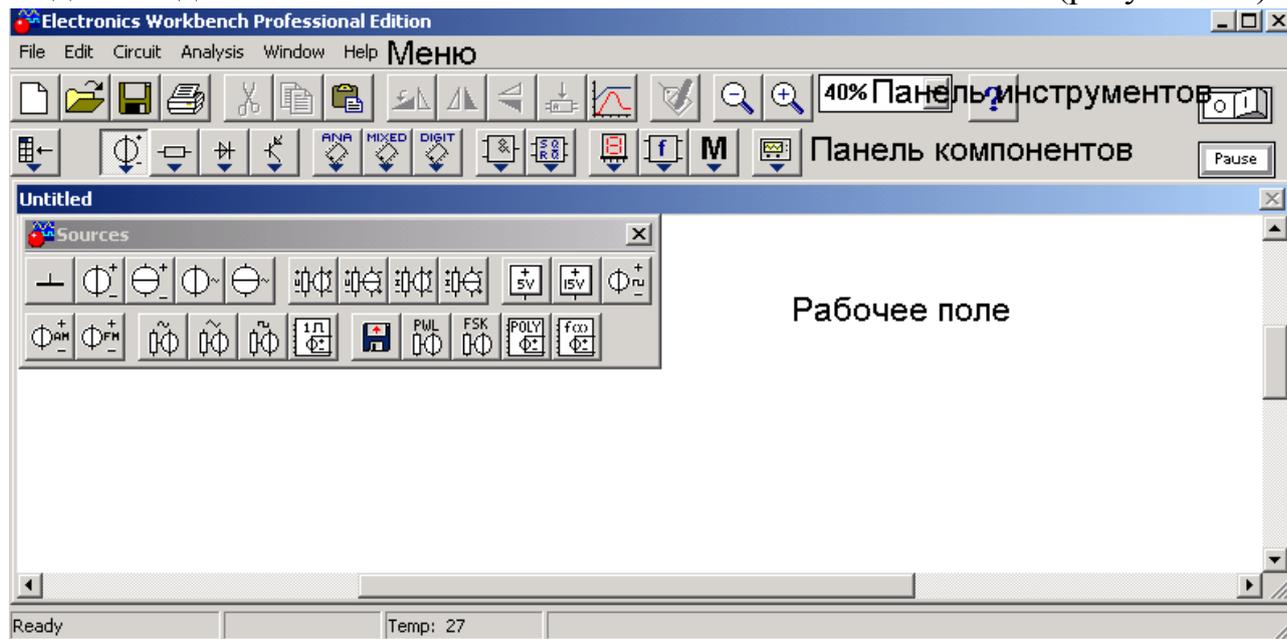


Рисунок 1.1

Панель компонентов состоит из пиктограмм полей компонентов, поле компонентов – из условных изображений компонентов.

Щелчком мышью на одной из одиннадцати пиктограмм полей компонентов, расположенных на панели, можно открыть соответствующее поле. На рисунке 1.1 открыто поле пассивных компонентов (Passive). Для описания компонентов более логичным является разделение их по типам, чему мы будем следовать в дальнейшем, давая в каждом случае ссылку на поле, в котором расположен компонент.

На рисунке 1.2 показаны все имеющиеся в Electronics Workbench поля компонентов. Эта картинка получена искусственно, на самом деле при работе может быть открыто только одно поле компонентов. Перейдем теперь к описанию имеющихся в программе компонентов.

В библиотеки элементов программы Electronics Workbench входят аналоговые, цифровые и цифро-аналоговые компоненты.

Все компоненты можно условно разбить на следующие группы:

- базовые компоненты,

- ИСТОЧНИКИ,
- ЛИНЕЙНЫЕ КОМПОНЕНТЫ,
- КЛЮЧИ,
- НЕЛИНЕЙНЫЕ КОМПОНЕНТЫ,
- ИНДИКАТОРЫ,
- ЛОГИЧЕСКИЕ КОМПОНЕНТЫ,
- УЗЛЫ КОМБИНАЦИОННОГО ТИПА,
- УЗЛЫ ПОСЛЕДОВАТЕЛЬНОГО ТИПА,
- ГИБРИДНЫЕ КОМПОНЕНТЫ.

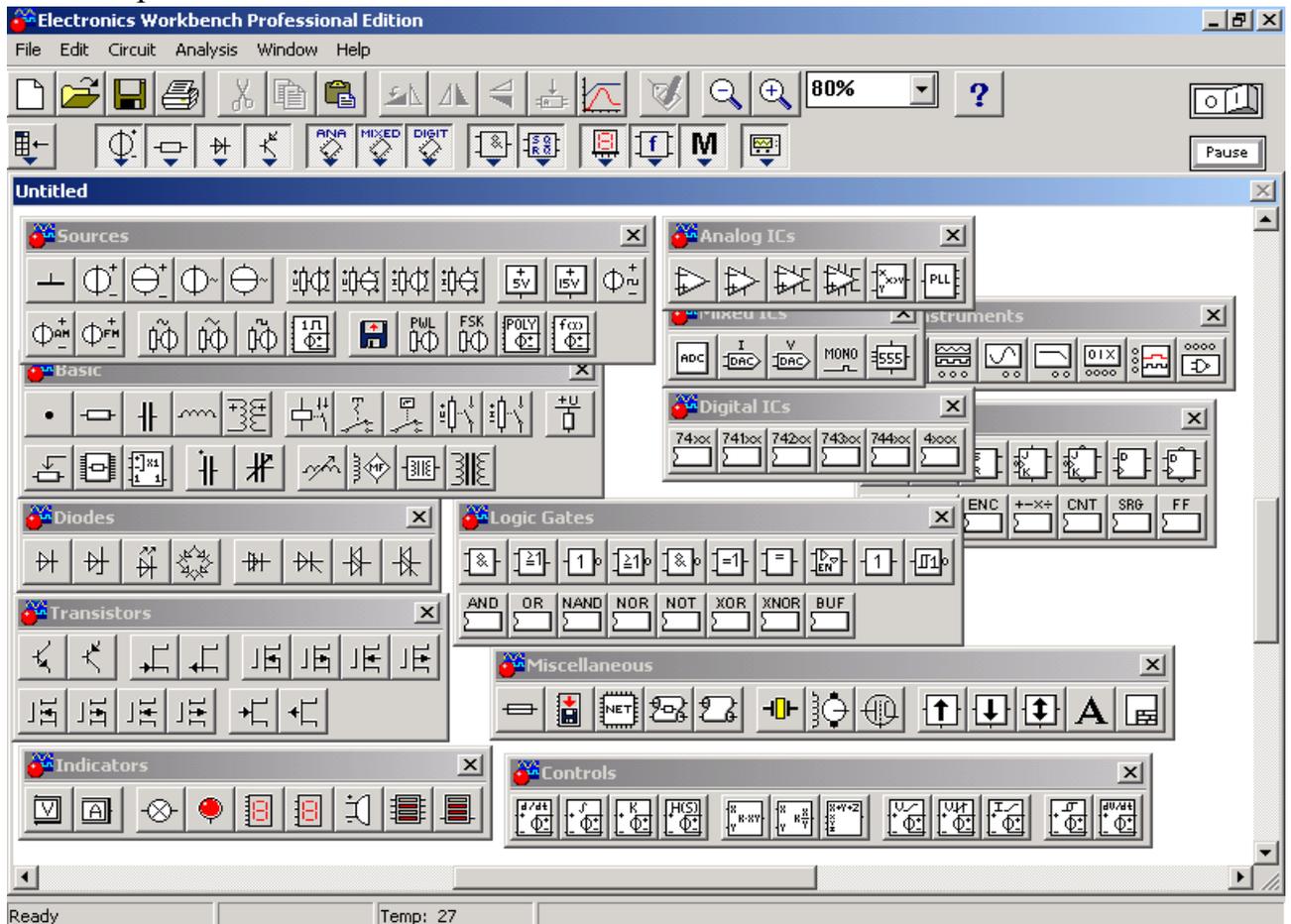


Рисунок 1.2

Базовые компоненты

Соединяющий узел

Узел применяется для соединения проводников и создания контрольных точек. К каждому узлу может подсоединяться не более четырех проводников.

После того, как схема собрана, можно вставить дополнительные узлы для подключения приборов.

Заземление

Компонент "заземление" имеет нулевое напряжение и таким образом обеспечивает исходную точку для отсчета потенциалов.

Не все схемы нуждаются в заземлении для моделирования, однако любая схема, содержащая:

- операционный усилитель,
- трансформатор.
- управляемый источник,
- осциллограф,

должна быть обязательно заземлена, иначе приборы не будут производить измерения или их показания окажутся неправильными.

✎ *Будьте внимательны при заземлении трансформаторов и управляемых источников.*

Источники

Все источники в Electronics Workbench идеальные. Внутреннее сопротивление идеального источника напряжения равно нулю, поэтому его выходное напряжение не зависит от нагрузки. Идеальный источник тока имеет бесконечно большое внутреннее сопротивление, поэтому его ток не зависит от сопротивления нагрузки.

✎ *Функциональный генератор можно использовать в качестве идеального источника напряжения.*

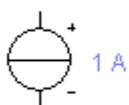


Источник постоянного напряжения

ЭДС источника постоянного напряжения или батареи измеряется в Вольтах и задается производными величинами (от мкВ до кВ).

Короткой жирной чертой в изображении батареи обозначается вывод, имеющий отрицательный потенциал по отношению к другому выводу.

✎ *Батарея в Electronics Workbench имеет внутреннее сопротивление, равное нулю, поэтому, если необходимо использовать две параллельно подключенные батареи, то следует включить последовательно между ними небольшое сопротивление (например, в 1 Ом).*



Источник постоянного тока

Ток источника постоянного тока (direct current) измеряется в Амперах и задается производными величинами (от мкА до кА).

Стрелка указывает направление тока (от "+" к "-").



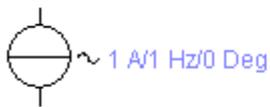
Источник переменного напряжения

Действующее значение (root-mean-square – RMS) напряжения источника измеряется в Вольтах и задается производными величинами (от мкВ до кВ).

Имеется возможность установки частоты и начальной фазы. Напряжение источника отсчитывается от вывода со знаком "-".

Действующее значение напряжения V_{RMS} , вырабатываемое источником переменного синусоидального напряжения, связано с его амплитудным значением V_{PEAK} следующим соотношением:

$$V_{RMS} = \frac{V_{PEAK}}{\sqrt{2}}$$



Источник переменного тока

Действующее значение тока источника измеряется в Амперах и задается производными величинами (от мкА до кА). Имеется возможность установки частоты и начальной фазы. Ток источника отсчитывается от вывода со знаком "-".

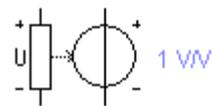
Действующее значение тока I_{RMS} , вырабатываемое источником переменного синусоидального тока, связано с его амплитудным значением I_{PEAK} следующим соотношением:

$$I_{RMS} = \frac{I_{PEAK}}{\sqrt{2}}$$



Генератор тактовых импульсов

Генератор вырабатывает последовательность прямоугольных импульсов. Можно регулировать амплитуду импульсов, коэффициент заполнения (скважность) и частоту следования импульсов. Отсчет амплитуды импульсов генератора производится от вывода, противоположного выводу "+".



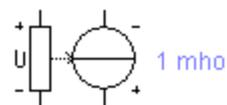
Источник напряжения, управляемый напряжением

Выходное напряжение источника напряжения, управляемого напряжением, зависит от входного напряжения, приложенного к управляющим зажимам.

Отношение выходного напряжения к входному определяется коэффициентом пропорциональности E , который задаётся в мВ/В, В/В и кВ/В:

$$E = \frac{V_{out}}{V_{in}},$$

где V_{OUT} – выходное напряжение источника,
 V_{IN} – входное напряжение источника.

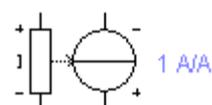


Источник тока, управляемый напряжением

Величина тока источника тока, управляемого напряжением, зависит от входного напряжения, приложенного к управляющим зажимам. Отношение выходного тока к управляющему напряжению – коэффициент G , измеряется в единицах проводимости (1/Ом или сименс):

$$G = \frac{I_{out}}{V_{in}},$$

где I_{OUT} – выходной ток источника,
 V_{IN} – напряжение, приложенное к управляющим зажимам источника.

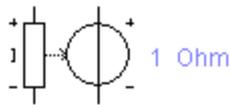


Источник тока, управляемый током

Величина тока источника тока, управляемого током, зависит от величины входного тока (тока в управляющей ветви). Входной и выходной токи связаны коэффициентом пропорциональности F , который определяет отношение выходного тока к току в управляющей ветви. Коэффициент F задается в мА/А, А/А и кА /А.

$$F = \frac{I_{OUT}}{I_{IN}},$$

где I_{OUT} – выходной ток источника,
 I_{IN} - входной ток источника.



Источник напряжения, управляемый током

Величина напряжения источника напряжения, управляемого током, зависит от величины входного тока (тока в управляющей ветви). Входной ток и выходное напряжение образуют параметр, называемый передаточным сопротивлением H , который представляет собой отношение выходного напряжения к управляющему току. Передаточное сопротивление имеет размерность сопротивления и задается в мОм, Ом и кОм.

$$H = \frac{V_{OUT}}{I_{IN}},$$

где V_{OUT} – выходное напряжение источника,
 I_{IN} – входной ток источника.

При подключении управляемых источников нужно соблюдать полярность и направление токов в подключаемых цепях. Стрелка указывает направление тока от "+" к "-", значком "+" указан положительный вывод источника напряжения.



Источник напряжения +5В

Используя этот источник напряжения, можно устанавливать фиксированный потенциал узла 5 В или уровень логической единицы.

1 k Ohm /5 V



Источник сигнала "логическая единица"

При помощи этого источника устанавливают уровень логической единицы в узле схемы.

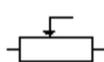
Линейные элементы

Резистор



Сопротивление резистора измеряется в Омах и задается производными величинами (от Ом до МОм).

[R]/1 k Ohm /50%



Переменный резистор

Положение движка переменного резистора устанавливается при помощи специального элемента — стрелочки-регулятора.

В диалоговом окне можно установить сопротивление начальное положение движка (в процентах) и шаг приращения (также в процентах). Имеется возможность изменять положение движка при помощи клавиш-ключей.

Используемые клавиши-ключи:

- буквы от A до Z,
- цифры от 0 до 9,
- клавиша Enter на клавиатуре,
- клавиша пробел [Space].

Для изменения положения движка необходимо нажать клавишу-ключ. Для увеличения значения положения движка необходимо одновременно нажать [Shift] и клавишу-ключ, для уменьшения – клавишу-ключ.

□ Пример: Движок установлен в положении 45%, шаг приращения – 5%, клавиша-ключ -пробел [Space]. Нажатием клавиши [Space] положение движка становится равным 40%. При каждом последующем нажатии на клавишу [Space] значение уменьшается на 5%. Если нажать [Space] + [Shift], то положение движка потенциометра увеличится на 5%.

1 uF **Конденсатор**



Ёмкость конденсатора измеряется в Фарадах и задается производными величинами (от пФ до Ф).

[C]/10 uF/50% **Переменный конденсатор**



Переменный конденсатор допускает возможность изменения величины емкости. Величину ёмкости устанавливают, используя её начальное значение и значение коэффициента пропорциональности следующим образом:

$C = (\text{начальное значение}/100) \cdot \text{коэффициент пропорциональности}$.

Значение емкости может устанавливаться с помощью клавиш-ключей так же, как и положение движка переменного резистора.

Катушка индуктивности

1 mH



Индуктивность катушки (дросселя) измеряется в Генри и задается производными величинами (от мкГн до Гн).

Катушка с переменной индуктивностью

Величину индуктивностью этой катушки устанавливают, используя начальное значение её индуктивности и коэффициента пропорциональности следующим образом:

$L = (\text{начальное значение} /100) \cdot \text{коэффициент}$

Значение индуктивности может устанавливаться с помощью клавиш-ключей так же, как и положение движка переменного резистора.

Трансформатор



Трансформатор используется для преобразования напряжения V_1 в напряжение V_2 .

Коэффициент трансформации n равен отношению напряжения V_1 на первичной обмотке к напряжению V_2 на вторичной обмотке. Параметр n может быть установлен в диалоговом окне свойств модели трансформатора. Трансформатор может быть выполнен с отводом средней точки.

✎ *Схема, содержащая трансформатор, должна быть заземлена.*

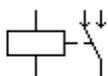
Ключи

Ключи имеют два состояния: выключенное (разомкнутое) и включенное (замкнутое). В выключенном состоянии они представляют собой бесконечно большое сопротивление, во включенном состоянии их сопротивление равно нулю. Ключи могут управляться:

- клавишей,
- таймером,
- напряжением,
- током.

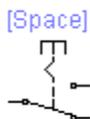
Так как замкнутые ключи в Electronics Workbench имеют сопротивление равное нулю, то при параллельном соединении с другим ключом или батареей рекомендуется последовательно ввести в цепь резистор с сопротивлением 1 Ом.

Реле



Электромагнитное реле может иметь нормально замкнутые или нормально разомкнутые контакты. Оно срабатывает, когда ток в управляющей обмотке превышает значение тока срабатывания I_{op} . Во время срабатывания происходит переключение пары нормально замкнутых контактов $S2, S3$ реле на пару нормально замкнутых контактов $S2, S1$ реле. Реле остается в состоянии срабатывания до тех пор, пока ток в управляющей обмотке превышает удерживающий ток I_{hd} . Значение тока I_{hd} должно быть меньше, чем I_{op} .

Ключ, управляемый клавишей



Ключи могут быть замкнуты или разомкнуты при помощи управляющих клавиш на клавиатуре. Имя управляющей клавиши можно ввести с клавиатуры в диалоговом окне, появляющемся после двойного щелчка мышью на изображении ключа.

□ *Пример: Если необходимо, чтобы состояние ключа изменялось клавишей 'пробел' [Space], то следует ввести текст «Space» в диалоговое окно и нажать ОК.*

Используемые клавиши-ключи:

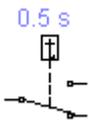
буквы от A до Z,

цифры от 0 до 9,

клавиша Enter на клавиатуре,

клавиша пробел [Space].

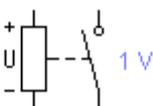
Реле времени



Реле времени представляет собой ключ, который размыкается в момент времени T_{off} и замыкается в момент времени T_{on} . T_{on} и T_{off} должны быть больше 0.

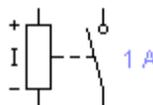
Если $T_{on} < T_{off}$, то в начальный момент времени, когда $t = 0$, ключ находится в разомкнутом состоянии. Замыкание ключа происходит в момент времени $t = T_{on}$, а размыкание – в момент времени $t = T_{off}$.

Если $T_{on} > T_{off}$, то в начальный момент времени, когда $t = 0$, ключ находится в замкнутом состоянии. Размыкание ключа происходит в момент времени $t = T_{off}$, а замыкание — в момент времени $t = T_{on}$. T_{on} не может равняться T_{off} .



Ключ, управляемый напряжением

Ключ, управляемый напряжением, имеет два управляющих параметра: включающее (V_{on}) и выключающее (V_{off}) напряжения. Он замыкается, когда управляющее напряжение больше или равно включающему напряжению V_{on} , и размыкается, когда оно равно или меньше, чем выключающее напряжение V_{off} .



Ключ, управляемый током

Ключ, управляемый током, работает аналогично ключу, управляемому напряжением. Когда ток через управляющие выводы превышает ток включения I_{on} , ключ замыкается; когда ток падает ниже тока выключения I_{off} – ключ размыкается.

Нелинейные элементы

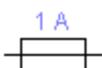
Лампа накаливания

10 W/12 V



Лампа накаливания – элемент резистивного типа, преобразующий электроэнергию в световую энергию. Она характеризуется двумя параметрами: максимальной мощностью P_{MAX} и максимальным напряжением V_{MAX} . Максимальная мощность может иметь величину в диапазоне от мВт до кВт, максимальное напряжение – в диапазоне от мВ до кВ. При напряжении на лампе большем V_{MAX} (в этот момент мощность, выделяющаяся в лампе, превышает P_{max}) она перегорает. При этом изменяется изображение лампы (обрывается нить) и проводимость ее становится равной нулю.

Предохранитель



Предохранитель разрывает цепь, если ток в ней превышает максимальный ток I_{MAX} . Значение I_{MAX} может иметь величину в диапазоне от мА до кА. В схемах, где используются источники переменного тока, I_{MAX} является максимальным мгновенным, а не действующим значением тока.

Диод



Ток через диод может протекать только в одном направлении – от анода А к катоду К. Состояние диода (проводящее или непроводящее) определяется полярностью приложенного к диоду напряжения.

Стабилитрон



Для стабилитрона (диода Зенера) рабочим является отрицательное напряжение. Обычно этот элемент используют для стабилизации напряжения.

Светоизлучающий диод (светодиод)



Светоизлучающий диод излучает видимый свет, когда проходящий через него ток превышает пороговую величину.

Мостовой выпрямитель



Мостовой выпрямитель предназначен для выпрямления переменного напряжения. При подаче на выпрямитель синусоидального напряжения среднее значение выпрямленного напряжения V_{dc} можно приблизительно вычислить по формуле:

$$V_{dc} = 0.636 * (V_p - 1.4),$$

где V_p — амплитуда входного синусоидального напряжения.

Диод Шоттки

 В отличие от простого диода, диод Шоттки находится в отключенном состоянии до тех пор, пока напряжение на нем не превысит фиксированного уровня порогового напряжения.

Тиристор (управляемый вентиль)

 У тиристора помимо анодного и катодного выводов имеется дополнительный вывод управляющего электрода. Он позволяет управлять моментом перехода прибора в проводящее состояние. Вентиль отпирается, когда ток управляющего электрода превысит пороговое значение, а к анодному выводу не будет приложено положительное смещение. Тиристор остается в открытом состоянии, пока к анодному выводу не будет приложено отрицательное напряжение.

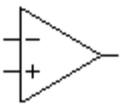
Симистор (двунаправленный управляемый вентиль)

 Симистор способен проводить ток в двух направлениях. Он запирается при изменении полярности протекающего через него тока и отпирается при подаче следующего управляющего импульса.

Динистор

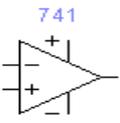
 Динистор – управляемый анодным напряжением двунаправленный переключатель. Динистор не проводит ток в обоих направлениях до тех пор, пока напряжение на нем не превысит напряжения переключения, тогда динистор переходит в проводящее состояние и его сопротивление становится равным нулю.

Операционный усилитель

 Операционный усилитель (ОУ) – усилитель, предназначенный для работы с обратной связью. Он обычно имеет очень высокий коэффициент усиления по напряжению, высокое входное и низкое выходное сопротивление. Вход "+" является неинвертирующим, а вход "-" – инвертирующим. Модель операционного усилителя позволяет задавать параметры: коэффициент усиления, напряжение смещения, входные токи, входное и выходное сопротивления.

Входные и выходные сигналы ОУ должны быть заданы относительно земли.

Операционный усилитель с пятью выводами

 ОУ с пятью выводами имеет два дополнительных вывода (положительный и отрицательный) для подключения питания.

Для моделирования этого усилителя используется модель Буля-Коха-Педерсона. В ней учитываются эффекты второго порядка, ограничение выходного напряжения и тока.

Умножитель напряжений



Умножитель перемножает два входных напряжения V_X и V_Y . Выходное напряжение V_{OUT} рассчитывается по формуле:

$$V_{OUT} = k \cdot V_X \cdot V_Y,$$

где k – константа умножения, которая может устанавливаться пользователем.

Биполярные транзисторы

Биполярные транзисторы являются усилительными устройствами, управляемыми током. Они бывают двух типов: P-N-P и N-P-N.

Буквы означают тип проводимости полупроводникового материала, из которого изготовлен транзистор. В транзисторах обоих типов стрелкой отмечается эмиттер, направление стрелки указывает направление протекания тока.



N-P-N транзистор имеет две n-области (коллектор C и эмиттер E) и одну p-область (базу B).



P-N-P транзистор имеет две p-области (коллектор C и эмиттер E) и одну n-область (базу B).

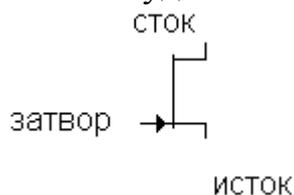
Полевые транзисторы (FET)

Полевые транзисторы управляются напряжением на затворе, то есть ток, протекающий через транзистор, зависит от напряжения на затворе. Полевой транзистор включает в себя протяженную область полупроводника n-типа или p-типа, называемую каналом. Канал оканчивается двумя электродами, которые называются истоком и стоком. Кроме канала n -или p-типа, полевой транзистор включает в себя область с противоположным каналу типом проводимости. Электрод, соединенный с этой областью, называют затвором. Для полевых транзисторов в Electronics Workbench выделено специальное поле компонентов FET. В программе имеются модели полевых транзисторов трех типов: транзисторов с управляющим p-n переходом (JFET) и двух типов транзисторов на основе металлооксидной пленки (МОП-транзисторы или MOSFET): МОП-транзисторы с встроенным каналом (Depletion MOSFETs) и МОП-транзисторы с индуцированным каналом (Enhancement MOSFETs).

Полевые транзисторы с управляющим p-n переходом (JFET)

Полевой транзистор с управляющим p-n переходом (JFET) – униполярный транзистор, управляемый напряжением, в котором для управления током используется наведенное электрическое поле, зависящее от напряжения затвора.

Для n-канального полевого транзистора с управляющим р-п переходом чем более отрицательным будет напряжение, прикладываемое к затвору, тем меньше будет ток.



Полевые транзисторы с управляющим р-п переходом

В поле компонентов имеется два типа таких транзисторов: N-канальный и P-канальный.



В n-канальном полевом транзисторе затвор состоит из r-области, окруженной n-каналом



В p-канальном полевом транзисторе затвор состоит из n-области, окруженной p-каналом

Полевые транзисторы на основе металлооксидной пленки

Управление током, протекающим через полевой транзистор на основе металлооксидной пленки (МОП-транзистор или MOSFET), также осуществляется с помощью электрического поля, прикладываемого к затвору.

Обычно подложка контактирует с наиболее отрицательно смещенным выводом транзистора, подключенным к истоку. В трехвыводных транзисторах подложка внутренне соединена с истоком. N-канальный транзистор имеет следующее обозначение: стрелка направлена внутрь значка; p-канальный транзистор имеет исходящую из значка стрелку. N-канальный и p-канальный МОП-транзисторы имеют различную полярность управляющих напряжений.

В Electronics Workbench имеется 8 типов МОП-транзисторов:

4 типа МОП-транзисторов со встроенным каналом,

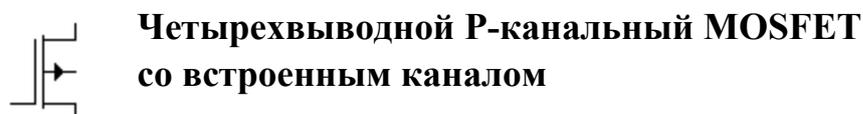
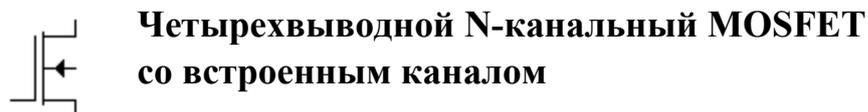
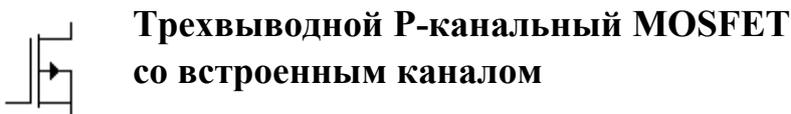
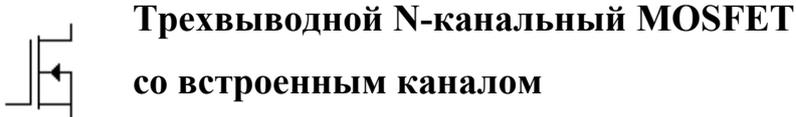
4 типа МОП-транзисторов с индуцированным каналом.

МОП-транзистор со встроенным каналом (Depletion MOSFETs)

Подобно полевым транзисторам с управляющим р-п переходом (JFET), МОП-транзистор со встроенным каналом состоит из протяженной области полупроводника, называемой каналом. Для p-канального транзистора эта область является полупроводником р-типа, для n-канального транзистора – n-типа. Свободные электроны от истока до стока должны пройти через этот узкий канал, заканчивающийся с обеих сторон электродами, называемыми истоком и стоком.

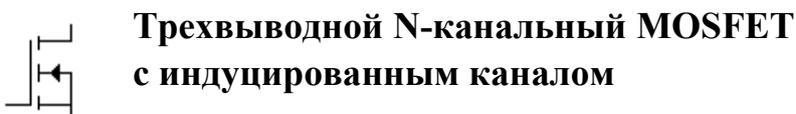
Металлический затвор МОП-транзистора изолирован от канала тонким слоем двуокиси кремния так, что ток затвора во время работы пренебрежимо мал. Чем более отрицательное напряжение затвор-исток приложено к n-

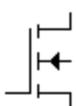
канальному транзистору, тем больше канал обедняется электронами проводимости, ток стока при этом уменьшается. При значении напряжения затвор-исток $V_{gs(off)}$ канал полностью обеднен, и ток от истока к стоку прекращается. Напряжение $V_{gs(off)}$ называется напряжением отсечки. С другой стороны, чем более положительно напряжение затвор-исток, тем больше размер канала, что приводит к увеличению тока. P-канальный транзистор работает аналогично, но при противоположных полярностях напряжения



Эти МОП-транзисторы не имеют физического канала между истоком и стоком, как МОП-транзисторы со встроенным каналом. Вместо этого область проводимости может расширяться на весь слой двуокиси кремния.

МОП-транзистор с индуцированным каналом работает только при положительном напряжении исток-затвор. Положительное напряжение исток-затвор, превышающее минимальное пороговое значение (V_{to}), создает инверсионный слой в области проводимости, смежной со слоем двуокиси кремния. Проводимость этого индуцированного канала увеличивается при увеличении положительного напряжения затвор-исток. МОП-транзисторы с индуцированным каналом используются преимущественно в цифровых схемах и схемах с высокой степенью интеграции (БИС).





Четырехвыводной N-канальный MOSFET с индуцированным каналом

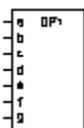


Четырехвыводной P-канальный MOSFET с индуцированным каналом

Цифровые элементы

Цифровые элементы программы представлены следующими группами: Индикаторы, логические элементы, узлы комбинационного типа, узлы последовательностного типа, гибридные элементы.

Индикаторы



Семисегментный индикатор (ССИ)

Каждый из семи выводов индикатора управляет соответствующим сегментом, от а до g. В таблице функционирования приведены комбинации логических уровней, которые нужно установить на входе индикатора, чтобы на его дисплее получить изображения шестнадцатеричных цифр от 0 до F.

Наименование сегментов семисегментного индикатора:

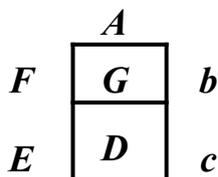
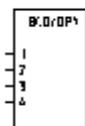


Таблица функционирования

A	b	c	d	e	f	g	Символ на дисплее
0	0	0	0	0	0	0	-
1	1	1	1	1	1	0	0
0	1	1	0	0	0	0	1
1	1	0	1	1	0	1	2
1	1	1	1	0	0	1	3
0	1	1	0	0	1	1	4
1	0	1	1	0	1	1	5
1	0	1	1	1	1	1	6
1	1	1	0	0	0	0	7
1	1	1	1	1	1	1	8
1	1	1	1	0	1	1	9
1	1	1	0	1	1	1	A
0	0	1	1	1	1	1	B

1	0	0	1	1	1	0	C
0	1	1	1	1	0	1	D
1	0	0	1	1	1	1	E
1	0	0	0	1	1	1	F



Дешифрирующий семисегментный индикатор (ДССИ)

Дешифрирующий семисегментный индикатор служит для отображения на своем дисплее шестнадцатеричных чисел от 0 до F, задаваемых состоянием на входе индикатора. Соответствие состояний на выводах изображаемому символу приведено в таблице.

Таблица функционирования

A	b	c	d	Символ на дисплее
0	0	0	0	0
0	0	0	1	1
0	0	1	0	2
0	0	1	1	3
0	1	0	0	4
0	1	0	1	5
0	1	1	0	6
0	1	1	1	7
1	0	0	0	8
1	0	0	1	9
1	0	1	0	A
1	0	1	1	B
1	1	0	0	C
1	1	0	1	D
1	1	1	0	E
1	1	1	1	F

Пробник логического уровня



Пробник определяет логический уровень (0 или 1) в конкретной точке схемы. Если исследуемая точка имеет уровень логической 1, индикатор загорается красным цветом. Уровень логического нуля свечением не отмечается. С помощью команды Value в меню Circuit можно изменить цвет свечения пробника.

Зуммер

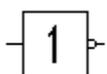


Зуммер применяется для звуковой сигнализации о превышении подводимого к нему напряжения. Встроенный в компьютер динамик издает звук заданной частоты, если напряжение превышает пороговое значение. С помощью команды Value в меню Circuit можно задать пороговое напряжение и частоту звукового сигнала.

Логические элементы

Electronics Workbench содержит полный набор логических элементов и позволяет задавать их основные характеристики, в том числе тип элемента:

ТТЛ или КМОП. Число входов логических элементов схем можно установить в пределах от 2 до 8, но выход элемента может быть только один.



Логическое НЕ

Элемент логическое НЕ или инвертор изменяет состояние входного сигнала на противоположное. Уровень логической 1 появляется на его выходе, когда на входе не 1, и наоборот.

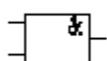
Таблица истинности

Вход А	Выход У
0	1
1	0

Выражения Булевой алгебры:

$$Y = A'$$

$$Y = \overline{A}$$



Логическое И

Элемент И реализует функцию логического умножения. Уровень логической 1 на его выходе появляется в случае, когда на один и на другой вход подается уровень логической единицы.

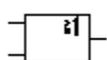
Таблица истинности

Вход А	Вход В	Выход У
0	0	0
0	1	0
1	0	0
1	1	1

Выражения Булевой алгебры:

$$Y = A \cdot B$$

$$Y = A \& B$$



Логическое ИЛИ

Элемент ИЛИ реализует функцию логического сложения. Уровень логической 1 на его выходе появляется в случае, когда на один или на другой вход подается уровень логической единицы.

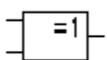
Таблица истинности

Вход А	Вход В	Выход У
0	0	0
0	1	1
1	0	1
1	1	1

Выражения Булевой алгебры:

$$Y = A + B$$

$$Y = A / B$$



Исключающее ИЛИ

Двоичное число на выходе элемента исключающее ИЛИ является младшим разрядом суммы двоичных чисел на его входах.

Таблица истинности

Вход А	Вход В	Выход У
--------	--------	---------

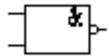
0	0	0
0	1	1
1	0	1
1	1	0

Выражения Булевой алгебры:

$$Y = A \oplus B$$

$$Y = \overline{AB} + A\overline{B}$$

Элемент И-НЕ



Элемент И-НЕ реализует функцию логического умножения с последующей инверсией результата. Он представляется моделью из последовательно включенных элементов И и НЕ.

Таблица истинности элемента получается из таблицы истинности элемента И путем инверсии результата.

Эквивалентная модель элемента:

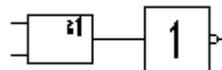


Таблица истинности

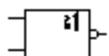
Вход А	Вход В	Выход У
0	0	1
0	1	1
1	0	1
1	1	0

Выражения Булевой алгебры:

$$Y = (A \cdot B)'$$

$$Y = \overline{A \cdot B}$$

Элемент ИЛИ-НЕ



Элемент ИЛИ-НЕ реализует функцию логического сложения с последующей инверсией результата. Он представляется моделью из последовательно включенных элементов ИЛИ и НЕ.

Его таблица истинности получается из таблицы истинности элемента ИЛИ путем инверсии результата.

Эквивалентная модель элемента:

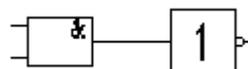


Таблица истинности

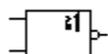
Вход А	Вход В	Выход У
0	0	1
0	1	0
1	0	0
1	1	0

Выражения Булевой алгебры:

$$Y = (A + B)'$$

$$Y = \overline{A + B}.$$

Исключающее ИЛИ-НЕ



Данный элемент реализует функцию "исключающее ИЛИ" с последующей инверсией результата. Он представляется моделью из двух последовательно соединенных элементов: исключающее ИЛИ и НЕ.

Эквивалентная модель элемента:

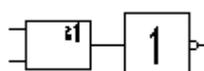


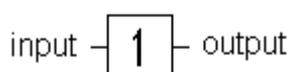
Таблица истинности

Вход А	Вход В	Выход У
0	0	1
0	1	0
1	0	0
1	1	1

Выражения Булевой алгебры:

$$Y = \overline{A \oplus B}$$

$$Y = \overline{AB + \overline{A}B}.$$



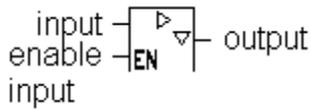
Буфер

Буфер служит для подачи больших токов в нагрузку. Данный буфер является неинвертирующим.

Таблица истинности

Вход	Выход
1	1
0	0

Установку типа буфера можно произвести с помощью команды Model в меню Circuit (CTRL+M). При использовании TTL элемента в качестве буфера необходимо выбрать модель буфера LS-BUF или LS-OC-BUF (Open Collector – открытый коллектор). Если в качестве буфера применяется КМОП элемент, следует выбрать модель H-BUF, либо HC-OD-BUF (Open Drain -открытый сток). Если тип буфера не выбран, то буфер ведет себя как обычный цифровой элемент с малой нагрузочной способностью.



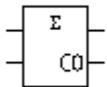
Буфер с тремя состояниями

Буфер с тремя состояниями имеет дополнительный разрешающий вход (enable input). Если на разрешающем входе высокий потенциал, то элемент функционирует по таблице истинности обыкновенного буфера, если низкий, то независимо от сигнала на входе выход перейдет в состояние с высоким импедансом. В этом состоянии буфер не пропускает сигналы, поступающие на вход.

Установка режима работы, производится так же, как и для обычного буфера.

Узлы комбинационного типа

Полусумматор



Полусумматор производит сложение двух одноразрядных двоичных чисел. Он имеет два входа слагаемых: А, В и два выхода: суммы (Sum) и переноса (Carry). Суммирование производится элементом Иключающее ИЛИ, а перенос – элементом И.

Эквивалентная схема:

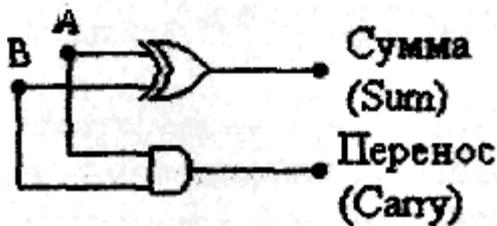


Таблица функционирования

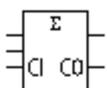
Входы		Выходы		Примечание
A	B	Сумма	Перенос	
0	0	0	0	0 + 0 = 0
0	1	1	0	0 + 1 = 1
1	0	1	0	1 + 0 = 1
1	1	1	1	1 + 1 = 0 (Carry = 1)

Выражения Булевой алгебры:

$$\text{Сумма} = A \oplus B$$

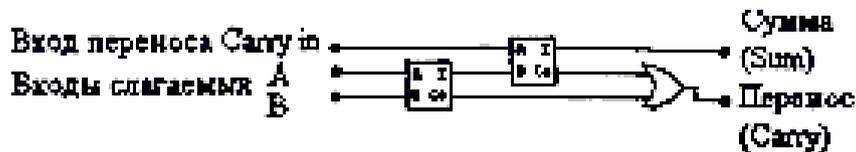
$$\text{Перенос} = A \cdot B$$

Полный двоичный сумматор

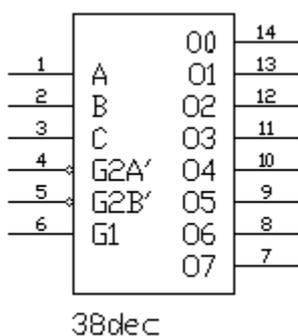


Полный двоичный сумматор производит сложение трех одноразрядных двоичных чисел. Результатом является двухразрядное двоичное число, младший разряд которого назван суммой, старший разряд – переносом.

Устройство имеет три входа и два выхода. Входы: слагаемых – А, В и переноса - Carry_{IN}. Выходы: суммы – Sum и переноса – Carry_{OUT}.. Полный двоичный сумматор можно реализовать на двух полусумматорах и одном элементе ИЛИ.



Входы			Выходы	
A	B	Перенос	Сумма	Перенос
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1



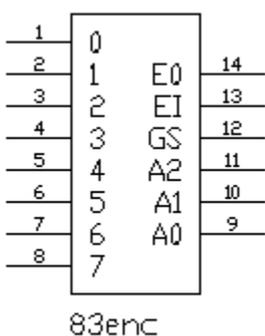
Дешифратор из 3 в 8

Дешифратор — логическое устройство, имеющее n входов и 2^n выходов. Каждой комбинации входного кода соответствует активный уровень на одном из 2^n выходов. Данный дешифратор имеет три входа адреса (A, B, C), два разрешающих входа (G1, G2) и 8 выходов (Y0...Y7). Номер выхода, имеющего активное состояние, равен числу N, определяемому состоянием адресных входов: $N = 2^2C + 2^1B + 2^0A$.

Активным уровнем является уровень логического нуля. Дешифратор работает, если на входе G1 высокий потенциал, а на G2 — низкий. В других случаях все выходы пассивны, то есть имеют уровень логической 1.

Таблица функционирования

Входы разрешены		Адресные входы			Выходы				
G1	G2	A	B	C	Y0	Y1	Y2	Y3	Y4
X	1	x	x	x	1	1	1	1	1
0	0	x	x	x	1	1	1	1	1
1	0	0	0	0	0	1	1	1	1
1	0	0	0	1	1	0	1	1	1
1	0	0	1	0	1	1	0	1	1
1	0	0	1	1	1	1	1	0	1
1	0	1	0	0	1	1	1	1	0
1	0	1	0	1	1	1	1	1	1
1	0	1	1	0	1	1	1	1	1
1	0	1	1	1	1	1	1	1	1



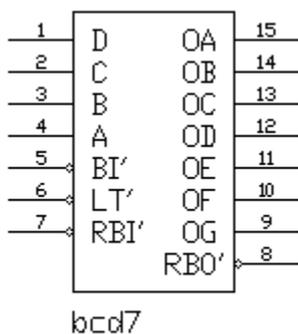
Приоритетный шифратор

Шифратор выполняет операцию, обратную дешифратору. Строго говоря, только один из входов шифратора должен иметь активный уровень.

Данный шифратор при наличии на нескольких входах активного состояния активным считает вход со старшим номером. Кроме того, выход дешифратора инверсный, то есть значения разрядов двоичного числа на выходе инвертированы. Если хотя бы один из входов шифратора в активном состоянии, выход GS также будет в активном состоянии, а выход E0 – в пассивном и наоборот. При пассивном состоянии разрешающего входа E1 выходы GS также будут пассивными. Активным уровнем, так же, как и у дешифратора, является уровень логического нуля.

Таблица функционирования

E1	D0	D1	D2	D3	D4	D5	D6	D7	A2	A1	A0	GS	E0
1	x	x	x	x	x	x	x	x	1	1	1	1	1
0	1	1	1	1	1	1	1	1	1	1	1	1	0
0	x	x	x	x	x	x	x	0	0	0	0	0	1
0	x	x	x	x	x	x	0	1	0	0	1	0	1
0	x	x	x	x	x	0	1	1	0	1	0	0	1
0	x	x	x	x	0	1	1	1	0	1	1	0	1
0	x	x	x	0	1	1	1	1	1	0	0	0	1
0	x	x	0	1	1	1	1	1	1	0	1	0	1
0	x	0	1	1	1	1	1	1	1	1	0	0	1
0	0	1	1	1	1	1	1	1	1	1	1	0	1



Семисегментный дешифратор

Данное устройство предназначено для управления семисегментным индикатором. Четырехразрядное двоичное число на входе определяет комбинацию логических уровней на выходе дешифратора таким образом, что при подключении к нему семисегментного индикатора на его дисплее отображается символ, соответствующий числу на входе.

Для тестирования выходов дешифратора используется вывод LT (lamp testing). Когда на этот вход подан уровень логического 0, на всех выходах — логическая 1.

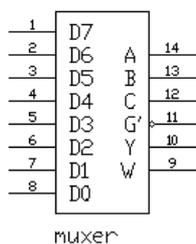
Все выходы дешифратора устанавливаются в 0 при подаче на вход BI логического 0.

Декодирующий семисегментный индикатор имеет встроенное декодирующее устройство, поэтому при работе с ним не надо использовать данный дешифратор.

Таблица функционирования

D	C	B	A	BI	T	RBI	A	B	C	D	E	F	G	RBO
0	0	0	0	1	1	1	1	1	1	1	1	1	0	1
0	0	0	1	1	1	x	0	1	1	0	0	0	0	1
0	0	1	0	1	1	X	1	1	0	1	1	0	1	1
0	0	1	1	1	1	X	1	1	1	1	0	0	1	1
0	1	0	0	1	1	X	0	1	1	0	0	1	1	1
0	1	0	1	1	1	X	1	0	1	1	0	1	1	1
0	1	1	0	1	1	X	0	0	1	1	1	1	1	1
0	1	1	1	1	1	X	1	1	1	0	0	0	0	1
1	0	0	0	1	1	X	1	1	1	1	1	1	1	1
1	0	0	1	1	1	X	1	1	1	0	0	1	1	1
1	0	1	0	1	1	X	0	0	0	1	1	0	1	1
1	0	1	1	1	1	X	0	0	1	1	0	0	1	1
1	1	0	0	1	1	X	0	1	0	0	0	1	1	1
1	1	0	1	1	1	X	1	0	0	1	0	1	1	1
1	1	1	0	1	1	X	0	0	0	1	1	1	1	1
1	1	1	1	1	1	X	0	0	0	0	0	0	0	1
0	0	0	0	1	1	0	0	0	0	0	0	0	0	0
X	X	X	X	0	X	X	0	0	0	0	0	0	0	0
X	X	x	x	1	0	x	1	1	1	1	1	1	1	1

Мультиплексор из 8 в 1



Мультиплексор (селектор данных) осуществляет операцию передачи сигнала с выбранного входа на выход. Номер входа равен адресу — двоичному числу, определяемому состоянием адресных входов.

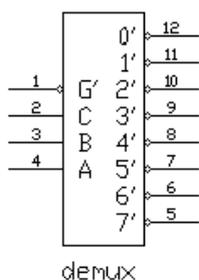
Данный мультиплексор имеет 12 входов: восемь из которых – входы данных (D0 – D7), три – входы адреса (A, B, C) и один – разрешающий вход (EN). Мультиплексор работает при подаче на вход разрешения логического 0.

Выход W является дополнением выхода Y. ($W=Y'$)

Таблица функционирования

Входы				Выходы	
C	B	A	EN	Y	W
X	x	x	1	0	1
0	0	0	0	D0	D0'
0	0	1	0	D1	D1'
0	1	0	0	D2	D2'
0	1	1	0	D3	D3'
1	0	0	0	D4	D4'
1	0	1	0	D5	D5'
1	1	0	0	D6	D6'
1	1	1	0	D7	D7'

Демультимплексор



Демультимплексор выполняет операцию, обратную мультиплексору. Он передает данные со входа на тот вывод, номер которого равен адресу. Данное устройство имеет 4 входа и 8 выходов. Входы адреса: А, В, С. Вход данных – G. Если на входе G логическая 1, то на всех выходах – также логическая 1.

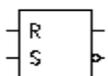
Таблица функционирования

Входы			Выходы								
G	C	B	A	00	01	02	03	04	05	06	07
0	0	0	0	0	1	1	1	1	1	1	1
0	0	0	1	1	0	1	1	1	1	1	1
0	0	1	0	1	1	0	1	1	1	1	1
0	0	1	1	1	1	1	0	1	1	1	1
0	1	0	0	1	1	1	1	0	1	1	1
0	1	0	1	1	1	1	1	1	0	1	1
0	1	0	1	1	1	1	1	1	1	0	1
0	1	1	1	1	1	1	1	1	1	1	0
x	x	x	x	1	1	1	1	1	1	1	1

Узлы последовательного типа

Триггер — простейший последовательный элемент с двумя состояниями, содержащий элементарную запоминающую ячейку и схему управления, которая изменяет состояние элементарной ячейки. Состояние триггера зависит как от комбинации на входах, так и от предшествующего состояния. Триггерные устройства лежат в основе компьютерной оперативной памяти и используются во множестве последовательных схем. Триггер можно создать из простых логических элементов.

RS-триггер



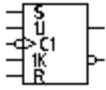
RS-триггер имеет только 2 установочных входа: S (set — установка) — установка выхода Q в 1 и R (reset – сброс) – сброс выхода Q в 0. Для этого триггера является недопустимой одновременная подача команд установки и сброса ($R = S = 1$), поэтому состояние выхода в этом случае остается неопределенным и, вообще говоря, не описывается. Работа триггера описывается *таблицей функционирования*:

Входы		Выходы	
Установка S	Сброс R	Q	Q'
0	0	Q-1	Q'-1
0	1	0	1
1	0	1	0

1	1	X	X
---	---	---	---

“Q-1” – сохраняет предыдущее состояние триггера, “х” – неопределенное состояние.

JK-триггер со входами установки логической 1



Отличительной особенностью JK-триггера является наличие двух информационных входов: J и K. Эти входы определяют изменение состояния триггера по фронту импульса на счетном входе, как показано в выделенной части таблицы функционирования. Установочные входы работают как и у RS-триггера. Данный JK-триггер устанавливается единицами, и информация заносится в него по отрицательному фронту импульса на счетном входе. При подаче на входы установки двух единиц одновременно выходы устанавливаются в 1.

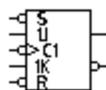
Таблица функционирования

Входы					Выходы	
Установка Preset	Сброс Clear	J	K	Счет Clock	Q	Q
1	1	X	X	X	1	1
1	0	X	X	X	1	0
0	1	X	X	X	0	1
0	0	0	0	↓	хранение	
0	0	0	1	↓	0	1
0	0	1	0	↓	1	0
0	0	1	1	↓	счет	

“↓” – отрицательный перепад тактового импульса,

“х” – неопределенное состояние.

JK-триггер со входами установки 0



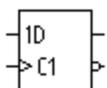
Этот элемент подобен JK-триггеру, описанному выше, за исключением того, что установка триггера производится логическим 0.

Таблица функционирования

Входы					Выходы	
Установка Preset	Сброс Clear	J	K	Счет Clock	Q	Q
0	0	X	X	X	1	1
1	0	X	X	X	0	1
0	1	X	X	X	1	0
1	1	0	0	↓	Хранение	
1	1	0	1	↓	0	1
1	1	1	0	↓	1	0
1	1	1	1	↓	Счет	

“↓” – отрицательный перепад тактового импульса,

“х” – неопределенное состояние.

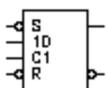


D-триггер

Информация со входа D заносится в триггер по положительному перепаду тактового импульса и сохраняется до следующего положительного перепада на счетном входе.

Таблица функционирования

Входы		Выходы
Данных D	Счет Clock	Q
0	↑	0
1	↑	1



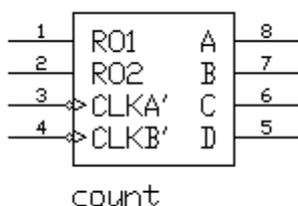
D-триггер со входами установки логического 0

Этот триггер подобен D-триггеру, описанному выше, за исключением того, что у него имеется два установочных входа: установка (Preset) и сброс (Clear), работающих как у RS-триггера.

Таблица функционирования

Входы				Выходы	
Установка Preset	Сброс Clear	Данных D	Счет Clock	Q	Q
0	1	X	X	1	1
0	0	X	X	0	1
1	X	X	1	1	0
1	0	0	↑	0	1
1	1	1	↑	1	0

“↓” – положительный перепад счетного импульса.



Счетчик

Счетчик – элемент, осуществляющий счет импульсов, подаваемых на его вход. Двоичное число, представляемое состоянием его выходов, по фронту импульса на i счетном входе увеличивается на единицу.

Описываемое устройство представляет собой четырехразрядный счетчик с двумя входами синхронизации и четырьмя выходами. Чтобы использовать счетчик по максимальной длине счета, генератор тактовых импульсов подключают к входу синхронизации CLKA и соединяют выход QA со входом синхронизации CLKB. Суммирование производится по отрицательному фронту импульса на счетном входе. Для сброса счетчика в 0 на входы RO1 и RO2 подают уровень логической 1.

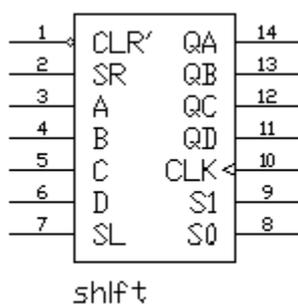
Таблица функционирования

Входы		Выходы			
N	Счет	D	C	B	A
0	↓	0	0	0	0
1	↓	0	0	0	1
2	↓	0	0	1	0
3	↓	0	0	1	1

Входы		Выходы			
N	Счет	D	C	B	A
4	↓	0	1	0	0
5	↓	0	1	0	1
6	↓	0	1	1	0
7	↓	0	1	1	1
8	↓	1	0	0	0
9	↓	1	0	0	1
10	↓	1	0	1	0
11	↓	1	0	1	1
12	↓	1	1	0	0
13	↓	1	1	0	1
14	↓	1	1	1	0
15	↓	1	1	1	1

Сброс счетчика:

Входы		Выходы			
R01	R01	QD	QC	QB	QA
1	1	0	0	0	0
0	Ч	Счет			
Ч	0	Счет			



Четырехразрядный сдвиговый регистр

Последовательный, сдвиговый регистр – элемент, содержимое выходов которого при подаче тактового импульса может сдвигаться в сторону младших или старших разрядов. Он представляет собой несколько взаимосвязанных триггеров.

Описываемый сдвиговый регистр способен обрабатывать данные в одном из следующих режимов:

последовательный и параллельный ввод и вывод данных, сдвиг влево, сдвиг вправо. По приходу каждого тактового импульса на вход регистра выполняется операция над данными, определенная состоянием управляющих входов S0 и S1.

Таблица установки режимов

S0	S1	Операция
0	0	хранение
0	1	сдвиг вправо
1	0	сдвиг влево
1	1	параллельная загрузка

Если на вход сброса (Clear) подать логический 0, то на всех выходах установится уровень логического 0.

Таблица функционирования

Входы	Выходы данных
-------	---------------

Сброс	Режим		Последовательные			Параллельные								
	Clear	S1	S0	Clock	Left	Left	A	B	C	D	Q _A	Q _B	Q _C	Q _D
0	x	x	x	x	x	x	x	x	x	x	0	0	0	0
1	x	x	0	0	x	x	x	x	x	x	Q _{A0}	Q _{B0}	Q _{C0}	Q _{D0}
1	1	1	↑	x	x	a	b	c	d	a	b	c	d	
1	0	1	↑	x	1	x	x	x	x	1	Q _A _N	Q _B _N	Q _C _N	
1	0	1	↑	x	0	x	x	x	x	0	Q _A _N	Q _B _N	Q _C _N	
1	1	0	↑	1	x	x	x	x	x	Q _B _N	Q _C _N	Q _D _N	1	
1	1	0	↑	0	x	x	x	x	x	Q _B _N	Q _C _N	Q _D _N	0	
1	0	0	↑	x	x	x	x	x	x	Q _{A0}	Q _{B0}	Q _{C0}	Q _{D0}	

↑ – положительный перепад тактового импульса.

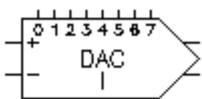
a, b, c, d – состояния на входах A, B, C или D соответственно.

Q_{A0}, Q_{B0}, Q_{C0}, Q_{D0} – текущее состояние соответствующих выходов.

Q_{AN}, Q_{BN}, Q_{CN}, Q_{DN} – предыдущее состояние соответствующих выходов.

Гибридные компоненты

ЦАП



Цифро-аналоговый преобразователь (ЦАП) осуществляет преобразование цифрового сигнала в аналоговый. Описываемый ЦАП имеет 8 цифровых входов и 2 входа (I⁺ и I⁻) для подачи опорного тока I_{оп}. ЦАП

формирует на выходе ток I_{вых}, который пропорционален входному числу N_{вх}.

Выходной ток определяется по формуле :

$$I_{\text{вых}} = (N_{\text{вх}} / 256) I_{\text{оп}},$$

где I_{оп} – опорный ток, определяемый последовательно подключенными ко входу U_{оп+} или U_{оп-} источником напряжения U_{оп} и сопротивлением R:

$$I_{\text{оп}} = \frac{U_{\text{оп}}}{R} \cdot 255 / 256.$$

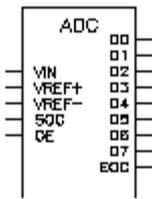
Второй выход является дополнением первого. Его ток определяется из выражения:

$$I'_{\text{вых}} = I_{\text{оп}} - I_{\text{вых}}.$$

В Electronics Workbench также имеется ЦАП, который осуществляет преобразование цифрового сигнала в напряжение на выходе. Выходное напряжение определяется по формуле:

$$U_{\text{вых}} = (N_{\text{вх}} / 256) U_{\text{оп}},$$

где U_{оп} – опорное напряжение.



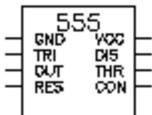
АЦП

Аналого-цифровой преобразователь (АЦП) производит преобразование аналогового напряжения в число. Представленный АЦП переводит аналоговое напряжение $U_{ВХ}$ на входе в 8-разрядное двоичное число $N_{ВЫХ}$ по формуле:

$$N_{ВЫХ} = [U_{ВХ} / U_{fs}] \cdot 256,$$

где $[]$ – целая часть,

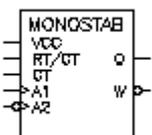
$U_{fs} = U_{ОП+} - U_{ОП-}$ – разница напряжений на опорных входах.



555 Таймер

Таймер – элемент, имеющий цифровой вход и выход. Он характеризуется временем задержки T_d . Изменение состояния на его выходе происходит через время, определяемое временем задержки T_d .

555 таймер – интегральная схема, наиболее часто употребляемая как мультивибратор, одновибратор или управляемый напряжением генератор. Состояние выхода таймера изменяется через время, определяемое внешней времязадающей RC-цепью. Принципиально 555 таймер состоит из двух компараторов, делителя напряжения, триггера и разряжающего транзистора.



Одновибратор

Одновибратор вырабатывает импульс фиксированной длительности в ответ на управляющий перепад на его входе. Длина выходного импульса определяется внешней времязадающей RC-цепью.

Установка значений элементов и приборов

Простые аналоговые элементы, такие, как различные источники, конденсаторы, катушки индуктивности, резисторы, имеют один или несколько параметров. Сложные элементы имеют несколько взаимосвязанных параметров, которые вместе формируют модель конкретного элемента. Кроме заземления и соединяющего узла (которые не имеют параметров), все элементы имеют определенные значения параметров, установленные по умолчанию, и которые можно при необходимости изменить. Значения параметров элементов, установленные по умолчанию, приведены ниже в таблице.

Для установки значений параметров элемента:

- Двойным щелчком мыши по изображению элемента открыть диалоговое окно свойств элемента (это также можно сделать с помощью пункта Preferences меню Circuit, элемент должен при этом быть подсвечен).
- В появившемся окне изменить значение параметров элемента.

- Установив новые значения, нажать кнопку Ассерт для подтверждения и возврата к схеме.

Для изменения единиц измерения:

- Двойным щелчком мыши вызвать диалоговое окно свойств элемента.
- При помощи кнопок "стрелка вверх" и "стрелка вниз " изменить единицы измерения.
- Установив единицы измерения, нажать Ассерт.

Значения элементов, вводимые по умолчанию

Источник постоянного напряжения (DC)	Параметр измерения	12 В
Источник постоянного напряжения (DC)	Вольт (V)	12 В
Источник постоянного тока (DC)	Ампер (A)	1А
Источник переменного напряжения (AC)	Вольт (V) Частота Фаза	1 В 1Гц 1 Град
Источник переменного тока (AC)	Ампер (A) Частота фаза	1 А 1Гц 0 Град
Источник напряжения, управляемый напряжением	Коэффициент пропорциональности (E)	1 В/В
Источник напряжения, управляемый током	Проводимость (G)	1/ОМ
Источник тока, управляемый током	Коэффициент пропорциональности (F)	1 А/А
Источник тока, управляемый напряжением	Передаточное сопротивление (H)	1 Ом
Резистор	Сопротивление (R)	1 Ом
Конденсатор	Ёмкость (C)	1 мФ
Катушки взаимной индуктивности	Коэффициент отношения витков первичной обмотки к виткам вторичной (n) Индуктивность рассеивания (Le) Индуктивность намагничивания (Lm) Сопротивление первичной обмотки (Lp) Сопротивление вторичной обмотки (Ls)	2 0. 000001 Гн 0. 0001 Гн 0 Ом 0 Ом
Реле	Катушка индуктивности (Lc) Ток включения (Ion)	0. 025 Гн 0. 05 А

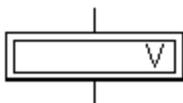
Источник постоянного напряжения (DC)	Параметр измерения	12 В
Ключ	Ключи-символы	[A – Z]
Временное реле	Начальное время (T _{on}) Конечное время (T _{off})	0.5 сек 0 сек
Ключ, управляемый напряжением	Напряжение включения (V _{on}) Напряжение отключения (V _{off})	1 В 0 В
Ключ, управляемый током	Ток включения (I _{on}) Ток выключения (I _{off})	1 А 0 А
Эл. Лампа	Макс. Мощность (P _{max}) Макс. Напряжение (V _{max})	10 Вт 2В
Предохранитель	Макс. Ток (I _{max})	1 А

1.3. Приборы для проведения измерений

Приборы из библиотеки индикаторов

Простейшими приборами в **Electronics Workbench** являются вольтметр и амперметр, расположенные в поле индикаторов (Indic). Они не требуют настройки, автоматически изменяя диапазон измерений. В одной схеме можно применять несколько таких приборов одновременно, наблюдая токи в различных ветвях и напряжения на различных элементах.

Вольтметр

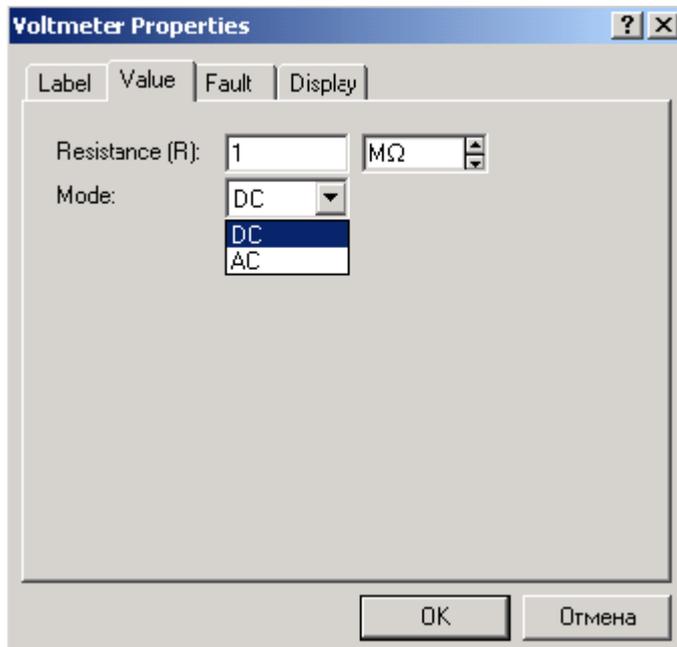


Вольтметр используется для измерения переменного и постоянного напряжения. Выделенная толстой линией сторона прямоугольника, изображающего вольтметр, соответствует отрицательной клемме.

Двойным щелчком мыши на изображении вольтметра открывается диалоговое окно для изменения параметров вольтметра:

- вида измеряемого напряжения;
- величины внутреннего сопротивления.

Диалоговое окно приведено ниже на рисунке.



Величина внутреннего сопротивления вводится с клавиатуры в строке Resistance, вид измеряемого напряжения (опция Mode) выбирается из списка.

При измерении переменного синусоидального напряжения (AC) вольтметр будет показывать действующее значение напряжения U_d , определяемое по формуле:

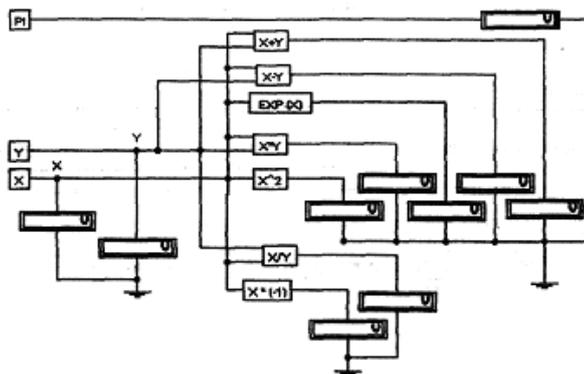
$$U_d = \frac{U_m}{\sqrt{2}}$$

где U_m – амплитудное значение напряжения.

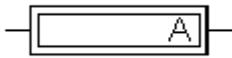
Внутреннее сопротивление вольтметра 1Мом, установленное по умолчанию, в большинстве случаев оказывает пренебрежимо малое влияние на работу схемы. Его значение можно изменить, однако использование вольтметра с очень высоким внутренним сопротивлением в схемах с низким выходным импедансом может привести к математической ошибке во время моделирования работы схемы.

Примечание: В качестве вольтметра можно использовать мультиметр.

Отметим, что вольтметр в сочетании с субблоками, может использоваться как измеритель



мощности, энергии, заряда и других величин, которые вычисляются по формулам, приведенным на рисунке. При этом вольтметр измеряет напряжение, пропорциональное значению измеряемой величины. Нетрудно сконструировать субблоки так, чтобы показания вольтметра прямо соответствовали значению измеряемой величины.



Амперметр

Амперметр используется для измерения переменного и постоянного тока.

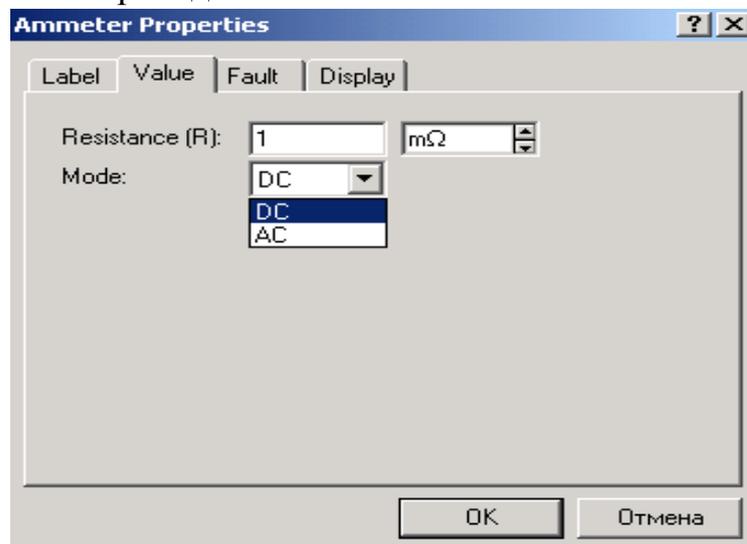
Выделенная толстой линией сторона прямоугольника, изображающего амперметр, соответствует отрицательной клемме.

Двойным щелчком мыши на изображении амперметра открывается диалоговое окно для изменения параметров амперметра:

вида измеряемого тока;

величины внутреннего сопротивления.

Диалоговое окно приведено ниже на



Величина внутреннего сопротивления вводится с клавиатуры в строке Resistance, вид измеряемого тока (опция Mode) выбирается из списка.

При измерении переменного синусоидального тока (AC) амперметр будет показывать его действующее значение I_d .

$$I_d = \frac{I_m}{\sqrt{2}}$$

где I_m – амплитуда переменного тока.

Внутреннее сопротивление амперметра 1 мОм (миллиОм), устанавливаемое по умолчанию, в большинстве случаев оказывает пренебрежимо малое влияние на работу схемы. Можно снизить это сопротивление, однако использование амперметра с очень низким сопротивлением в схемах с высоким выходным импедансом (относительно выводов амперметра) может привести к математической ошибке во время моделирования работы схемы.

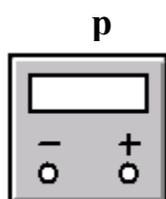
✍ *Примечание: Вы можете использовать в качестве амперметра мультиметр.*

Приборы на панели приборов

Кроме описанных амперметра и вольтметра, в Electronics Workbench имеется семь приборов, с многочисленными режимами работы, каждый из которых можно использовать в схеме только один раз. Эти приборы расположены на панели приборов.

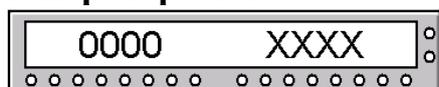
Слева на панели расположены *приборы для формирования и наблюдения аналоговых величин*: мультиметр, функциональный генератор, осциллограф, Боде-плоттер:

Мультиметр **Функциональный**

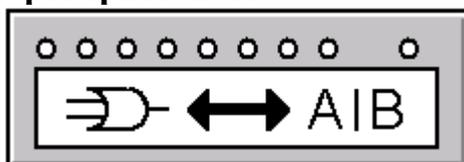


Справа расположены *приборы для формирования и наблюдения логических величин*: генератор слов, логический анализатор, логический преобразователь:

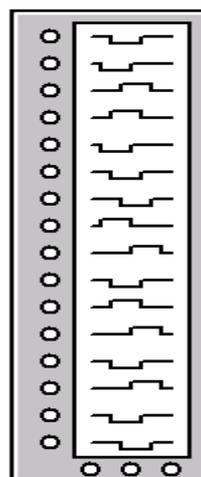
Генератор слов



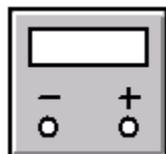
Логический преобразователь



Логический анализатор



Описание указанных приборов приведено ниже.



Мультиметр

Мультиметр используется для измерения:

- напряжения (постоянного и переменного),
- тока (постоянного и переменного),
- сопротивления,
- уровня напряжения в децибелах.

Для настройки мультиметра нужно двойным щелчком мыши на его уменьшенном изображении открыть его увеличенное изображение. На увеличенном изображении нажатием левой кнопки мыши выбирается:

- измеряемая величина по единицам измерения: А, V, Ω или dB;
- вид измеряемого сигнала: переменный или постоянный;
- режим установки параметров мультиметра.

Установка вида измеряемой величины

Установка вида измеряемой величины производится нажатием соответствующей кнопки на увеличенном изображении мультиметра. Нажатие кнопки  устанавливает мультиметр для измерения действующего значения переменного тока и напряжения, постоянная составляющая сигнала при измерении не учитывается. Для измерения постоянных напряжения и тока нужно на увеличенном изображении мультиметра нажать кнопку .

Проведение измерений

Измерение тока

Чтобы использовать мультиметр в качестве амперметра, на расширенном изображении мультиметра нажмите кнопку A.

Для измерения тока подключите мультиметр последовательно в ветвь схемы, в которой нужно провести измерение. Включите схему. На табло мультиметра появится измеренное значение тока в ветви. Если нужно измерить ток в другой ветви схемы, отсоедините мультиметр, подключите его последовательно в нужную ветвь и снова включите схему.

Примечание: Если необходимо измерить ток в нескольких ветвях схемы одновременно, то следует воспользоваться амперметрами, так как в отличие от мультиметра, который можно ставить в схему один раз, амперметров в схему можно ставить неограниченное число.

Измерение напряжения

Левой кнопкой мыши нажмите на мультиметре кнопку V, чтобы использовать его как вольтметр. Для измерения напряжения подключите мультиметр параллельно участку схемы, на котором нужно измерить напряжение. Включите схему. На табло мультиметра появится измеренное значение напряжения. Для измерения напряжения на другом участке схемы просто переставьте выводы мультиметра к этому участку схемы.

Примечание: Если Вы хотите измерить напряжение в нескольких точках схемы – необходимо Л воспользоваться вольтметрами, так как в отличие от мультиметра, который можно ставить в схему один раз, вольтметров можно ставить неограниченное число.

Измерение сопротивления

Мультиметр – единственный в Electronics Workbench стандартный прибор, предназначенный для измерения сопротивления. Для использования мультиметра в качестве омметра подсоедините его параллельно участку цепи, сопротивление которого нужно измерить, на увеличенном изображении мультиметра нажмите кнопку Ω и кнопку  переключения в режим измерения постоянного тока. Включите схему. На табло мультиметра при этом появится измеренное значение сопротивления. Для измерения сопротивления другого участка схемы переставьте выводы мультиметра к этому участку схемы и снова включите схему.

Чтобы избежать ошибочных показаний, схема должна иметь соединение с землёй и не иметь контакта с источниками питания. Источники питания должны быть исключены из схемы, причем идеальный источник тока должен быть заменен разрывом цепи, а идеальный источник напряжения – короткозамкнутым участком.

Измерение уровня напряжения в децибелах

Для измерения уровня напряжения в децибелах на увеличенном изображении мультиметра нажмите кнопку dB. Мультиметр подключается одним из выводов к точке, уровень напряжения в которой нужно измерить, а другим выводом к точке, относительно которой производится измерение. При измерении уровня переменного напряжения измеряется уровень действующего значения. После включения схемы на табло мультиметра появится измеренное значение уровня напряжения. Для измерения уровня напряжения в другой точке схемы переставьте выводы мультиметра и снова включите схему.

Уровень напряжения в децибелах подсчитывается следующим образом:

$$dB=20 \cdot \lg \frac{|U_{BX}|}{U_{OP}}$$

где U_{BX} – напряжение, приложенное к выводам мультиметра,

U_{OP} – опорное напряжение, по отношению к которому измеряется уровень напряжения. По умолчанию опорное напряжение установлено равным 1 В.

Установки (SETTINGS)

Используйте клавишу SETTINGS для настройки:

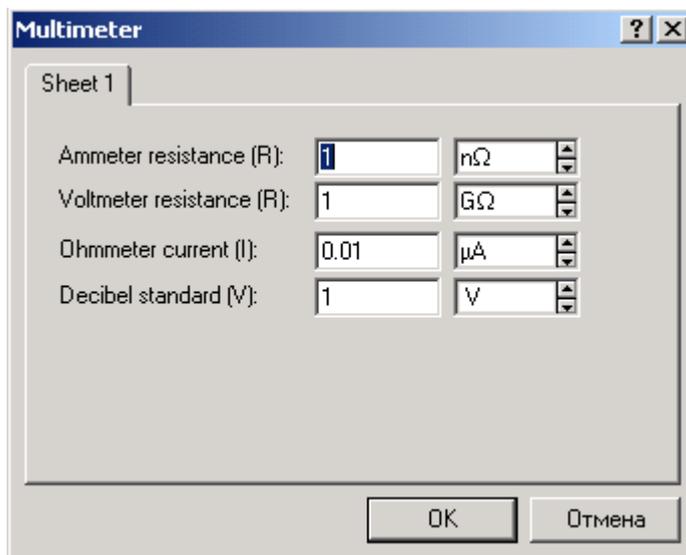
входного сопротивления вольтметра;

последовательного сопротивления амперметра;

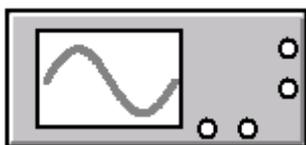
измерительного тока омметра;

опорного напряжения для отсчёта в децибелах.

При нажатии на клавишу **SETTINGS** открывается окно настройки параметров мультиметра, показанное ниже на рисунке. Параметры мультиметра должны иметь такое значение, чтобы измерительный прибор незначительно влиял на тестируемую схему.



Примечание: Избегайте применения вольтметра с высоким внутренним сопротивлением в схемах с низким выходным импедансом и амперметра с очень низким сопротивлением для измерения в схемах с высоким выходным импедансом. Несоблюдение этих условий приводит к математическим ошибкам при моделировании.



Осциллограф

Осциллограф, имитируемый программой Electronics Workbench, представляет собой аналог двухлучевого запоминающего осциллографа и имеет две модификации: простую и расширенную. Расширенная модификация по своим возможностям приближается к лучшим цифровым запоминающим осциллографам. Из-за того, что расширенная модель занимает много места на рабочем поле, рекомендуется начинать исследования простой моделью, а для подробного исследования процессов использовать расширенную модель.

Вы можете подключить осциллограф к уже включённой схеме или во время работы схемы переставить выводы к другим точкам – изображение на экране осциллографа изменится автоматически.

В ходе анализа работы схемы нередко возникает необходимость замедлить процесс моделирования, чтобы на экране осциллографа было удобно визуально воспринимать информацию. Это необходимо, например, при исследовании переходных процессов или когда в ходе эксперимента нужно переключить ключ в определенный момент. Для этого нужно увеличить количество расчетных точек на цикл. Это можно сделать, выбрав пункт Analysis Options в меню Circuit и установив в строке Time domain points per cycle требуемое значение (обычно достаточно 5000 точек). По умолчанию количество точек равно 100.

Облегчить анализ осциллограмм может включение режима Pause after each screen (Пауза после каждого экрана). В этом режиме расчет схемы останавливается после того, как луч осциллографа проходит весь экран. Это часто бывает необходимым при затруднениях с синхронизацией изображения

на экране осциллографа. Чтобы продолжить расчет схемы, выберите пункт Resume (Продолжить) меню Circuit или нажмите клавишу F9 на клавиатуре.

Остановить процесс расчета схемы в любой момент времени можно нажатием клавиши F9 или выбором пункта Pause (Пауза) в меню Circuit. Продолжить расчет можно повторным нажатием клавиши F9 или выбором пункта Resume меню Circuit. Нажатие кнопки "Пуск" в правом верхнем углу экрана прекращает расчет схемы.

На схему выводится уменьшенное изображение осциллографа, общее для обеих модификаций. На этом изображении имеется четыре входных зажима:

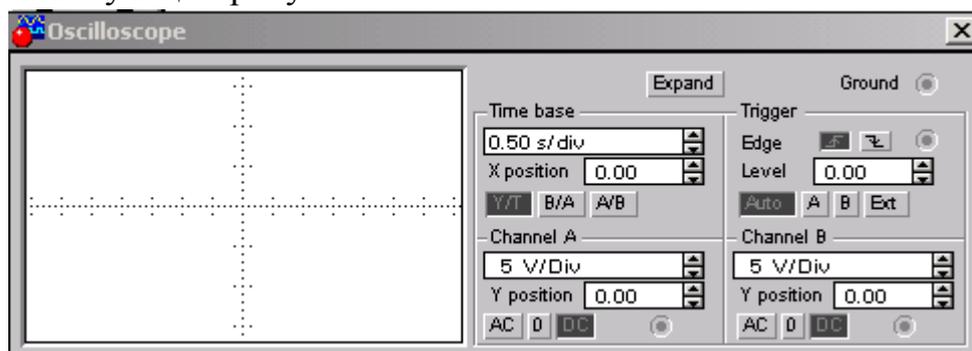
Верхний правый зажим – общий. (Вывод называют общим потому, что потенциал на этом выводе является общей точкой, относительно которой осциллограф измеряет напряжение. Обычно этот вывод заземляют, чтобы осциллограф измерял напряжение относительно нуля. Поэтому на панели осциллографа этот вывод обозначен «ground».)

Нижний правый – вход синхронизации, его назначение будет рассмотрено ниже.

Левый и правый нижние зажимы представляют собой соответственно вход канала A (channel A) и вход канала B (channel B).



Двойным щелчком мыши по уменьшенному изображению открывается изображение передней панели простой модели осциллографа с кнопками управления, информационными полями и экраном. Ниже приведен соответствующий рисунок.



Настройка осциллографа

Для проведения измерений осциллограф нужно настроить, для чего следует задать:

- расположение осей, по которым откладывается сигнал,
- нужный масштаб развертки по осям,
- смещение начала координат по осям,
- режим работы по входу: закрытый или открытый,
- режим синхронизации: внутренний или внешний.

Настройка осциллографа производится при помощи полей управления, расположенных на панели управления.

Панель управления

Панель управления имеет общий для обеих модификаций осциллографа вид и разделена на четыре поля управления:

1. Поле управления горизонтальной разверткой (масштабом времени).
2. Поле управления синхронизацией (запуском).
3. Поле управления каналом А.
4. Поле управления каналом В.

Управление масштабом времени

Поле управления горизонтальной разверткой (масштабом времени) служит для задания масштаба горизонтальной оси осциллографа при наблюдении напряжения на входах каналов А и В в зависимости от времени. Временной масштаб задается в с/дел, мс/дел, мкс/дел, нс/дел (s/div, ms/div, μ s/div, ns/div соответственно). Величина одного деления может быть установлена от 0.1 нс до 1с. Масштаб может дискретно уменьшаться на один шаг при щелчке мышью на кнопке  справа от поля и увеличиваться при щелчке на кнопке .

Чтобы получить удобное для наблюдения изображение на экране осциллографа, установите масштаб времени таким образом, чтобы цена двух делений на горизонтальной оси примерно была равна величине, обратно пропорциональной частоте исследуемого сигнала, т.е. составляла бы период сигнала.

✎ Пример: Если Вы хотите исследовать сигнал с частотой 1 KHz, установите масштаб времени равными. 0.05 ms.

С помощью кнопок , расположенных в поле строки X POS, можно дискретно сдвигать начало осциллограммы по горизонтальной оси.

В этом же поле расположены три кнопки: Y/T, A/B, B/A, позволяющие задавать вид зависимости отображаемых сигналов. При нажатии на кнопку Y/T по вертикальной оси откладывается напряжение, по горизонтальной оси – время, при нажатии на кнопку A/B по вертикальной оси откладывается амплитуда напряжения на входе канала А, по горизонтальной оси – канала В и при нажатии на кнопку B/A наоборот. При этом масштаб осей определяется установками соответствующих каналов. В режимах A/B и B/A можно наблюдать частотные и фазовые сдвиги (фигуры Лиссажу), петли гистерезиса, вольтамперные характеристики и т.д.

Управление каналами А и В

Две нижних части панели осциллографа являются полями управления отображением сигналов, поданных на входы каналов А и В соответственно.

Верхнее окно в поле позволяет управлять масштабом оси отображаемого напряжения по вертикальной или горизонтальной оси. Цена деления может дискретно устанавливаться от 10mv/div до 5 Kv/div. Масштаб для каждой оси

устанавливается отдельно. Чтобы получить удобное для работы изображение на экране осциллографа перед началом эксперимента, установите масштаб, соответствующий ожидаемому напряжению.

□ Например: При подаче на вход переменного сигнала амплитудой 3 вольт установите масштаб вертикальной оси $Y\ 1V/div$.

Ниже расположено поле, которое позволяет дискретно сдвигать ось X вверх или вниз. Для того, чтобы развести изображения от каналов А и В, воспользуйтесь сдвигом по оси Y (Y POS) для одного или двух каналов.

Три нижние кнопки реализуют различные режимы работы входа осциллографа по входу, режим работы осциллографа с закрытым входом устанавливается нажатием на кнопку AC. В этом режиме на вход не пропускается постоянная составляющая сигнала. При нажатии на кнопку DC осциллограф переходит в режим с открытым входом. В этом режиме на вход осциллографа пропускается как постоянная, так и переменная составляющая сигнала. При нажатии на кнопку 0 вход осциллографа соединяется с общим выводом осциллографа, что позволяет определить положение нулевой отметки по оси Y.

Управление синхронизацией

Верхнее правое поле управления **TRIGGER** определяет момент начала отображения осциллограммы на экране осциллографа. Кнопки в строке **EDGE** задают момент запуска осциллограммы по фронту или по срезу импульса на входе синхронизации. Поле **LEVEL** позволяет задавать уровень, при превышении которого происходит запуск осциллограммы. Значение уровня можно сдвинуть на 3 деления вниз или вверх.

Осциллограф имеет четыре режима синхронизации:

1. Автоматический режим (AUTO) – запуск осциллограммы производится автоматически при подключении осциллографа к схеме или при её включении. Когда "луч" доходит до конца экрана, осциллограмма снова прописывается с начала экрана (новый экран).
2. Режимы запуска по входу "А" или "В", в которых запускающим сигналом является сигнал, поступающий на соответствующий вход.
3. Режим "Внешний запуск" (EXT – external). В этом случае сигналом запуска является сигнал, подаваемый на вход синхронизации.

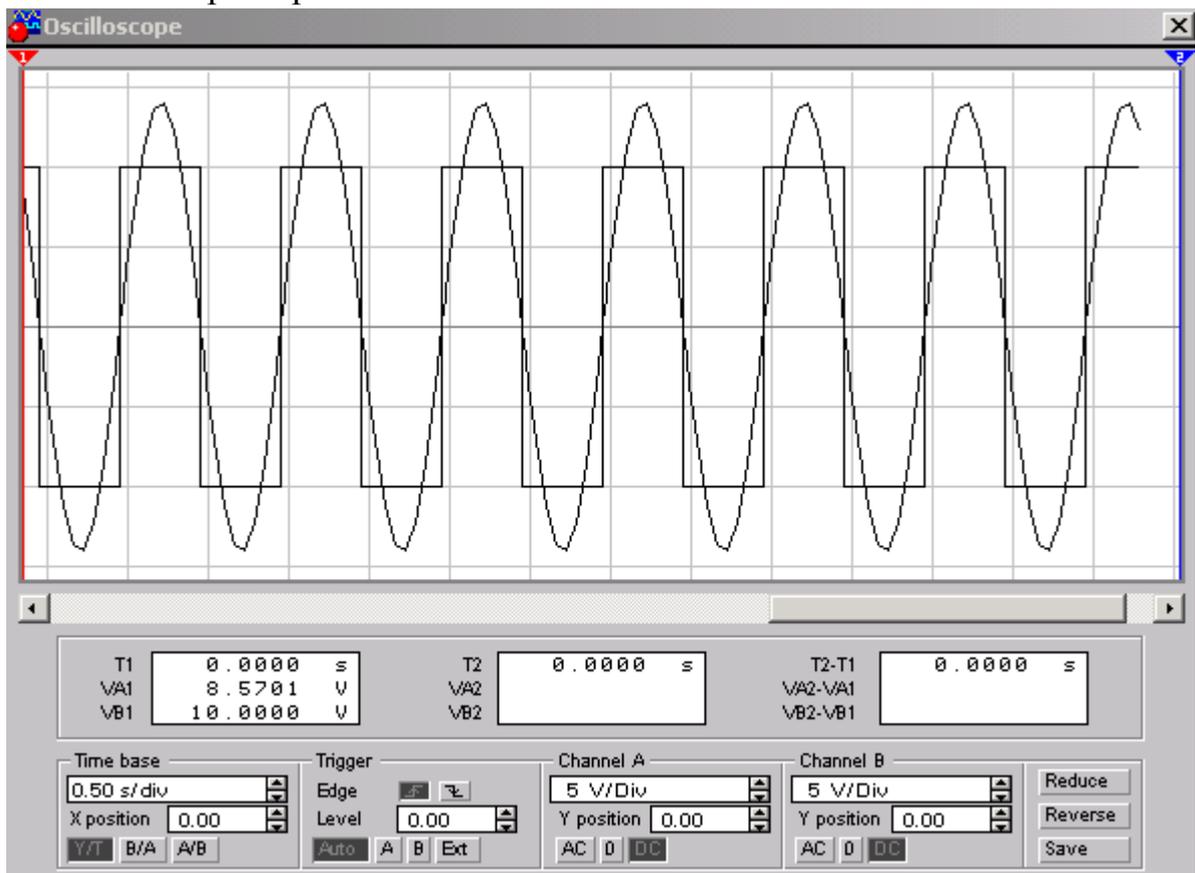
✎ *Совет: Если Вы не видите сигнала на осциллографе или сигнал слабый – нажмите кнопку AUTO.*

Расширенная модификация осциллографа

Нажатие клавиши ZOOM на панели простой модели открывает окно расширенной модели осциллографа. Панель расширенной модели осциллографа в отличие от простой модели расположена под экраном и дополнена тремя информационными табло, на которые выводятся результаты измерений. Кроме того, непосредственно под экраном находится линейка

прокрутки, позволяющая наблюдать любой временной отрезок процесса от момента включения до момента выключения схемы. В сущности, расширенная модель осциллографа это совершенно другой прибор, позволяющий намного удобнее и более точно проводить численный анализ процессов.

На экране осциллографа расположены два курсора, обозначаемые 1 и 2, при помощи которых можно измерить мгновенные значения напряжений в любой точке осциллограммы. Для этого просто перетащите мышью курсоры за треугольники в их верхней части в требуемое положение. Координаты точек пересечения первого курсора с осциллограммами отображаются на левом табло, координаты второго курсора – на среднем табло. На правом табло отображаются значения разностей между соответствующими координатами первого и второго курсоров. Результаты измерений, полученные при помощи расширенной модели осциллографа, можно записать в файл. Для этого нажмите кнопку Save (Сохранить) и в диалоговом окне введите имя файла. Файлу присваивается расширение *.scr. Он представляет собой текстовый файл в ASCII кодах, в котором записаны данные о значениях напряжений в точках подключения осциллографа через интервал времени, равный масштабу горизонтальной развертки.



Чтобы вернуться к прежнему изображению осциллографа – нажмите клавишу **REDUCE**, расположенную в правом нижнем углу.

Боде-плоттер (Графопостроитель)



Бode-плоттер используется для получения: амплитудно-частотных (АЧХ) и фазочас-тотных (ФЧХ) характеристик схемы.

Бode-плоттер измеряет отношение амплитуд сигналов в двух точках схемы и фазовый сдвиг между ними. Отношение амплитуд сигналов может измеряться в децибелах. Для измерения Бode-плоттер генерирует собственный спектр частот, диапазон которого может задаваться при настройке прибора. Частота любого переменного источника в исследуемой схеме игнорируется, однако схема должна включать какой либо источник переменного тока.

На схему выводится уменьшенное изображение плоттера.



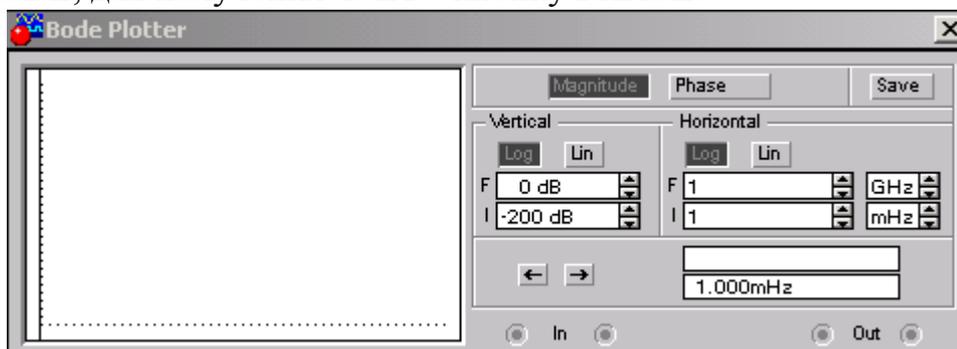
Вход Выход

Бode-плоттер имеет четыре зажима: два входных (IN) и два выходных (OUT).

Для измерения отношения амплитуд или фазового сдвига нужно подключить положительные выводы входов IN и OUT (левые выводы соответствующих входов) к исследуемым точкам, а два других вывода заземлить.

При двойном щелчке мышью по уменьшенному изображению Бode-плоттера открывается его увеличенное изображение.

Верхняя панель плоттера *Режим (MODE)* задает вид получаемой характеристики: АЧХ или ФЧХ. Для получения АЧХ нажмите кнопку MAGNITUDE, для получения ФЧХ – кнопку PHASE.



Левая панель управления (VERTIKAL) задает:

- начальное (I – initial) и конечное (F – final) значения параметров, откладываемых по вертикальной оси,
- вид шкалы вертикальной оси – логарифмическая (LOG) или линейная (LIN). Правая панель управления (HORIZONTAL) настраивается аналогично.

При получении АЧХ по вертикальной оси откладывается отношение напряжений:

- в линейном масштабе от 0 до 10E9;
- в логарифмическом масштабе от -200dB до 200dB.

При получении ФЧХ по вертикальной оси откладываются градусы, – от -720° до 720° . По горизонтальной оси всегда откладывается частота в Герцах или в производных единицах.

В начале горизонтальной шкалы расположен курсор. Его можно перемещать нажатием на кнопки со стрелками, расположенными справа от экрана, либо "тащить" с помощью мыши. Координаты точки пересечения курсора с графиком характеристики выводятся на информационных полях внизу справа.

С помощью Бode-плоттера нетрудно построить топографическую диаграмму на комплексной плоскости для любой схемы.



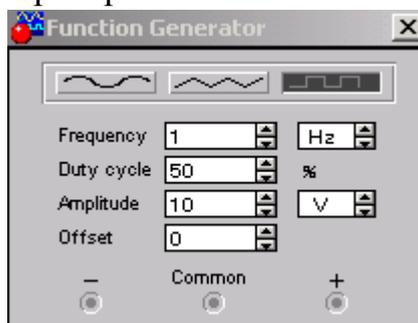
Функциональный генератор

Генератор является идеальным источником напряжения, вырабатывающим сигналы синусоидальной, прямоугольной или треугольной формы.

На экран выводится уменьшенное изображение генератора.

Средний вывод генератора при подключении к схеме обеспечивает общую точку для отсчета амплитуды переменного напряжения. Для отсчета напряжения относительно нуля общий вывод заземляют. Крайние правый и левый выходы служат для подачи переменного напряжения на схему. Напряжение на правом выводе изменяется в положительном направлении относительно общего вывода, напряжение на левом выводе – в отрицательном.

Двойным щелчком мыши на уменьшенном изображении открывается увеличенное изображение генератора.



Можно задать следующие параметры:

- частоту выходного напряжения,
- амплитуду выходного напряжения,
- постоянную составляющую выходного напряжения.

Настройка генератора

Установка формы, сигнала

Выберите требуемую форму выходного сигнала и нажмите на кнопку с соответствующим изображением. Форму треугольного и прямоугольного сигналов можно изменить, уменьшая или увеличивая значение в поле DUTY CYCLE (скважность). Этот параметр определяется для сигналов треугольной и прямоугольной формы. Для треугольной формы напряжения он задает

длительность (в процентах от периода сигнала) между интервалом нарастания напряжения и интервалом спада. Установив, например, значение 20, мы получим длительность интервала нарастания 20% от периода, а длительность интервала спада – 80%. Для прямоугольной формы напряжения этот параметр задает соотношение между длительностями положительной и отрицательной части периода.

Установка частоты сигнала

Частота генератора может регулироваться от 1Hz до 999MHz. Значение частоты устанавливается в строке FREQUENCY с помощью клавиатуры и кнопок со стрелками. В левом поле устанавливается численное значение, в правом – единица измерения (Hz, kHz, MHz – Гц, кГц, МГц соответственно).

Установка амплитуды выходного напряжения

Амплитуда выходного напряжения может регулироваться от 0 mV до 999 кВ. Значение амплитуды устанавливается в строке AMPLITUDE с помощью клавиатуры и кнопок со стрелками. В левом поле устанавливается численное значение, в правом – единица измерения (mV, mV, V, kV – мкВ, мВ, В, кВ соответственно).

Установка постоянной составляющей выходного напряжения

Постоянная составляющая переменного сигнала устанавливается в строке OFFSET при помощи клавиатуры или кнопок со стрелками. Она может иметь как положительное, так и отрицательное значение. Это позволяет получить, например, последовательность однополярных импульсов.



Генератор слов

Генератор слов используется для задания цифровых последовательностей. На схему выводится уменьшенное изображение генератора слов.



Вход синхронизации Выход тактового сигнала

Выходы

На восемь выходов в нижней части генератора параллельно подаются биты генерируемого слова. На выход тактового сигнала подается последовательность тактовых импульсов с заданной частотой. Вход синхронизации используется для подачи синхронизирующего сигнала от внешнего источника.

Двойным щелчком мыши открывается расширенное изображение.

Левая часть генератора содержит 16 восьмибитовых слов. Выделением отмечается слово, активное в данный момент. Значения битов этого слова отражаются в круглых окнах внизу на панели генератора.

Ввод слов производится в левой части окна генератора при помощи мыши и клавиатуры. Нажатием на левую клавишу мыши выделяется нужный бит, а

ввод значения **0** или **1** производится с клавиатуры. При вводе можно пользоваться клавишами на клавиатуре “↑” “↓” “←” “→”.

Сохранение шаблона, использование сохраненного шаблона, очистка экрана генератора

Для дальнейшего использования установленного набора слов (шаблона) необходимо его сохранить. Для этого нажмите кнопку **SAVE** в крайнем правом углу панели генератора слов и в появившемся окне введите имя файла. Шаблон сохраняется в виде файла с расширением *.dp. Если необходимо снова использовать данный шаблон, то следует нажать кнопку **LOAD** и в диалоговом окне дважды щелкнуть левой кнопкой мыши на имени нужного файла с шаблоном. Очистить (заполнить нулями) левую часть окна генератора можно нажатием на кнопку **CLEAR**.

Установка режима работы генератора

Генератор может работать в трех режимах:

- Пошаговый (каждый раз после подачи очередного слова на выход генератор останавливается).
- Циклический (на выход генератора однократно последовательно поступают все 16 слов).
- Непрерывный (все слова циклически передаются на выход генератора в течение необходимого времени).

Нажатием на кнопку **STEP** генератор переводится в пошаговый режим, кнопка **BURST** переводит в циклический режим, а кнопка **CYCLE** – к непрерывный.

Для того чтобы прервать работу в непрерывном режиме, необходимо еще раз нажать кнопку **CYCLE** (или **CTRL+T** на клавиатуре).

Управление синхронизацией

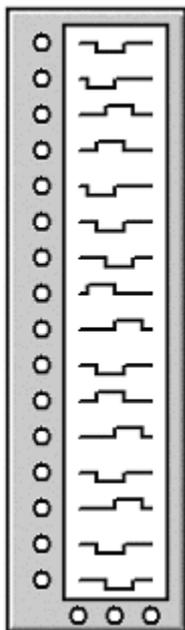
Правая нижняя панель управления **TRIGGER** определяет момент начала работы генератора. Момент запуска может быть задан по положительному или отрицательному фронтам синхронизирующего импульса.

В режиме **EXTERNAL** (Внешняя синхронизация) передача слов на выход генератора синхронизируется с помощью импульсов, подаваемых на вход запуска. С приходом каждого импульса на выход генератора выдается одно слово.

В режиме **INTERNAL** (Внутренняя синхронизация) генератор производит внутреннюю синхронизацию передачи слов на выход.

Для синхронизации работы схемы с генератором можно используя выход **Clock Pulse (Clk)**. Установить частоту импульсов в пределах от Гц до МГц можно в окне **FREQUENCY**.

Логический анализатор



На схему выводится уменьшенное изображение логического анализатора.

Логический анализатор подключается к исследуемой схеме с помощью выводов в его нижней части. Одновременно могут наблюдаться сигналы в восьми точках схемы. Правый верхний зажим используется для подачи синхронизирующих импульсов.

Двойным щелчком мыши по уменьшенному изображению открывается расширенное изображение логического анализатора, приведенное ниже на рисунке.

Временные диаграммы сигналов на экране 8-канального логического анализатора изображаются в виде прямоугольных импульсов. Кроме того, круглые окна в нижней части анализатора показывают текущее состояние входов анализатора. Каждое окно соответствует одному из его входов. Справа, в окне HEX, выводится шестнадцатеричный эквивалент двоичного числа, определяемого состоянием входов анализатора.

Уровни сигналов, в текущий момент подающихся на вход анализатора, на экране отображаются справа. Правый крайний вход анализатора соответствует нижней временной диаграмме на экране анализатора.

Нажатие на клавиши CLEAR очищает экран логического анализатора.

В поле TIME BASE устанавливается временной масштаб по горизонтальной оси.

Синхронизация логического анализатора

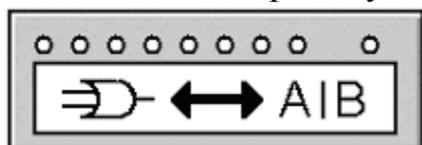
Выбор режима синхронизации производится при помощи поля управления TRIGGER. Существует два режима синхронизации:

- внутренняя синхронизация;
- внешняя синхронизация.

Режим внутренней синхронизации устанавливается нажатием на клавишу BURST. В этом режиме синхронизация работы анализатора производится автоматически при включении схемы.

Режим внешней синхронизации устанавливается нажатием на кнопку EXTERNAL. В этом режиме синхронизация производится синхронизирующим импульсом от внешнего источника, подаваемым на вход синхронизации. При помощи кнопок, расположенных в поле управления, можно задать момент запуска по положительному или отрицательному фронту синхронизирующего импульса.

Внешняя синхронизация может также осуществляться комбинацией логических уровней, подаваемых на входы каналов анализатора. Для этого следует нажать клавишу PATTERN и в поле под ней ввести нули и единицы, задавая тем самым комбинацию логических уровней, при приходе которой на входы анализатора запустится изображение временных диаграмм на его экране.



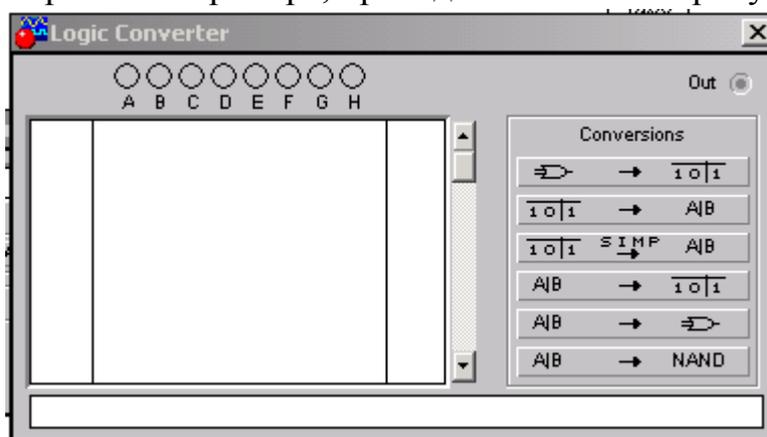
Логический преобразователь

Логический преобразователь – прибор, который не имеет аналогов в реальном мире. Он предназначен для выполнения различных функциональных преобразований в схеме. С его помощью можно осуществлять следующие операции:

- получение таблицы истинности исследуемой схемы;
- преобразование таблицы истинности в логическое выражение;
- преобразование логического выражения в таблицу истинности;
- создание логических схем по заданному логическому выражению;
- синтез логических схем на элементах И-НЕ по заданному логическому выражению.

На экран выводится уменьшенное изображение логического преобразователя.

Двойным щелчком мыши по уменьшенному изображению открывается расширенное изображение прибора, приведенное ниже на рисунке.



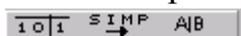
Получение таблицы истинности схемы

Для получения таблицы истинности схемы необходимо подключить входы (A, B, C, D, E, F, G, H) логического преобразователя ко входам исследуемой схемы (не более восьми), выход (OUT) логического преобразователя соединить с выходом схемы. После нажатия кнопки в левой части экрана логического преобразователя появится таблица истинности, описывающая функционирование исследуемой схемы.



Ввод и преобразования таблицы истинности

Для того чтобы создать таблицу истинности, необходимо в левой верхней части прибора выбрать число переменных от A до H (нажать на соответствующую букву левой кнопкой мыши). Вся левая половина экрана заполнится комбинациями нулей и единиц, которые определяют начальные входные условия. Немного правее расположен столбец выходных значений OUT (реакция на вход), заполненный первоначально нулями. Изменяя в правой колонке нули на единицы или X (безразличное состояние), можно описать состояние выхода для любого начального условия. После щелчка на кнопке в нижней строке изображения прибора появится логическое выражение.



Упрощение выражения Булевой алгебры

Если таблица истинности содержит большое число переменных, то логическое выражение функции получается громоздким. Для его преобразования в компактную форму следует нажать кнопку .

Примечание: Данное преобразование требует достаточно большого объема оперативной памяти, поэтому, если компьютер не обладает достаточным объемом ОЗУ, операция займет очень много времени или вообще не будет выполняться.



Ввод и преобразования логического выражения

Для получения таблицы истинности функции, заданной логическим выражением, сделайте следующее:

- В строку преобразователя введите при помощи клавиатуры логическое выражение;
- Нажмите кнопку .

При вводе выражений инверсия обозначается апострофом ' , логическое сложение – знаком – “+” Логическое умножение не обозначается.



Синтез схемы по логическому выражению

При помощи логического преобразователя можно получить схему, реализующую функцию, заданную логическим выражением. Для этого в нижней строке преобразователя введите логическое выражение и нажмите кнопку .

После нажатия этой кнопки на рабочем поле Electronics Workbench появится эквивалентная логическому выражению схема. Все элементы в схеме будут выделены красным цветом. Если требуется использовать для построения схемы только элементы И-НЕ, то необходимо воспользоваться кнопкой:



1.4. Моделирование схем

Electronics Workbench позволяет строить аналоговые, цифровые и цифро-аналоговые схемы различной степени сложности.

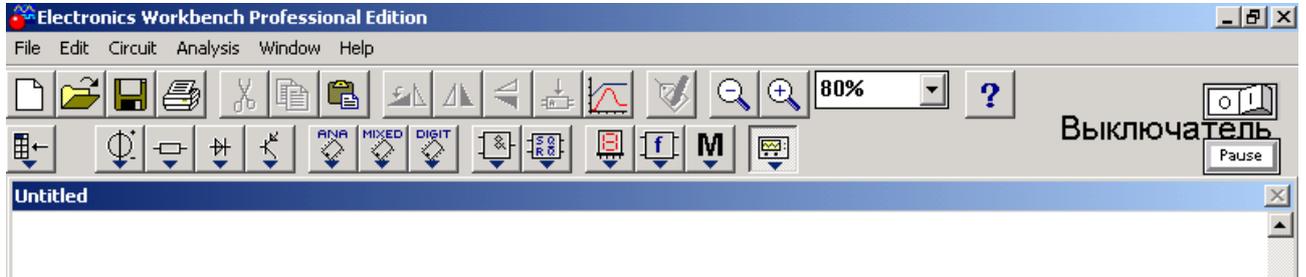
Исследуемая схема собирается на рабочем поле при одновременном использовании мыши и клавиатуры. Применение в работе только клавиатуры невозможно.

При построении и редактировании схем выполняются следующие операции:

- выбор компонента из библиотеки компонентов;
- выделение объекта;
- перемещение объекта;
- копирование объектов;
- удаление объектов;
- соединение компонентов схемы проводниками;
- установка значений компонентов;
- подключение приборов.

Если схема не помещается на экране монитора, любой её участок можно просмотреть при помощи линеек прокрутки, расположенных справа и под рабочим полем.

После построения схемы и подключения приборов анализ её работы начинается после нажатия выключателя в правом верхнем углу окна программы.



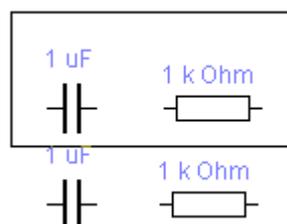
Сделать паузу при работе схемы можно нажатием клавиши F9 на клавиатуре. Возобновить процесс можно повторным нажатием клавиши F9. Повторное нажатие выключателя в правом верхнем углу прекращает работу схемы.

Выбор компонента из библиотеки компонентов

Выбор нужного компонента производится из поля компонентов, нужное поле компонентов выбирается нажатием левой кнопки мыши на одной из пиктограмм панели компонентов. При этом в поле компонентов появляются изображения соответствующих компонентов. Распределение компонентов по полям компонентов смотрите в разделе 1.2. После выбора поля компонентов нужный компонент при помощи мыши перемещается на рабочее поле.

Выделение объекта и его перемещение

Выделение объекта осуществляется при помощи мыши (под объектом подразумевается как один компонент, так и группа компонентов). При выборе компонента нужно установить указатель мыши на нужный компонент (при этом изображение указателя изменится на изображение ладони) и щелкнуть левой кнопкой мыши. Для выбора группы компонентов нужно установить указатель мыши в один из углов прямоугольной области, содержащей группу, и, нажав левую кнопку мыши, растянуть рамку до необходимых размеров, после чего отпустить кнопку. Выбранный объект изменяет свой цвет на красный. Снять выделение можно щелчком мыши в любой точке рабочего поля.



На приведенном выше рисунке показано выделение компонентов.

Перемещение объекта производится при помощи мыши или стрелок на клавиатуре. Для перемещения объект нужно предварительно выделить, а затем при помощи мыши или стрелок на клавиатуре переместить в нужное место. При перемещении мышью установите указатель мыши на объект (при этом изображение указателя изменится на ладонь) и, нажав левую кнопку мыши, перетащите объект.

Объект можно поворачивать на угол, кратный 90° . Для этого объект нужно предварительно выделить, а затем выбрать команду Rotate из меню Circuit или нажать Ctrl + R, при это объект повернется на 90° по часовой стрелке. При повороте группы компонентов на 90° поворачивается каждый компонент, а не вся группа целиком.

Копирование и удаление объектов

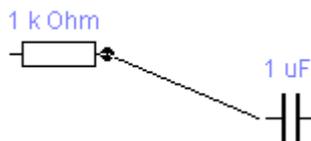
Копирование объектов осуществляется при помощи команды Copy из меню Edit или нажатием Ctrl + C. Перед копированием объект нужно выделить.

После выполнения команды выделенный объект копируется в буфер. Для вставки содержимого буфера на рабочее поле нужно выбрать команду Paste из меню Edit или нажать Ctrl + V. После выполнения команды содержимое буфера появится на рабочем поле и будет выделено цветом.

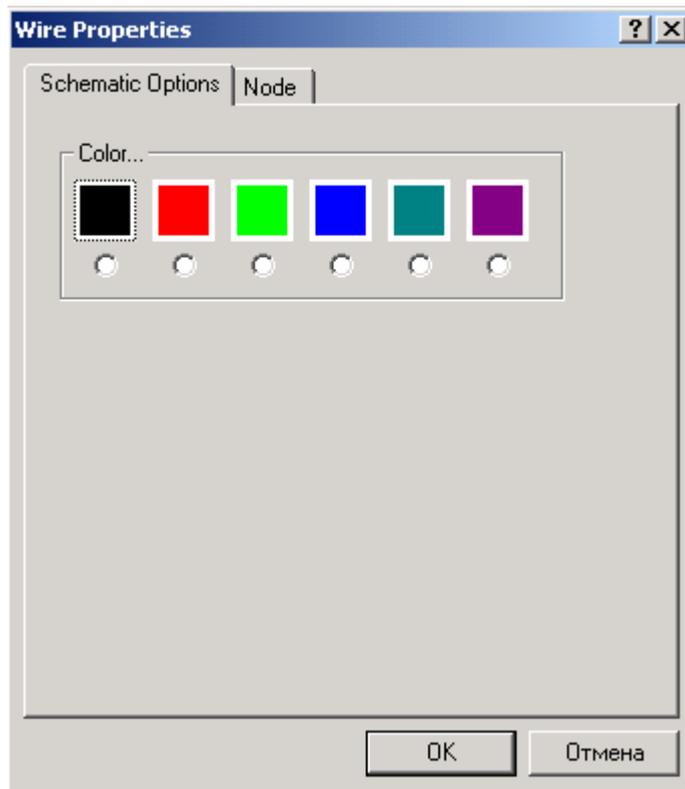
Удаление объекта осуществляется командами Cut и Delete. Отличие состоит в том, что при выполнении команды Cut объект удаляется в буфер и может быть затем вставлен обратно на рабочее поле, а при выполнении команды Delete объект удаляется совсем. Перед удалением объект также должен быть выделен.

Соединение компонентов схемы проводниками

Для соединения компонентов проводниками нужно подвести указатель мыши к выводу компонента. При этом на выводе компонента появится большая черная точка (см. рисунок ниже). Нажав левую кнопку мыши, переместите её указатель к выводу компонента, с которым нужно соединиться, и отпустите кнопку мыши. Выводы компонентов соединятся проводником.



Все проводники в **Electronics Workbench** по умолчанию черного цвета, но цвет проводника можно изменить. Для этого нужно двойным щелчком на изображении проводника открыть окно, приведенное на рисунке, и в окне мышью выбрать требуемый цвет.



Если в схеме компоненты размещены неаккуратно, то может потребоваться спрямить проводники, соединяющие компоненты. Это можно сделать, переместив компоненты так, чтобы проводники отображались прямыми линиями.

Установка значений параметров компонентов

Установка значений параметров компонентов производится в диалоговом окне свойств компонента, которое открывается двойным щелчком мыши по изображению компонента или командой Value из меню Circuit (при этом компонент должен быть выделен). В диалоговом окне при помощи клавиатуры и мыши нужно ввести требуемые значения параметров компонента и нажать Ассерт или Cancel для подтверждения или отмены установки значений.

Выбор модели компонента осуществляется в диалоговом окне выбора модели компонента, которое открывается двойным щелчком мыши по изображению компонента или командой Model из меню Circuit. В диалоговом окне можно выбрать модель компонента и отредактировать значения её параметров. Для редактирования значений параметров модели нужно нажать кнопку Edit. При этом откроется окно свойств модели, в котором при помощи мыши и клавиатуры можно изменять значения её параметров. Сохранить введенные значения параметров можно нажатием кнопки Ассерт. После этого происходит возврат к предыдущему окну.

После построения схемы можно каждому компоненту присвоить позиционное обозначение или просто какое-либо имя. Это можно сделать при помощи команды Label из меню Circuit или нажатием Ctrl + L, предварительно выделив компонент. После этого откроется диалоговое окно, в котором нужно ввести обозначение или имя компонента и нажать клавишу Enter.

Подключение приборов

В Electronics Workbench имеется семь приборов, формирующих различные воздействия и анализирующих реакцию схемы. Эти приборы представлены в виде пиктограмм, расположенных на панели инструментов.

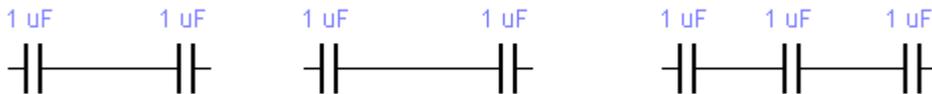
Для подключения прибора к схеме нужно мышью перетащить прибор с панели инструментов на рабочее поле и подключить выводы прибора к исследуемым точкам. Некоторые приборы нужно заземлять, иначе их показания будут неверными.

Расширенное изображение прибора выводится в окне, которое появляется после двойного щелчка мышью по уменьшенному изображению прибора или после выполнения команды *Zoom* из меню *Circuit*. Закрыть это окно можно командой *Close* из меню, появляющегося при щелчке на кнопке в левом верхнем углу окна. Также можно использовать комбинацию *Alt + F4*.

Настройка приборов описывается в разделе 1.2.

Вставка компонента в цепь

После того, как схема построена, можно вставить в неё дополнительные компоненты. Для этого нужно мышью переместить компонент в требуемую точку схемы и, поместив его над проводником, отпустить кнопку мыши. Компонент автоматически вставится в цепь, как показано ниже на рисунке.



ОБРАЗЕЦ ОФОРМЛЕНИЯ ОТЧЁТА

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ УКРАИНЫ
ДКРКМ ДНУ

ЛАБОРАТОРНАЯ РАБОТА №6

Предмет: *«Компьютерная электроника»*

Тема: *«Дифференцирующие и интегрирующие системы на основе ОУ»*

Проверил

преподаватель

_____ Г. Ю. Станчиц

«__» _____ 201_

Выполнил

студент группы _____

_____ А. Н. Черный

«__» _____ 201_

201_

Цель работы:

Исследовать схему интегратора на ОУ, проанализировать влияние входных воздействий на выходной сигнал интегратора. Исследовать влияние параметров элементов интегратора на выходной сигнал. Исследовать схемы дифференциатора на ОУ. Проанализировать влияния входных воздействий на выходной сигнал дифференциатора. Исследовать влияние параметров элементов дифференциатора на выходной сигнал.

Переходный процесс в схеме интегратора.

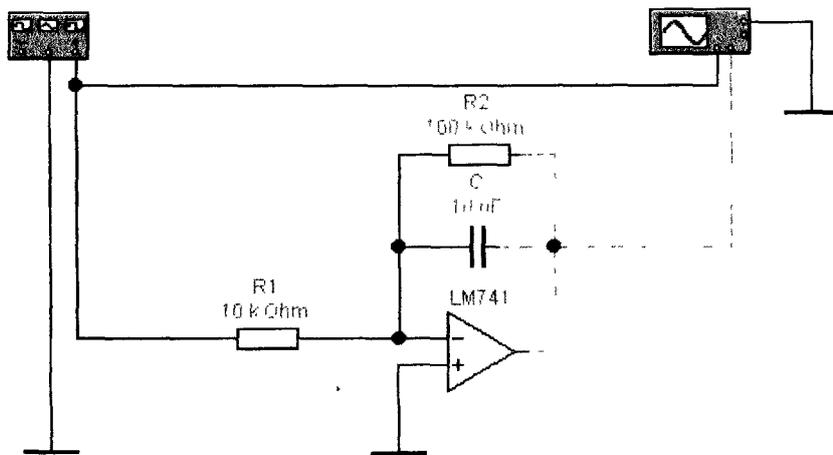


Рисунок 1. Принципиальная схема интегратора

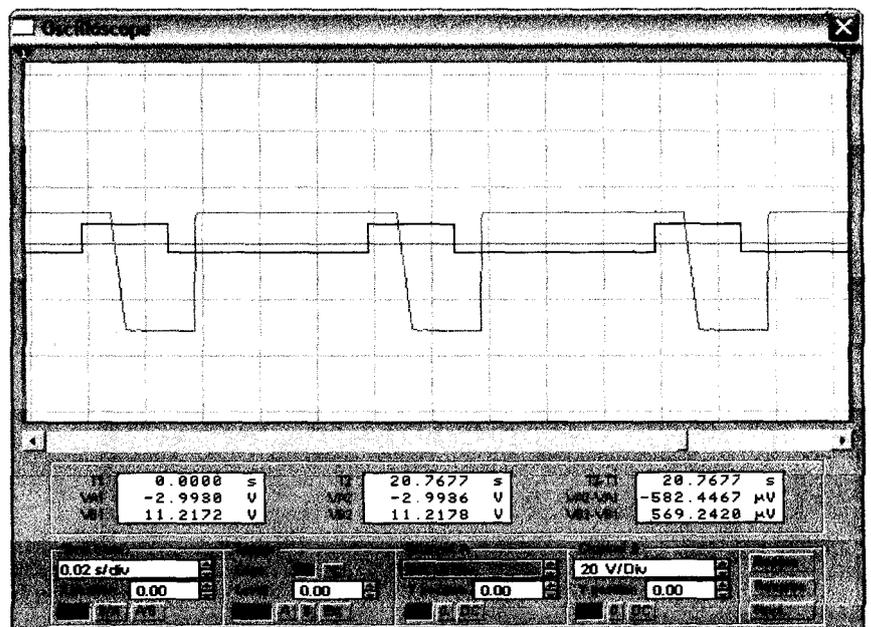


Рисунок 2. Напряжения на входе и выходе интегратора

$$\begin{aligned}U_{\text{вх}} &= 7 \text{ (В)}; \\U_{\text{вых}} &= -30,76 \text{ (В)}; \\ \Delta U_{\text{вых}} &= |-30,76 - 11,21| = 41,97 \text{ (В)}; \\ T &= 4,62 \text{ (мс)}; \\ V &= \Delta U_{\text{вых}} / T = 41,97 / 4,62 = 9,08 \text{ (В/мс)}.\end{aligned}$$

и т д

Вывод:

При уменьшении амплитуды сигнала на входе интегратора, на выходе фронты сигнала начинают изменяться по экспоненциальному закону. Причем амплитуда выходного сигнала так же снижается. Уменьшение сопротивления резистора $R1$ интегратора увеличивает амплитуду сигнала на выходе. Увеличение емкости C интегратора увеличивает скорость реакции интегратора на изменение входного сигнала.

Удвоение частоты на дифференциаторе приводит к фактическому удвоению амплитуды сигнала на выходе. Удвоение сопротивления в цепи обратной связи привело так же к фактическому удвоению амплитуды сигнала на выходе, а так же с осциллограммы видно, что время переходного процесса интегратора сократилось, а фронт стал изменяться по линейному закону. Увеличение емкости конденсатора C приводит к последствиям, аналогичным увеличению сопротивления цепи обратной связи.

2 Варианты заданий

Вариант № 1

Тема: Частотные характеристики RC и LC цепей.

Цель работы: Получить и исследовать частотные характеристики RC и LC цепей

Ход работы:

Эксперимент 1.

1 Собрать фильтры низких и высоких частот по схемам изображенным на рисунках 1.1 (а, б)

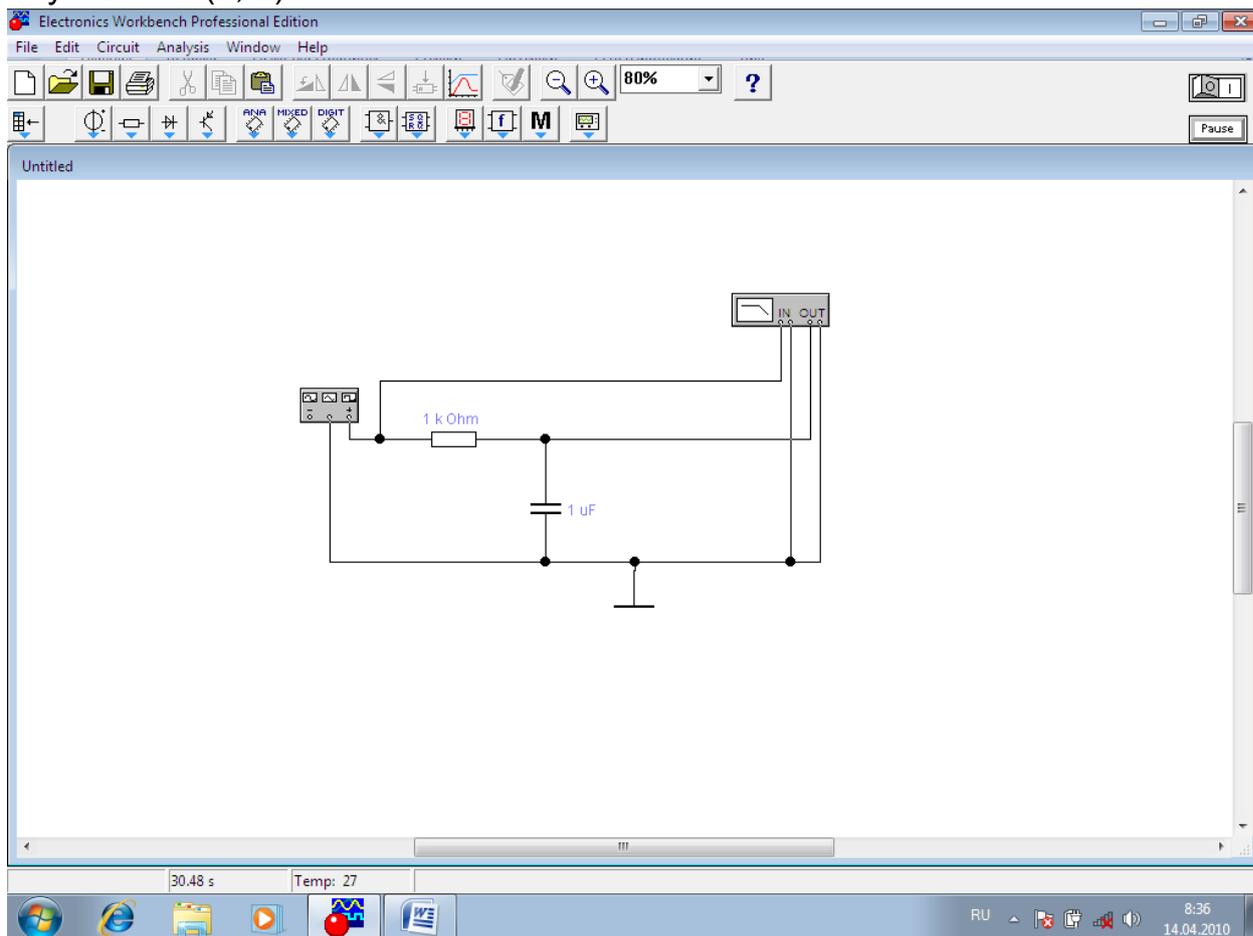


Рисунок 1.1,а. Фильтр низких частот

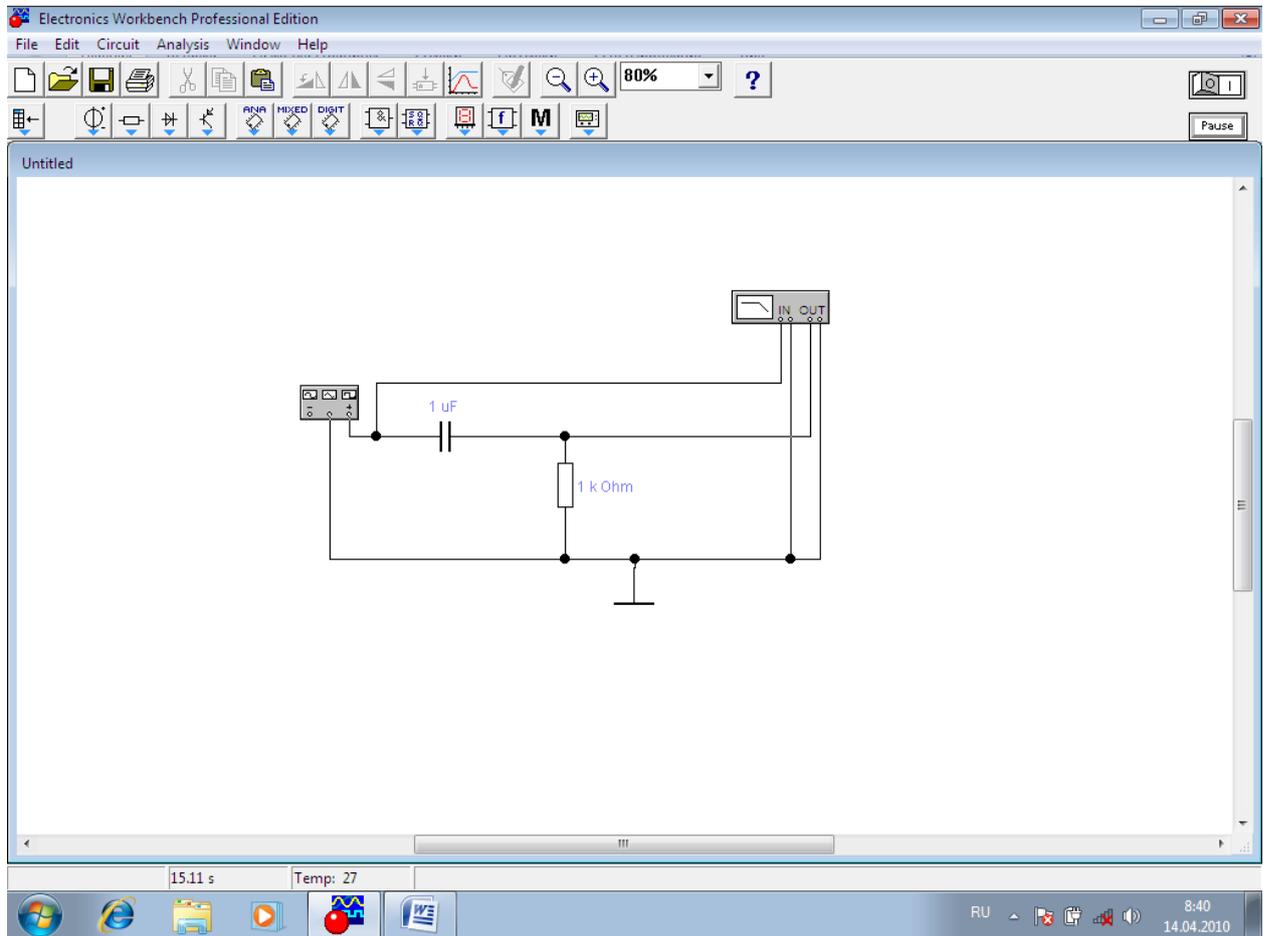


Рисунок 1.1,б. Фильтр высоких частот

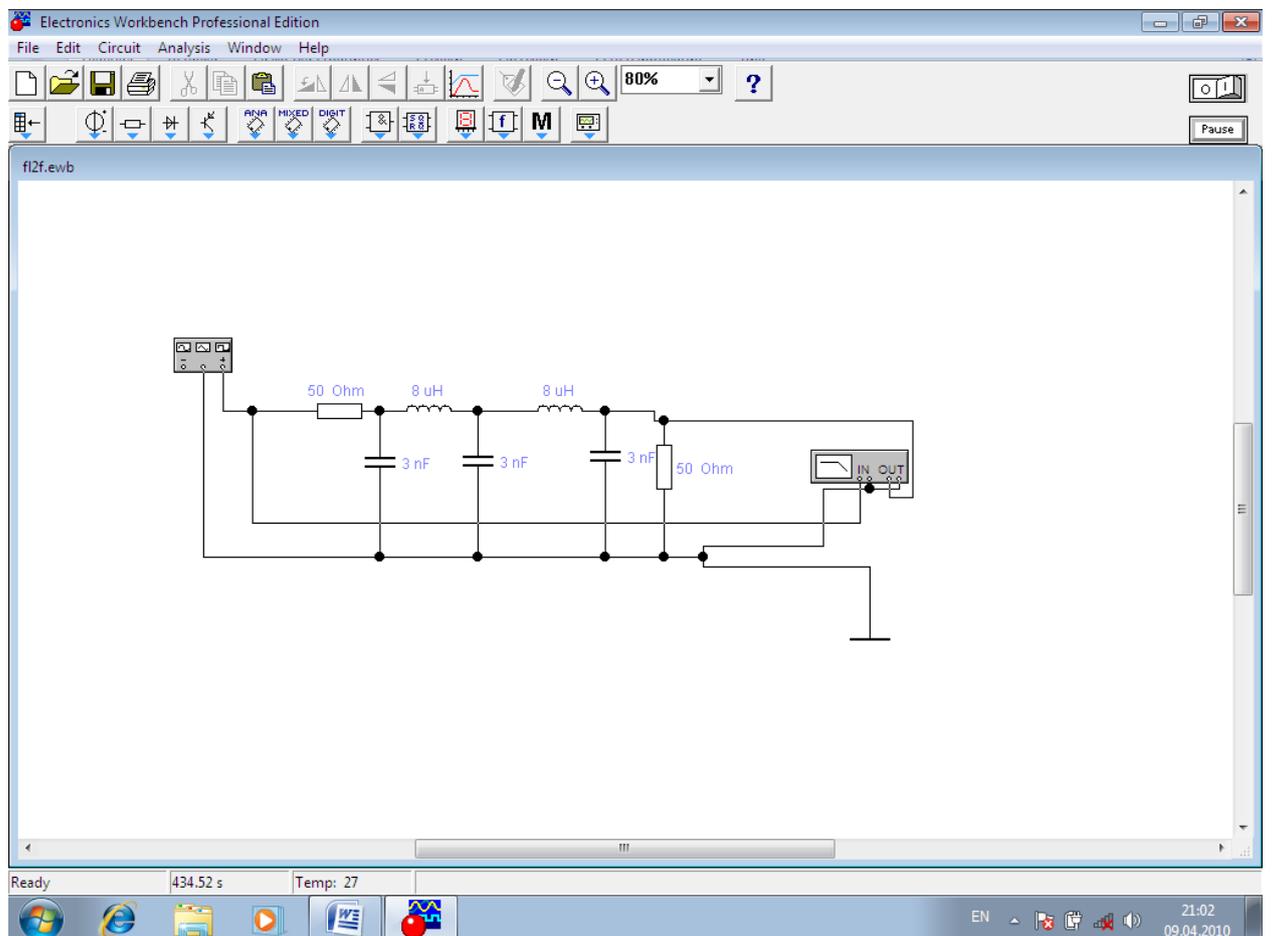
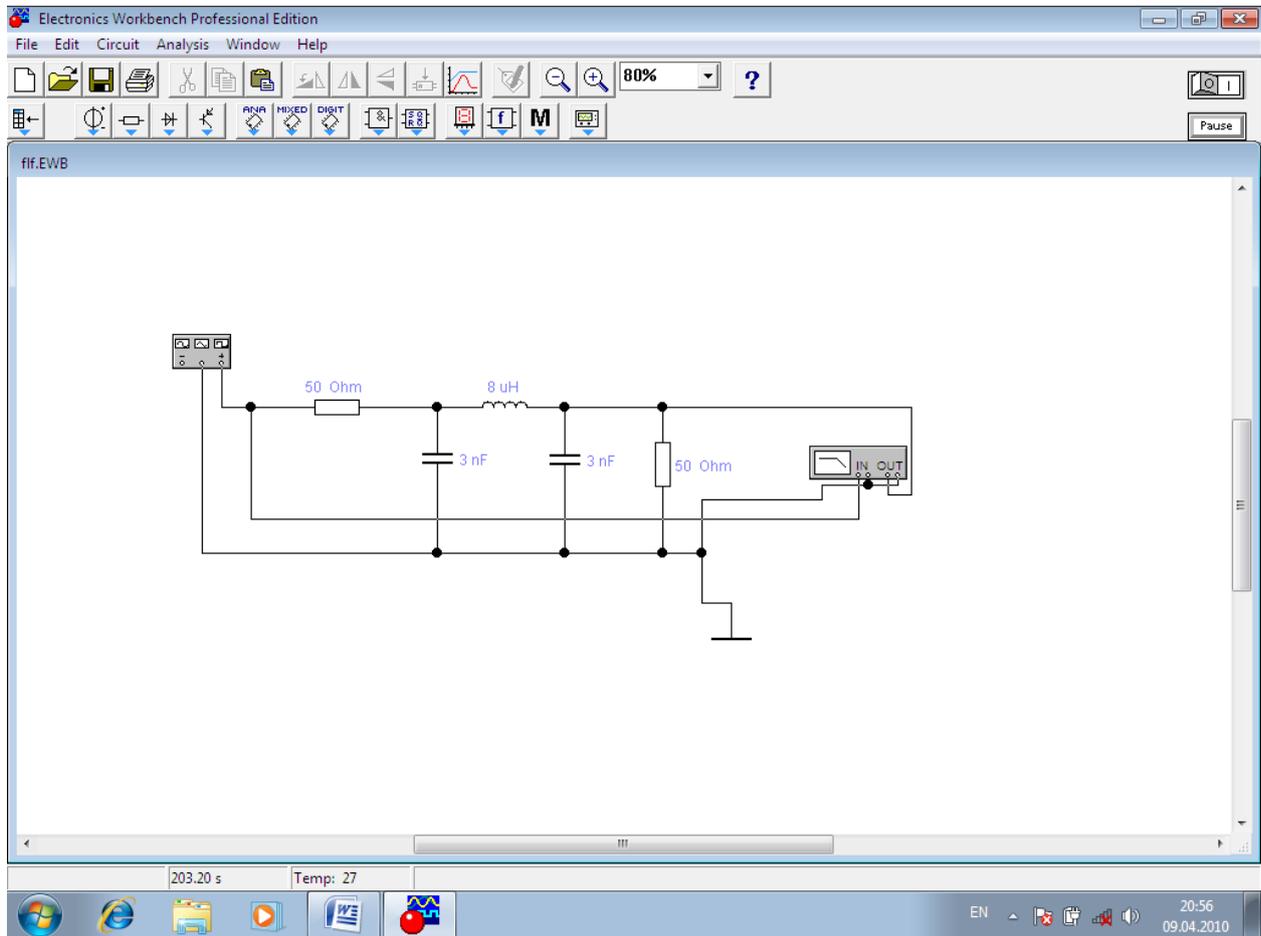
2. Получить амплитудно-частотную характеристику и фазово-частотную характеристику фильтров и объяснить их поведение.

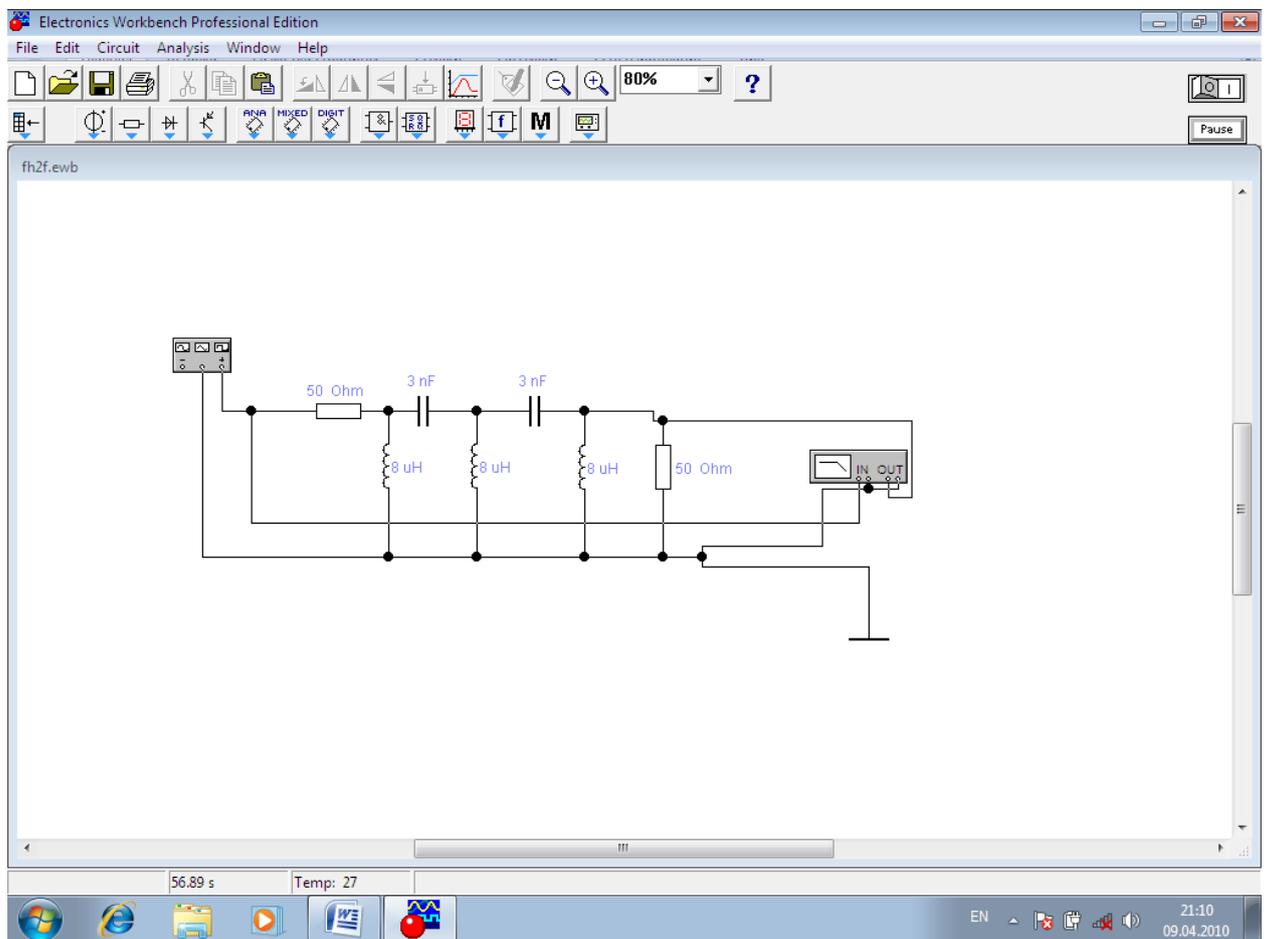
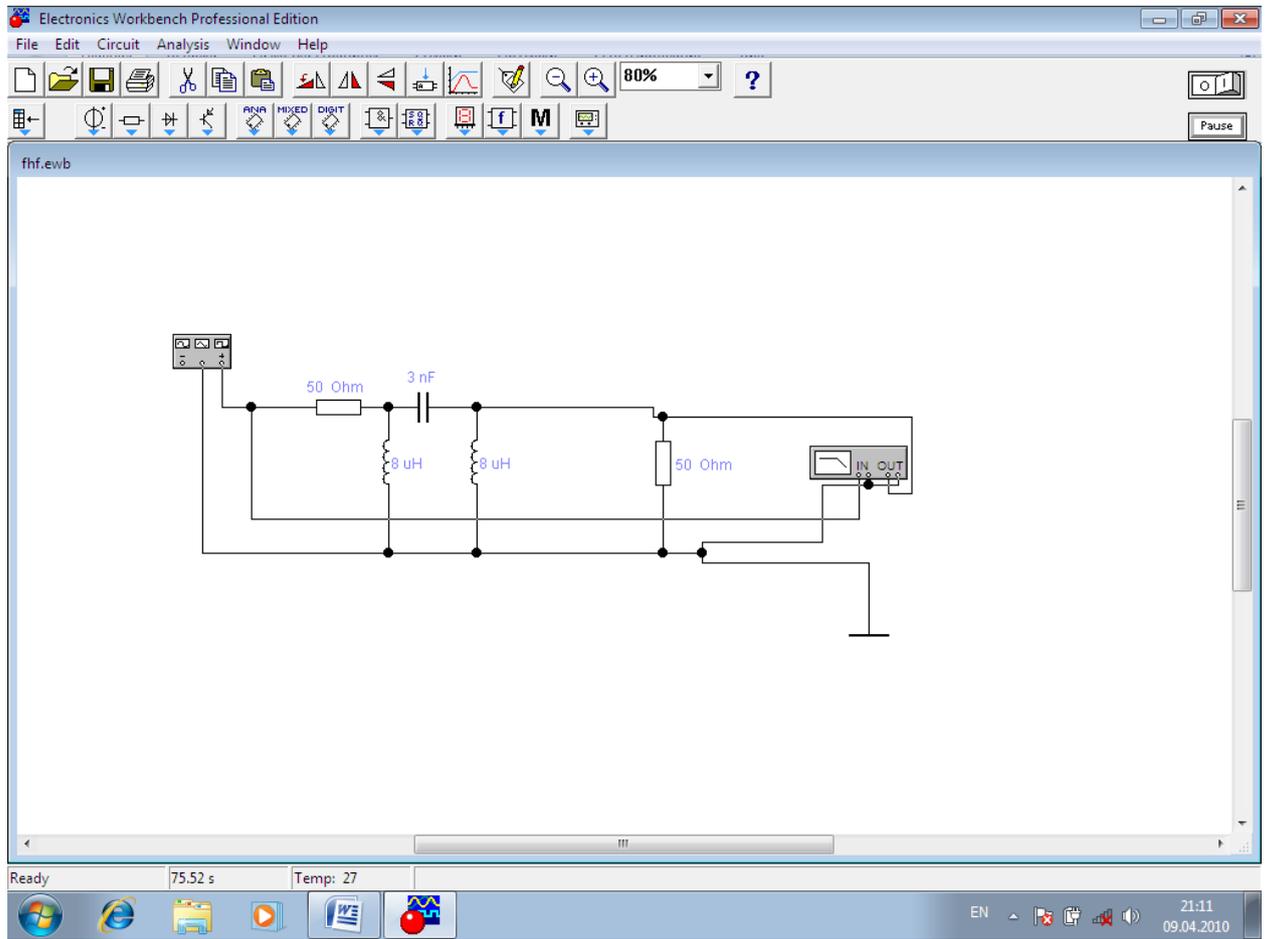
3. Вычислить теоретическую частоту среза фильтров. Исследовать поведение напряжения на выходе при частоте входного сигнала в 10 раз больше частоты среза, равной частоте среза, 0.1 частоты среза. Графики и результаты измерений занести в отчет.

4. Объяснить результаты.

Эксперимент 2

1. Собрать однозвенные и двухзвенные фильтры низких и высоких частот по схемам

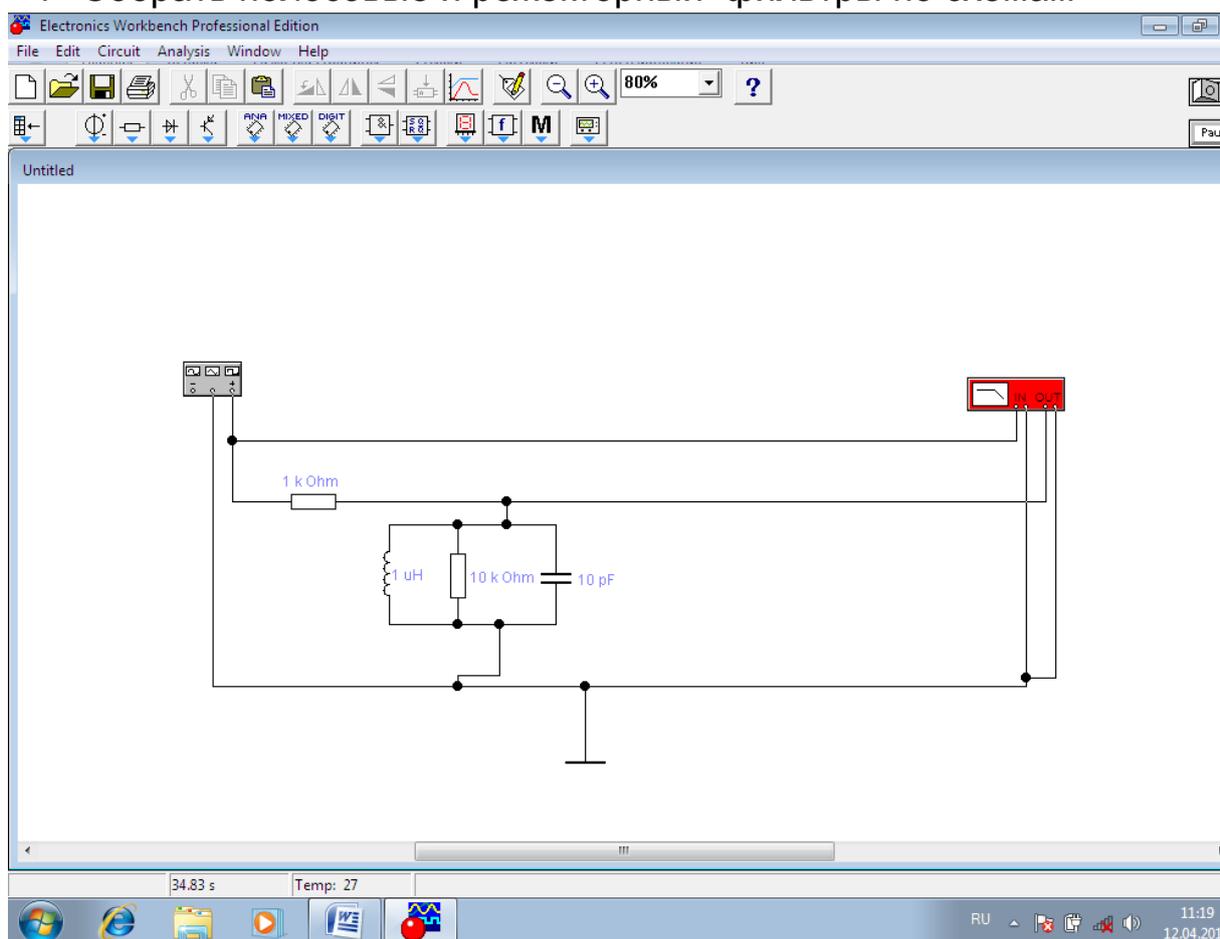


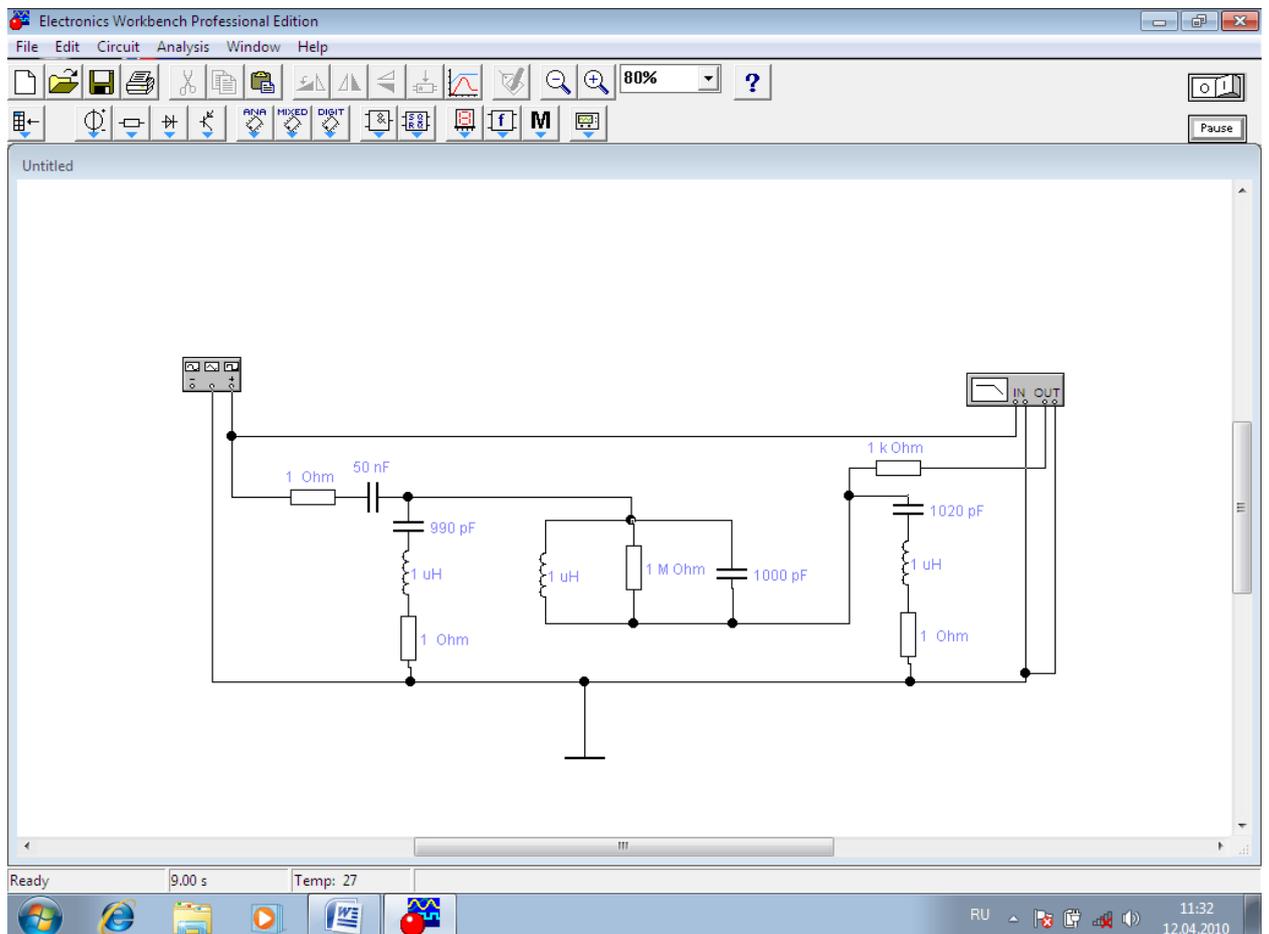
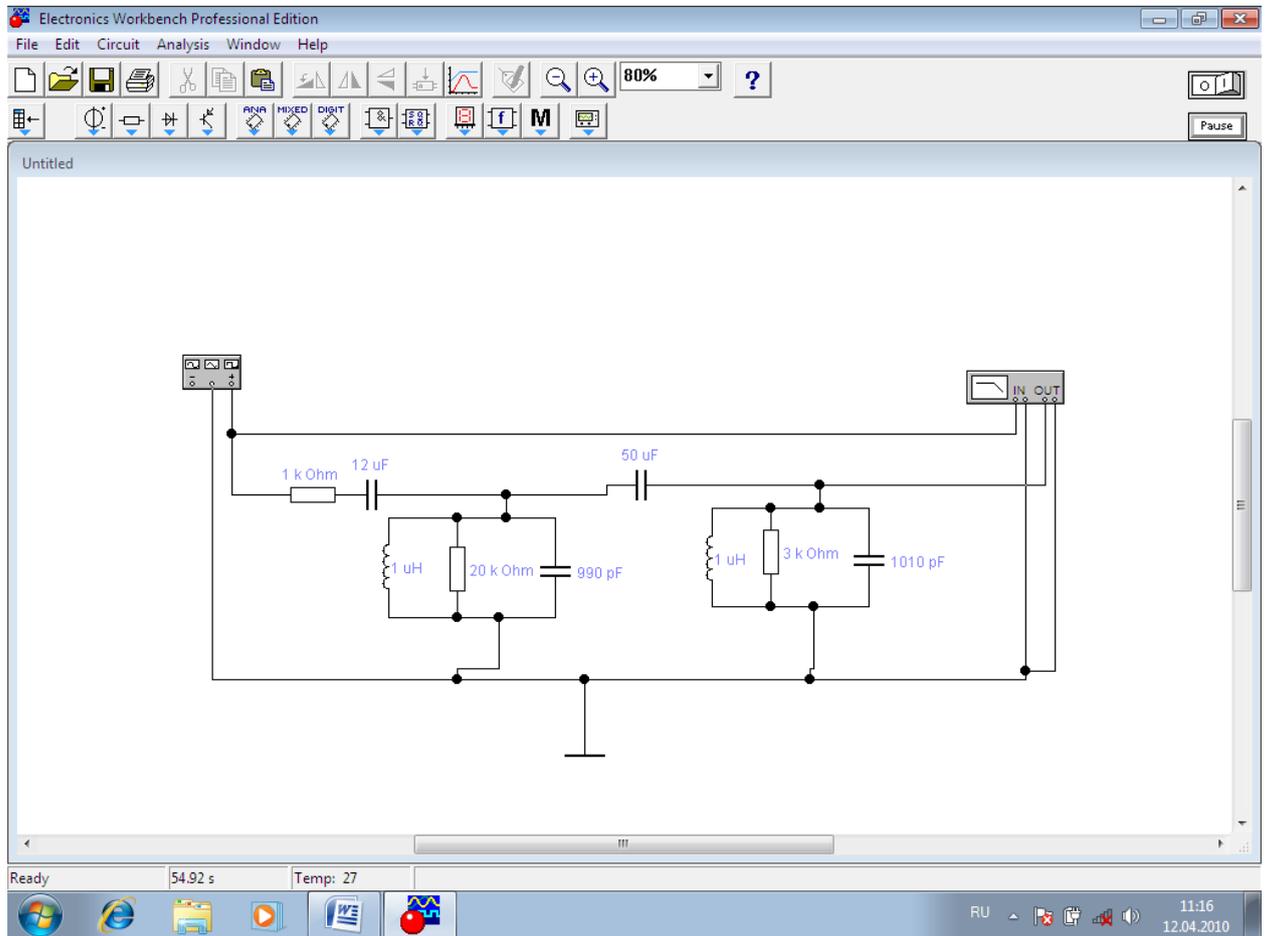


2. Получить амплитудно-частотную характеристику и фазово-частотную характеристики фильтров и объяснить их поведение.
- 3 Сравнить эффективность работы одно и двухзвенных фильтров. С помощью измерений доказать преимущество двухзвенных фильтров.

Эксперимент 3

1 Собрать полосовые и режекторный фильтры по схемам

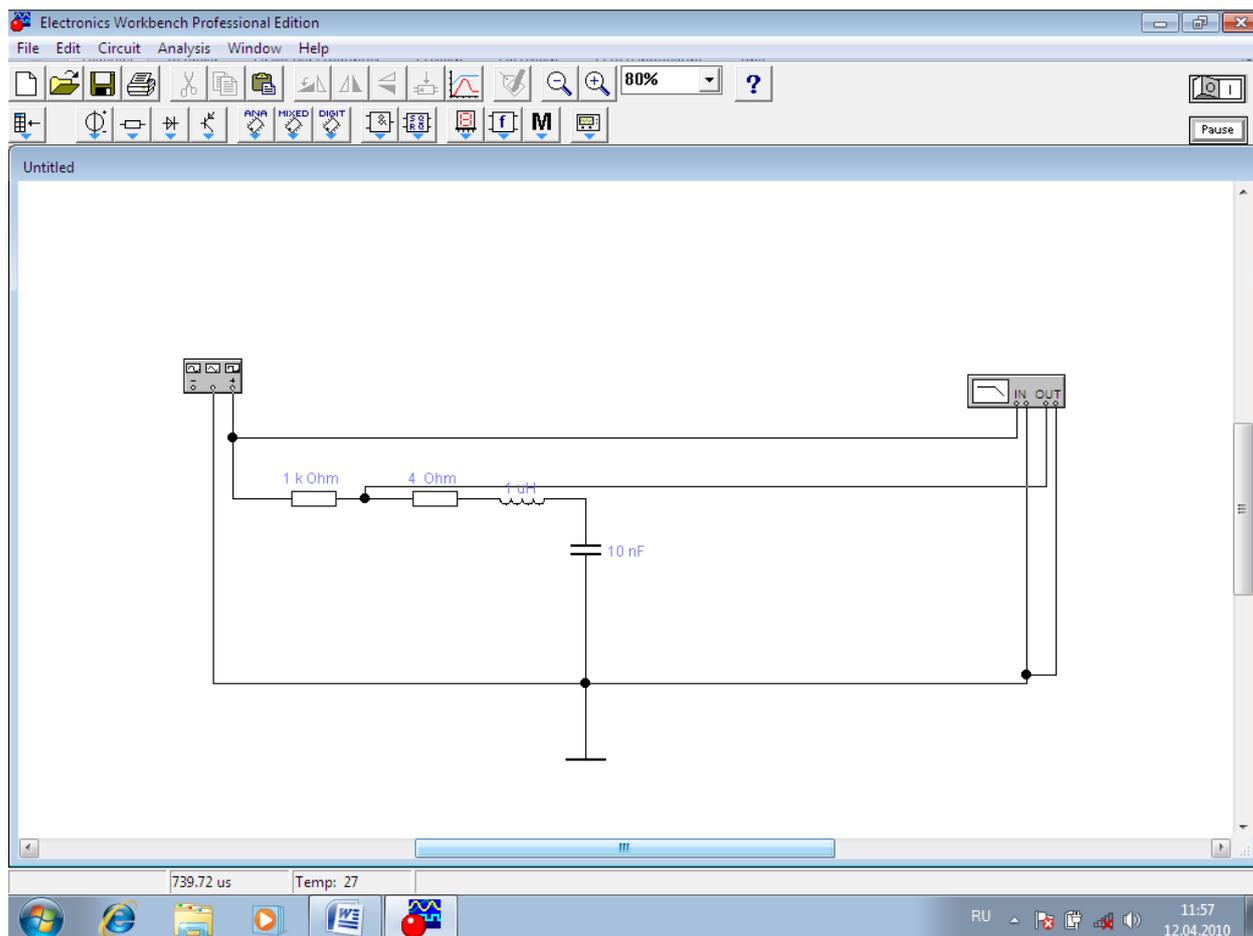


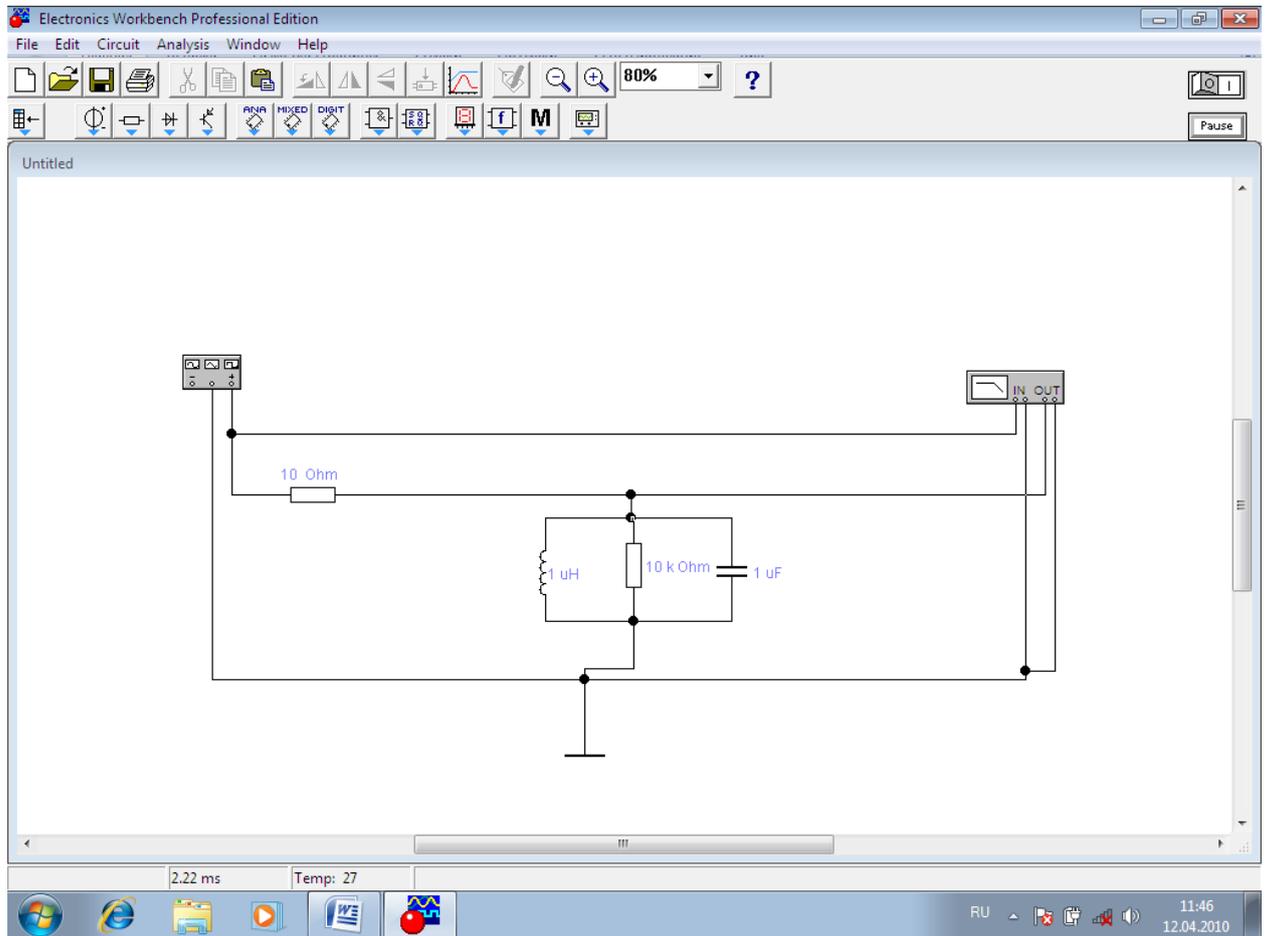


- 2 Получить амплитудно-частотную характеристику и фазово-частотную характеристику фильтров и объяснить их поведение.
- 3 Определить полосу пропускания полосового фильтра и частоту режекции режекторного фильтра.

Эксперимент 4

1. Собрать последовательный и параллельный колебательные контуры по схемам





2 Получить амплитудно-частотную характеристику и фазово-частотную характеристику контуров и объяснить их поведение. Рассчитать и экспериментально определить резонансную частоту и добротность контуров.

Вопросы

1. Какие характеристики ФНЧ и ФВЧ вы знаете? Поясните их физический смысл.
2. Какой прибор из набора необходимо использовать для получения АЧХ и ФЧХ? Что характеризуют эти характеристики?
3. Как теоретически определить частоту среза фильтра?
4. Как практически определить частоту среза по ФЧХ?
5. Возможно ли определить частоту среза, используя только лишь осциллограф?
6. Что характеризует постоянная времени? Как теоретически ее определить?
7. Какие отличия характеристик однозвенных и двухзвенных фильтров?
8. Что такое добротность колебательного контура? Как её определить из полученных экспериментальных данных (см. эксперимент 4).

Вариант № 2

Тема: Полупроводниковые диоды

Цель работы: Исследовать полупроводниковый диод

Ход работы:

Эксперимент 1. Измерение напряжения и вычисление тока через диод.

Соберите схему (каждому студенту выбрать из библиотеки компонентов свой вариант диода) по рисунку 2.1 и включите схему.

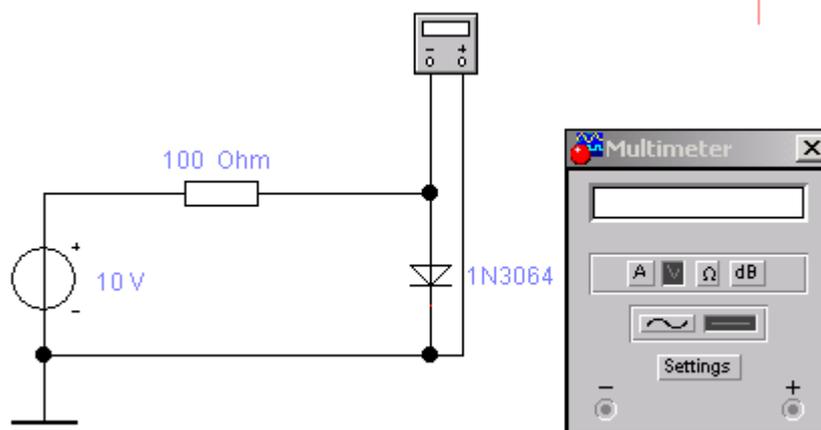


Рисунок 2.1

Мультиметр покажет напряжение на диоде $U_{\text{пр}}$ при прямом смещении. Включите диод в обратном направлении и снова запустите схему. Теперь мультиметр покажет напряжение на диоде $U_{\text{об}}$ при обратном смещении. Запишите показания в отчет. Вычислите ток диода при прямом $I_{\text{пр}}$ и обратном $I_{\text{об}}$ смещении.

Эксперимент 2. Измерение тока.

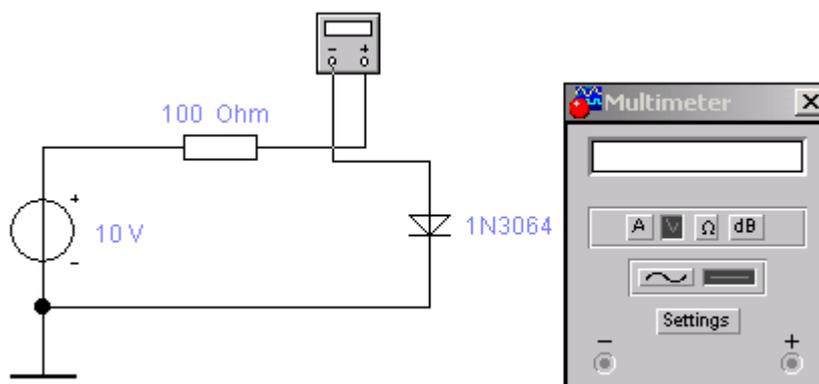


Рисунок 2.2

Соберите схему по рисунку 2.2 и включите схему. Мультиметр включите в режим измерения тока. Мультиметр покажет ток диода $I_{\text{пр}}$ при прямом смещении. Включите диод в обратном направлении и снова запустите схему. Теперь мультиметр покажет ток $I_{\text{об}}$ диода при обратном смещении. Запишите показания в отчет.

Эксперимент 3. Измерение статического сопротивления диода.

Измерьте сопротивление диода в прямом и обратном подключении, используя мультиметр в режиме омметра. Малые значения сопротивления соответствуют прямому подключению. Показания прямого сопротивления различны для разных шкал омметра. Почему?

Эксперимент 4. Снятие вольтамперной характеристики диода.

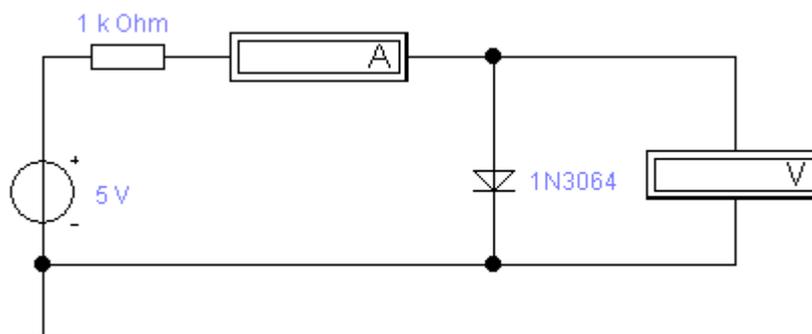


Рисунок 2.3

а). *Прямая ветвь ВАХ.* Соберите схему по рисунку 2.3. Включите схему. Последовательно устанавливая значения ЭДС источника равными 5 В, 4 В, 3 В, 2 В, 1 В, 0.5 В, 0 В запишите значения напряжения $U_{пр}$ и тока $I_{пр}$ диода в таблицу.

б). *Обратная ветвь ВАХ.* Переверните диод. Последовательно устанавливая значения ЭДС источника равными 0 В, 5 В, 10 В, 15 В запишите значения тока $I_{об}$ и напряжения $U_{об}$ в таблицу.

в). По полученным данным постройте вольтамперную характеристику диода. Прямую и обратную ветви разместить на одном графике. Единицы измерения тока прямой и обратной ветвей должны быть идентичны

г). Постройте касательную к графику прямой ветви ВАХ при $I_{пр} = 4$ мА и оцените дифференциальное сопротивление диода по наклону касательной. Прделайте ту же процедуру для $I_{пр} = 0.4$ мА и $I_{пр} = 0.2$ мА. Ответы запишите в отчет.

д). Аналогично пункту г) оцените дифференциальное сопротивление диода при обратном напряжении 5 В и запишите экспериментальные данные в раздел отчет.

е). Вычислите сопротивление диода на постоянном токе $I_{пр} = 4$ мА занесите результат в отчет.

ж). Определите напряжение изгиба. Результаты занесите в отчет. Напряжение изгиба определяется из вольтамперной характеристики диода, смещенного в прямом направлении, для точки, где характеристика претерпевает резкий излом.

Эксперимент 5. Получение ВАХ диода на экране осциллографа.

Соберите схему по рисунку 2.4.

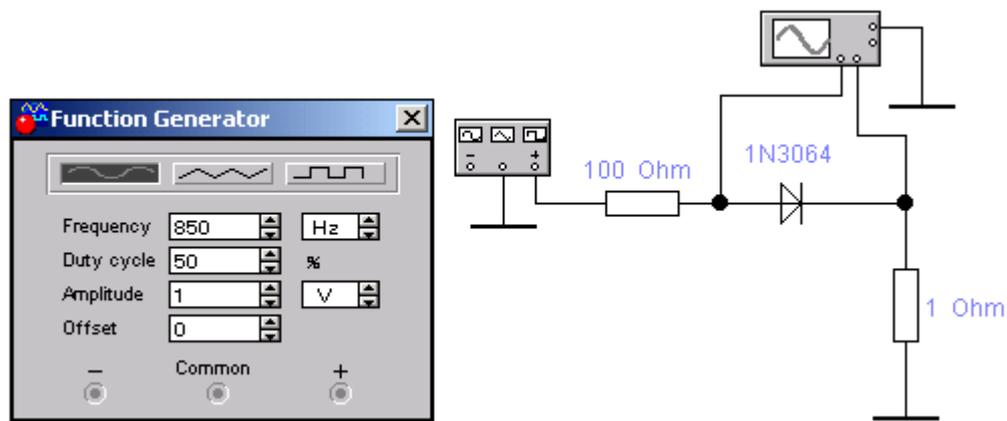


Рисунок 2.4

Включите схему. На ВАХ, появившейся на экране осциллографа, по горизонтальной оси считывается напряжение на диоде в милливольтках (канал А, а по вертикальной - ток в миллиамперах (канал В, 1 мВ соответствует 1 мА). Обратите внимание на изгиб ВАХ. Получите ВАХ диода в режиме Expand. Получите ВАХ диода в опции Analysis. Измерьте и запишите в отчет величину напряжения изгиба.

Эксперимент 6. Получение ВАХ стабилитрона на экране осциллографа.
Соберите схему по рисунку 2.5.

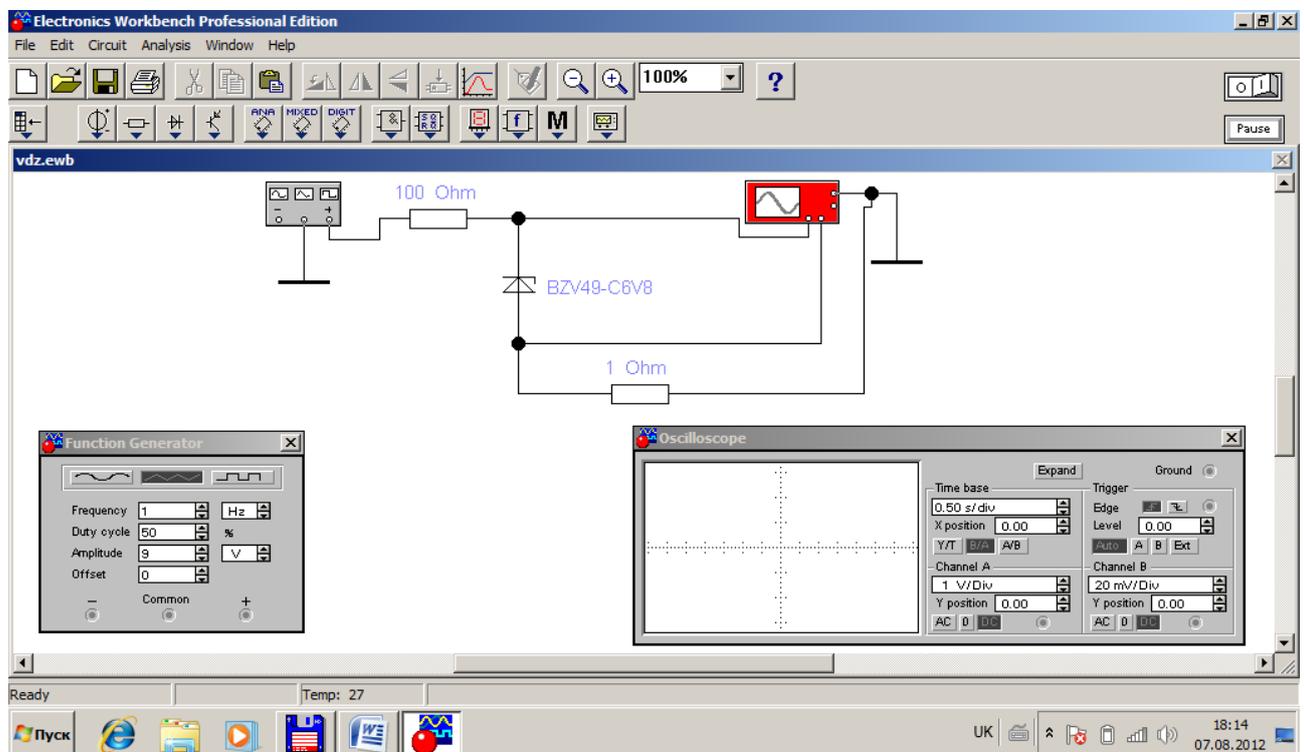


Рисунок 2.5

Включите схему. Определите по ВАХ $U_{ст}$

Вопросы

1. Сравните напряжения на диоде при прямом и обратном смещении по порядку величин. Почему они различны?
2. Сравнимы ли измеренные значения тока при прямом смещении с вычисленными значениями?
3. Сравнимы ли измеренные значения тока при обратном смещении с вычисленными значениями?
4. Сравните токи через диод при прямом и обратном смещении по порядку величин. Почему они различны?
5. Что такое ток насыщения диода?
6. Намного ли отличаются прямое и обратное сопротивления диода при измерении их мультиметром в режиме омметра? Можно ли по этим измерениям судить об исправности диода?
7. Существует ли различие между величинами сопротивления диода на переменном и постоянном токе?
8. Совпадают ли точки изгиба ВАХ, полученные с помощью осциллографа и построенные по результатам вычислений?

Вариант № 3

Тема: Транзисторы

Цель работы: Получить экспериментальным путем характеристики биполярного транзистора

Ход работы:

Эксперимент 1 Определение статического коэффициента передачи тока транзистора

1.1 Собрать схему

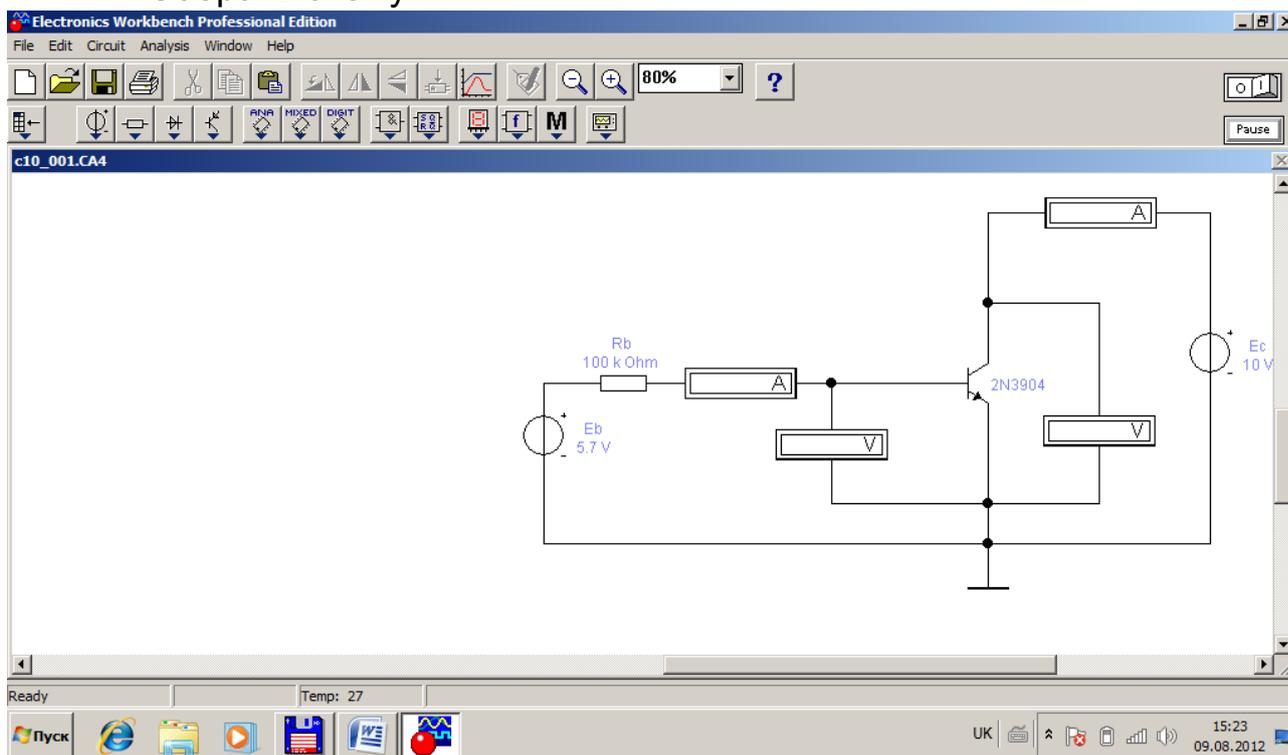


Рисунок 3.1 .

- 1 Включить схему. По полученным результатам измерений определить статический коэффициент передачи транзистора.
- 2 Изменить номинал источника E_b до 2,68 В. По полученным результатам измерений определить статический коэффициент передачи транзистора
- 3 Изменить номинал источника E_b до 5 В. По полученным результатам измерений определить статический коэффициент передачи транзистора
- 4 Изменить номинал источника E_b до 0 В. По полученным результатам измерений определить обратный ток коллектора

Эксперимент 2 Получение выходной характеристики транзистора в схеме с ОЭ.

1 Провести измерения тока коллектора I_k для каждого значения E_b и E_k (схема на рисунке 3.1). Заполнить таблицу. Построить график

Таблица 3.1 Выходная характеристика биполярного транзистора

E_b (В)	I_k (мкА)	E_k (В)					
		0,1	0,5	1	5	10	20
1,66							
2,68							
3,68							
4,68							
5							

а. Собрать схему

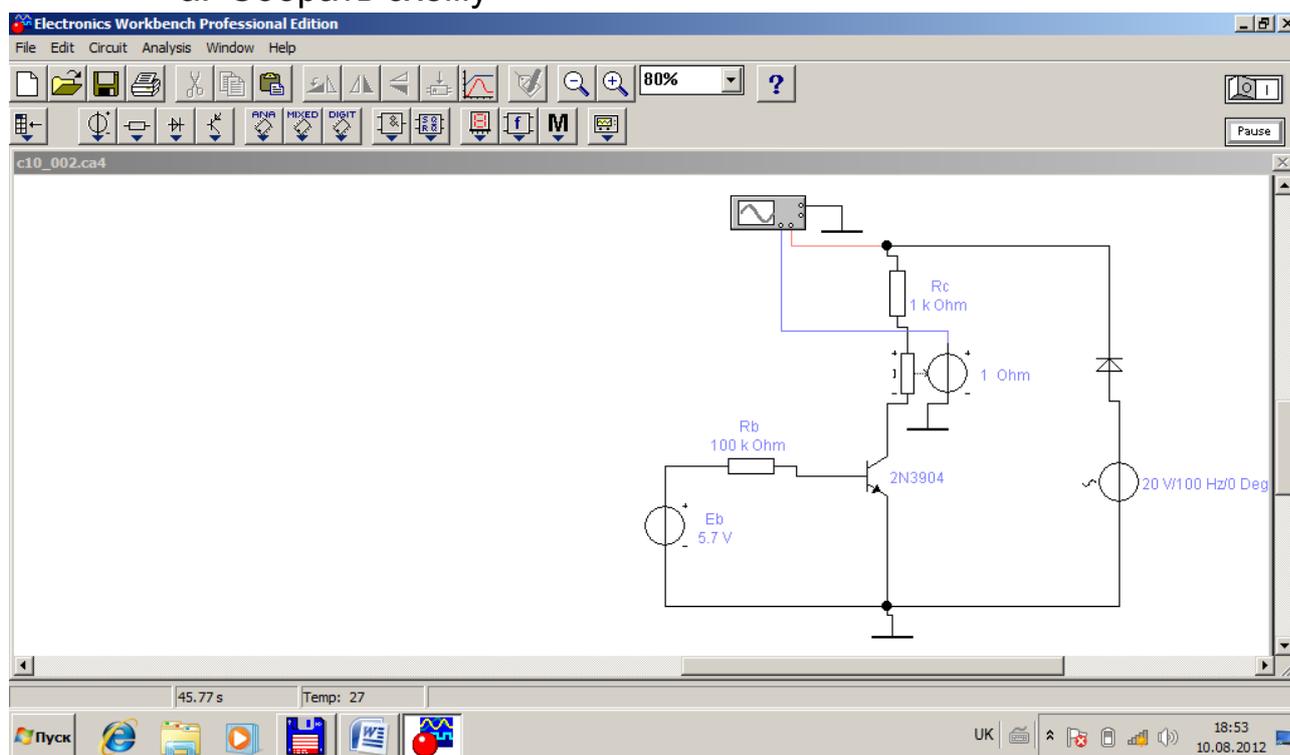


Рисунок 3.2

2 Включить схему. Получить выходные характеристики транзистора на экране осциллографа для каждого значения E_b (таблица 3.1). Полученные характеристики разместить на одном графике.

3 По выходной характеристике найти коэффициент передачи тока при изменении базового тока от 10 до 30 мкА и $E_k=10$ В.

Эксперимент 3 Получение входной характеристики транзистора в схеме с ОЭ.

1. Установить $E_k=10(V)$ (схема на рисунке 3.2). Провести измерения тока базы, напряжения база-эмиттер, тока эмиттера для различных значений E_6 в соответствии с таблицей 3.2. Заполнить таблицу. Построить график зависимости тока базы от напряжения база-эмиттер.

Таблица 3.2 Входная характеристика биполярного транзистора

$E_6(V)$	$I_6(\mu A)$	$U_{6э}(mV)$	$I_k(\mu A)$

2 Собрать схему

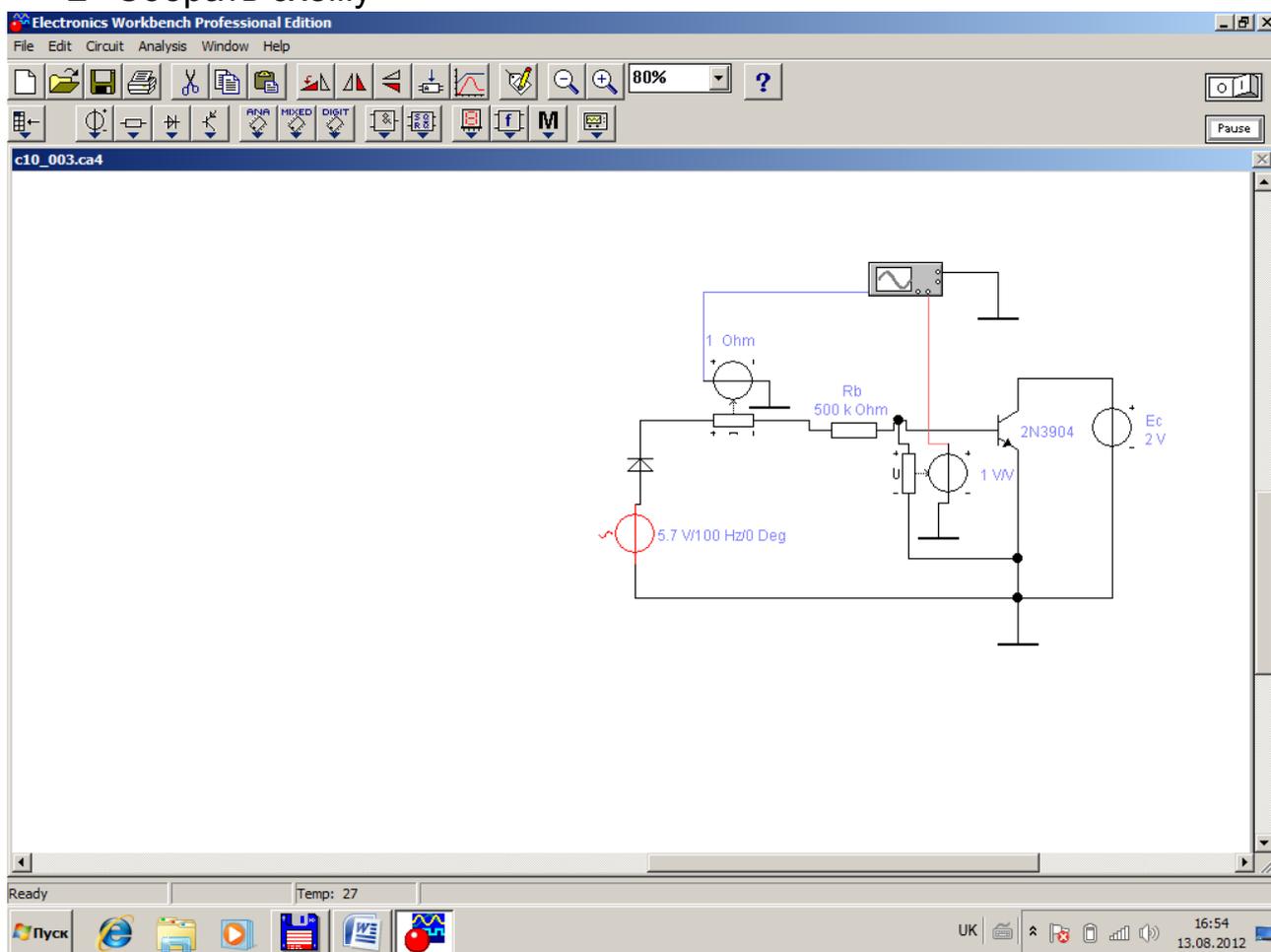


Рисунок 3.3

- 3 Включить схему. Получить входные характеристики транзистора на экране осциллографа.
- 4 По входной характеристике найти $r_{вх}$ при изменении базового тока от 10 до 30 мкА.

Эксперимент 4 Получение входной характеристики транзистора в схеме с ОБ.

1. По данным таблицы 3.2 построить график зависимости тока эмиттера от напряжения база-эмиттер.
2. Собрать схему

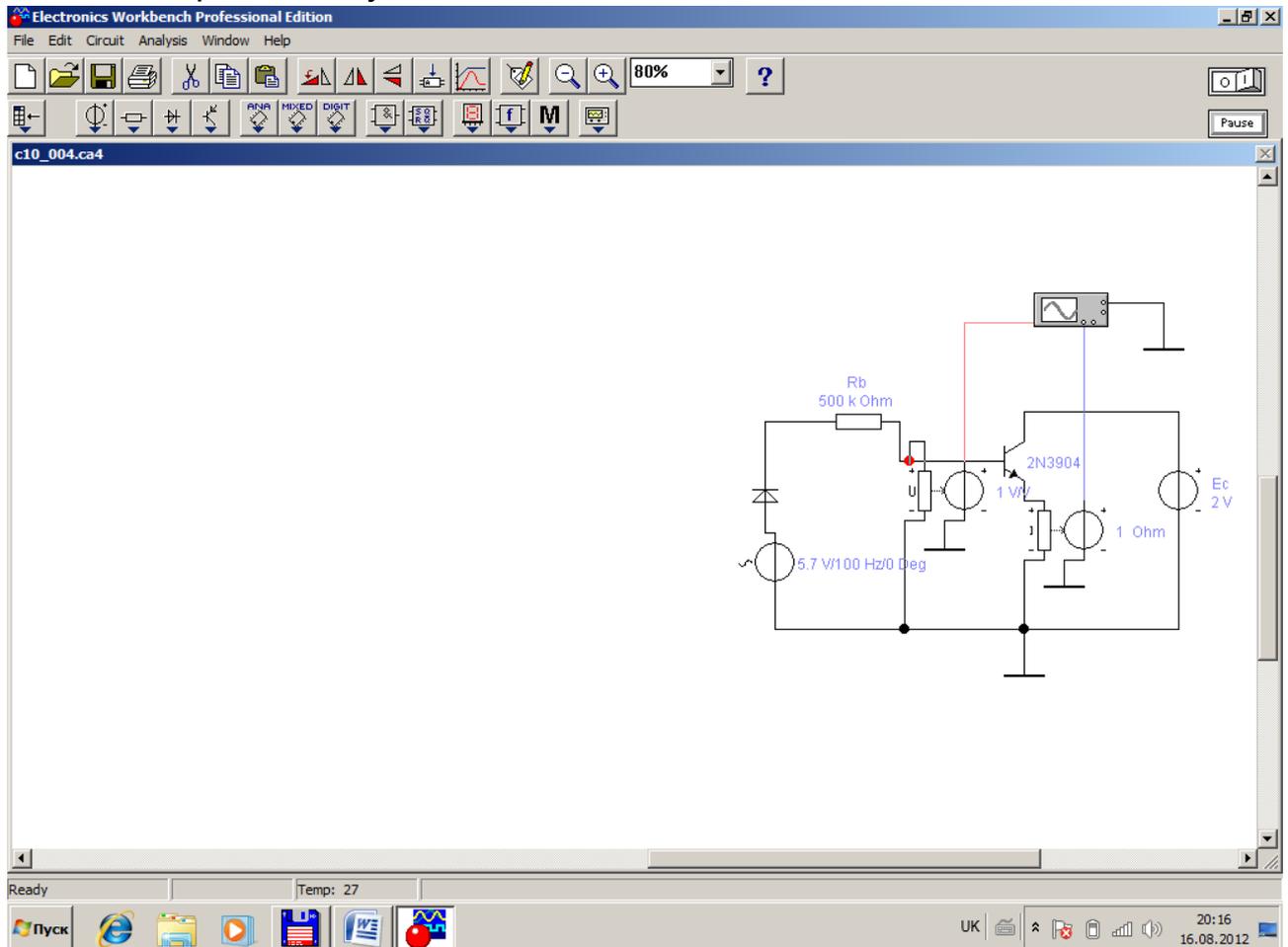


Рисунок 3.4

- 2 Включить схему. Получить входные характеристики транзистора на экране осциллографа.
- 3 По входной характеристике найти r_{β} при изменении базового тока от 10 до 30 мкА.

Эксперимент 5 Транзистор в режиме диода

1 Собрать схему

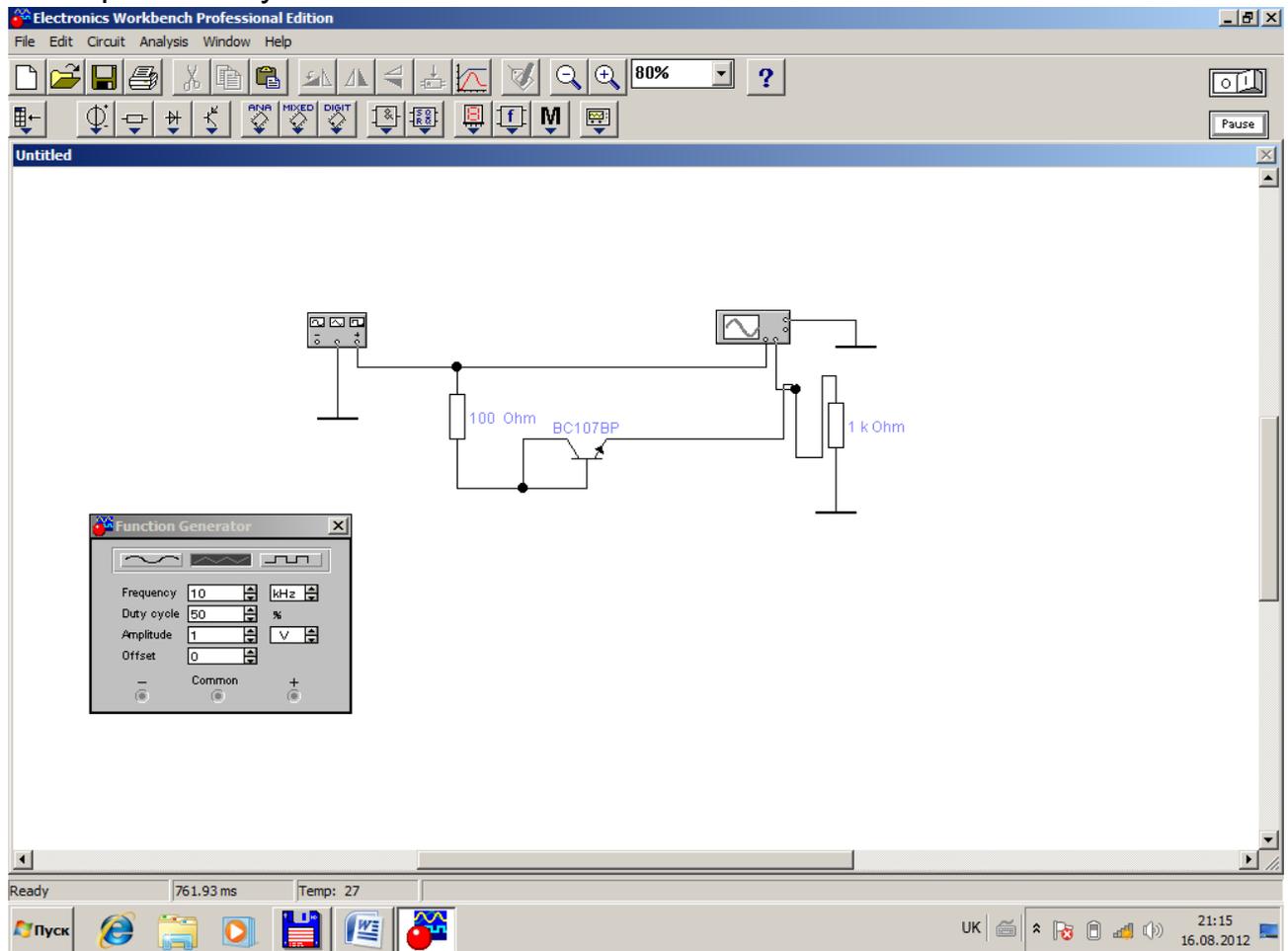
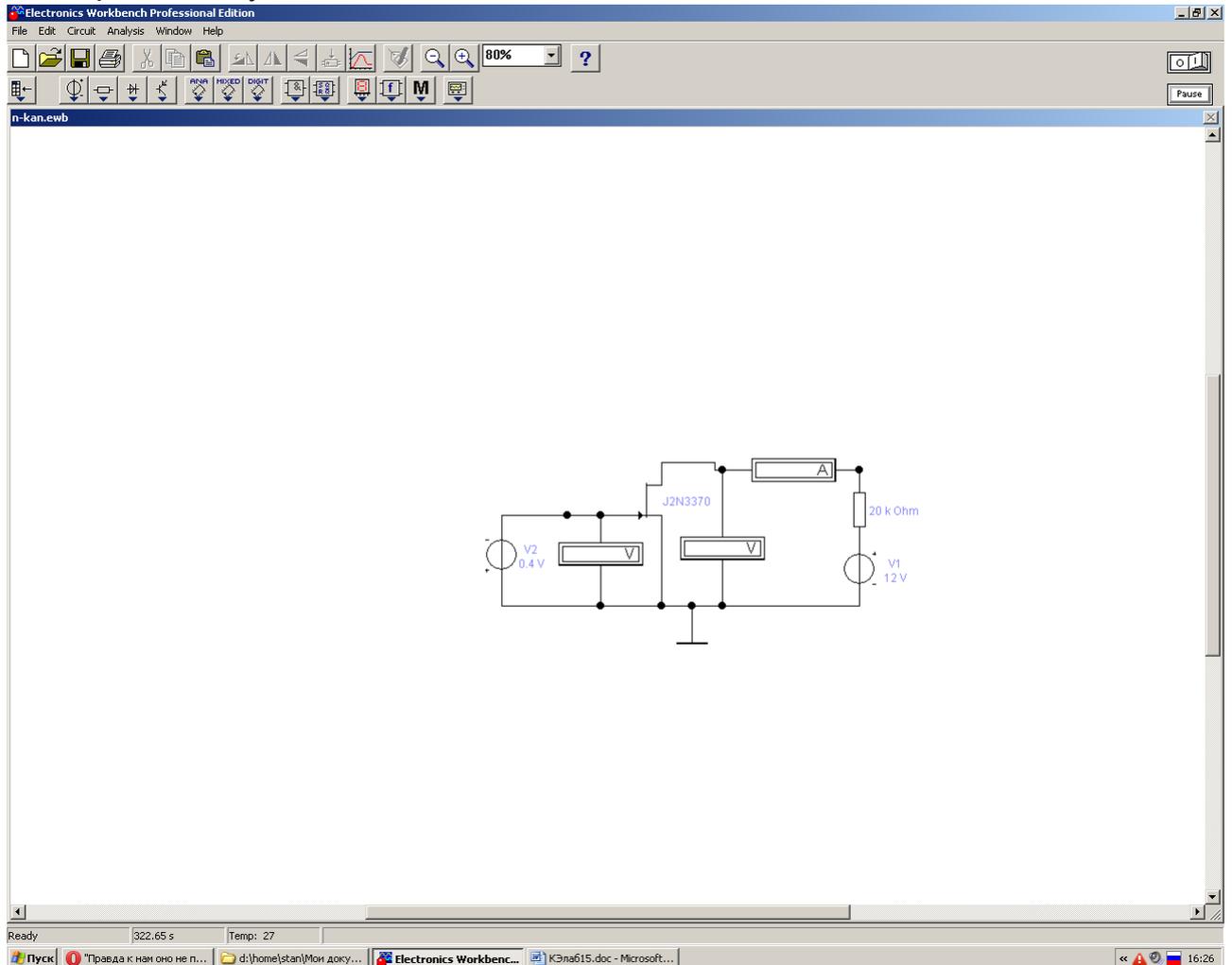


Рисунок 3.5

- 2 Включите схему. Получить ВАХ диода на экране осциллографа,

Эксперимент 6 Получение выходной характеристики униполярного (полевого) транзистора в схеме с ОИ.

1 Собрать схему



2. Меняя напряжение источников U_1 и U_2 построить выходные характеристики транзистора в координатах $I_c(U_{ис})$ при различных фиксированных $U_{зи}$.

Вопросы

1. От чего зависит ток коллектора транзистора?
2. Зависит ли статический коэффициент передачи транзистора от тока коллектора?
3. Что можно сказать по выходным характеристикам транзистора о зависимости тока коллектора от тока базы и напряжения коллектор-эмиттер?
4. Одинаково ли $r_{вх}$ в любой точке входной характеристики?
5. Одинаково ли $r_э$ при любом значении тока эмиттера?

6. В чем отличие биполярного от униполярного транзисторов?

Вариант № 4

Тема: *Транзисторные усилители и транзисторные ключи*

Цель работы: *Получить экспериментальным путем характеристики транзисторного усилителя и исследовать работу транзисторного ключа*

Ход работы:

Эксперимент 1

1. Собрать схему

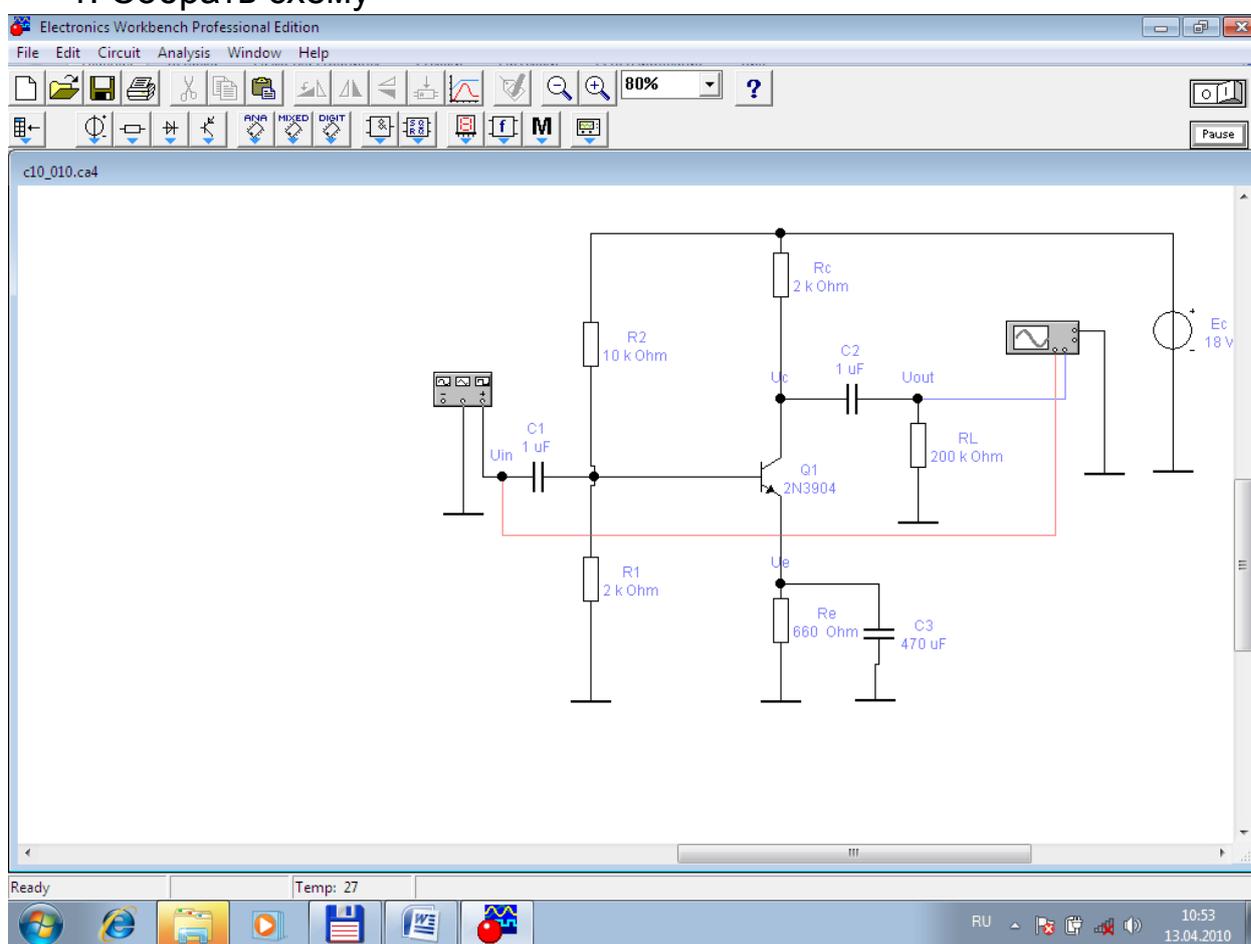


Рисунок 4.1 Схема усилителя с ОЭ.

2. Убедиться в том, что схема является усилительной. Занести соответствующие характеристики в отчет.

3. Снять АЧХ усилителя, привести в отчете АЧХ усилительного каскада, определить f_n , f_b ; коэффициент усиления транзисторного усилителя на частоте f_{cp} .

4. Исследовать влияние температуры на коэффициент усиления

5 Исследовать работу выходной разделительной емкости, подключив осциллограф к выходу усилителя и коллектору транзистора. Полученные осциллограммы привести в отчете.

Эксперимент 2

1. Собрать схему

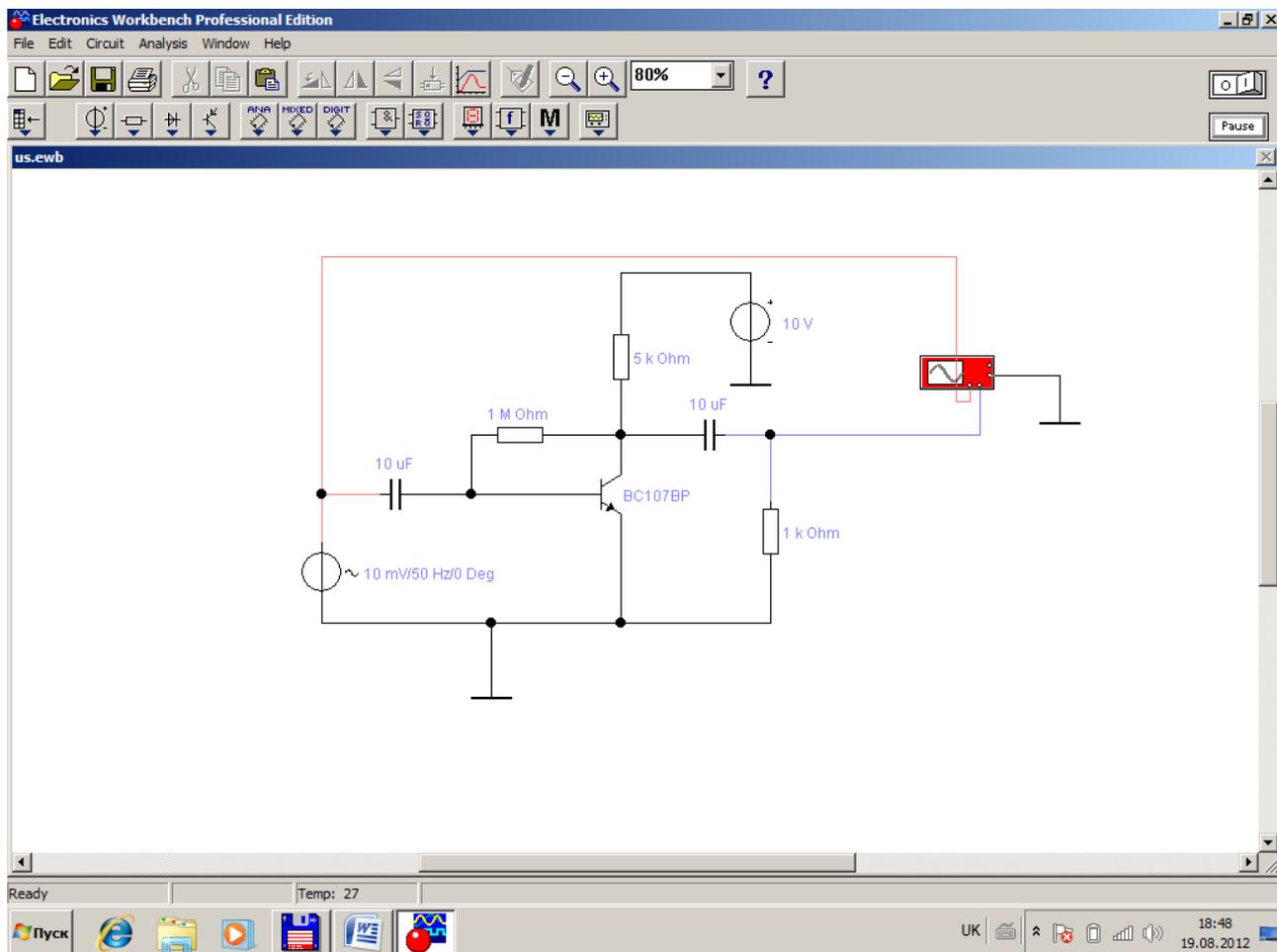


Рисунок 4.2 Схема усилителя с ОЭ

2. Убедиться в том, что схема является усилительной. Занести соответствующие характеристики в отчет.

3. Снять АЧХ усилителя, привести в отчете АЧХ усилительного каскада, определить f_n , f_B ; коэффициент усиления транзисторного усилителя на частоте f_{cp} .

4. Исследовать влияние температуры на коэффициент усиления

Эксперимент 3

1. Собрать схему

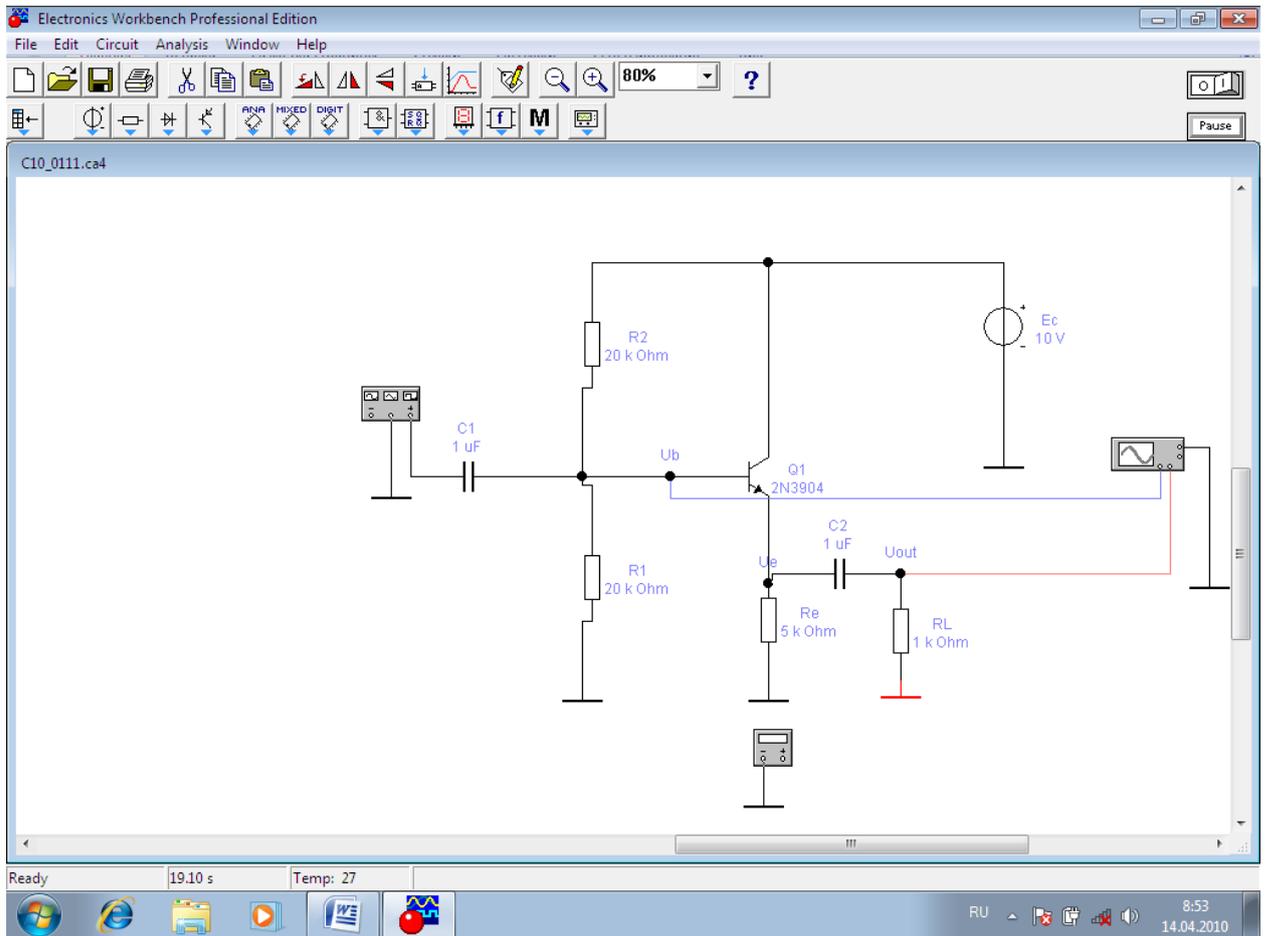


Рисунок 4.3 Схема усилителя с ОК.

2 .Включить схему и исследовать работу усилителя, определив коэффициент усиления, входное и выходное сопротивления.

Эксперимент 3

1. Собрать схему

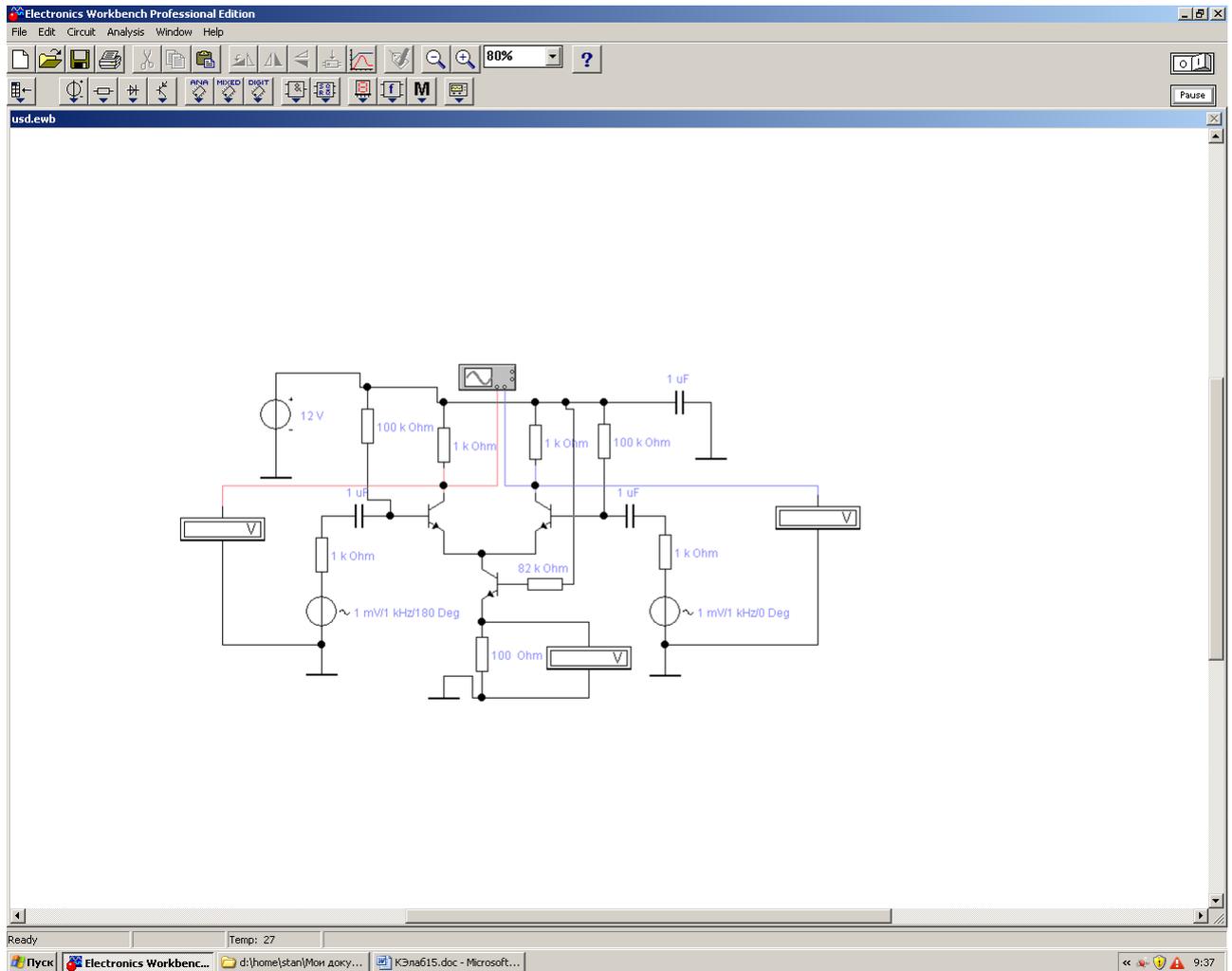


Рисунок 4.4 Схема дифференциального усилителя

2. Включить схему.
3. Исследуйте зависимость коэффициента усиления от фазового соотношения входных сигналов.
4. Постройте график полученной зависимости.

Эксперимент 4

1. Собрать схему

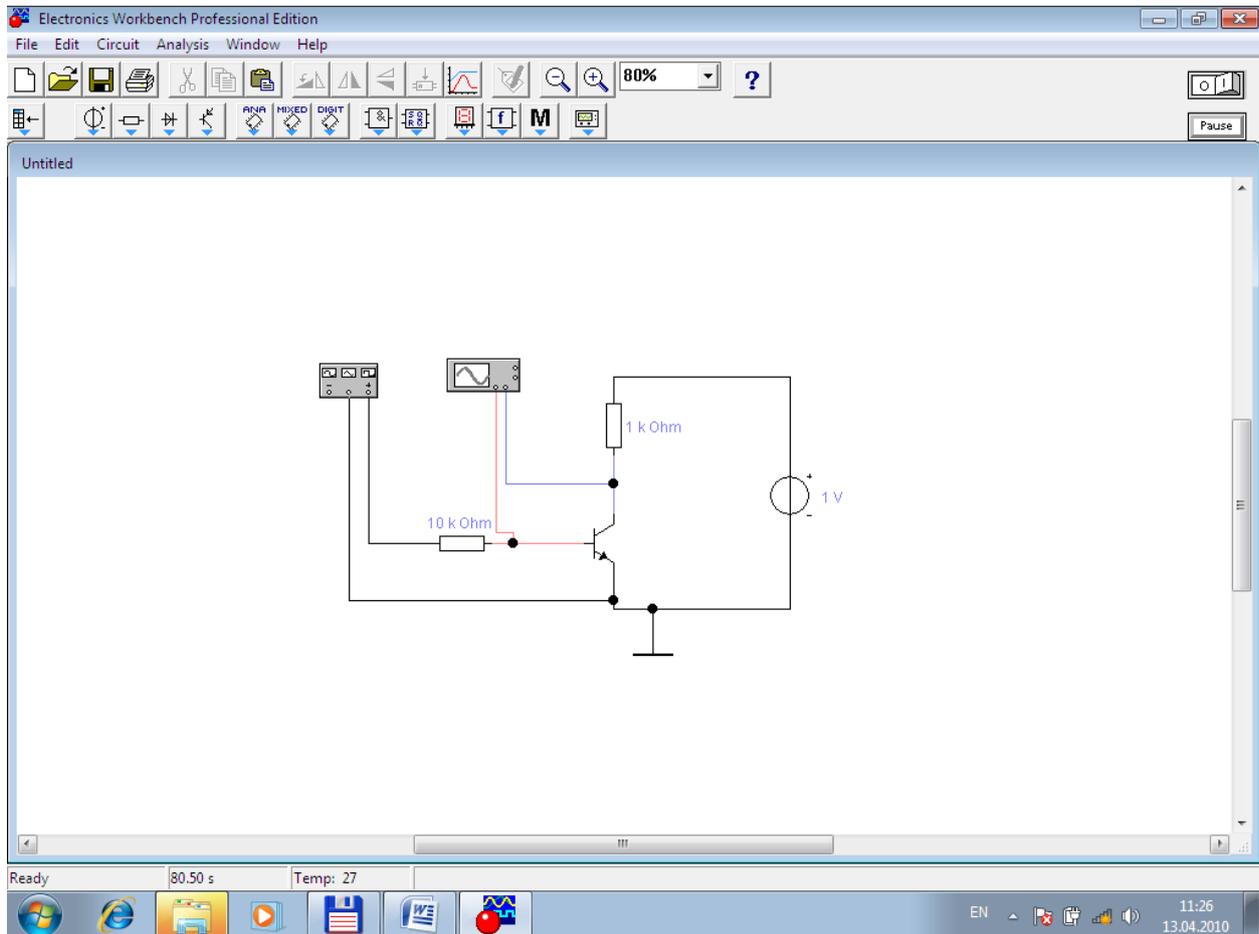


Рисунок 4.5 Схема транзисторного ключа

2. Включить схему и исследовать работу ключа на биполярном транзисторе.

3. Установить напряжение питания 10В. Исследуйте зависимость падения напряжения на открытом ключе от тока коллектора при изменении сопротивления R_k от 10 до 100 кОм.

Вопросы

1. Каково отличие практического и теоретического значений коэффициента усиления по напряжению?

2. Какова разность фаз между входным и выходным синусоидальными сигналами в усилителе с ОЭ? с ОК?

3. Как влияет входное сопротивление на коэффициент усиления по напряжению?

4. Какова связь между входным напряжением (узел $U_{вх}$) и напряжением на базе (узел $U_{б}$) при включении между ними сопротивления?

5. Каково отличие практического и теоретического значений входного сопротивления для усилителей по переменному току?

7. Какое влияние оказывает понижение сопротивления нагрузки на коэффициент усиления по напряжению?

8. Какова связь между выходным сопротивлением усилителя и сопротивлением в цепи коллектора R_k ? Как влияет сопротивление $R_э$ на коэффициент усиления по напряжению усилителя?

10. Каково отличие практического и теоретического значений напряжения U_B по постоянному току?

11. Каково отличие практического и теоретического значений напряжения $U_э$ по постоянному току?

12. Каково отличие практического и теоретического значений коэффициента усиления по напряжению усилителя с ОК? Почему значение коэффициента усиления по напряжению меньше единицы?

13. Каково отличие практического и теоретического значений входного сопротивления по переменному току усилителя с ОК? Велико ли это значение?

14. Велико ли значение выходного сопротивления усилителя с ОК?

15. Какова разность фаз входного и выходного синусоидальных сигналов?

16. В чем заключено главное достоинство схемы усилителя с ОК? В чем главное назначение этой схемы?

17. Назначение транзисторного ключа с точки зрения цифровой схемотехники.

Вариант № 5

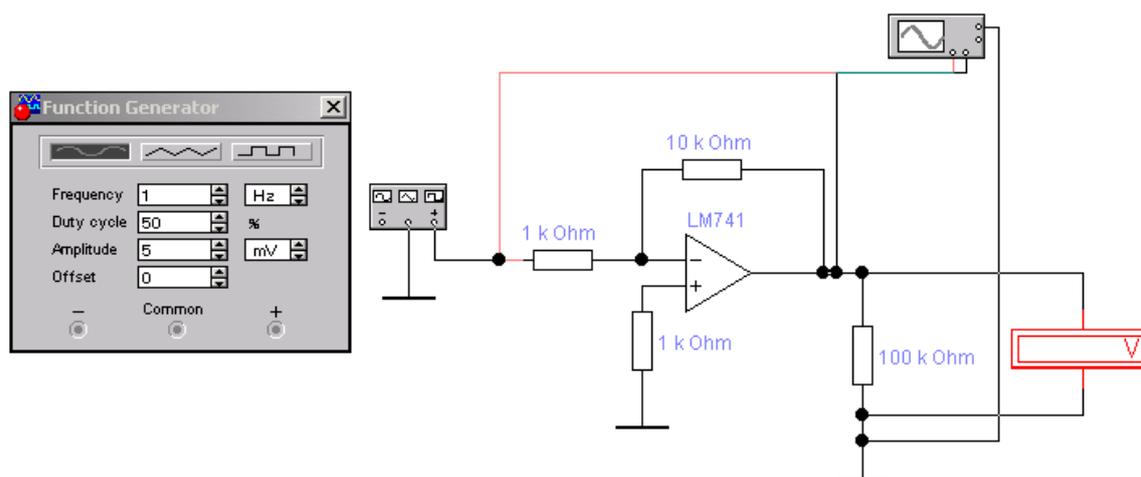
Тема: Схемы на базе операционного усилителя

Цель работы: Исследовать схемы на базе ОУ и определить их основные параметры.

Ход работы:

Эксперимент 1. Работа усилителя в режиме усиления синусоидального напряжения.

Собрать схему



Рассчитайте коэффициент усиления напряжения K_u усилителя по значениям параметров компонентов схемы. Включите схему. Измерьте амплитуду входного $U_{вх}$ и выходного $U_{вых}$ синусоидального напряжения, постоянную составляющую выходного напряжения $U_{0вых}$ и разность фаз между входным и выходным напряжением. По результатам измерений вычислите коэффициент усиления по напряжению K_u усилителя. Результаты занесите в отчет.

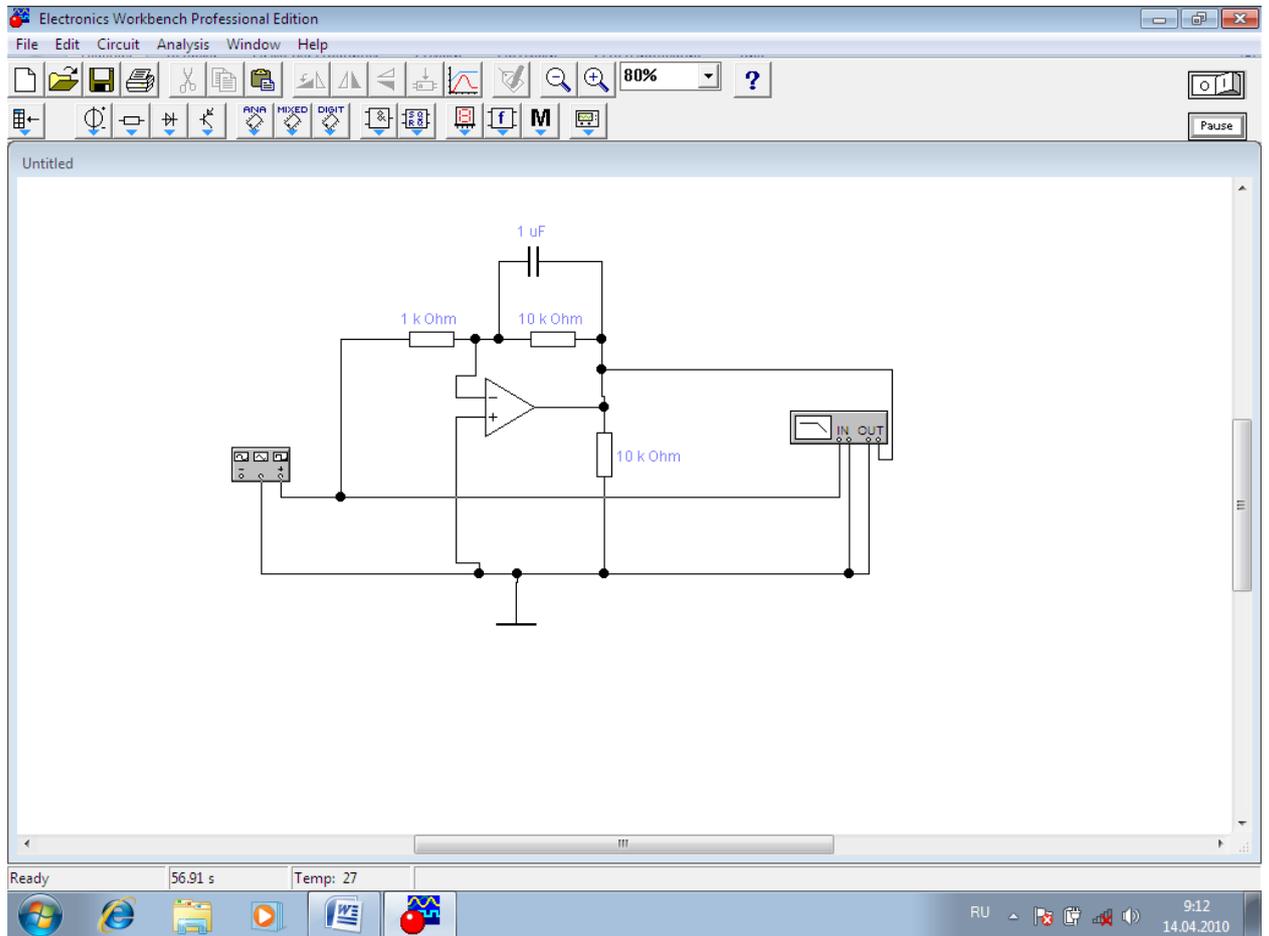
Используя значение входного напряжения смещения $U_{см}$ полученное в эксперименте 1 и найденное значение коэффициента усиления, вычислите постоянную составляющую выходного напряжения $U_{0вых}$. Результаты вычислений также занесите в отчет.

Эксперимент 2. Исследование влияния параметров схемы на режим её работы.

Установите значение сопротивления R_1 равным 10 кОм, амплитуду синусоидального напряжения генератора - 100 мВ. Включите схему. Для новых параметров мы повторите все измерения и вычисления эксперимента 5. Результаты занесите в отчет.

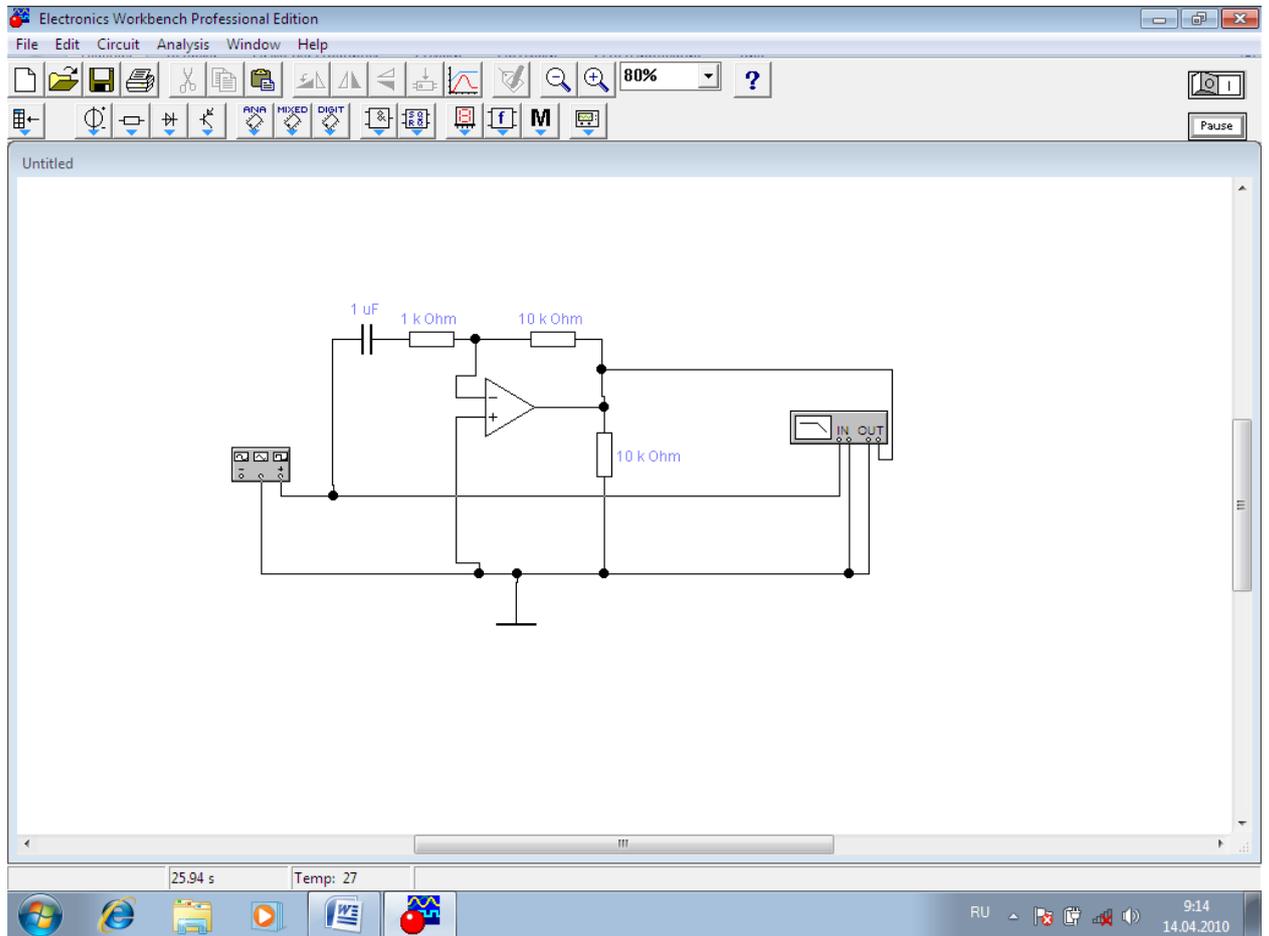
Эксперимент 3 Исследовать работу активных фильтров на операционном усилителе

Собрать схему ФНЧ



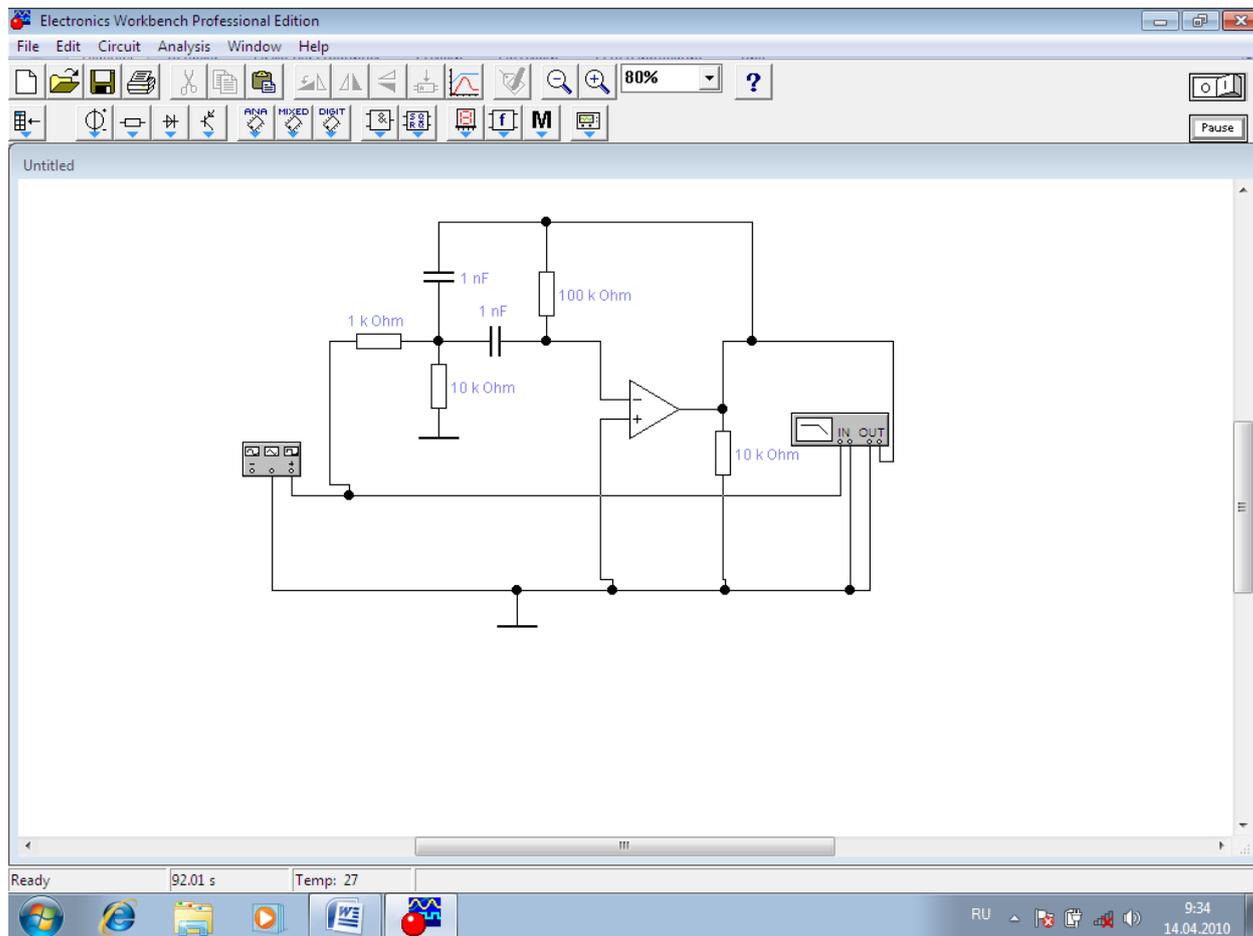
Получить амплитудно-частотную характеристику и фазово-частотную характеристику ФНЧ и объяснить их поведение. Определить частоту среза.

Собрать схему ФВЧ



Получить амплитудно-частотную характеристику и фазово-частотную характеристику ФВЧ . Объяснить их поведение. Определить частоту среза.

Собрать схему полосового фильтра



Получить амплитудно-частотную характеристику и фазово-частотную характеристику полосового фильтра и объяснить их поведение. Определить полосу пропускания

Вопросы

1. Какие параметры схемы (эксперимент 1) влияют на ее коэффициент усиления?
2. Как влияет коэффициент усиления (эксперимент 1) на постоянную составляющую выходного напряжения?
3. Особенности активных фильтров по сравнению с пассивными (см лабораторную работу №1).

Вариант № 6

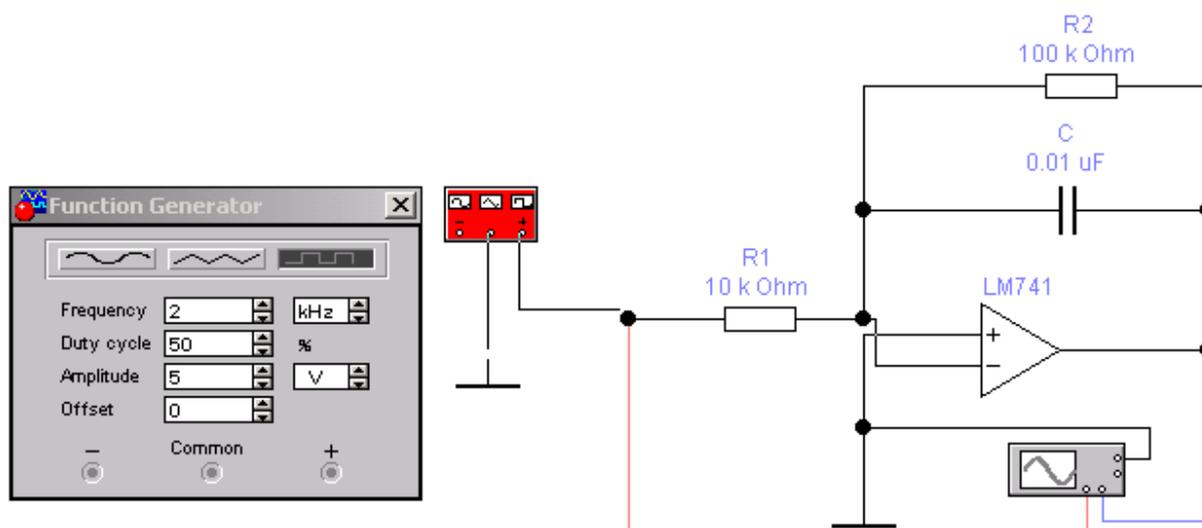
Тема: *Изучение аналоговых вычислительных схем на основе операционного усилителя*

Цель работы: *Исследовать работу аналоговых вычислительных схем на основе ОУ.*

Ход работы:

Эксперимент 1. Переходный процесс в схеме интегратора.

Соберите и включите схему. Зарисуйте осциллограммы входного и выходного напряжения схемы при подаче на вход напряжения в виде последовательности прямоугольных импульсов в отчет. Измерьте амплитуду входного напряжения и определите по осциллограмме скорость изменения выходного напряжения. Для установившегося процесса измерьте амплитуду выходного напряжения. Результаты запишите в отчет.



Эксперимент 2. Влияние амплитуды входного напряжения на переходный процесс в схеме интегратора.

В схеме интегратора установите амплитуду генератора равной 2 В. Включите схему. Зарисуйте осциллограммы входного и выходного напряжения в отчете. Измерьте амплитуду входного напряжения и определите по осциллограмме скорость изменения выходного напряжения. Сравните осциллограммы выходного напряжения, полученного в этом предыдущем экспериментах. Для установившегося процесса измерьте амплитуду выходного напряжения. Результаты занесите в отчет.

Эксперимент 3. Влияние параметров схемы на переходный процесс в схеме интегратора.

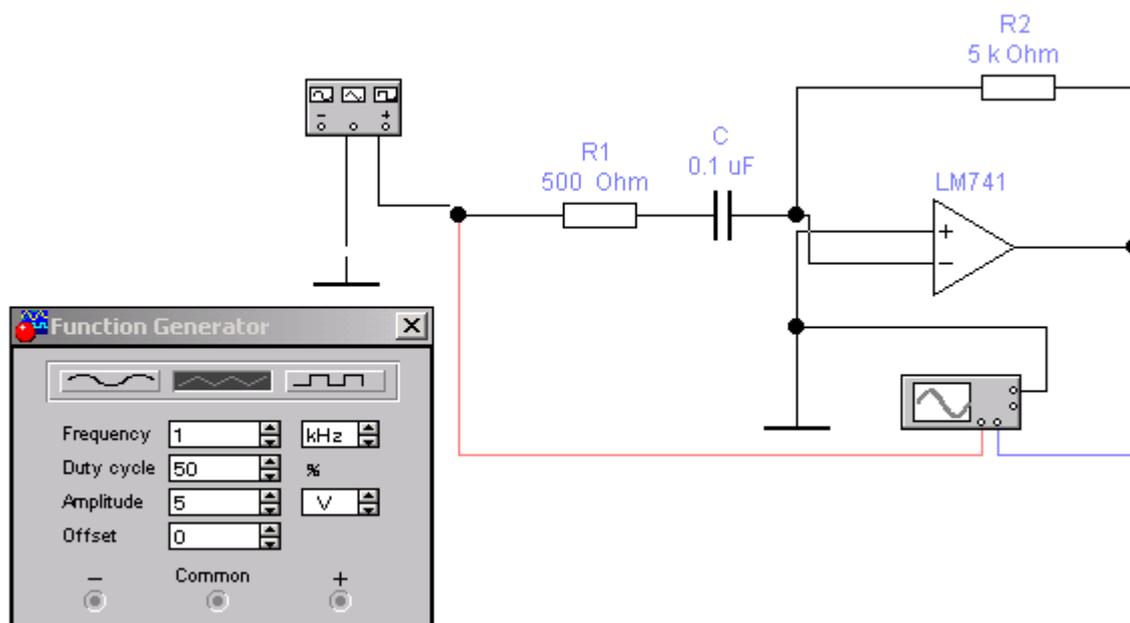
а). В схеме установите сопротивление R_1 равным 5 кОм, амплитуду генератора 5В. Включите схему. Зарисуйте осциллограммы входного и выходного напряжения в отчет. Запишите амплитуду входного напряжения и определите по осциллограмме скорость изменения выходного напряжения в начале процесса, сравните осциллограмму выходного напряжения, полученную в данном эксперименте с осциллограммой, полученной в эксперименте 1.

б). В схеме установите емкость конденсатора равной 0.02 мкФ. Включите схему. Зарисуйте осциллограммы входного и выходного напряжения в отчет. Запишите амплитуду входного напряжения и определите по осциллограмме скорость изменения выходного напряжения в начале процесса. Сравните осциллограмму выходного напряжения, полученную в данном эксперименте, с осциллограммой, полученной в эксперименте 1.

Эксперимент 4. Переходный процесс в схеме дифференциатора на ОУ.

а). Соберите и включите схему. Зарисуйте осциллограммы входного и выходного напряжения в отчет. По полученным осциллограммам определите скорость изменения входного напряжения и амплитуду выходного напряжения, результат запишите в отчет.

б). По заданным параметрам схемы и найденному значению скорости изменения входного напряжения рассчитайте амплитуду выходного напряжения. Результат запишите в отчет.



Эксперимент 5. Влияние частоты входного напряжения на выходное напряжение дифференциатора.

а). В схеме установите частоту генератора равной 2 кГц. Включите схему. Зарисуйте осциллограммы входного и выходного напряжения в отчет.

По полученным осциллограммам определите скорость изменения входного напряжения и амплитуду выходного напряжения. Результаты запишите в отчет.

б). По заданным параметрам схемы и найденному значению скорости изменения входного напряжения рассчитайте амплитуду выходного напряжения. Результат запишите в отчет.

Эксперимент 6. Влияние сопротивления в цепи обратной связи на выходное напряжение дифференциатора.

а). В схеме восстановите начальную частоту генератора, а величину сопротивления в цепи обратной связи установите равной 10 кОм. Включите схему. Зарисуйте осциллограммы входного и выходного напряжения в отчет. По полученным осциллограммам определите скорость изменения входного напряжения и амплитуду выходного напряжения. Результат запишите в отчет.

б). По заданным параметрам схемы и найденному значению скорости изменения входного напряжения рассчитайте амплитуду выходного напряжения. Результат запишите в отчет.

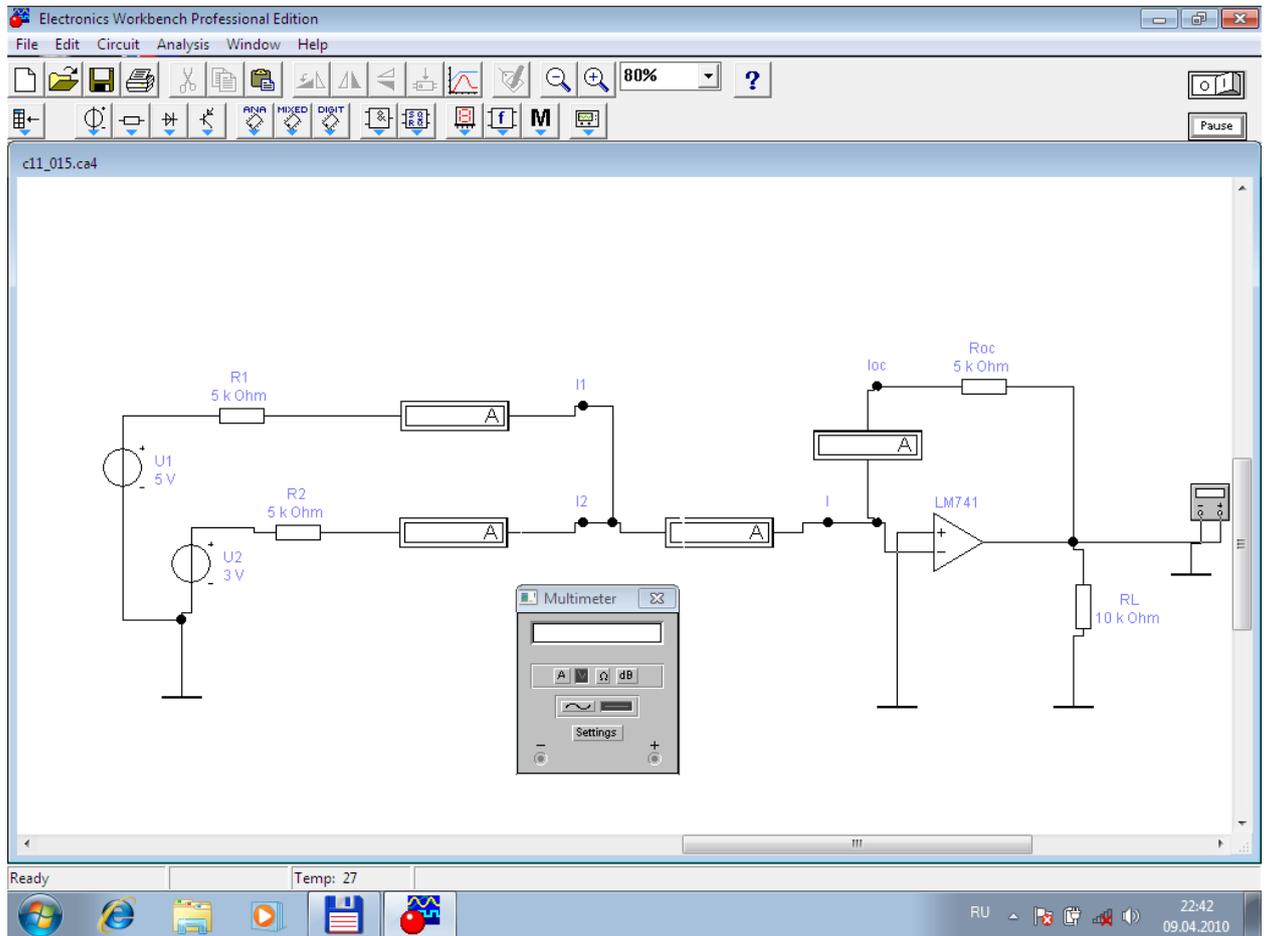
Эксперимент 7. Влияние емкости конденсатора на выходное напряжение дифференциатора.

а). В схеме восстановите первоначальные значения параметров схемы, а величину емкости конденсатора установите равной 0.5 мкФ. Включите схему. После установления процесса зарисуйте осциллограммы входного и выходного напряжения в отчет. По полученным осциллограммам определите скорость изменения входного напряжения и амплитуду выходного напряжения. Результат запишите в отчет. Сравните осциллограмму выходного напряжения, полученную в данном эксперименте, с осциллограммой, полученной в предыдущем эксперименте.

б). По заданным параметрам схемы и найденному значению скорости изменения входного напряжения рассчитайте амплитуду выходного напряжения. Результат запишите в отчет.

Эксперимент 8 Исследовать работу сумматора на операционном усилителе

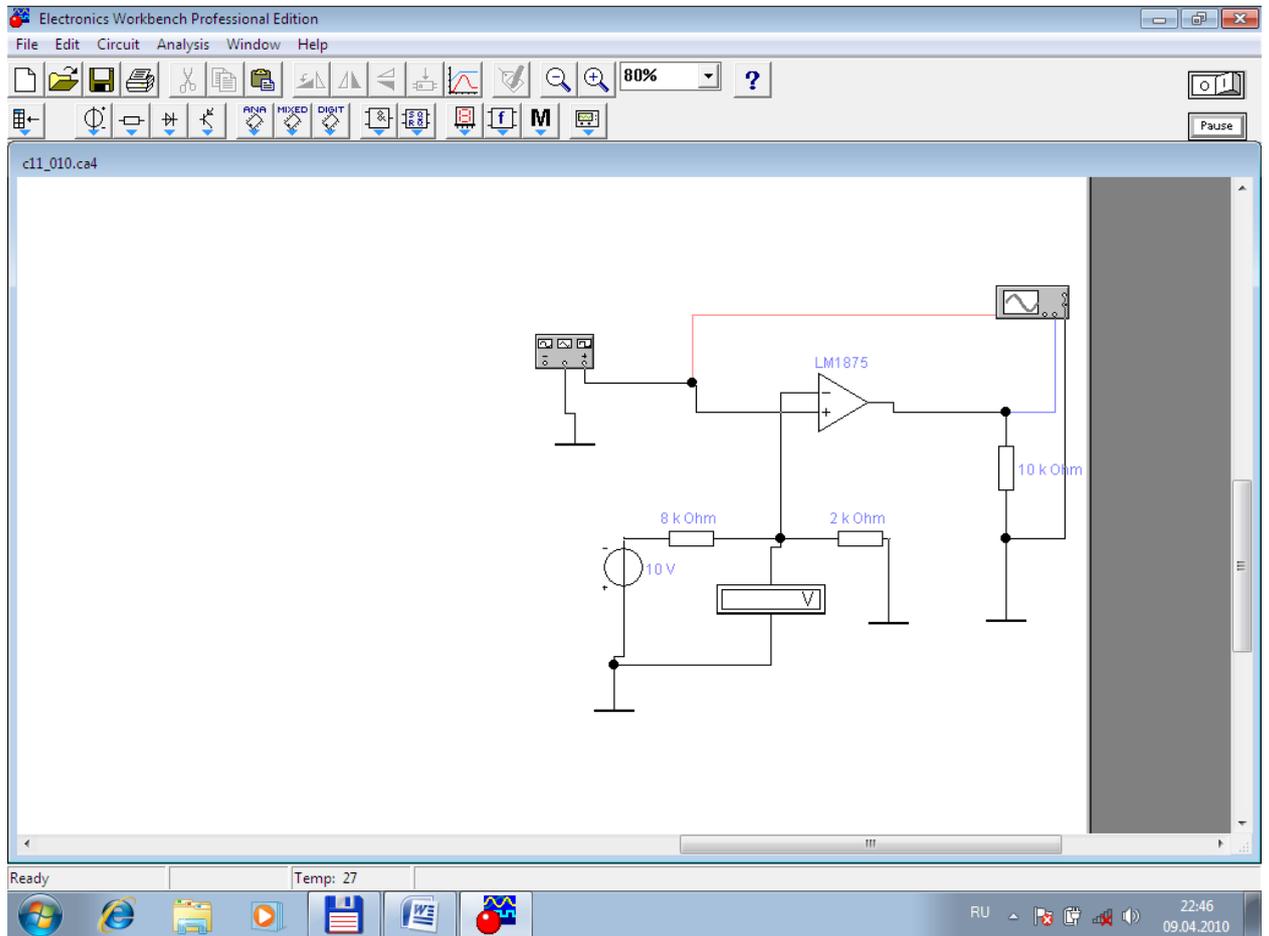
Собрать схему сумматора



Изменяя входные напряжения проверьте правильность работы схемы. Результаты в виде таблицы занесите в отчёт.

Эксперимент 9 Исследовать работу аналогового компаратора на операционном усилителе

Собрать схему компаратора



Включите схему. Получите осциллограмму вход-выход и определите пороговое напряжение.

Вопросы

4. Почему схема эксперимента 4 является дифференцирующим каскадом?
5. От параметров каких компонентов схемы эксперимента 4 зависит величина выходного напряжения при подаче на вход линейно изменяющегося напряжения?
6. Зависит ли выходное напряжение дифференцирующего каскада от скорости изменения входного напряжения? Пояснить.
7. Зависит ли выходное напряжение дифференцирующего каскада от величины сопротивления в цепи обратной связи?
8. Зависит ли выходное напряжение дифференцирующего каскада эксперимента 4 от емкости конденсатора C ?
9. Почему выходное напряжение дифференцирующего каскада пропорционально отрицательному значению производной входного напряжения?
10. Опишите работу сумматора на ОУ.
11. Опишите работу аналогового компаратора на ОУ.

Вариант № 7

Тема: Источники питания и стабилизаторы напряжения

Цель работы: *Исследовать предлагаемые схемы источников питания и стабилизаторов напряжения*

Ход работы:

Эксперимент 1. 1.Собрать схемы согласно рисунков 7.1 – 7.3. Все приборы взять из библиотеки реальных компонент.

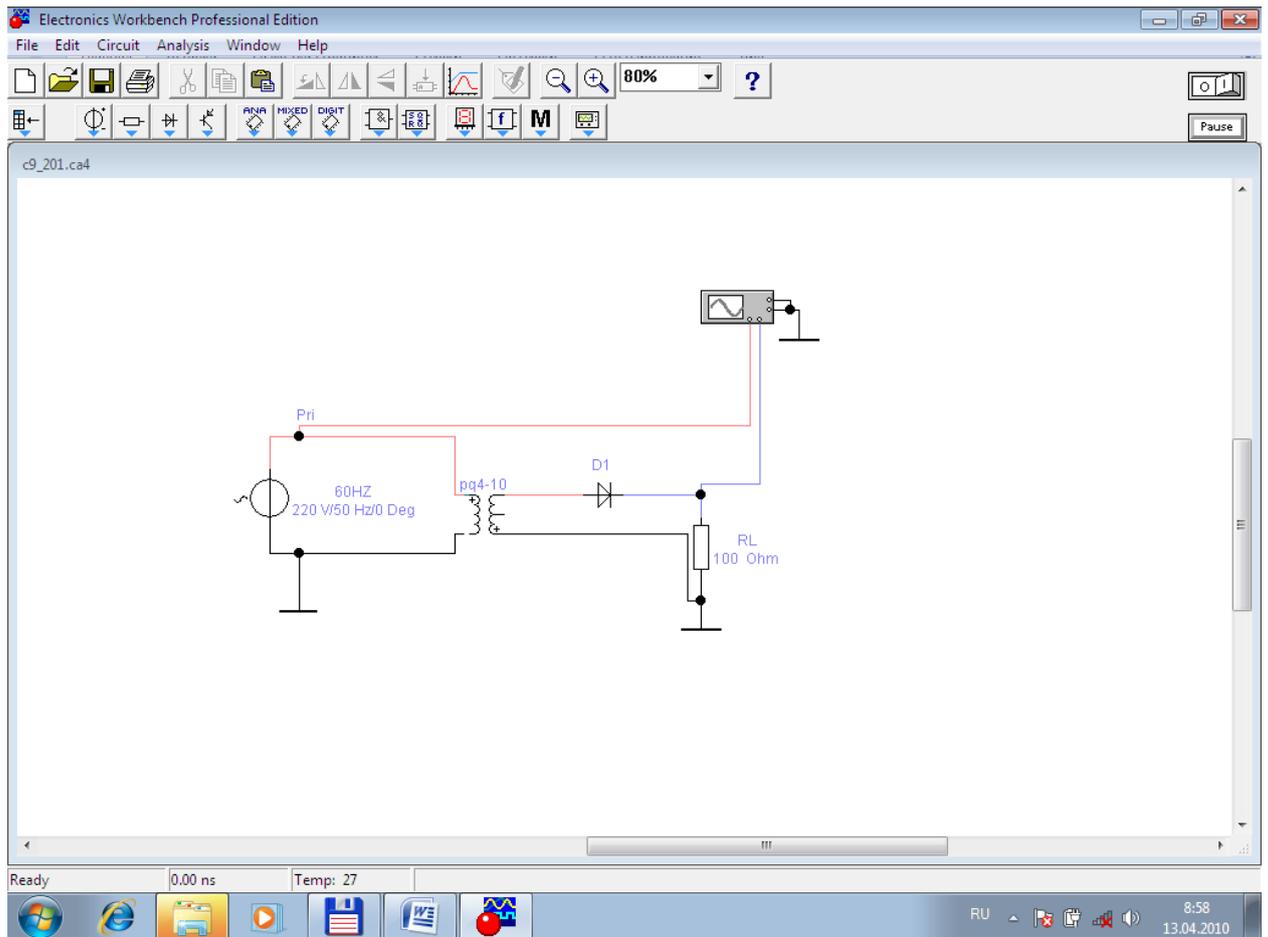


Рисунок 7.1

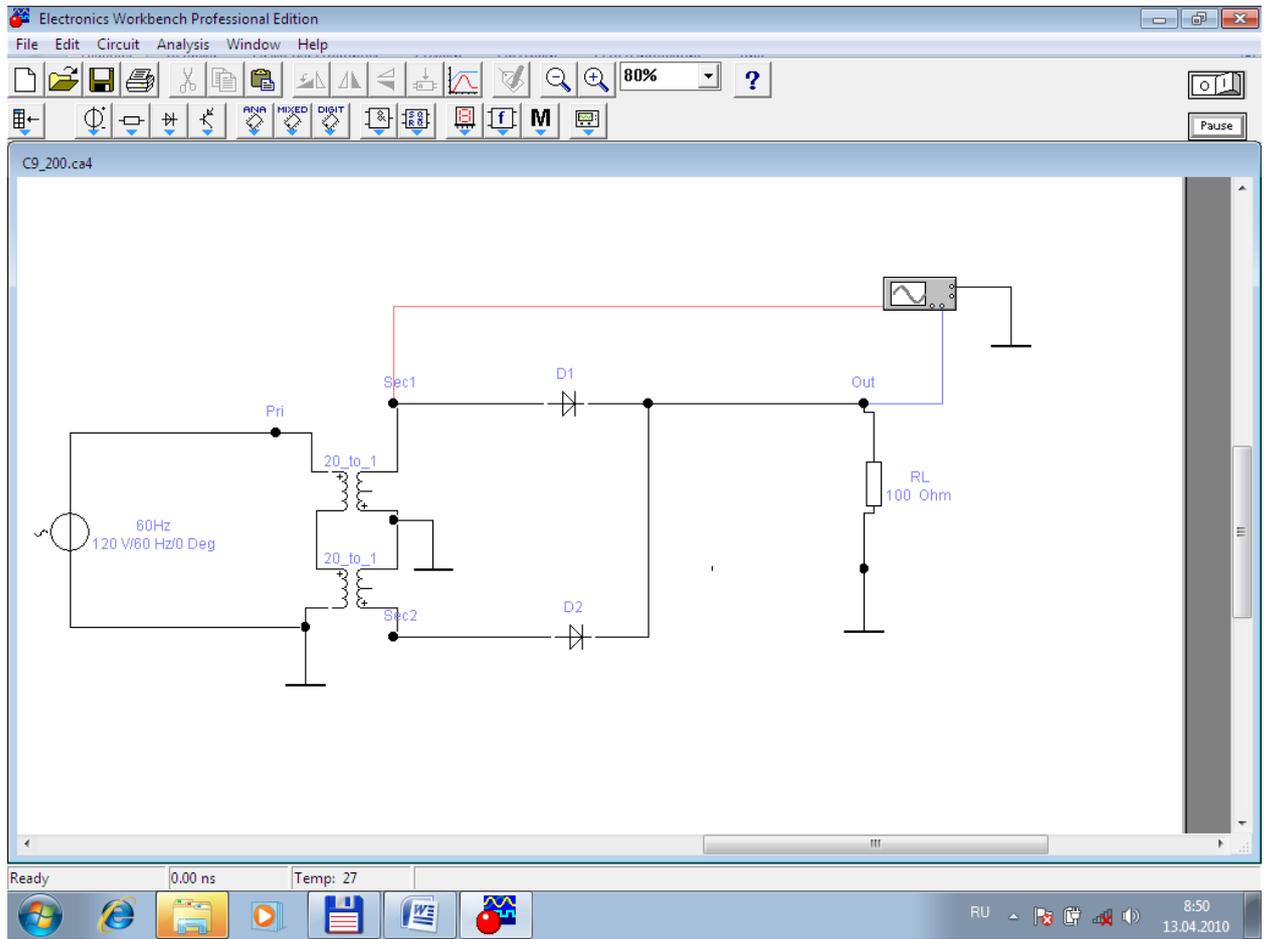


Рисунок 7.2

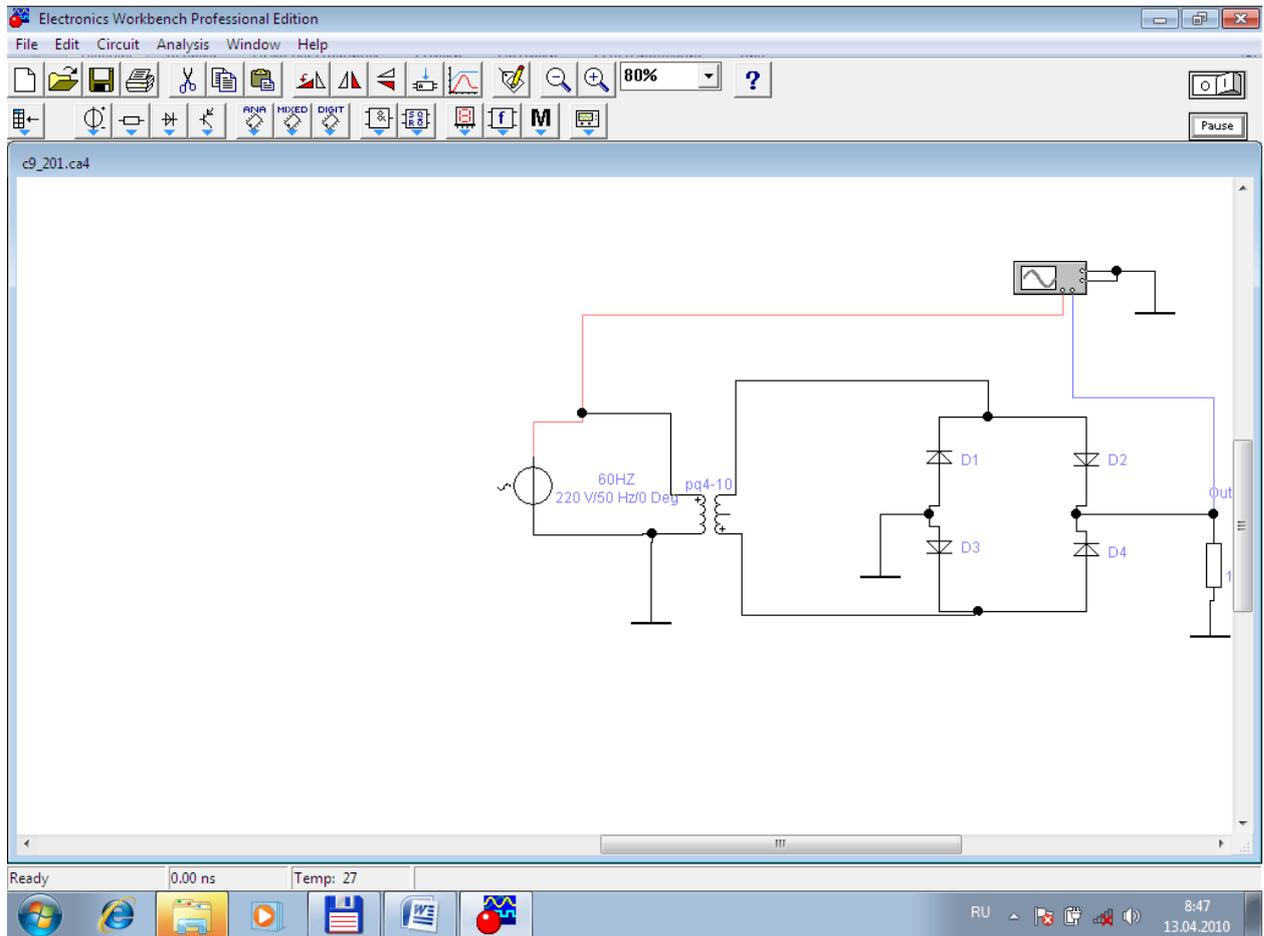


Рисунок 7.3

2. С помощью осциллографа измерить зависимость напряжения от времени в точке 1 и 2. Результат зарисовать в отчет.

3. Добавить в схему ёмкостной фильтр и изменяя значение его ёмкости исследовать выходной сигнал. Объяснить результаты.

Эксперимент 2.

1.Собрать схему параметрического стабилизатора напряжения согласно рисунка 7.4. Все приборы взять из библиотеки реальных компонентов.

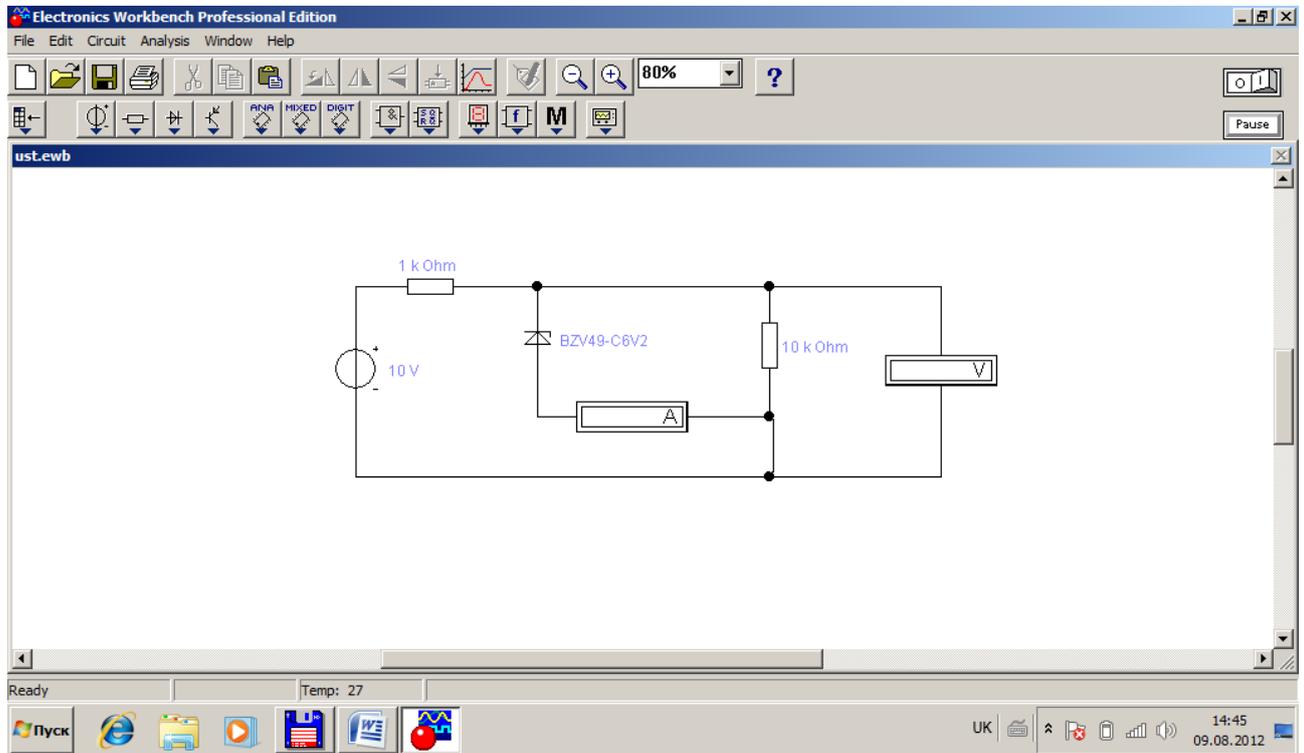


Рисунок 7.4

2. Исследовать работу схемы, изменяя входное напряжение от 4 до 10в.

Эксперимент 3.

- 1.Собрать схему регулируемого стабилизированного источника питания согласно рисунка 7.5. Все приборы взять из библиотеки реальных компонент.

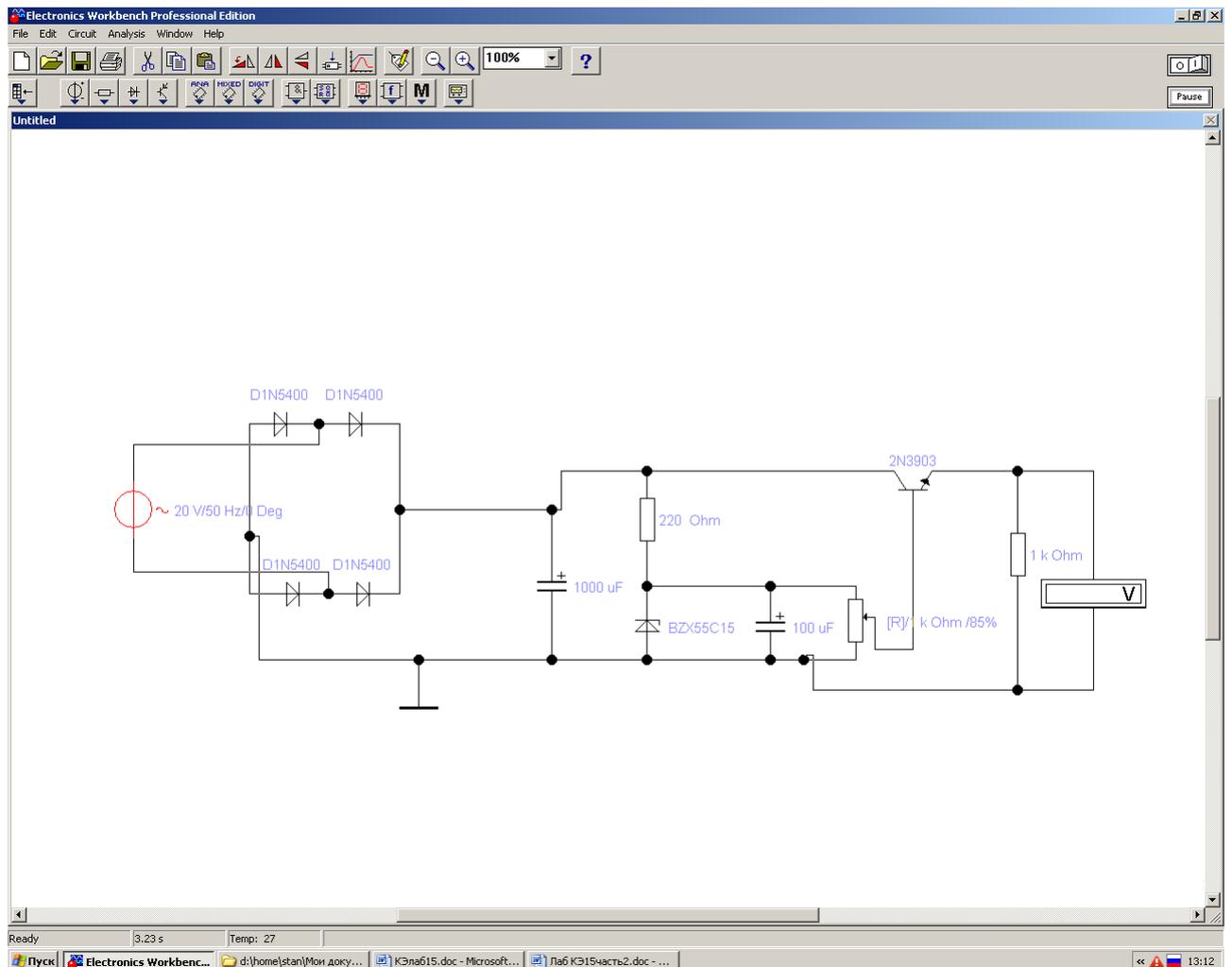


Рисунок 7.5

2. Экспериментально определить пределы регулировки напряжения.
3. Экспериментально определить диапазон входного напряжения при котором источник является стабилизированным

Вопросы

1. По осциллограммам выходного напряжения, определите, осуществляет ли выпрямительный мост однополупериодное или двуполупериодное выпрямление?
- 2 Как различаются переменные составляющие напряжений на входе и выходе выпрямительного моста?
- 3 Чем отличаются выходные напряжения в схемах с выпрямительным мостом и двуполупериодным выпрямителем с отводом от средней точки трансформатора?
- 4 Сравните максимальные обратные напряжения на диодах для схем выпрямительного моста и двуполупериодного выпрямителя с отводом средней точки трансформатора.
- 5 Одинаковы ли среднее значение выходного напряжения U_d (постоянная составляющая) выпрямительного моста и двуполупериодного выпрямителя?

- 6 Одинаковы ли частоты входного и выходного напряжения выпрямительного моста? Как они соотносятся с частотами входного и выходного напряжений двуполупериодного выпрямителя?
- 7 Превышает ли максимальное обратное напряжение U_{\max} на диоде мостового выпрямителя значение, предельно допустимое для диода?
- 8 Одинаковы ли среднее значение выходного напряжения U_d в схеме выпрямительного моста, вычисленное по формуле и измеренное с помощью мультиметра?
- 9 По осциллограммам выходного напряжения, определите, осуществляет ли выпрямительный мост однополупериодное или двуполупериодное выпрямление?
- 10 Как различаются переменные составляющие напряжений на входе и выходе выпрямительного моста?
- 11 Чем отличаются выходные напряжения в схемах с выпрямительным мостом и двуполупериодным выпрямителем с отводом от средней точки трансформатора?
- 12 Сравните максимальные обратные напряжения на диодах для схем выпрямительного моста и двуполупериодного выпрямителя с отводом средней точки трансформатора.
- 13 Одинаковы ли среднее значение выходного напряжения U_d (постоянная составляющая) выпрямительного моста и двуполупериодного выпрямителя?
- 14 Одинаковы ли частоты входного и выходного напряжения выпрямительного моста? Как они соотносятся с частотами входного и выходного напряжений двуполупериодного выпрямителя?
- 15 Превышает ли максимальное обратное напряжение U_{\max} на диоде мостового выпрямителя значение, предельно допустимое для диода?
- 16 Одинаковы ли среднее значение выходного напряжения U_d в схеме выпрямительного моста, вычисленное по формуле и измеренное с помощью мультиметра?
- 17 Назначение стабилитрона, его ВАХ и схема включения.

Вариант № 8

Тема: *Генераторы*

Цель работы: *Исследовать схемы различных генераторов и влияние на их работу параметров частотоподающих цепей*

Эксперимент 1 Исследовать работу генератора Колпитца

1. Собрать схему

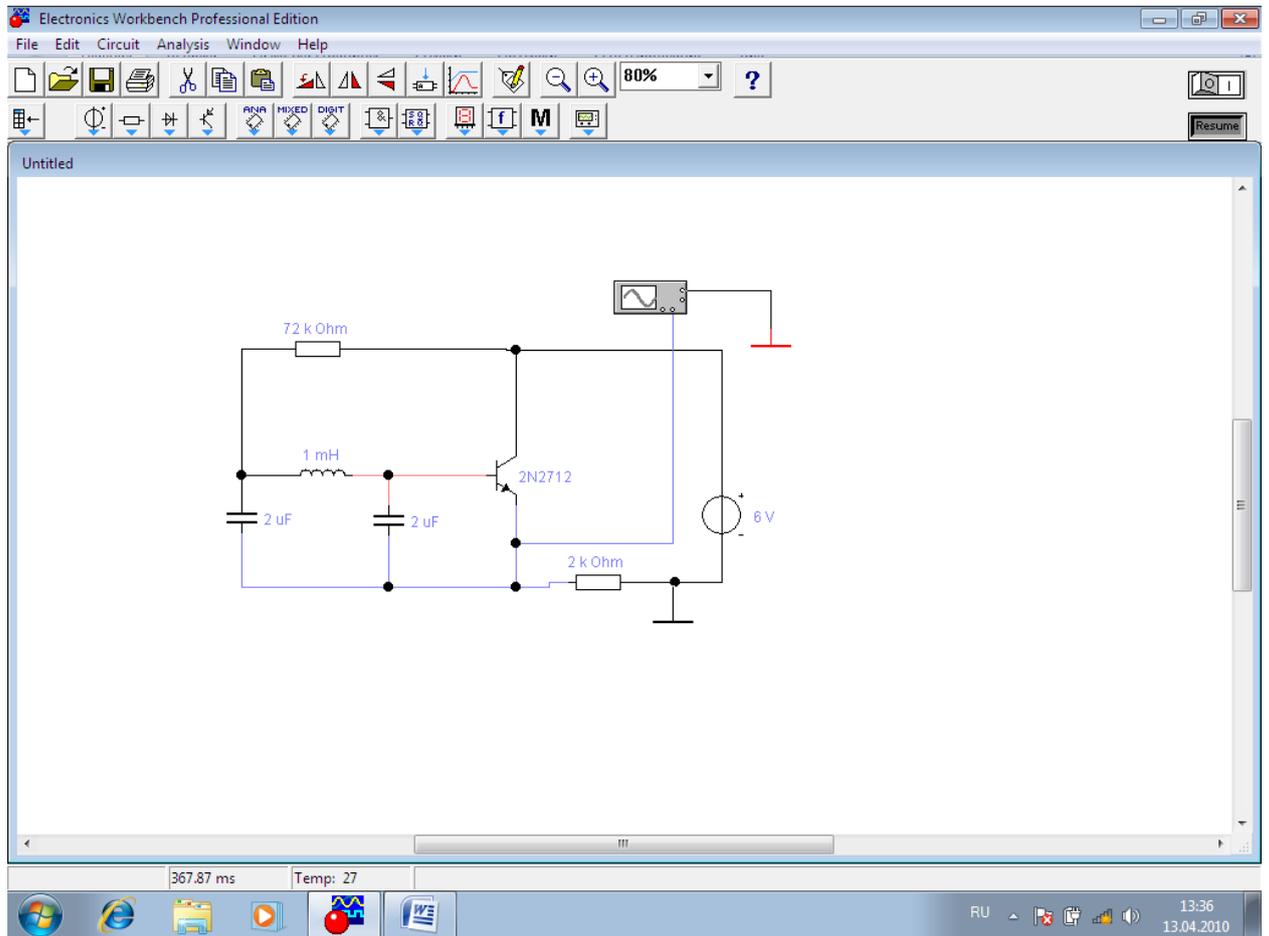


Рисунок 8.1

2. Включить схему. Получить осциллограмму выходного сигнала и определить его параметры.

3. Меняя номинальные значения параметров частотообразующей цепи исследовать их влияние на параметры выходного сигнала.

4. Исследуйте влияние температуры на стабильность частоты.

Эксперимент 2 Исследовать работу генератора прямоугольных импульсов

2. Собрать схему

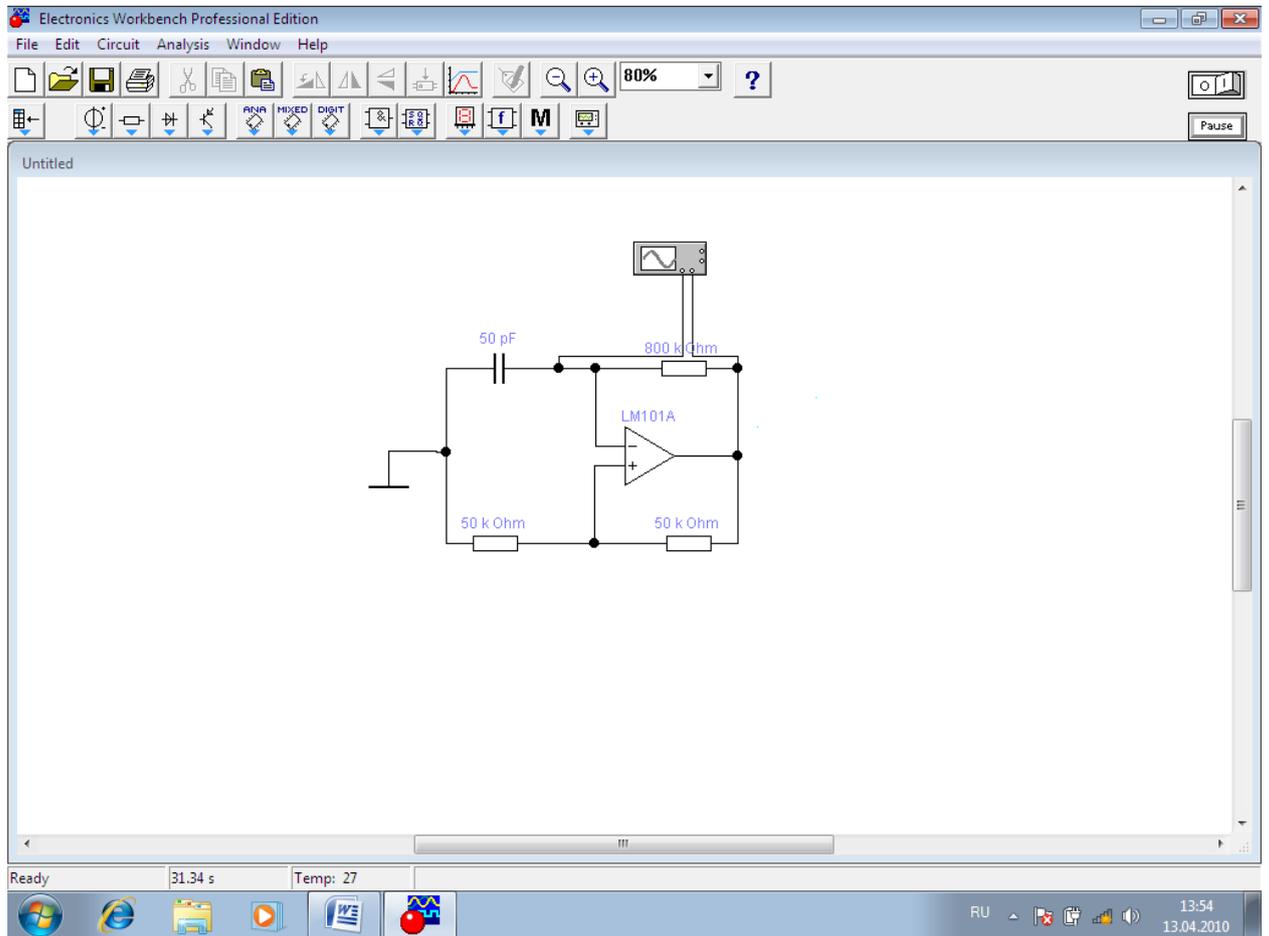


Рисунок 8.2

2. Включить схему. Получить осциллограмму выходного сигнала и определить его параметры.

3. Меняя номинальные значения параметров частотообразующей цепи исследовать их влияние на параметры выходного сигнала.

4. Исследуйте влияние температуры на стабильность частоты.

Эксперимент 3 Исследовать работу генератора Колпитца стабилизированного кварцевым резонатором

1. Собрать схему

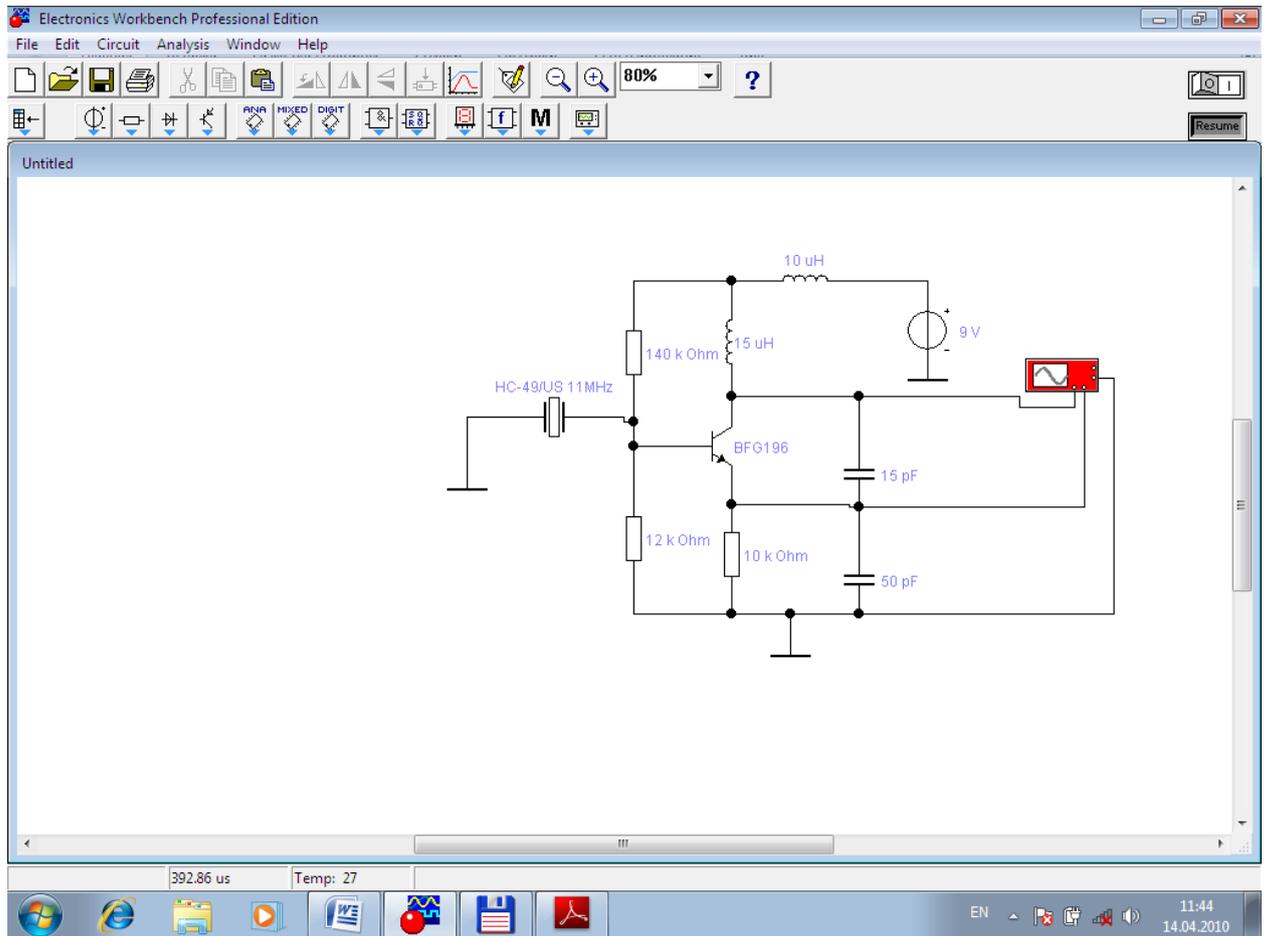


Рисунок 8.3

2. Включить схему. Получить осциллограмму выходного сигнала и определить его параметры.
3. Исследуйте влияние температуры на стабильность частоты.

Эксперимент 4 Исследовать работу мультивибратора

1. Собрать схему

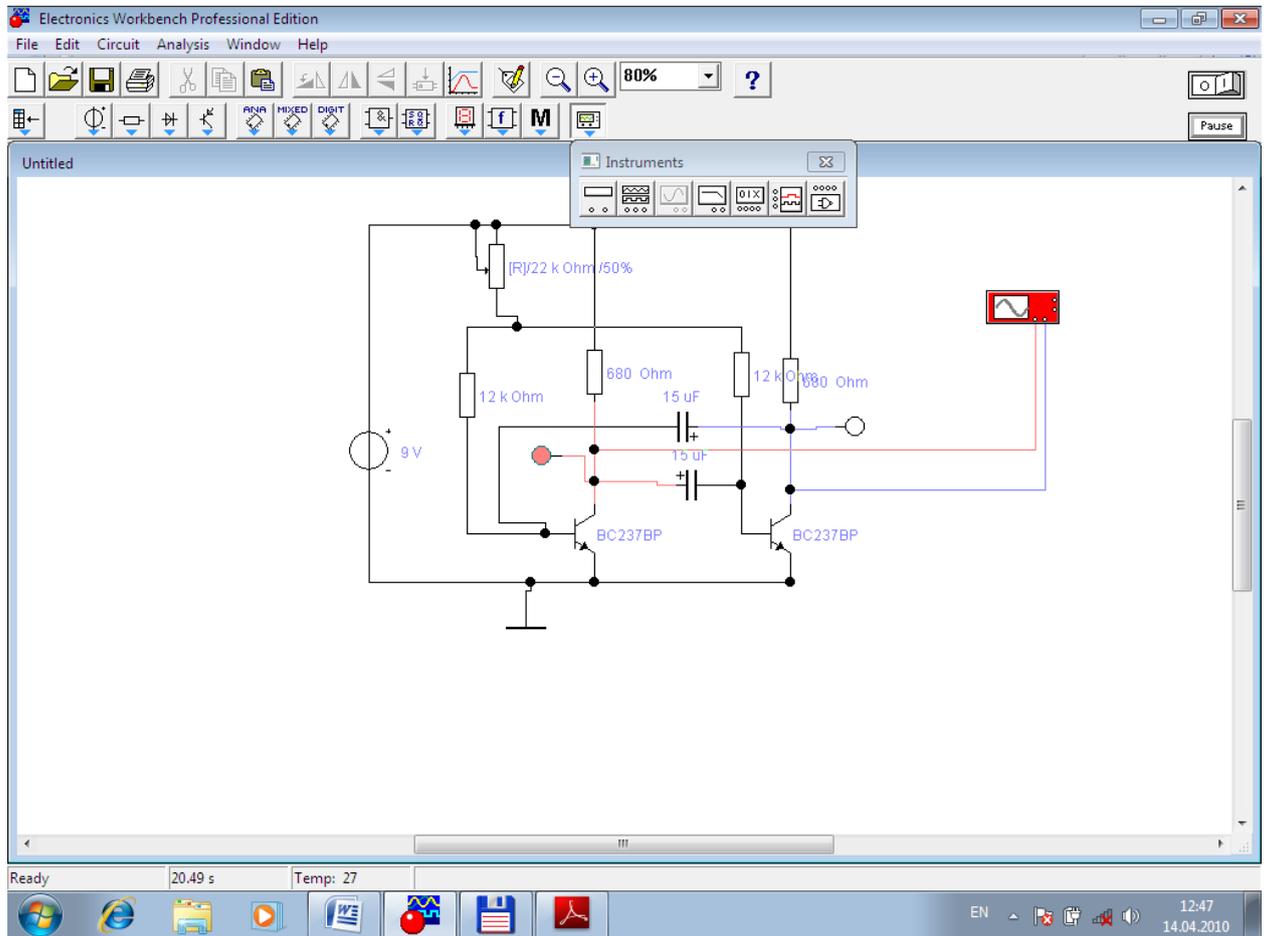


Рисунок 8.4

2. Включить схему. Получить осциллограмму выходного сигнала.
3. Меняя номинальные значения параметров частотодающей цепи исследовать их влияние на параметры выходного сигнала.

Вопросы

1. Дать определение понятия генератор.
2. Структурная схема генератора.
3. Что такое условие амплитуд?
3. Что такое условие фаз?
4. Что такое кварцевый резонатор?
5. Влияние температуры на стабильность частоты генератора.

Вариант № 9

Тема: Модуляторы и демодуляторы

Цель работы: *Исследование видов модуляции и различных схем модуляторов и демодуляторов.*

Эксперимент 1 Исследовать работу аналогового амплитудного модулятора

1 Собрать схему

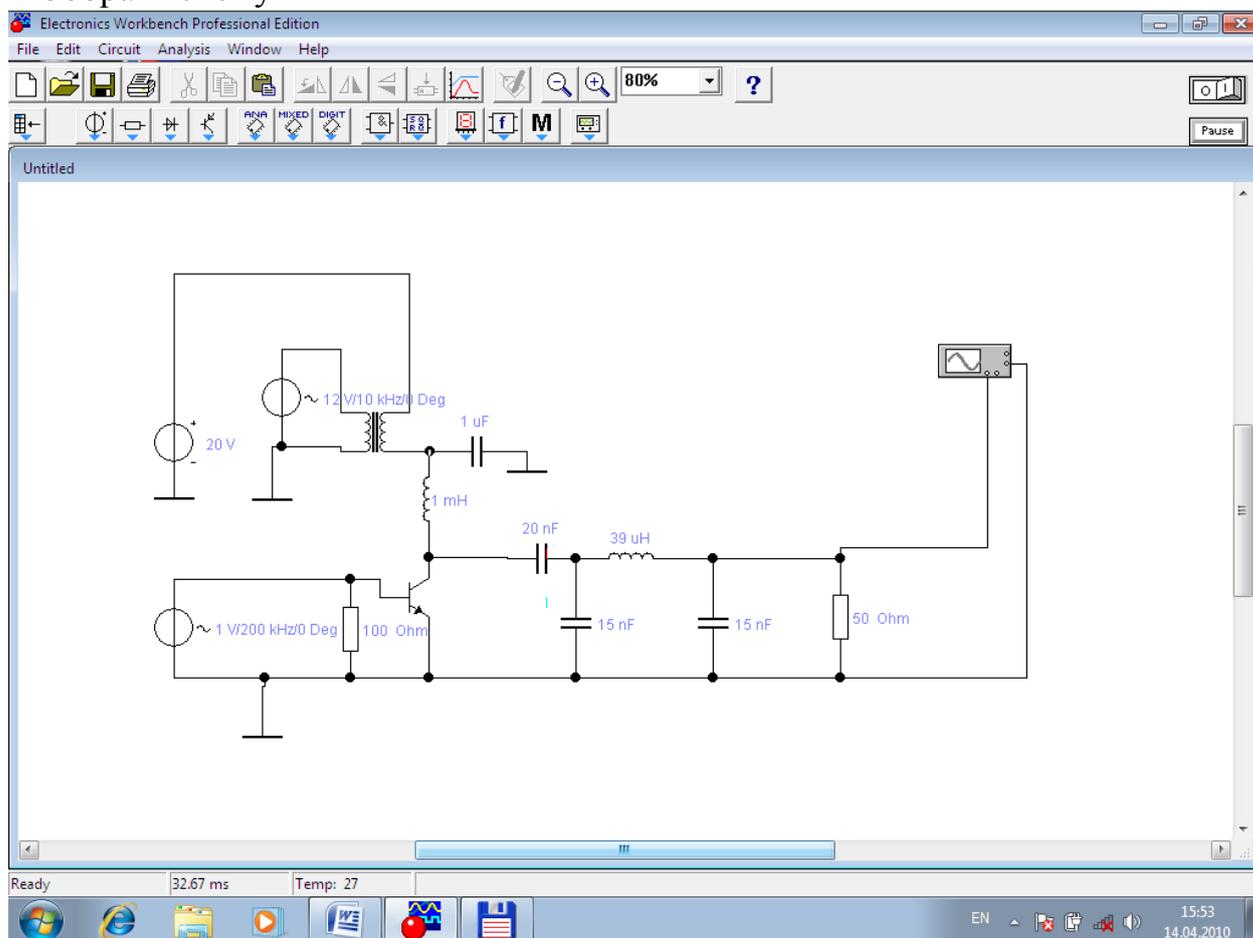


Рисунок 9.1

2. Включить схему. Получить осциллограмму выходного сигнала.
3. По осциллограмме определить частоту несущей и огибающей.

Эксперимент 2 Исследовать работу амплитудного модулятора цифровых сообщений

1. Собрать схему

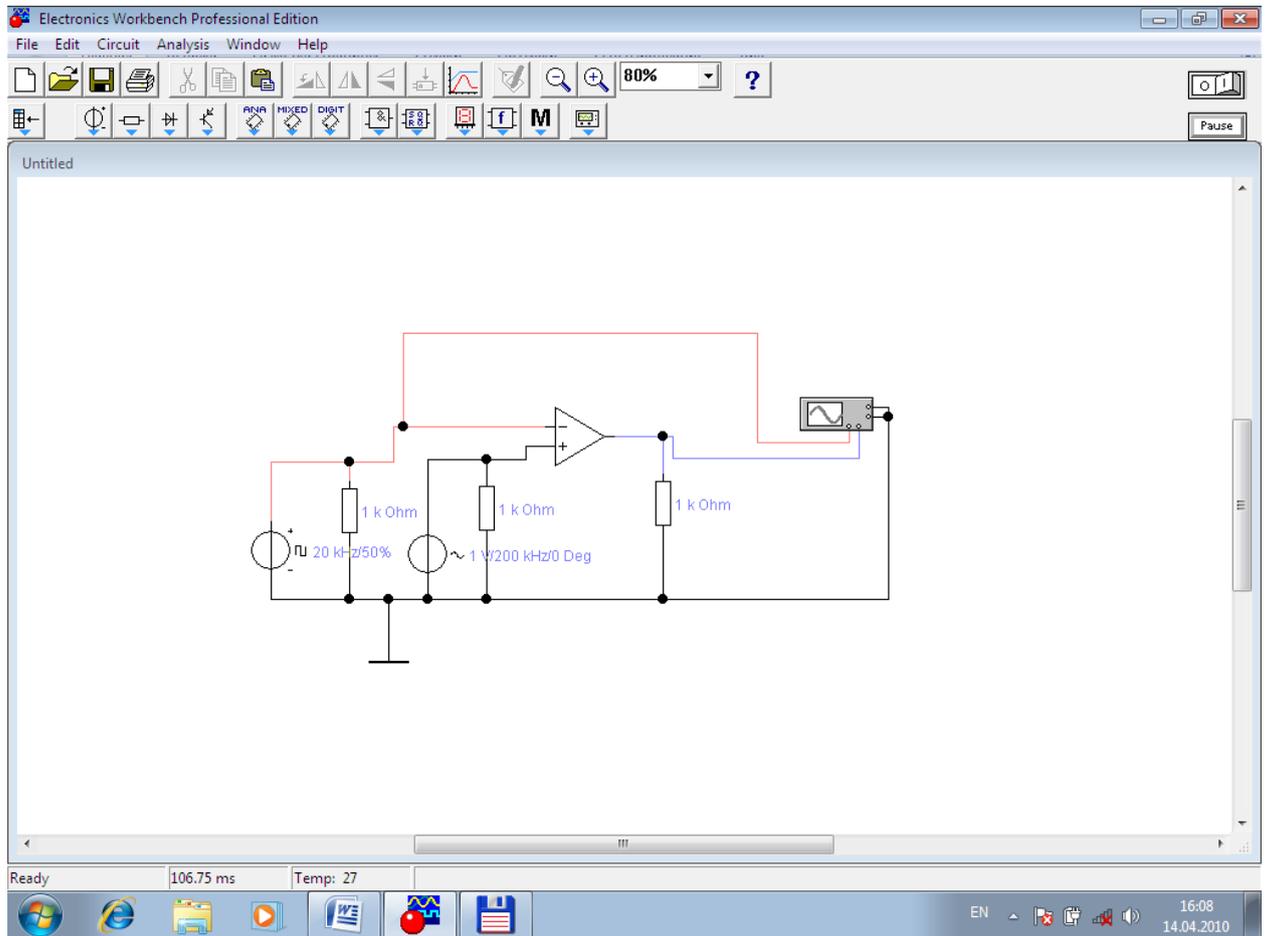


Рисунок 9.2

2. Включить схему. Получить осциллограммы информационного и выходного сигналов.
3. По осциллограмме определить частоту несущей и огибающей.

Эксперимент 3 Исследовать работу частотного модулятора цифровых сообщений

1. Собрать схему

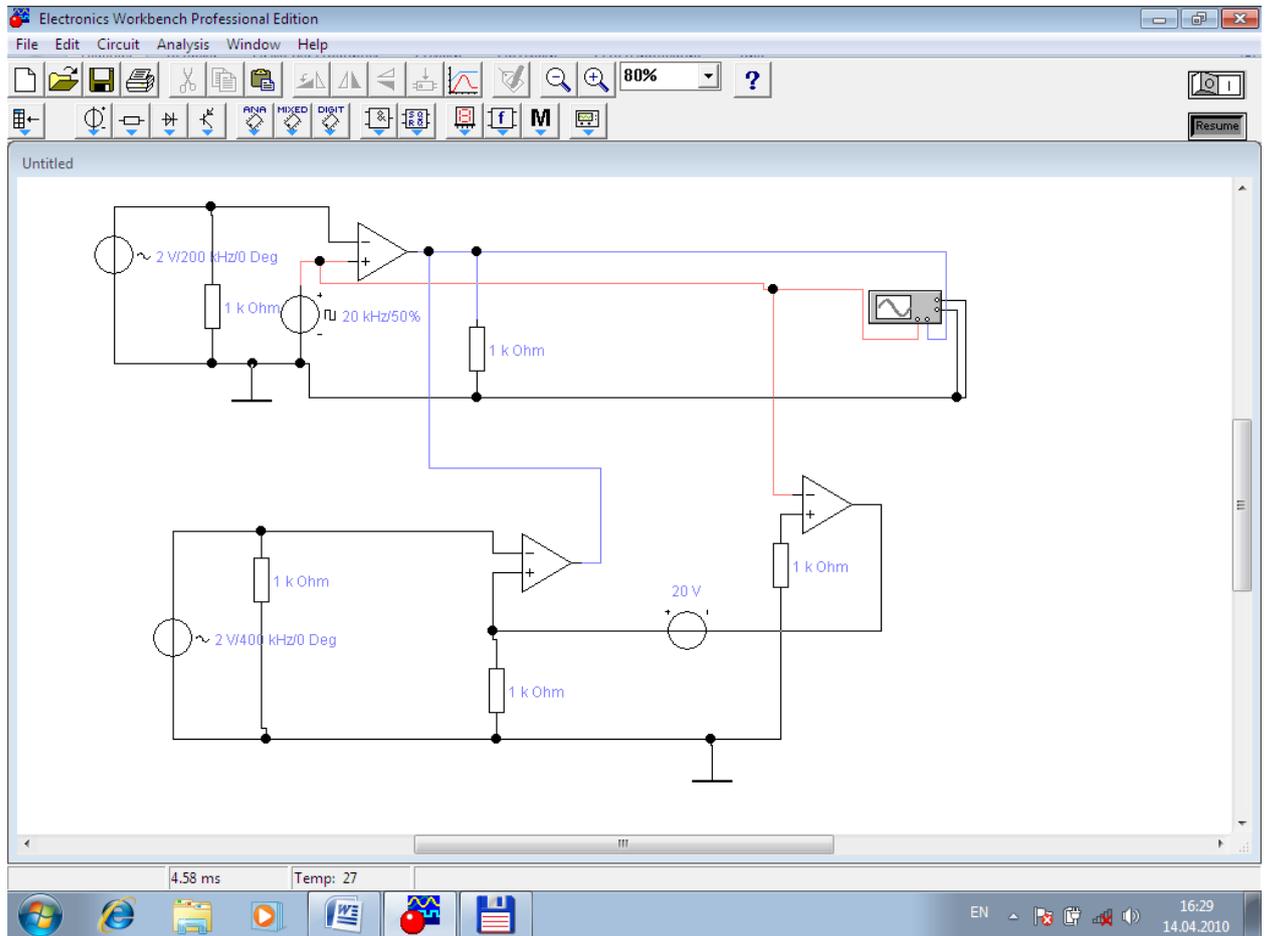


Рисунок 9.3

2. Включить схему. Получить осциллограммы информационного и выходного сигналов.

3. Изменить амплитуду и частоту сигналов модуляции и несущей и установите их влияние на осциллограмму частотно-модулированного сигнала.

Эксперимент 4 Исследовать работу фазового модулятора цифровых сообщений

1. Собрать схему

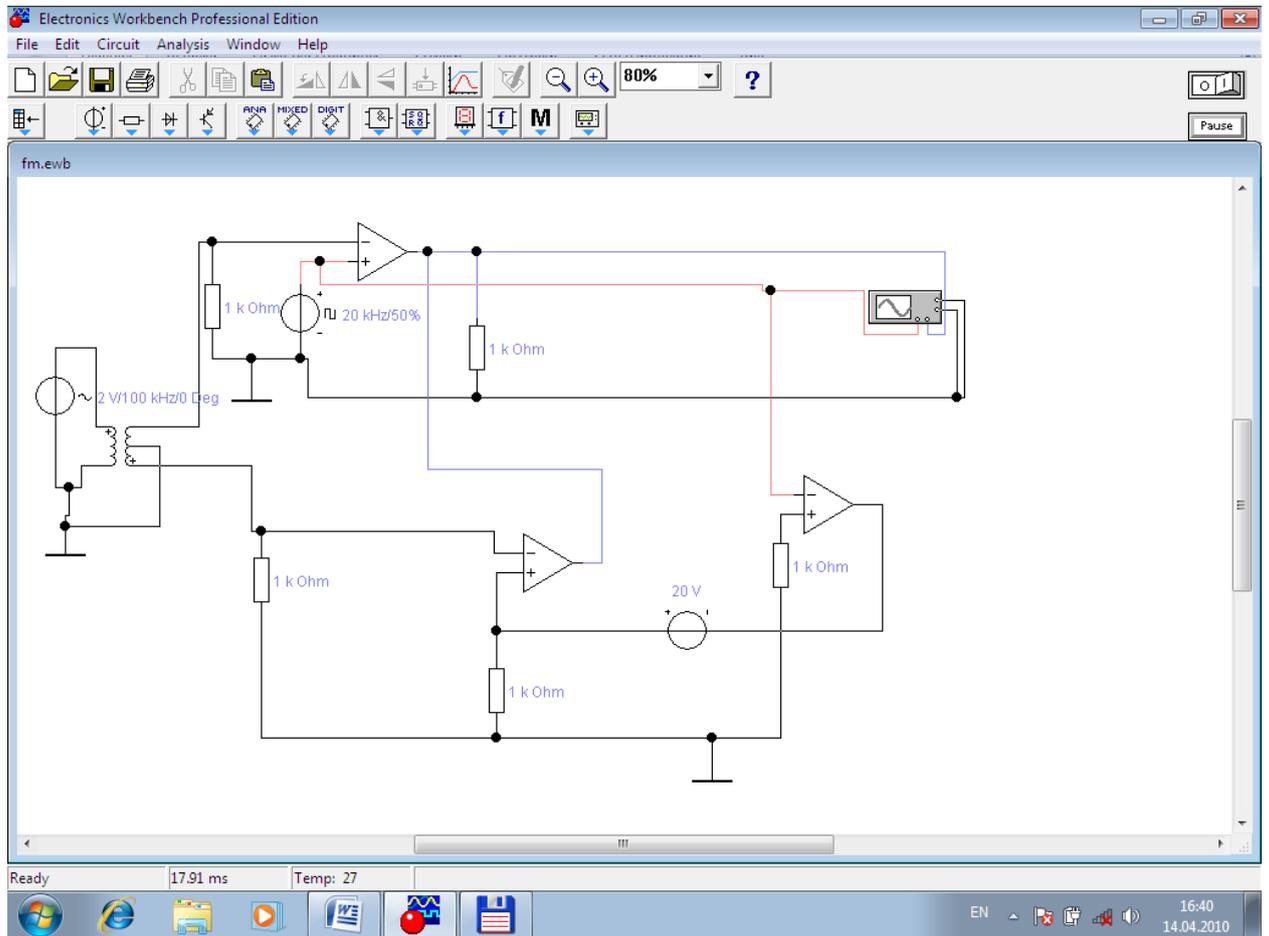


Рисунок 9.4

2. Включить схему. Получить осциллограммы информационного и выходного сигналов.

Эксперимент 5 Исследовать работу аналогового амплитудного демодулятора

1. Собрать схему

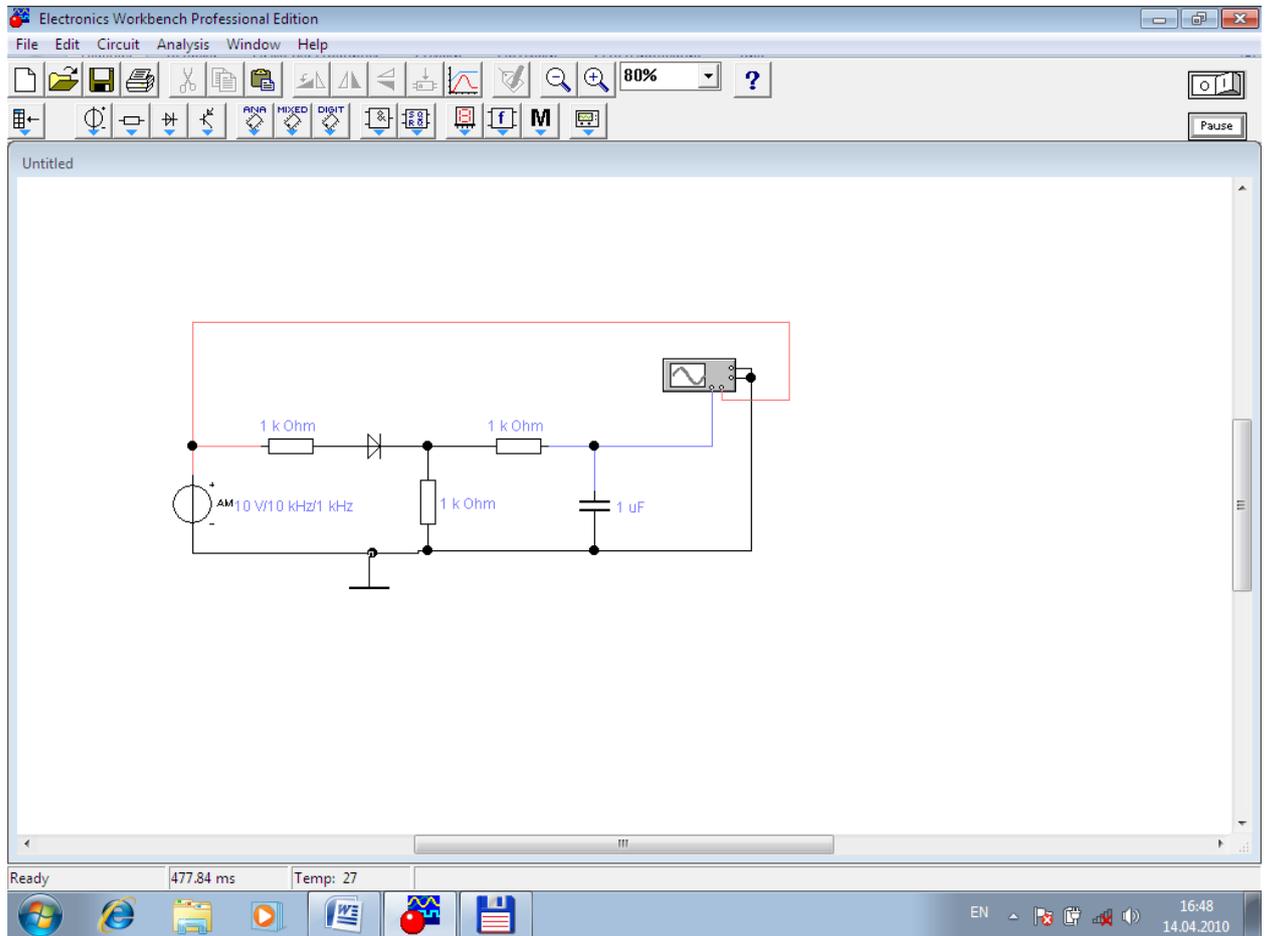


Рисунок 9.5

2. Включить схему. Получить осциллограммы информационного и входного сигналов.

3. Путём подбора постоянной времени RC-фильтра добиться наименьшего искажения информационного сигнала.

Эксперимент 6 Исследовать работу радиопередатчика на 27 МГц

1. Собрать схему

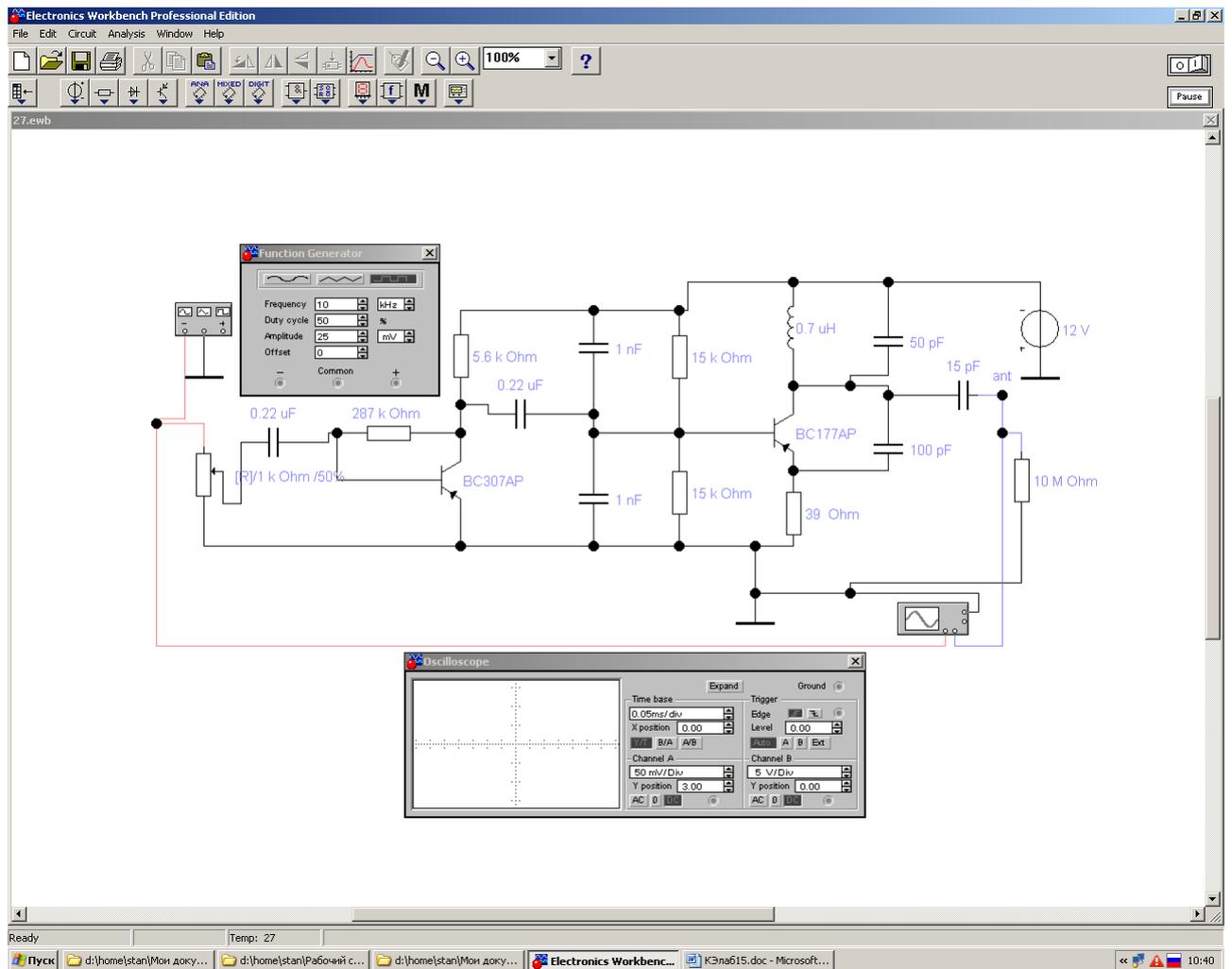


Рисунок 9.6

2. Определить - какой вид модуляции используется.
3. По имеющейся принципиальной схеме (рисунок 9.6) построить структурную схему передатчика.

Вопросы

1. Что такое модуляция ?
2. Виды модуляции.
3. Что такое несущая?
3. Что такое детектирование?
4. Что такое демодулятор?
5. Используя какие виды модуляции можно передавать цифровые сообщения?

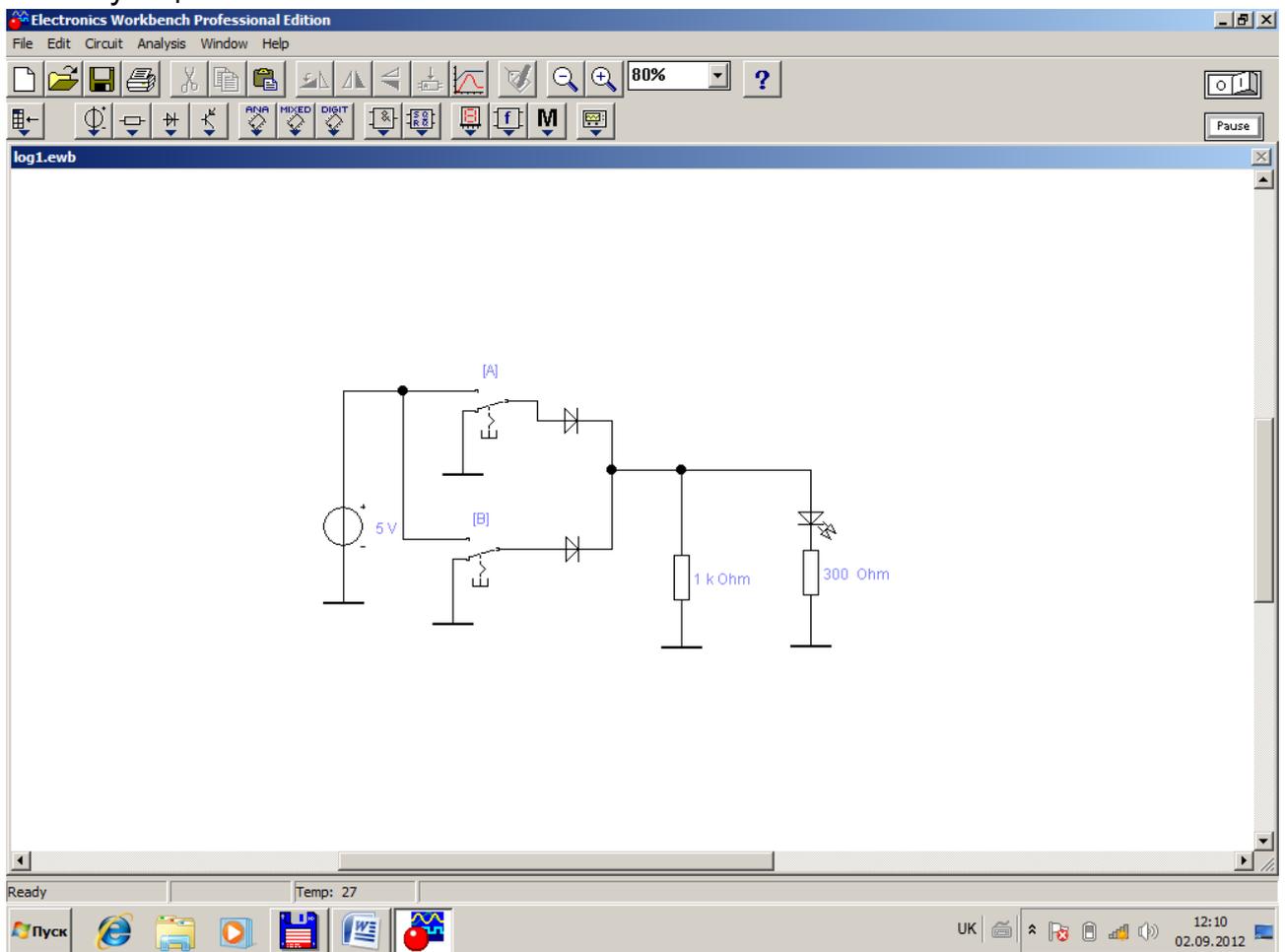
Вариант № 10

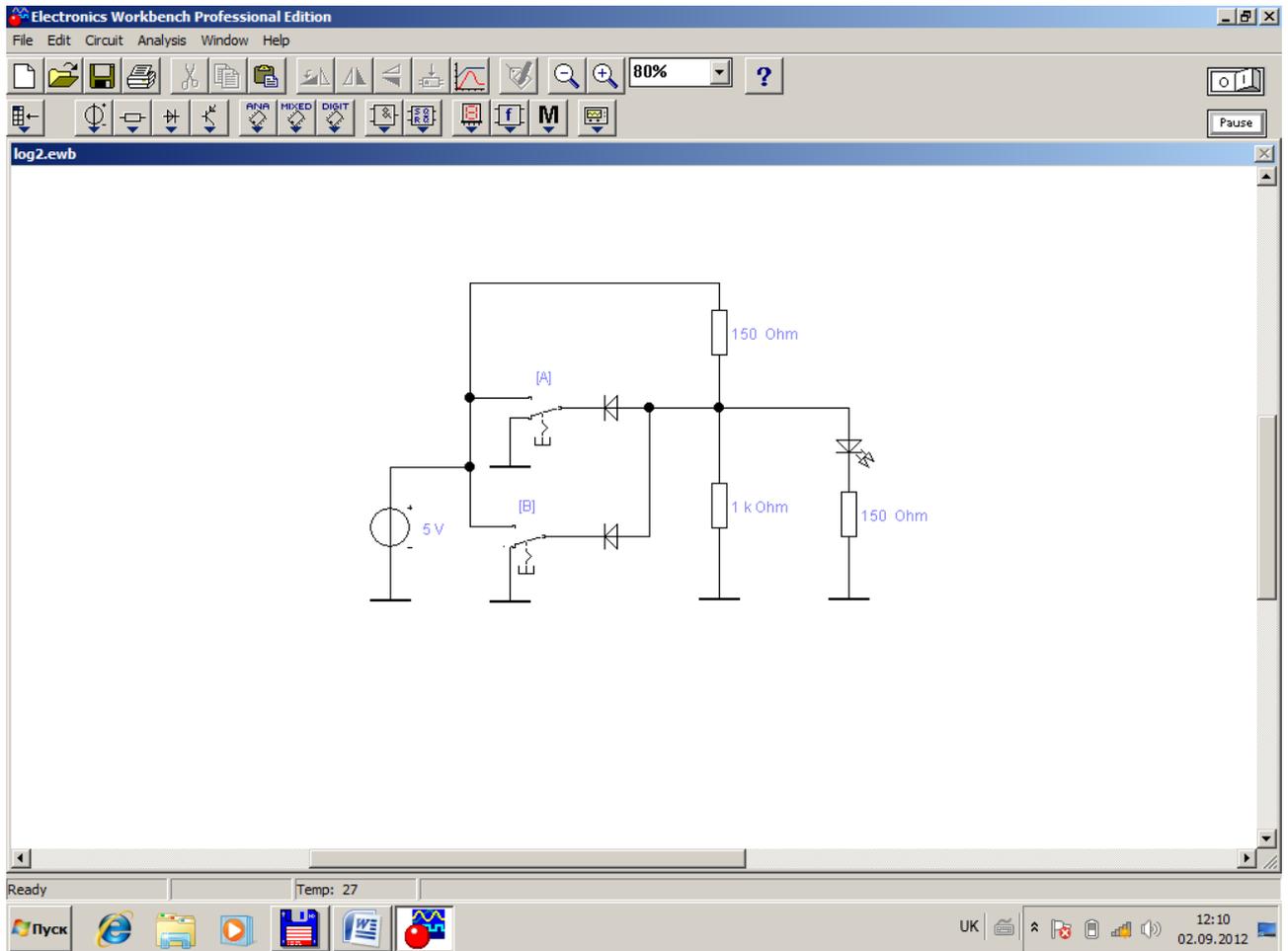
Тема: *Изучение реализации логических схем и функций на дискретных элементах*

Цель работы: *Исследование логических схем, реализация логических схем при помощи дискретных элементов.*

Эксперимент 1 Диодно-резисторная логика

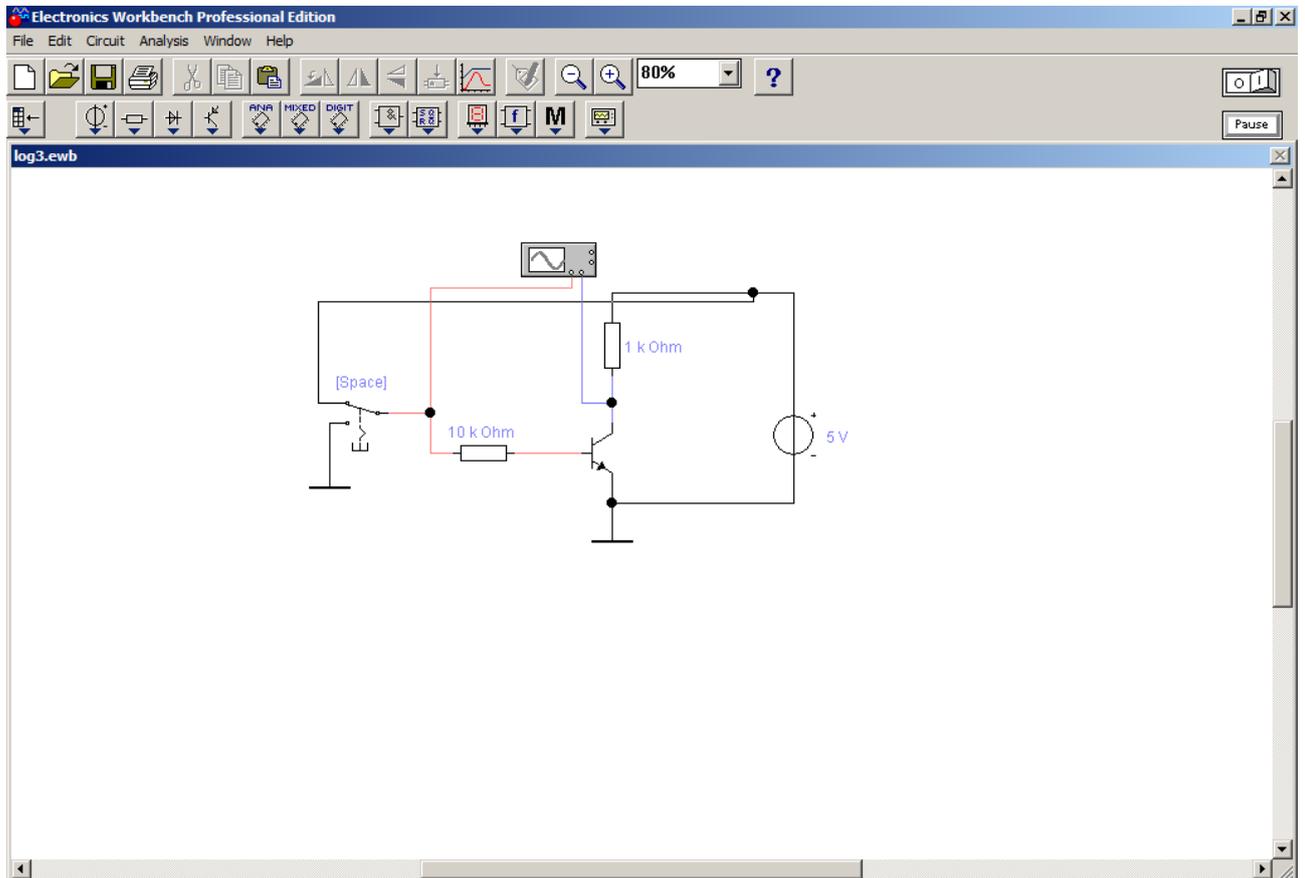
- 1 Собрать представленные ниже схемы.
- 2 Исследовать их.
- 3 Составить таблицу по результатам каждого эксперимента.
- 4 По таблице определить- какую логическую функцию реализует соответствующая схема.





Эксперимент 2 Резисторно-транзисторная логика

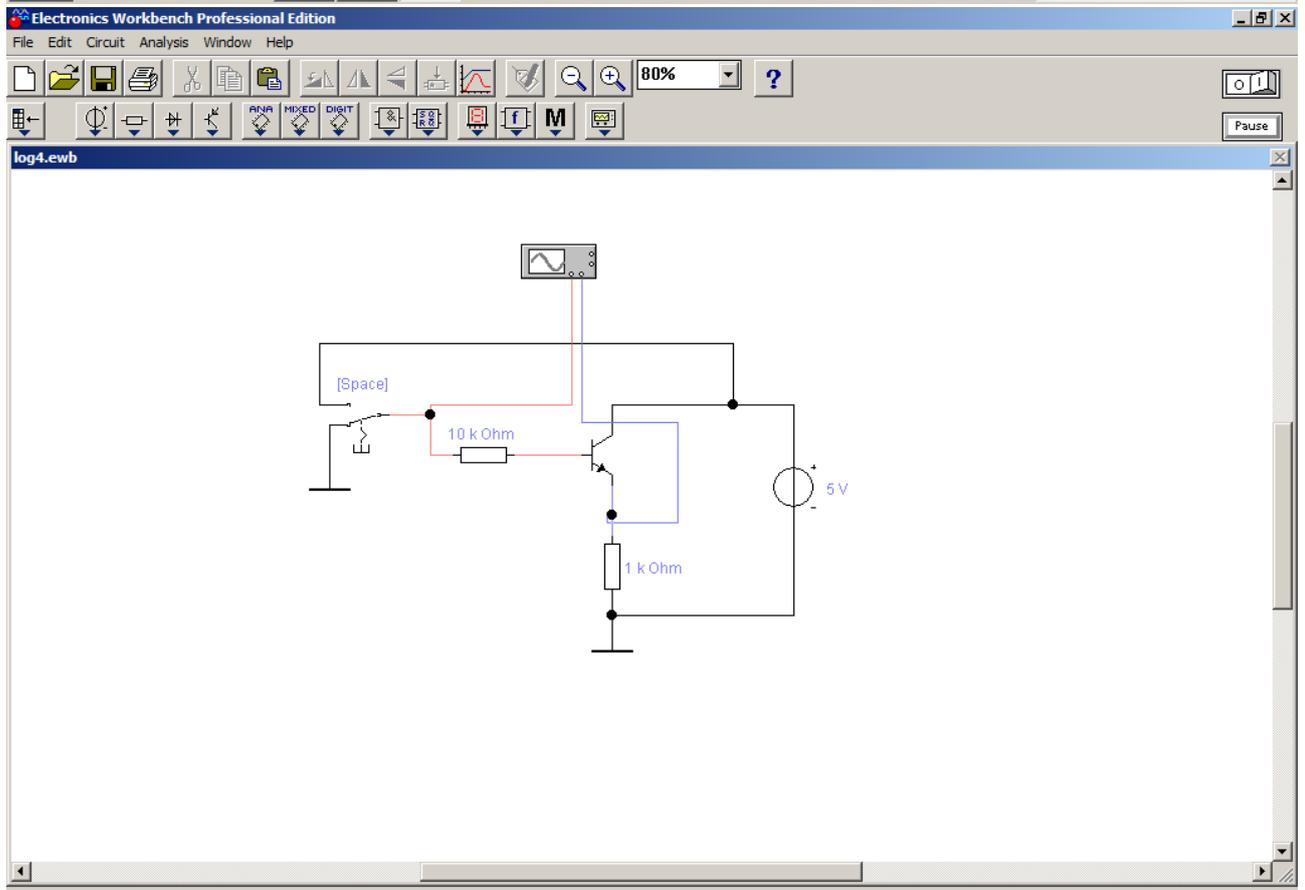
- 1 Собрать представленные ниже схемы.
- 2 Исследовать их.
- 3 Составить таблицу по результатам каждого эксперимента.
- 4 По таблице определить- какую логическую функцию реализует соответствующая схема.



Ready Temp: 27

Пуск

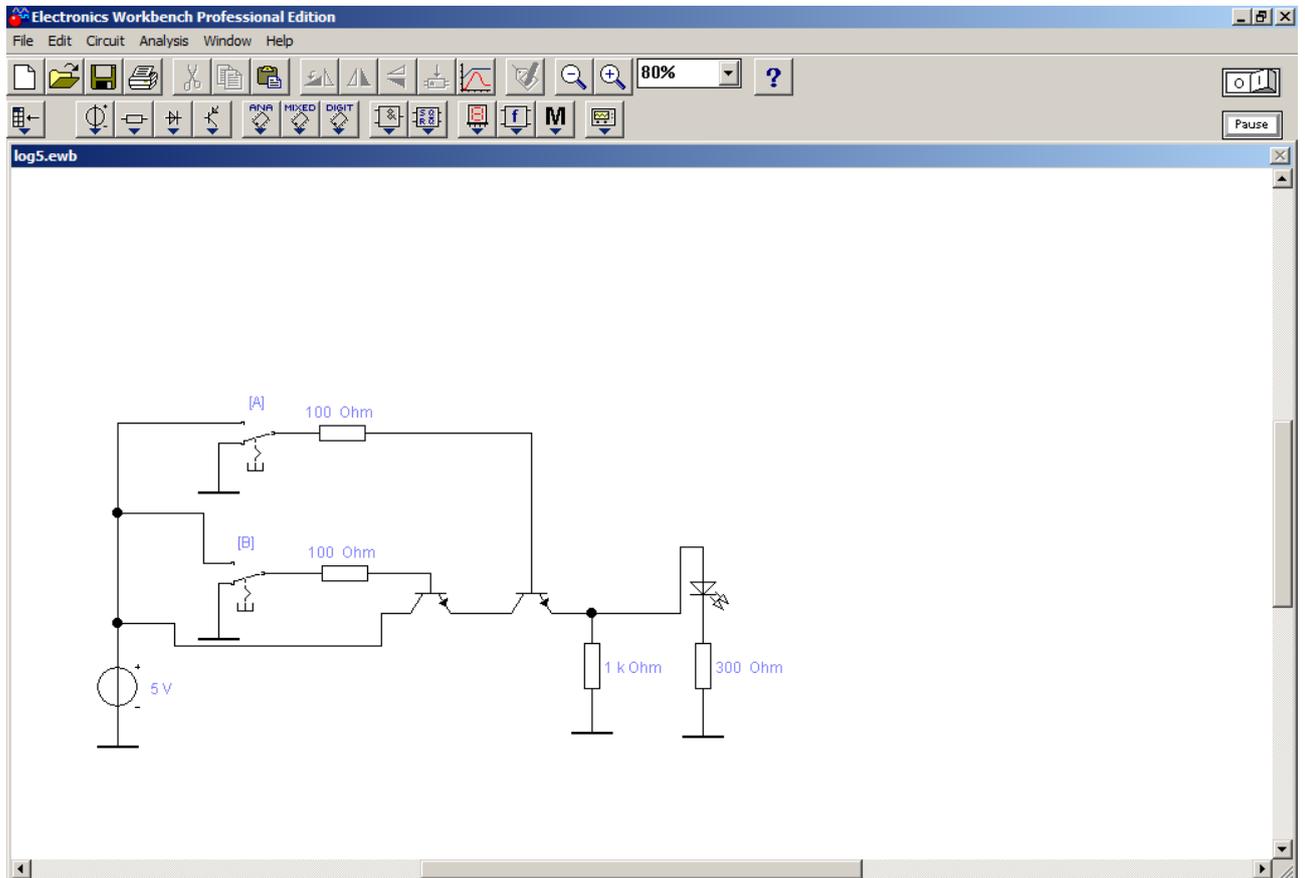
UK 12:11 02.09.2012



Ready Temp: 27

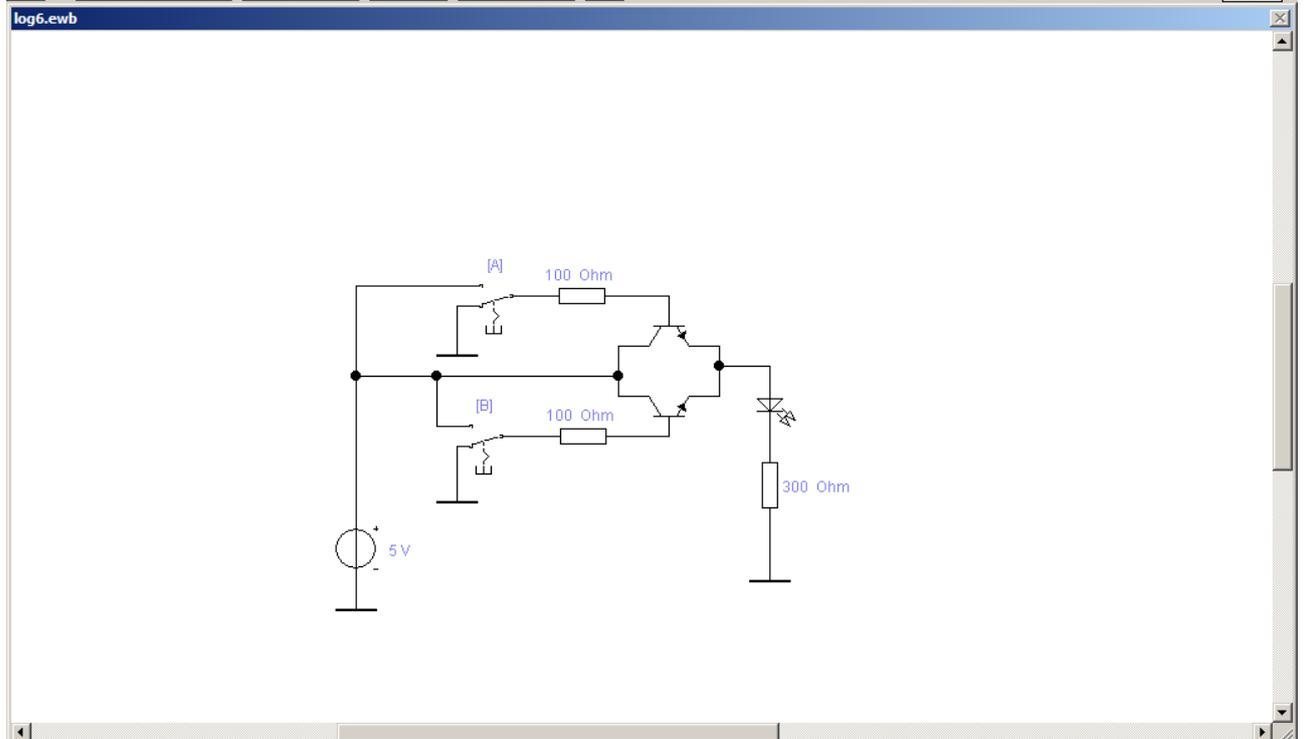
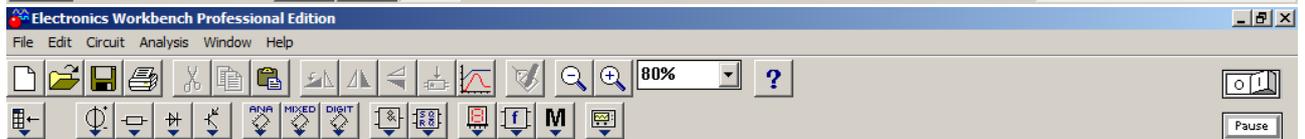
Пуск

UK 12:12 02.09.2012



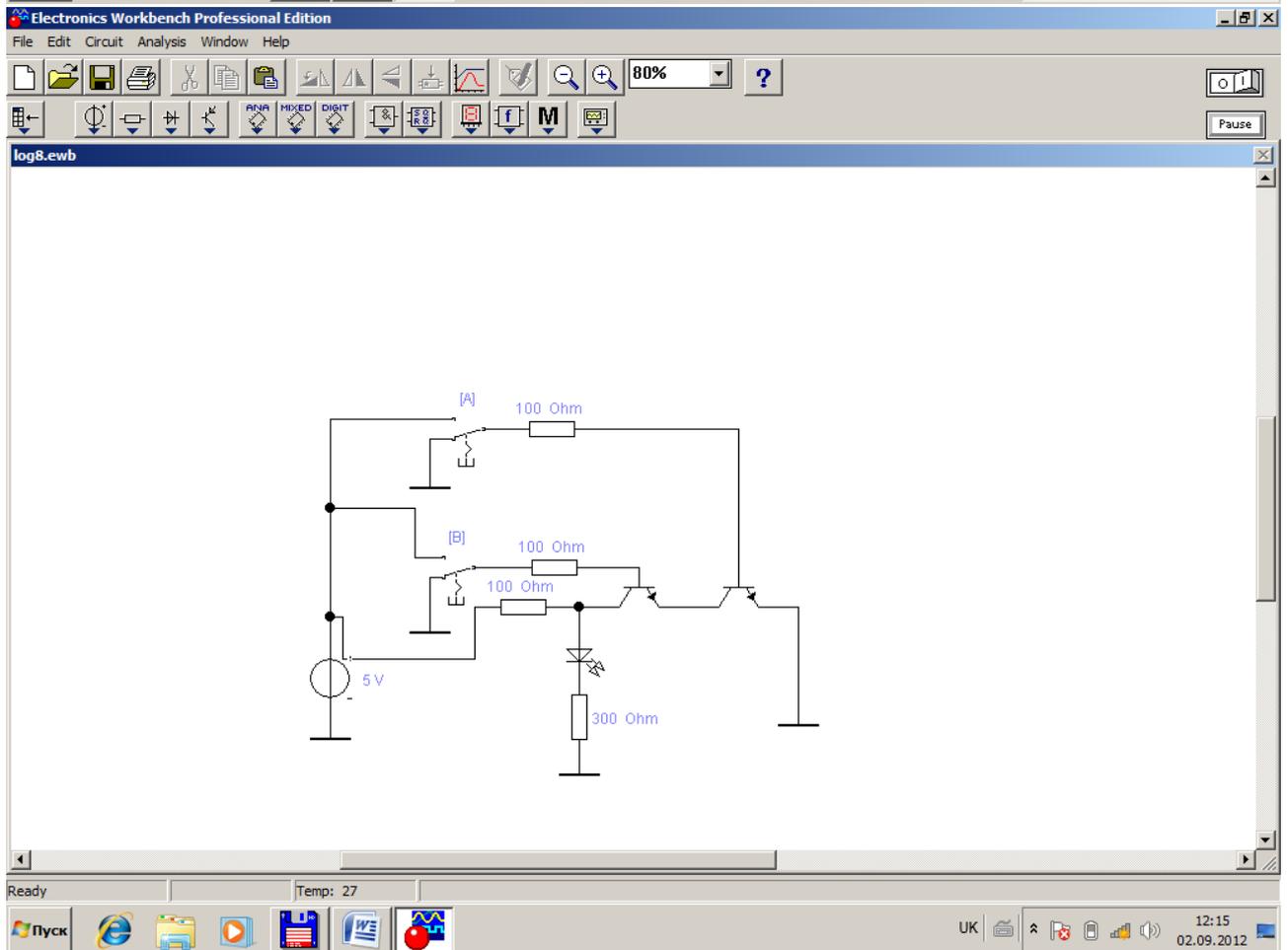
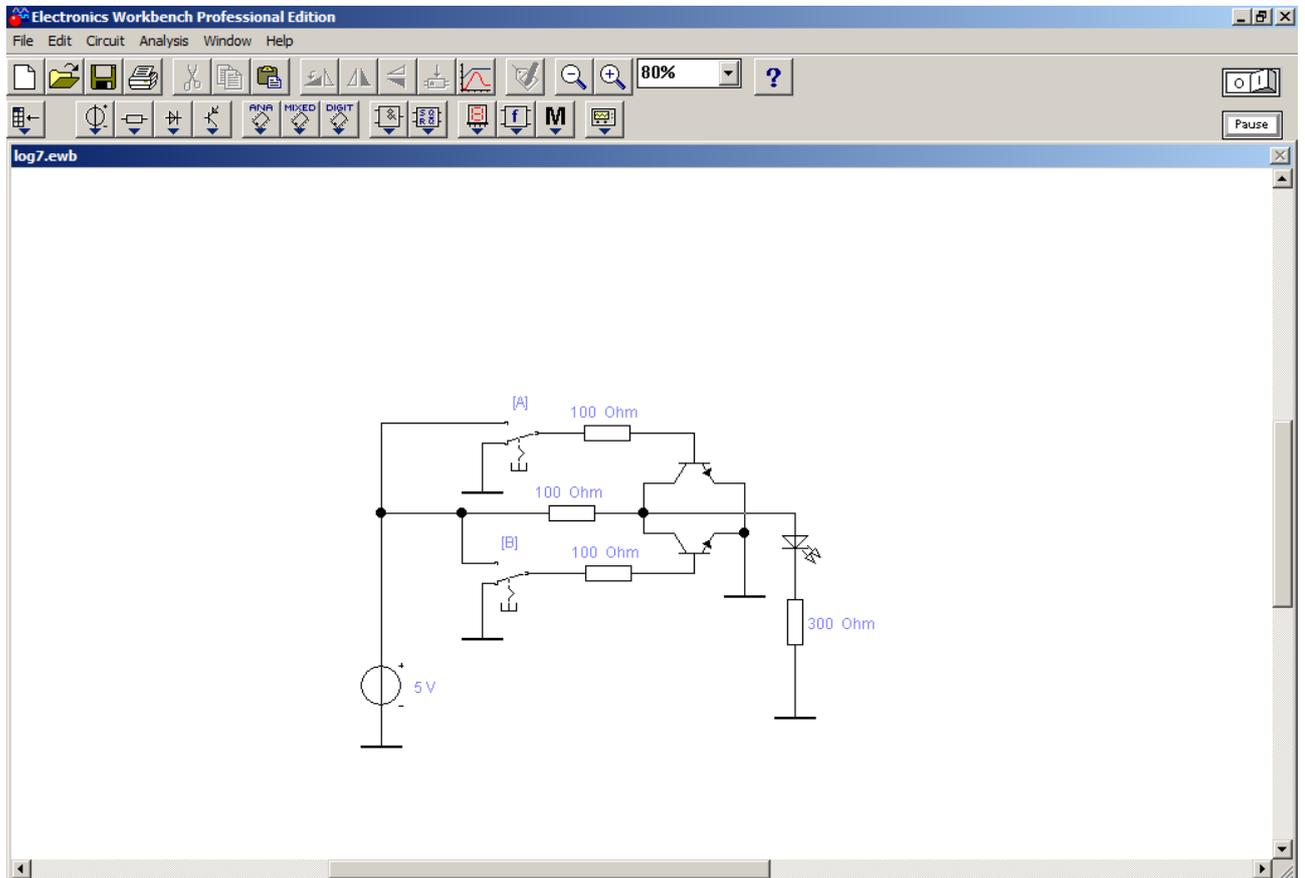
Ready Temp: 27 <R3> Resistor

Пуск [Taskbar icons] UK 12:13 02.09.2012



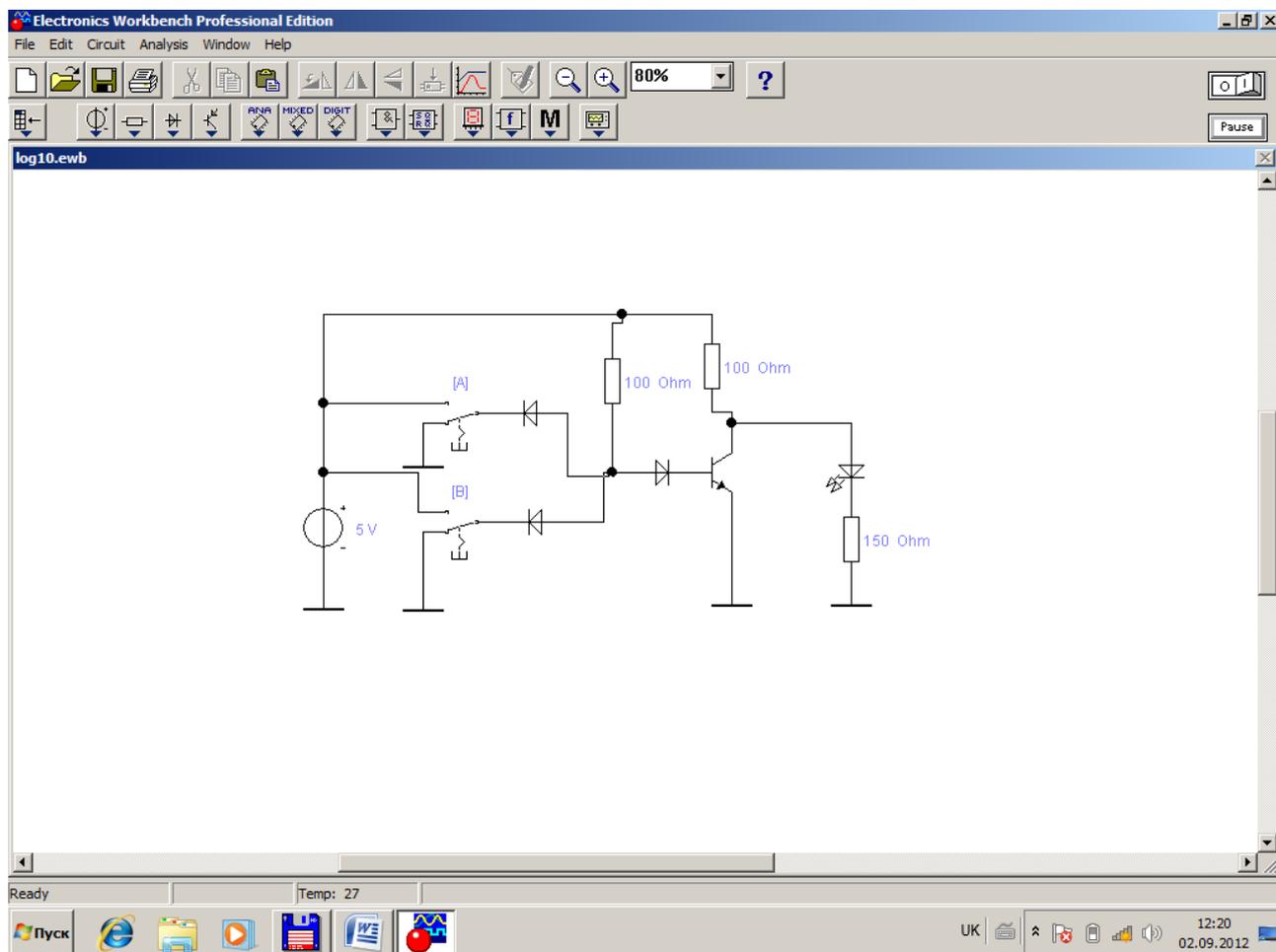
Ready Temp: 27

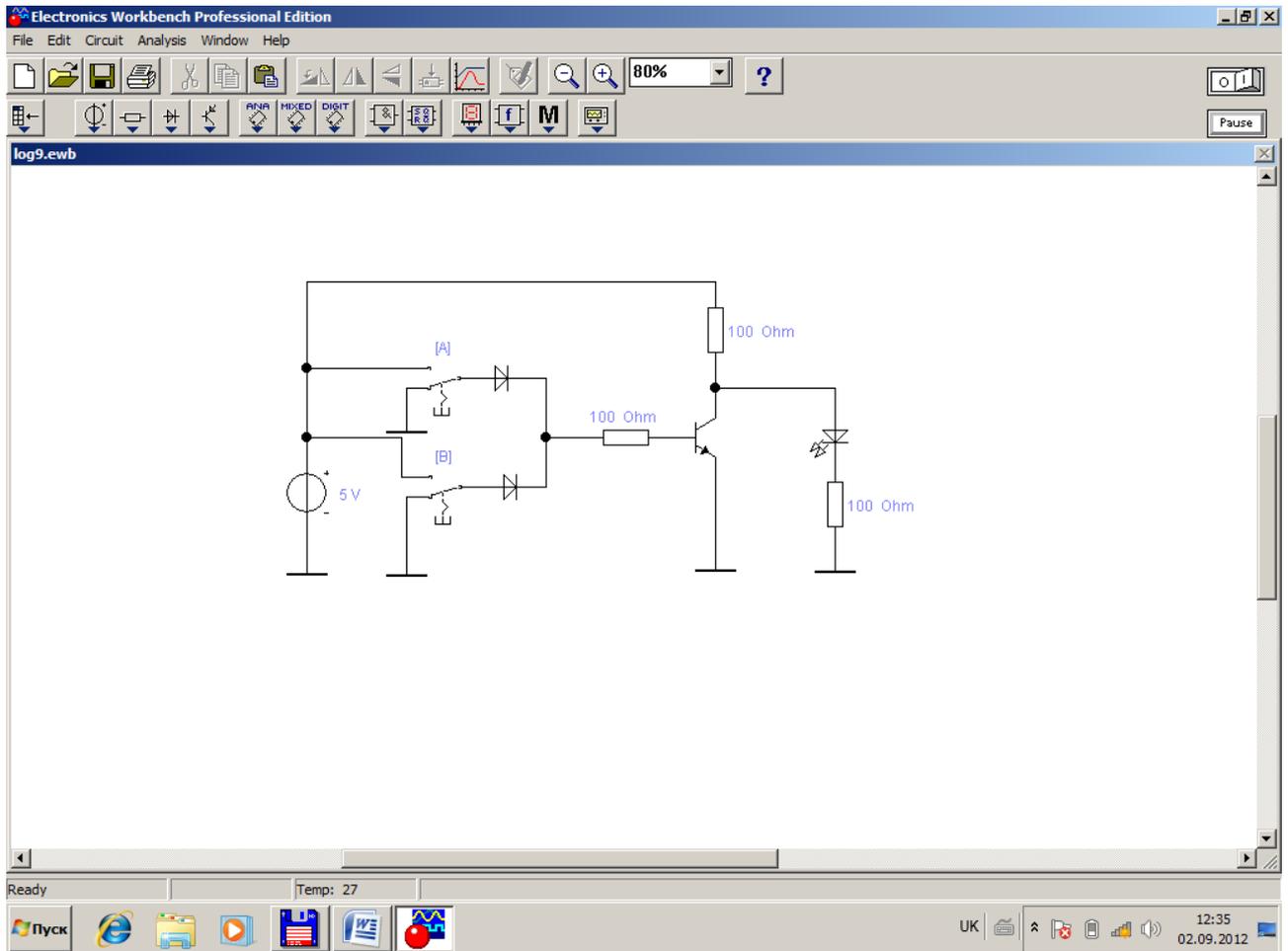
Пуск [Taskbar icons] UK 12:14 02.09.2012



Эксперимент 3 Диодно-транзисторная логика

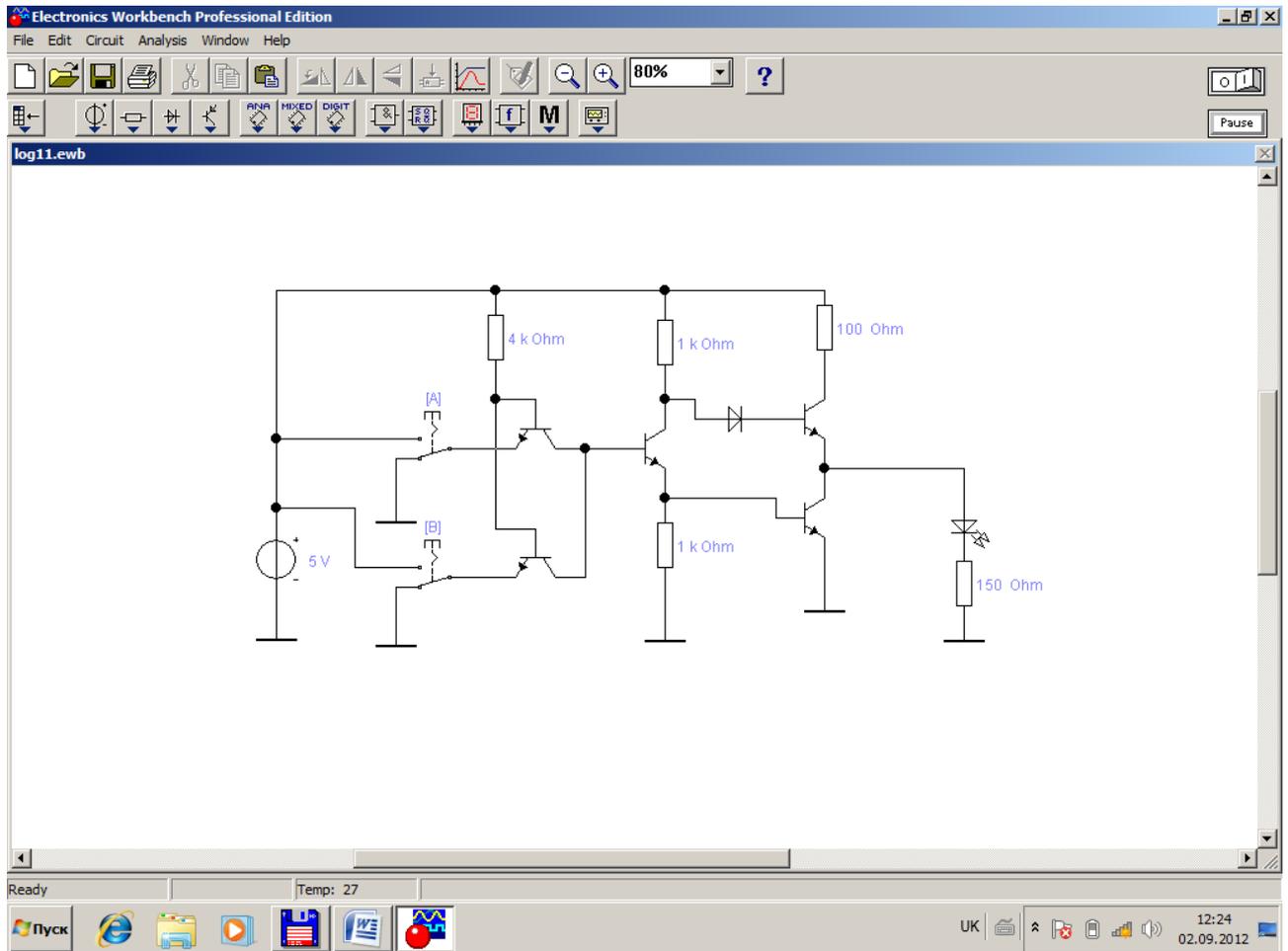
- 1 Собрать представленные ниже схемы.
- 2 Исследовать их.
- 3 Составить таблицу по результатам каждого эксперимента.
- 4 По таблице определить- какую логическую функцию реализует соответствующая схема





Эксперимент 4 Транзисторно-транзисторная логика

- 1 Собрать схему.
- 2 Исследовать её.
- 3 Составить таблицу по результатам эксперимента.
- 4 По таблице определить- какую логическую функцию реализует схема



Эксперимент 5 Эмиттерно-связная логика

- 1 Собрать представленные ниже схемы.
- 2 Исследовать их.
- 3 Составить таблицу по результатам каждого эксперимента.
- 4 По таблице определить- какую логическую функцию реализует соответствующая схема

Electronics Workbench Professional Edition

File Edit Circuit Analysis Window Help

80%

log12.ewb

5 V

100 Ohm

50 Ohm

100 Ohm

300 Ohm

Ready Temp: 27

12:24 02.09.2012

Detailed description: This circuit diagram, titled 'log12.ewb', features a 5V DC voltage source on the left. Two switches, labeled [A] and [B], are connected in parallel to the positive terminal of the source. The circuit branches into two paths. The upper path contains a 100 Ohm resistor in series with a diode. The lower path contains a 50 Ohm resistor in series with a 300 Ohm resistor. The two paths recombine at the bottom terminal of the source.

Electronics Workbench Professional Edition

File Edit Circuit Analysis Window Help

80%

log18.ewb

5 V

100 Ohm

50 Ohm

300 Ohm

100 Ohm

300 Ohm

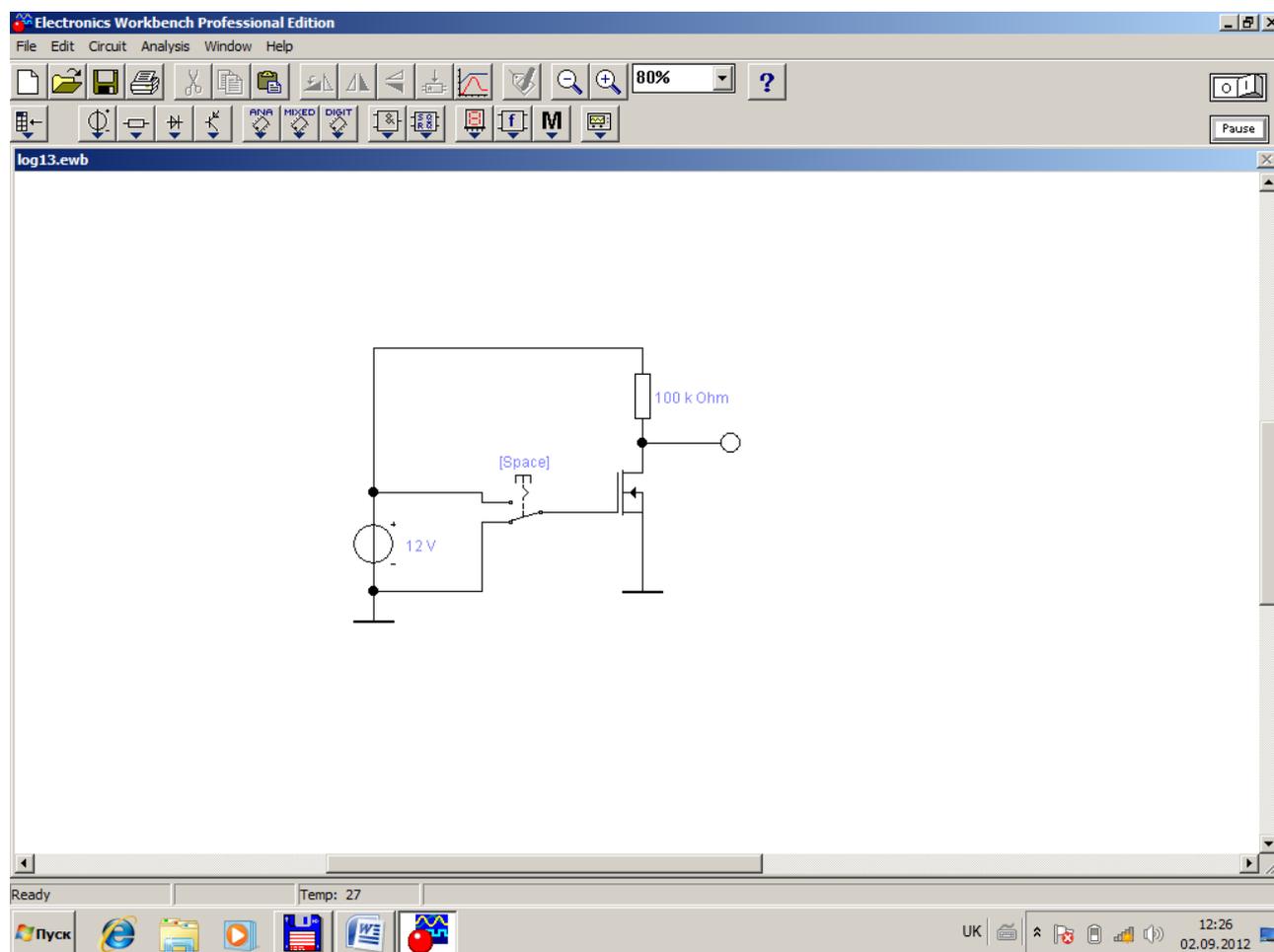
44.64 s Temp: 27

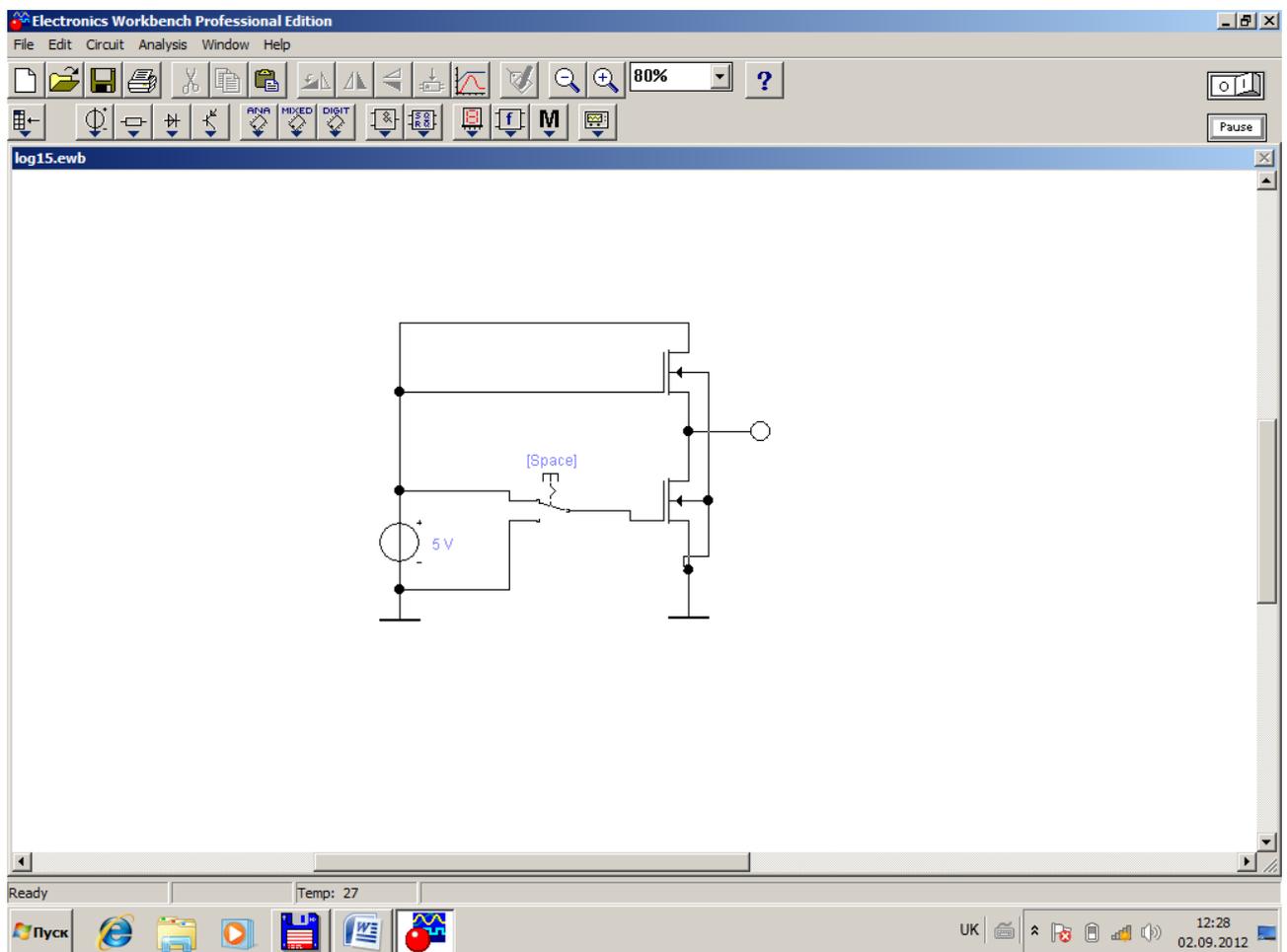
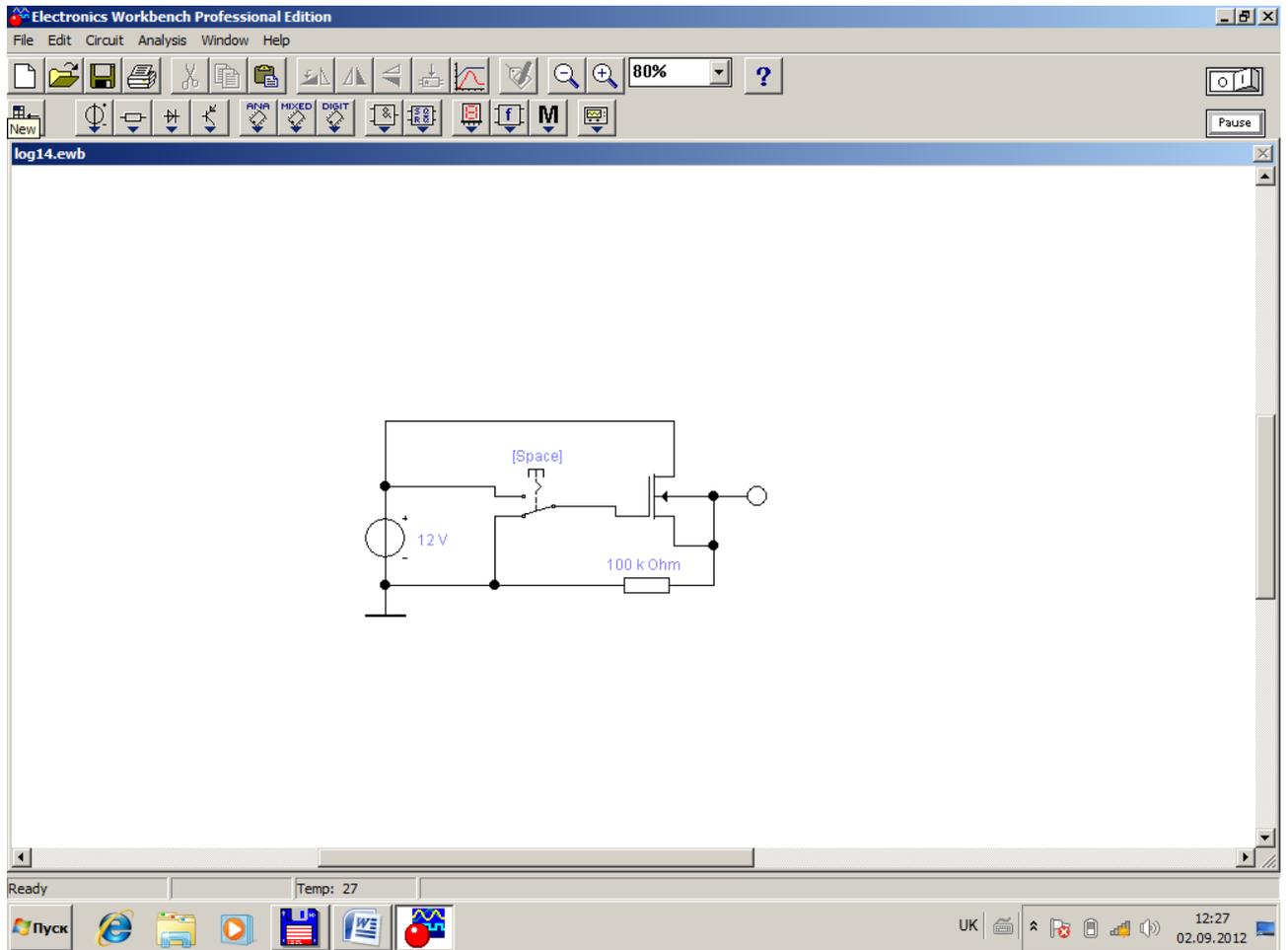
12:45 02.09.2012

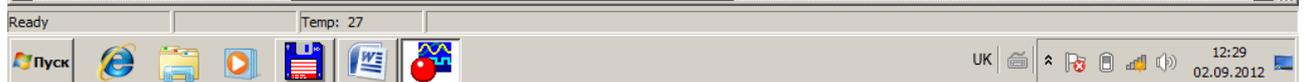
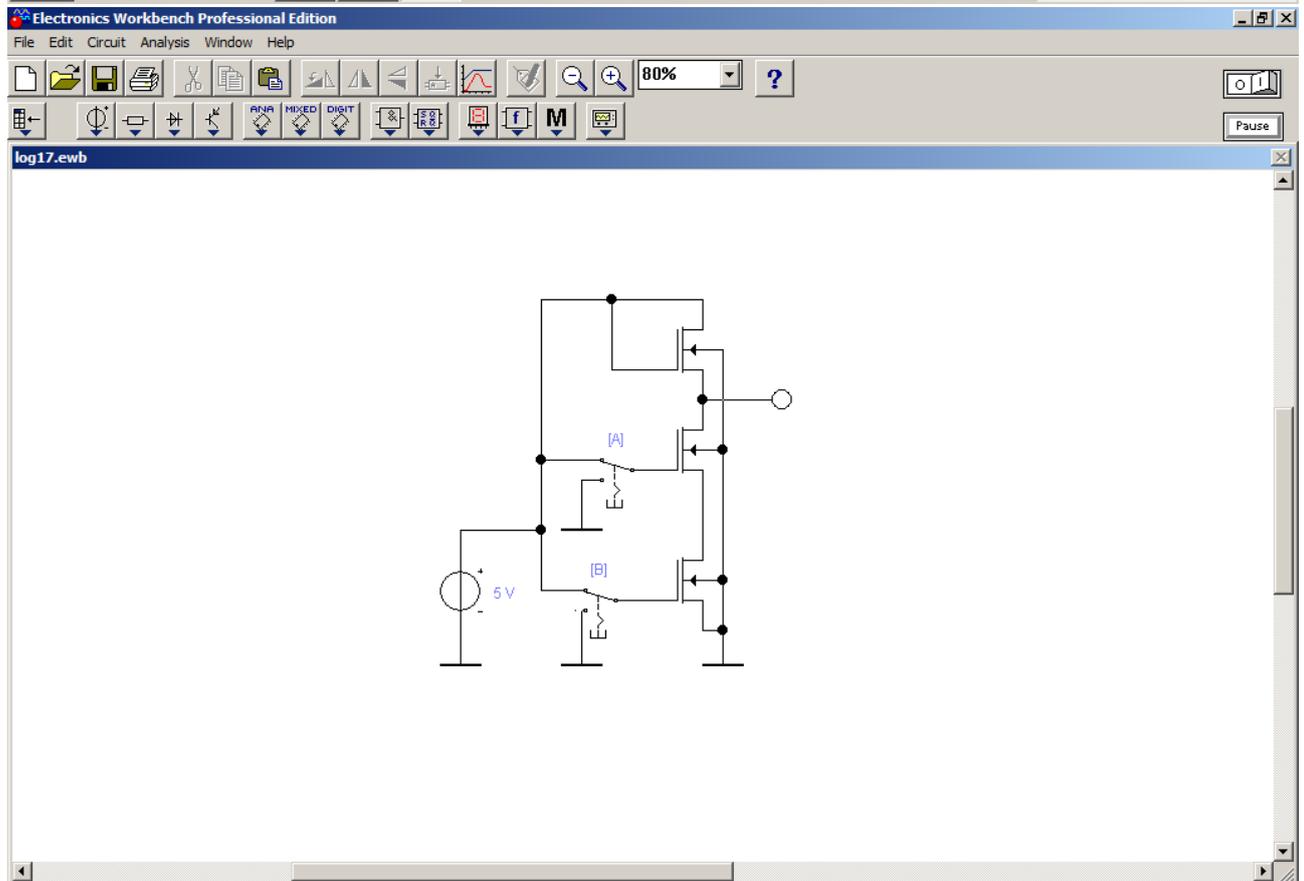
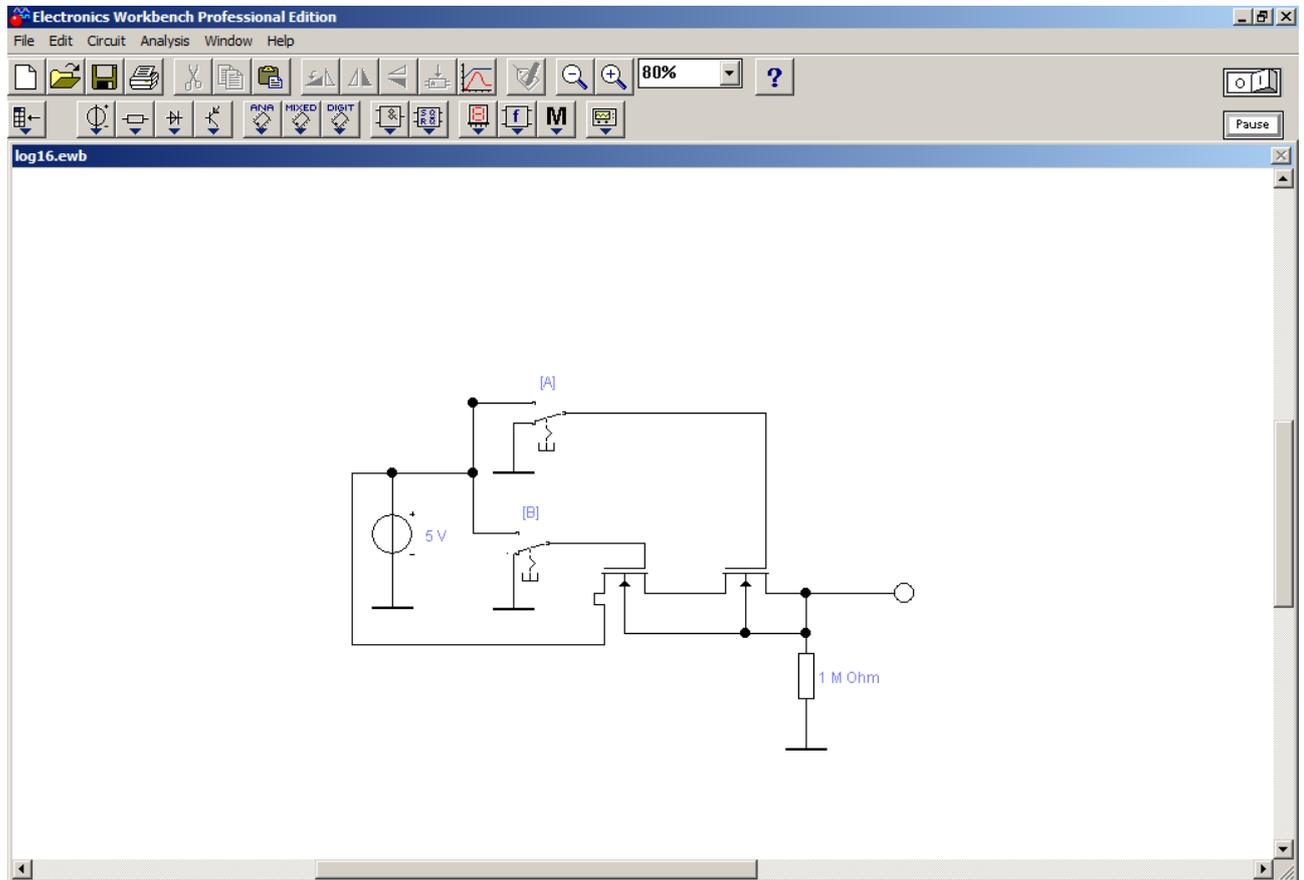
Detailed description: This circuit diagram, titled 'log18.ewb', features a 5V DC voltage source on the left. Two switches, labeled [A] and [B], are connected in parallel to the positive terminal of the source. The circuit branches into two paths. The upper path contains a 100 Ohm resistor in series with a diode. The lower path contains a 50 Ohm resistor in series with a 300 Ohm resistor. The two paths recombine at the bottom terminal of the source.

Эксперимент 6 Логические элементы на униполярных транзисторах

- 1 Собрать представленные ниже схемы.
- 2 Исследовать их.
- 3 Составить таблицу по результатам каждого эксперимента.
- 4 По таблице определить- какую логическую функцию реализует соответствующая схема







Вопросы

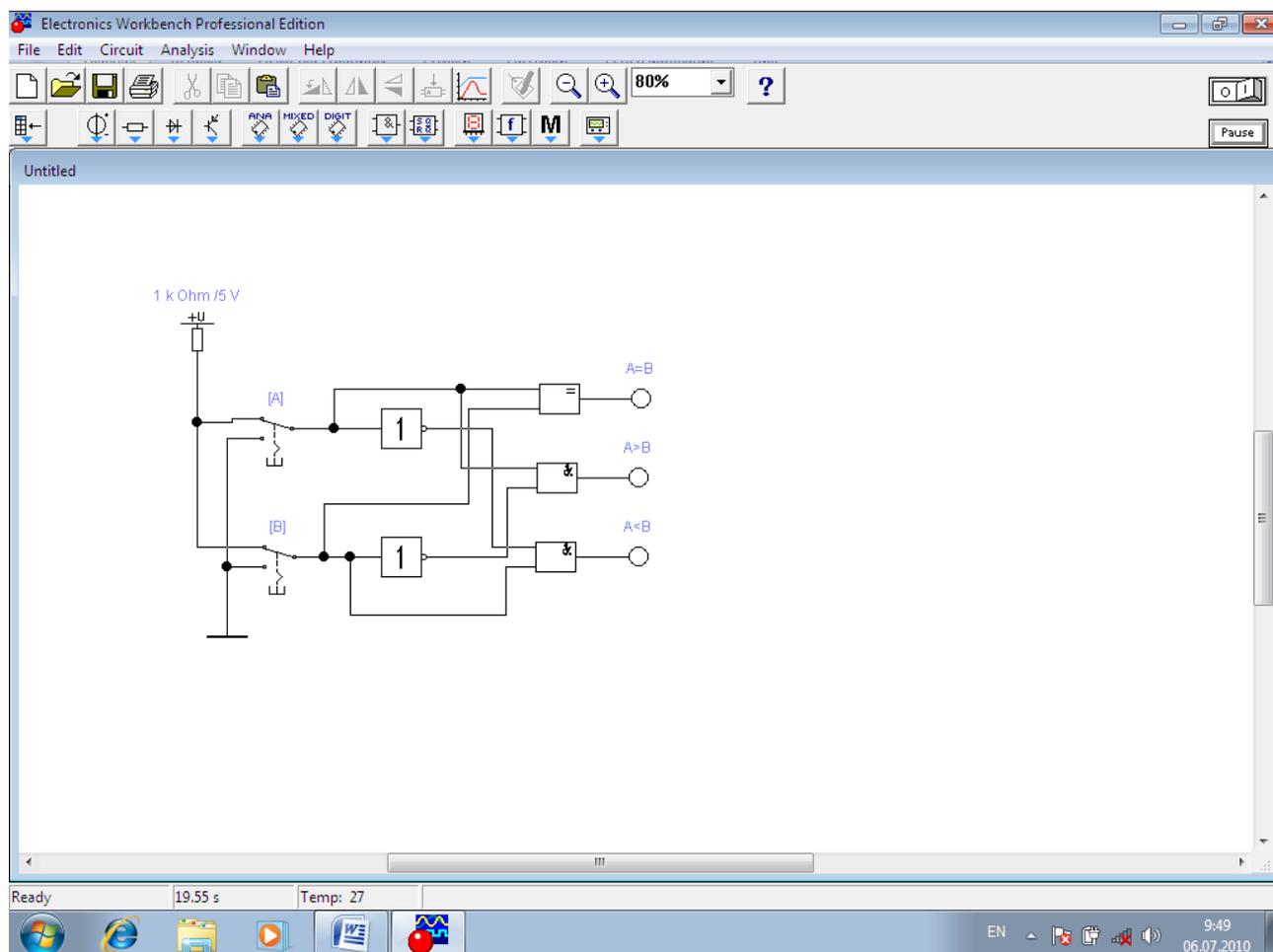
1. Что такое логическая переменная и логический сигнал? Какие значения они могут принимать?
2. Что такое логическая функция?
3. Может ли быть логическим сигналом уровень напряжения? Состояние контакта? Свечение светодиода?
4. В чём отличие ТТЛ от ТТЛШ?
 5. Параметры сигналов в ТТЛ и ЭСЛ.
 6. Преимущества и недостатки ТТЛ и ЭСЛ.

Вариант № 11 ИССЛЕДОВАНИЕ КОМПАРАТОРОВ

Цель работы: ознакомиться с принципом работы цифрового компаратора.

Эксперимент 1. Исследование принципа работы цифрового одноразрядного компаратора

1.1 Соберите схему



1.2 Включите схему. Подавая на A и B входные сигналы, наблюдайте сигналы на выходах. Результат оформите в виде таблицы.

Эксперимент 2. Исследование работы цифрового двухразрядного компаратора

1.1 Используя результаты эксперимента 1, разработайте схему 2-хразрядного компаратора.

1.2 Соберите схему.

2.3 Включите схему. Подавая входные сигналы, наблюдайте сигналы на выходах. Результат оформите в виде таблицы.

Вопросы

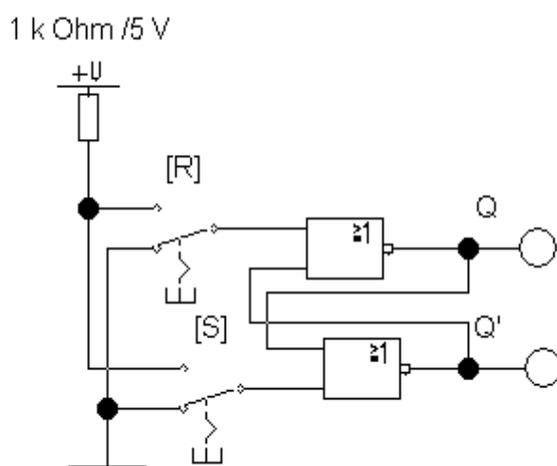
1. Назначение компаратора.
2. В чём отличие цифрового компаратора от аналогового?

Тема: Триггеры

Цель работы: изучение структуры и алгоритмов работы асинхронных и синхронных триггеров, исследование функций переходов и возбуждения основных типов триггеров, изучение взаимозаменяемости триггеров различных типов.

Эксперимент 1. Исследование RS-триггера.

а) Соберите схему



б) Включите схему. Последовательно подайте на схему следующие сигналы: $S=0, R=1$; $S=0, R=0$; $S=1, R=0$; $S=0, R=0$.

Убедитесь в том, что:

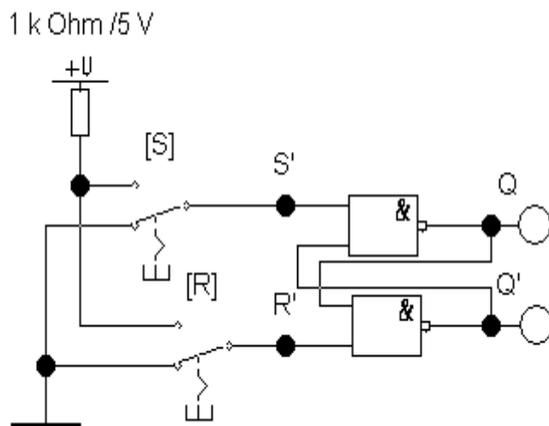
- при $S=0, R=1$ триггер устанавливается в состояние $Q=0$;
- при переходе к $S=0, R=0$ триггер сохраняет прежнее состояние выхода $Q=0$;
- при $S=1, R=0$ триггер устанавливается в состояние $Q=1$;
- при переходе к $S=1, R=1$ прежнее значение выхода $Q=1$ сохраняется.

б) Для каждого перехода (изменения состояния или сохранения предыдущего) нарисуйте в отчете граф перехода.

с) По результатам эксперимента заполните таблицу функций возбуждения для схемы.

Эксперимент 2. Исследование $\overline{R}\overline{C}$ - триггера.

а) Соберите схему



б) Включите схему. Последовательно подайте на схему следующие сигналы: $S=0, R=1$; $S=0, R=0$; $S=1, R=0$; $S=0, R=0$.

Убедитесь в том, что:

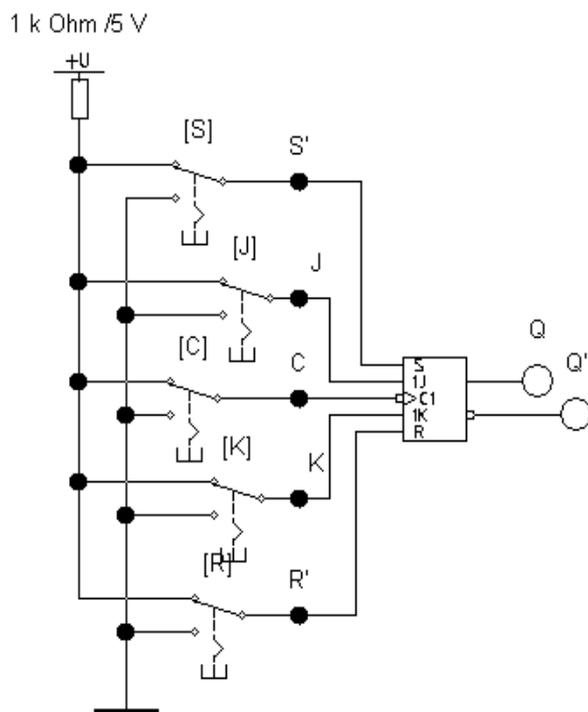
- при $S=1, R=0$ триггер устанавливается в состояние $Q=0$;
- при переходе к $S=R=1$ триггер сохраняет прежнее состояние выхода $Q=0$;
- при $S=0, R=1$ триггер устанавливается в состояние $Q=1$;
- при переходе к $S=1, R=1$ прежнее значение выхода $Q=1$ сохраняется.

б) Для каждого перехода (изменения состояния или сохранения предыдущего) нарисуйте в отчете граф перехода.

с) По результатам эксперимента заполните таблицу функций возбуждения для схемы.

Эксперимент 3. Исследование JK-триггера.

а) Соберите схему



b) Включите схему.

Убедитесь в том, что;

- при $R=1, S=0$ триггер устанавливается в 1 ($Q=1, Q'=0$) независимо от состояния остальных входов;
- при $R=0, S=1$ триггер устанавливается в 0 ($Q=0, Q'=1$) независимо от состояния остальных входов.

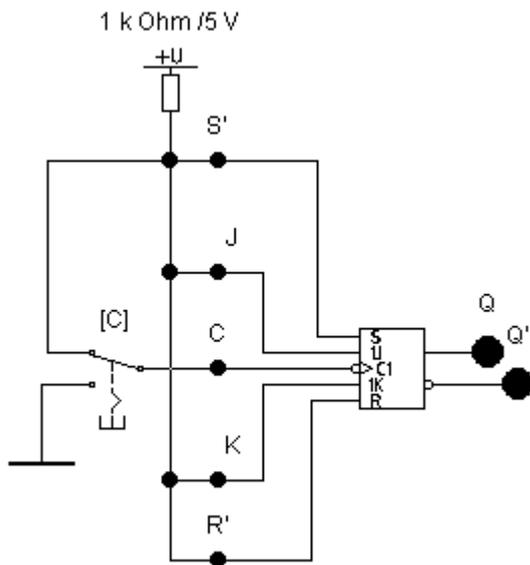
b) Установите $S'=R'=1$, проверьте истинность таблицы функций возбуждения, по результатам эксперимента заполните таблицу в отчете.

Указание: начальное состояние триггера устанавливать кратковременной подачей сигнала $S'=0$ для получения $Q_t=1$ и сигнала $R'=0$ для получения $Q_t=0$. Переход триггера в состояние Q_{t+1} происходит только по отрицательному фронту импульса на счетном входе C , сформированном соответствующим ключом.

c) Составьте временные диаграммы работы триггера для всех возможных комбинаций Q_t, J_t, K_t и зарисуйте их в отчете.

Эксперимент 4. Исследование JK-триггера в счетном режиме (Т-триггер).

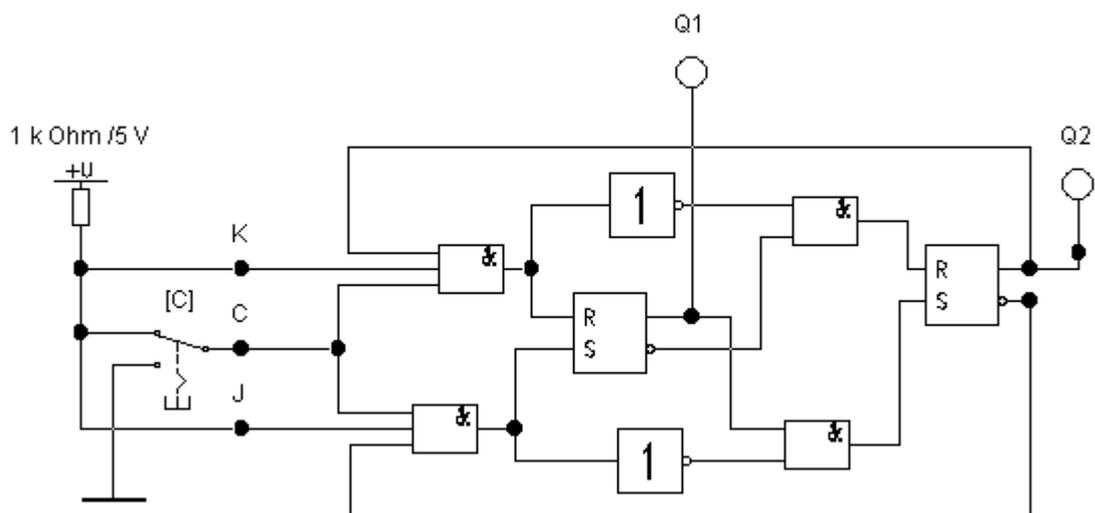
Соберите схему



Включите схему. Изменяя состояние входа C соответствующим ключом, зарисуйте в отчете диаграммы работы триггера в счетном режиме.

Эксперимент 5. Исследование JK-триггера, построенного на базе логических элементов и RS-триггеров.

Соберите схему

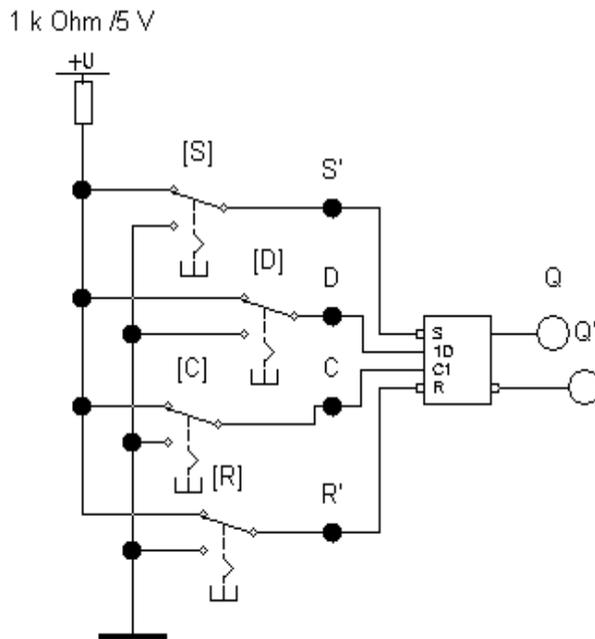


Включите схему. Изменяя уровень сигнала на входе C , составьте временные диаграммы сигналов на выходах $Q1$ и $Q2$ обоих RS -триггеров и зарисуйте их в отчете. Укажите режим

работы триггера. Определите моменты изменения сигналов $Q1$ и $Q2$ по отношению к моментам изменения сигнала C . Отрадите различие во временах переключения RS -триггеров на диаграммах.

Эксперимент 6. Исследование D-триггер;

а) Соберите схему



б) Включите схему.

Убедитесь в том, что:

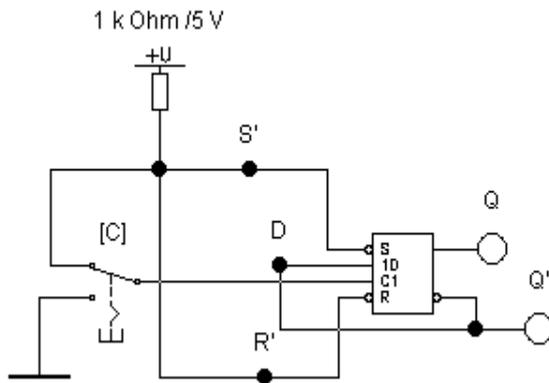
- при $R=1, S=0$ триггер устанавливается в 1 ($Q=1, Q'=0$) независимо от состояния остальных входов;
- при $R=0, S=1$ триггер устанавливается в 0 ($Q=0, Q'=1$) независимо от состояния остальных входов.

б) Установите $S'=R'=1$, проверьте истинность таблицы функций возбуждения, по результатам эксперимента заполните таблицу в отчете.

с) Составьте временные диаграммы работы триггера для всех возможных комбинаций Q_t, D_t .

Эксперимент 7. Исследование работы D-триггера в счетном режиме.

Соберите схему



Подавая на счетный вход C тактовые импульсы с помощью ключа $[C]$ и определяя состояние выходов триггера при помощи пробников, составьте временные диаграммы работы триггера в счетном режиме и занесите их в отчет.

Вопросы

1. Является ли элементом памяти выключатель настольной лампы?
 2. Если продолжить предыдущий вопрос, то как можно охарактеризовать:
 - а) кнопочный выключатель (один раз нажал - лампа горит; второй раз нажал - лампа погасла);
 - б) клавишный переключатель-коромысло: нажал на одно плечо - лампа зажглась или продолжает оставаться горячей; нажал на другое плечо - погасла.
- Аналогия с какими видами триггеров напрашивается?
3. Чем отличается работа RS -триггера с прямыми входами от работы RS -триггера с инверсными входами?
 4. Почему комбинация сигналов 11 на входах RS -триггера называется «запрещенной»?
 5. В чём отличие таблицы переходов триггера от таблицы функций возбуждения?
 6. Как свойство запоминания отражается в характеристических уравнениях триггеров?
 7. В чём принципиальное отличие работы синхронных триггеров от асинхронных?
 8. Какова приоритетность информационных и установочных входов в синхронных триггерах?
 9. Почему JK -триггер при $J=K=1$ не превращается в автогенератор?
 10. Почему T -триггер получил название счетного? Какое число импульсов он может сосчитать?
 11. Как работает D -триггер, если $D=Q$?

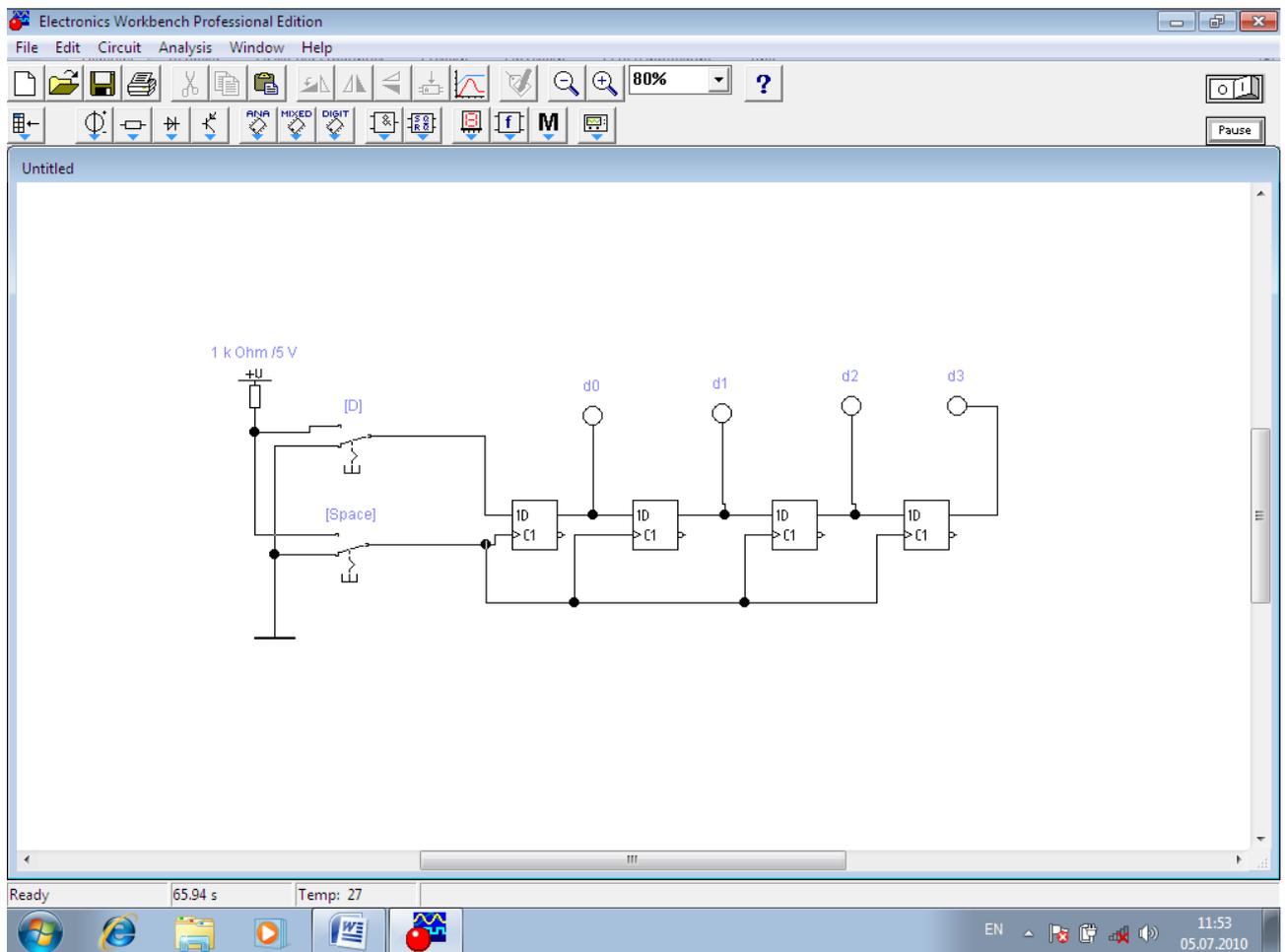
Вариант № 13

ИССЛЕДОВАНИЕ РЕГИСТРОВ

Цель работы: ознакомиться с принципом работы регистров и исследовать их работу.

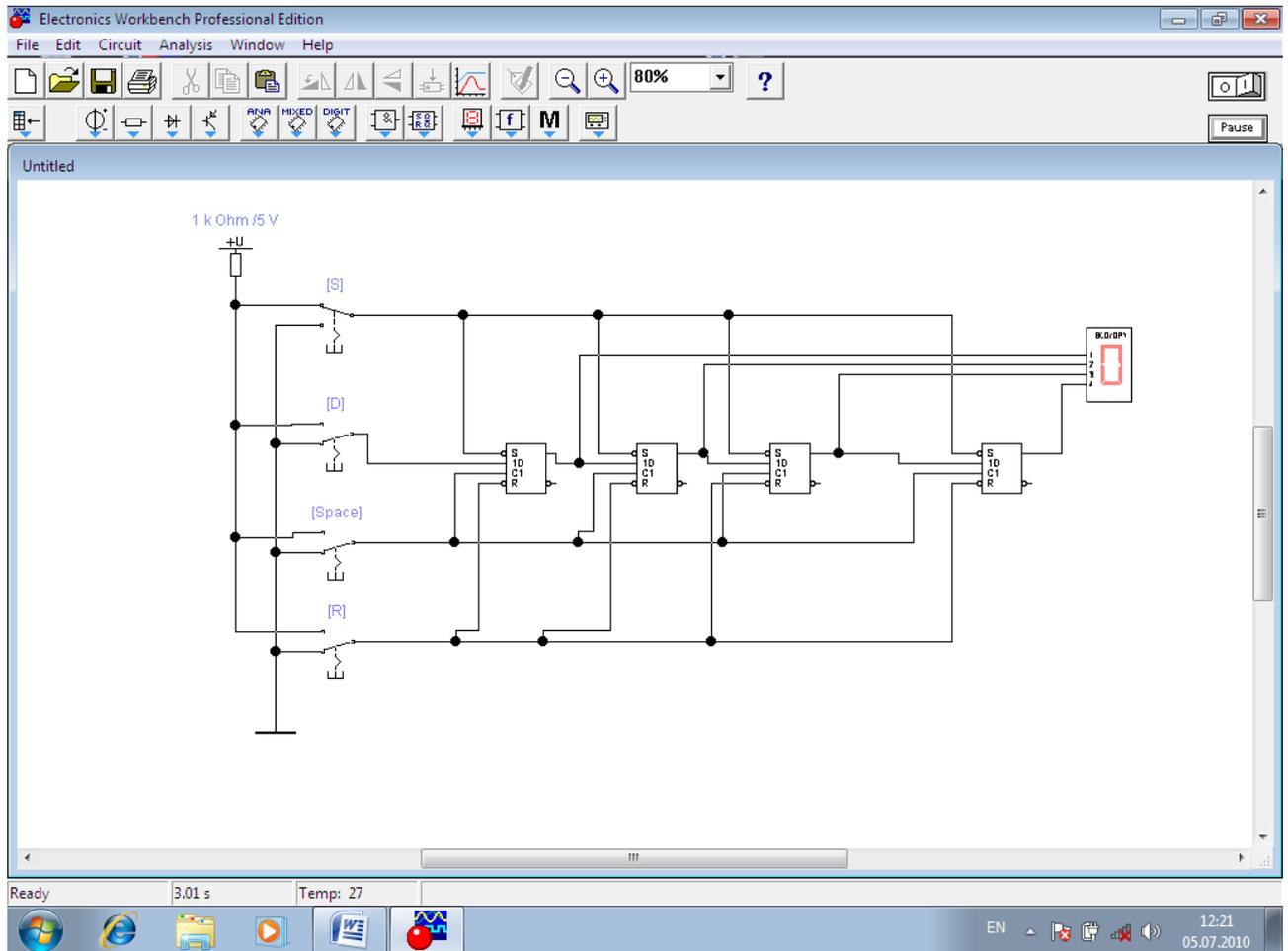
Эксперимент 1. Исследование принципа работы последовательного регистра.

1.1 Соберите и включите схему

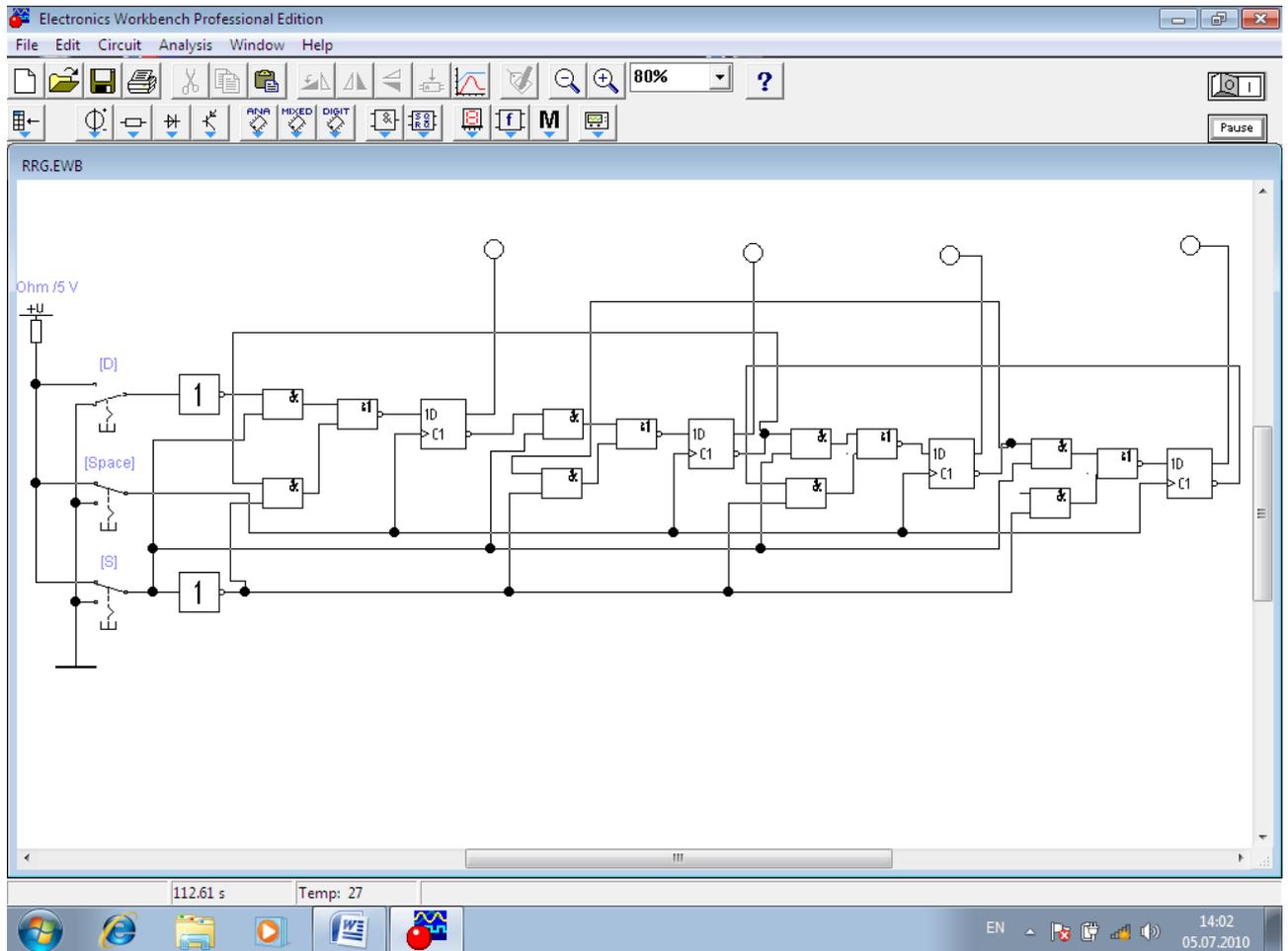


1.2 Какие действия выполняет данный регистр?

1.3 Соберите и включите схему



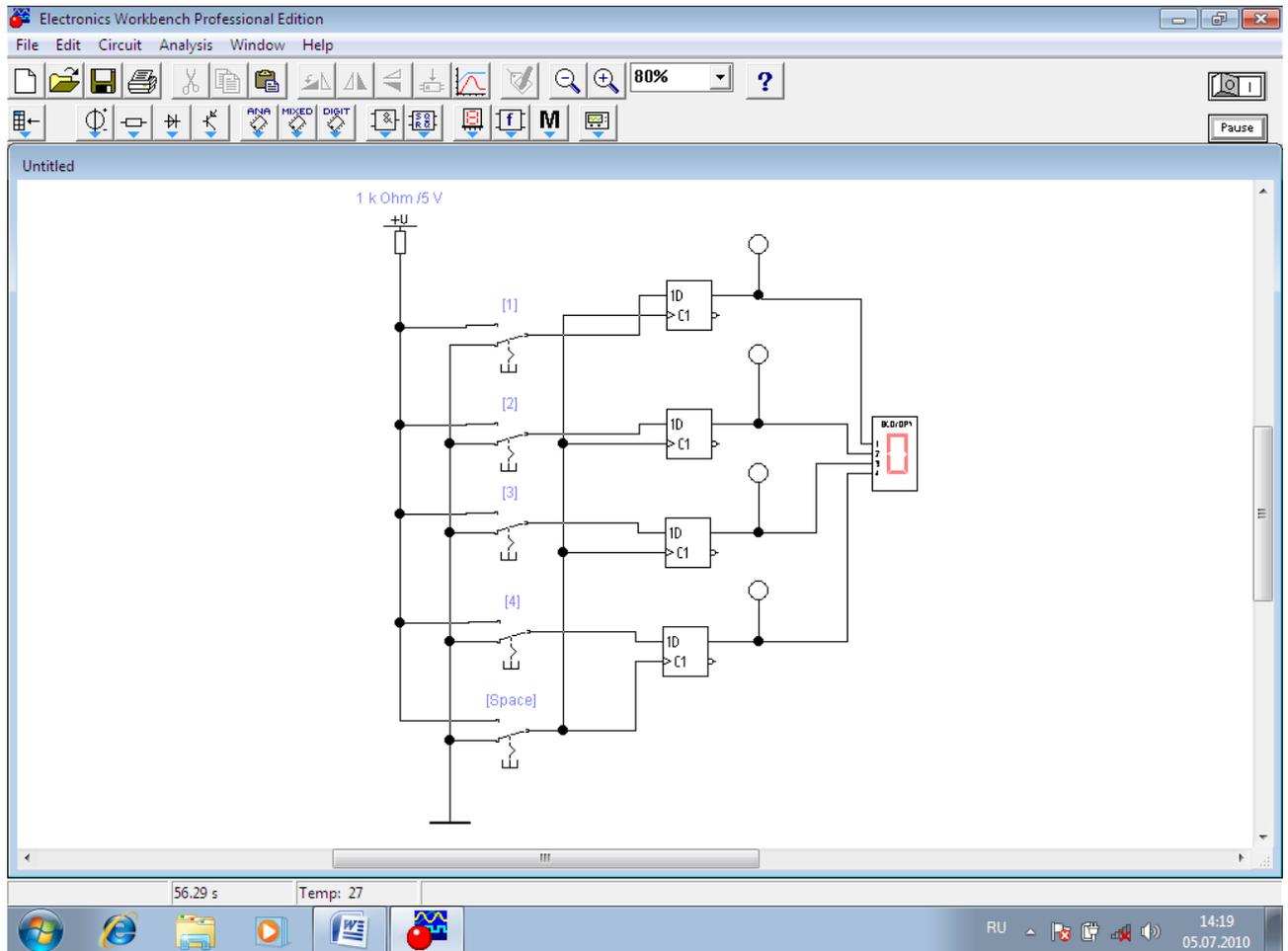
- 1.4 Определите назначение входов схемы.
- 1.5 Какие действия выполняет данный регистр?
- 1.6 Соберите и включите схему



- 1.7 Определите назначение входов схемы.
- 1.8 Какие действия выполняет данный регистр?

Эксперимент 2. Исследование принципа работы параллельного регистра.

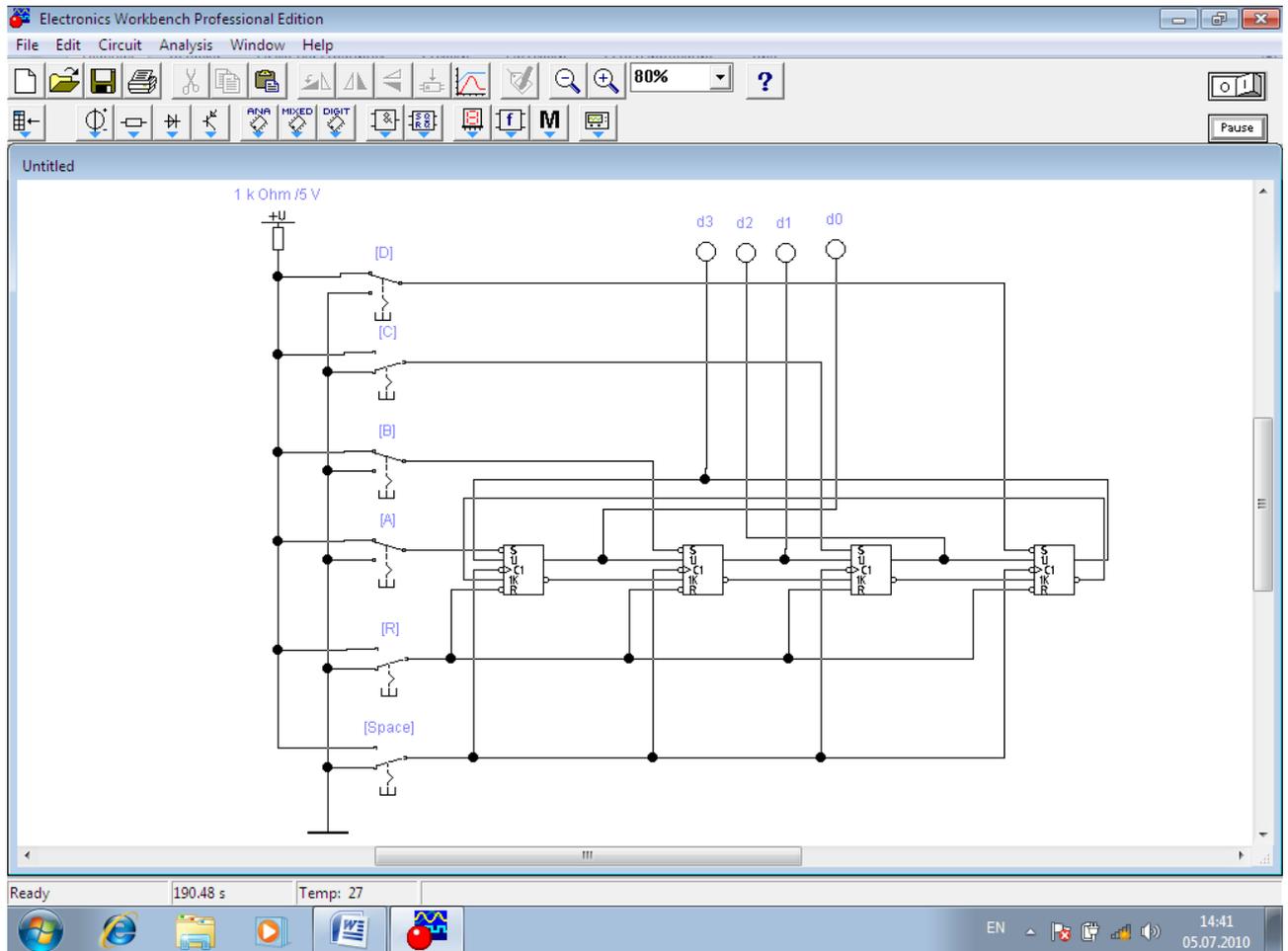
2.1 Соберите и включите схему



2.2 Определите назначение входов схемы.

2.3 Какие действия выполняет данный регистр?

2.4 Соберите и включите схему



- 2.5 Определите назначение входов схемы.
- 2.6 Какие действия выполняет данный регистр?

Вопросы

1. Назначение регистров.
2. Классификация регистров.
3. Операции выполняемые регистрами.

Вариант № 14

СЧЕТЧИКИ

Цель: изучение структуры и исследование работы суммирующих и вычитающих счетчиков, изучение способов изменения коэффициента пересчета счетчиков, исследование работы счетчиков с коэффициентом пересчета, отличным от 2ⁿ.

Эксперимент 1. Исследование суммирующего счетчика.

Соберите схему в соответствии со схемой, изображенной на рисунке 14.1. Включите схему. Подавая на вход схемы тактовые импульсы при помощи ключа С и наблюдая состояние выходов счетчика при помощи логических пробников, составьте временные диаграммы работы суммирующего счетчика. Определите коэффициент пересчета счетчика. Результаты занесите в отчет. Обратите внимание на числа, формируемые состояниями инверсных выходов счетчика.

Эксперимент 2. Исследование вычитающего счетчика.

- a) Соберите схему в соответствии со схемой, изображенной на рисунке 14.2. Включите схему. Зарисуйте временные диаграммы работы вычитающего счетчика в отчет.
- b) В схеме на рисунке 14.2 входы логического анализатора подключите к инверсным входам триггеров. Включите схему. Зарисуйте полученные временные диаграммы в отчет и сравните их с диаграммами, полученными в эксперименте 1.

Эксперимент 3. Исследование счетчика с измененным коэффициентом пересчета.

- a) Соберите схему в соответствии со схемой, изображенной на рисунке 14.3. Включите схему. Подавая на вход схемы тактовые импульсы при помощи ключа С и наблюдая состояние выходов счетчика при помощи логических пробников, составьте временные диаграммы работы счетчика и определите коэффициент пересчета. Результаты занесите в отчет.
- b) Измените структуру комбинационной части счетчика в соответствии со схемой на рисунке 14.4. Подавая на вход схемы тактовые импульсы при помощи ключа С и наблюдая состояние выходов счетчика при помощи

логических пробников, составьте временные диаграммы работы счетчика на 5. Результаты занесите в отчет.

Эксперимент 4. Исследование регистра Джонсона.

Соберите схему в соответствии со схемой, изображенной на *рисунке 14.5*. Счетное устройство, приведенное на рисунке, получило название регистра Джонсона или регистра с перекрестными связями. Включите схему. Постройте временные диаграммы сигналов на выходах триггеров. Определите коэффициент пересчета регистра Джонсона. Результаты занесите в отчет.

Эксперимент 5. Исследование регистра Джонсона, реализованного на JK-триггерах.

- a) Соберите схему в соответствии со схемой, изображенной на *рисунке 14.6*. Установите ключ S в верхнее положение (на вход S второго триггера подается сигнал логической единицы). Включите схему. Постройте временные диаграммы работы схемы и занесите их в отчет. Сравните полученные диаграммы с результатами эксперимента 4.
- b) Установите схему в состояние 000 . Подайте при помощи ключа S кратковременный импульс на вход S второго триггера. При этом схема должна установиться в состояние 010 . Подавая на вход C схемы тактовые импульсы при помощи соответствующего ключа и наблюдая состояние выходов схемы при помощи логических пробников, составьте временные диаграммы работы устройства. Определите коэффициент пересчета схемы. Результаты занесите в отчет.

Указание. Вернуть схему в прежнее состояние можно подачей кратковременного импульса на J вход S второго триггера в момент, когда схема находится в состоянии 101 .

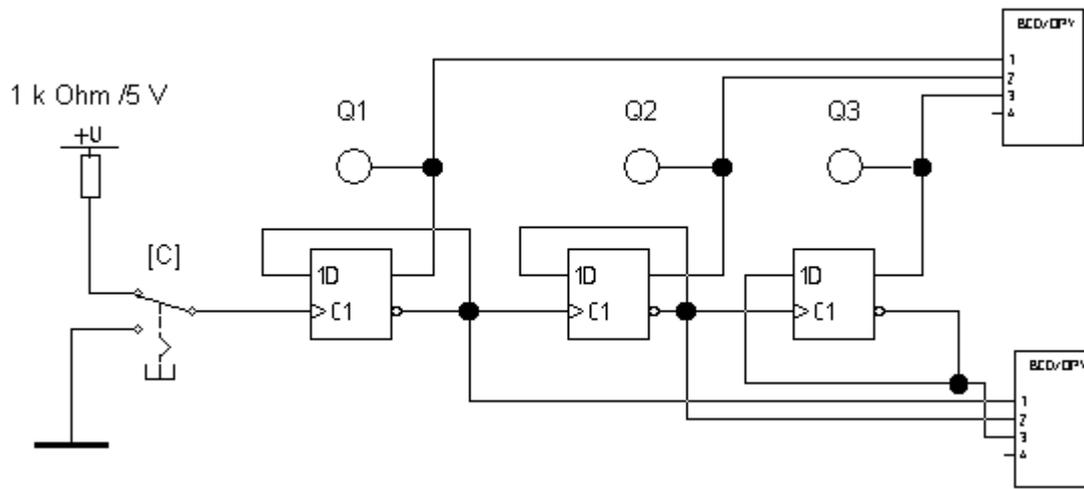


Рисунок 14.1.

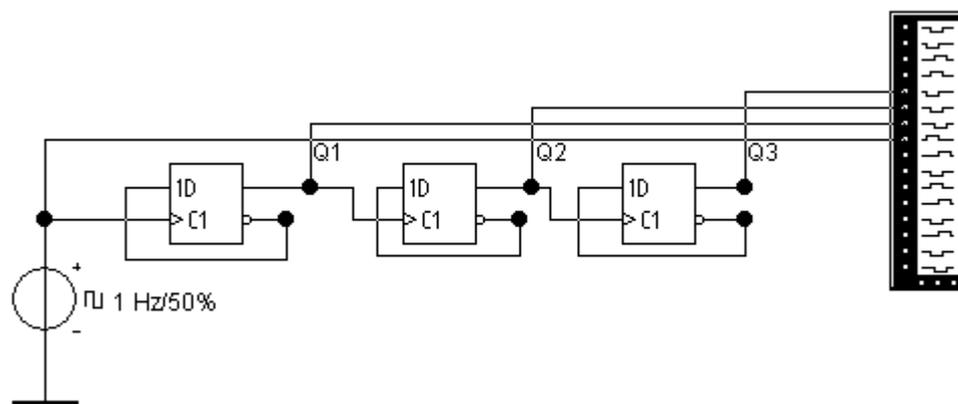


Рисунок 14.2.

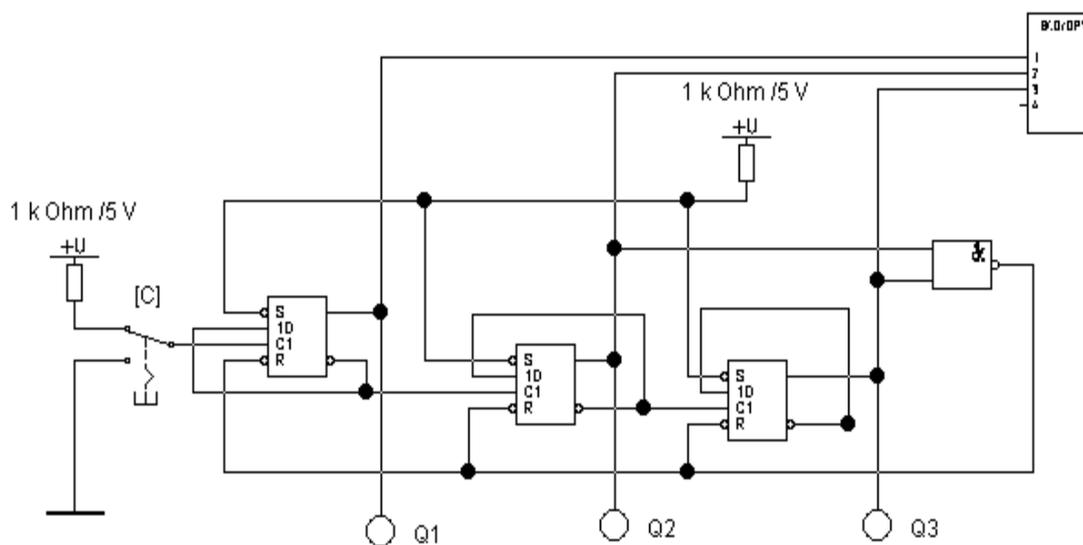


Рисунок 14.3.

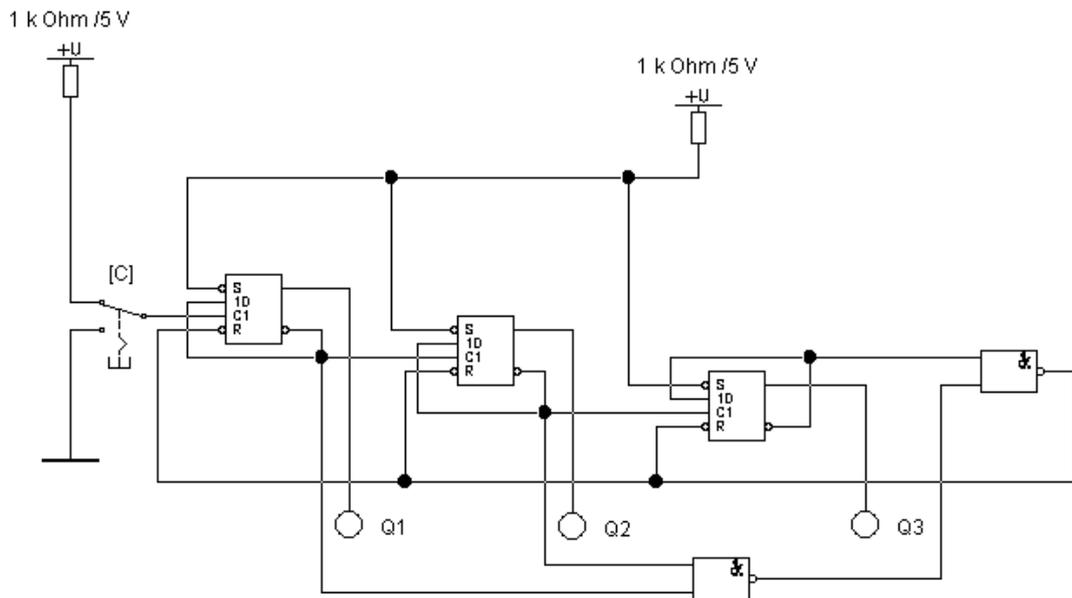


Рисунок 14.4.

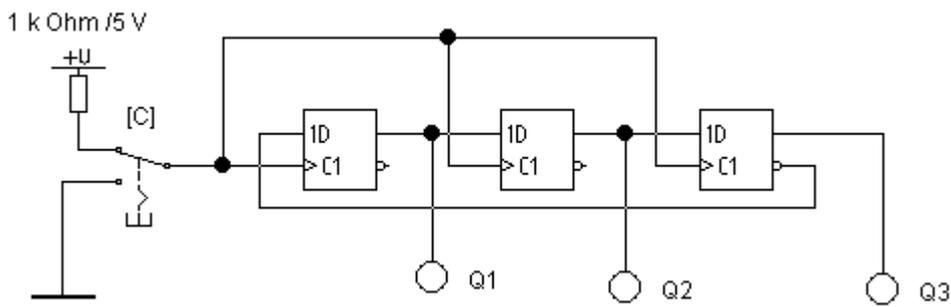


Рисунок 14.5.

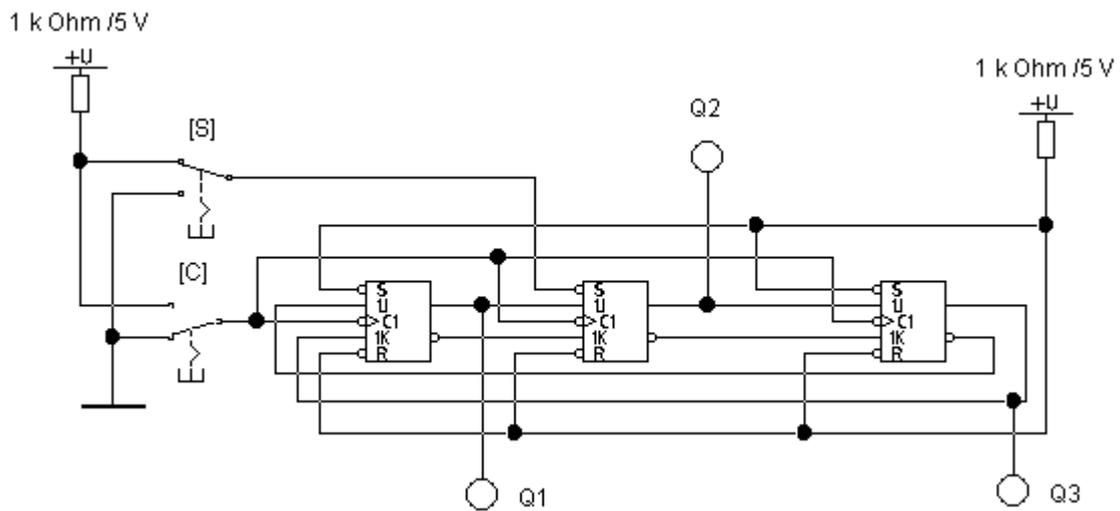


Рисунок 14.6.

Вопросы.

1. Почему при подключении счетных входов триггеров к инверсным выходам предыдущих каскадов счетчик на D -триггерах работает как суммирующий, а при подключении к прямым - как вычитающий?
2. В каком режиме будет работать счетчик на JK -триггерах при подключении счетных входов триггеров к прямым выходам предыдущих каскадов? Как изменится режим работы счетчика при подключении счетных входов триггеров к инверсным выходам?
3. Какой коэффициент пересчета имеет регистр Джонсона?
4. Какими способами можно изменить коэффициент пересчета счетчика?
5. Сколько триггеров должен содержать счетчик с коэффициентом пересчета $K_{сч} = \{3, 5, 7, 9, 10, 12, 14, 15, 24, 30\}$?
6. В двоичном счетчике коэффициент пересчета равен 8, число триггеров - 3. При поступлении тактовых импульсов на счетный вход счетчик изменяет свое состояние в следующей последовательности: $000-001-010-011-100-101-110-111-000$. Сколько триггеров в счетчике изменяют свое состояние одновременно на каждом яз переходов? Действительно ли триггеры изменяют своё состояние одновременно? Как происходит переход счетчика из состояния 111 в состояние 000 ? Какой из триггеров первым изменит своё состояние? Что послужит причиной переключения второго триггера? Как развивается процесс изменения состояния триггеров при переходе счетчика из состояния 011 в состояние 100 ?
7. Цифровые часы в метро реализованы на основе счетчиков. Иногда можно заметить, что четное число секунд на табло часов сохраняется заметно дольше, чем нечетное (возможна и обратная закономерность). Почему это происходит?
8. Какую разрядность должен иметь счетчик, отсчитывающий секунды и десятки секунд при наличии генератора импульсов частотой 10 кГц?

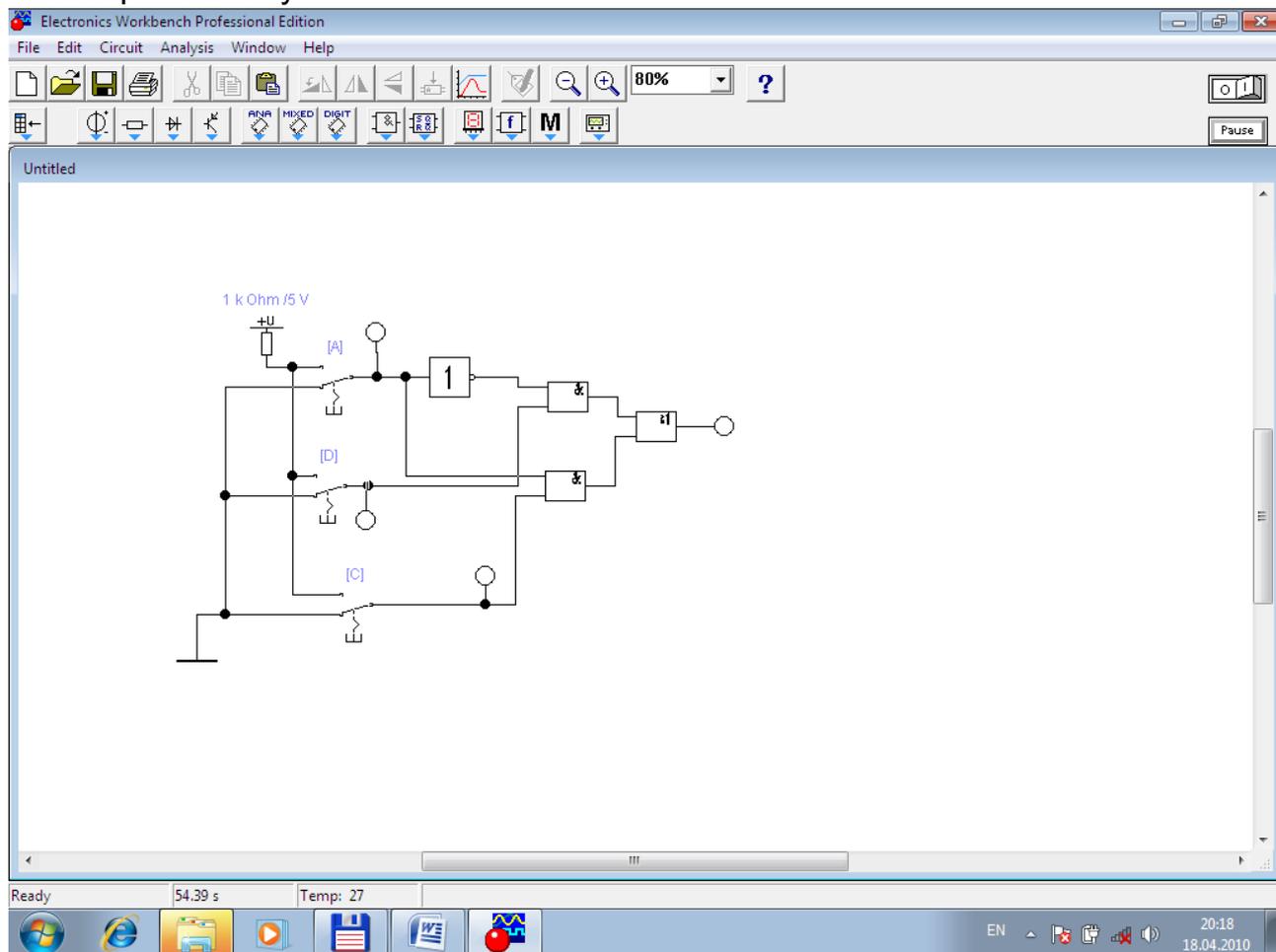
Вариант №15

ИССЛЕДОВАНИЕ МУЛЬТИПЛЕКСОРОВ И ДЕМУЛЬТИПЛЕКСОРОВ

Цель работы: ознакомиться с принципом работы мультиплексора и демультимплексора, исследовать работу мультиплексоров.

Эксперимент 1. Исследование принципа работы мультиплексора.

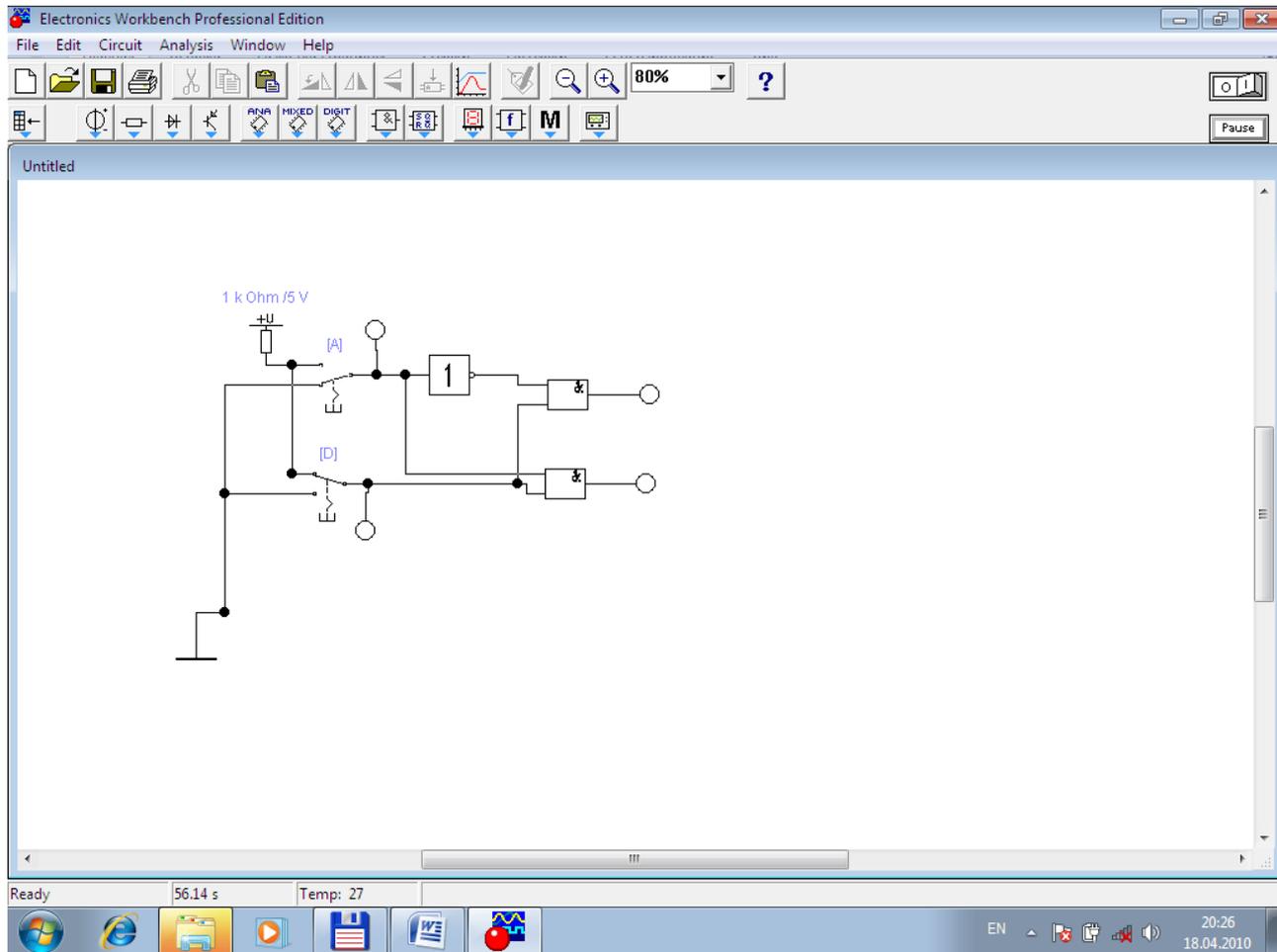
1. Соберите схему



2 Включите схему. Подавая различные комбинации входных сигналов, исследуйте принцип работы мультиплексора. Результат оформите в виде таблицы.

Эксперимент 2. Исследование принципа работы мультиплексора.

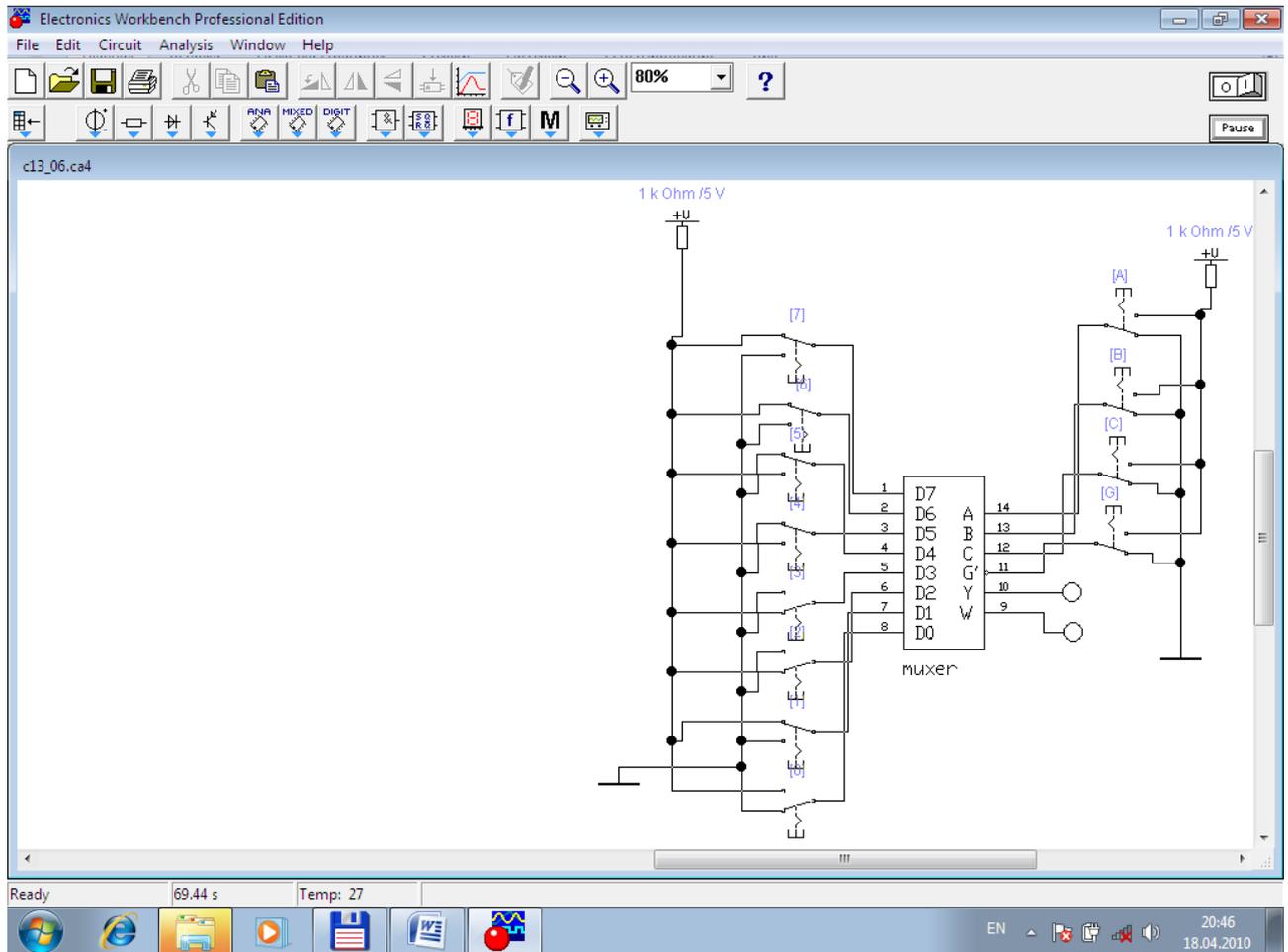
1. Соберите схему



2 Включите схему. Подавая различные комбинации входных сигналов, исследуйте принцип работы демультиплектора. Результат оформите в виде таблицы.

Эксперимент 3. Исследование принципа работы мультиплектора.

1.Соберите схему



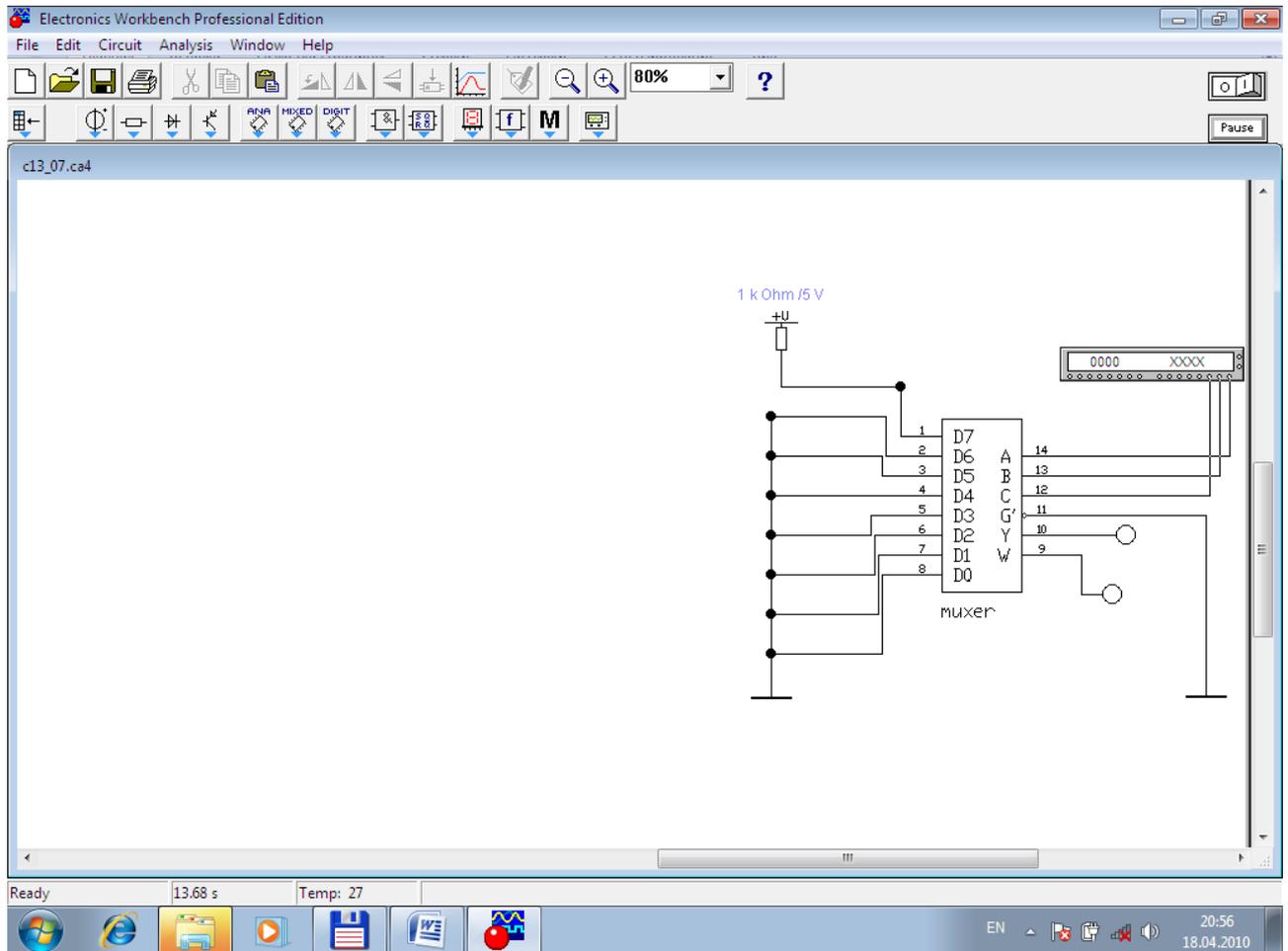
2 Включите схему. Установите ключ G в положение логический 0. Подавая различные комбинации сигналов A,B,C, определить переключение какого из ключей

0-7 изменяет состояние выходов мультиплексора. Повторить исследование при G=1/

Результат оформите в виде таблицы.

Эксперимент 4. Исследование мультиплексора с помощью генератора слов.

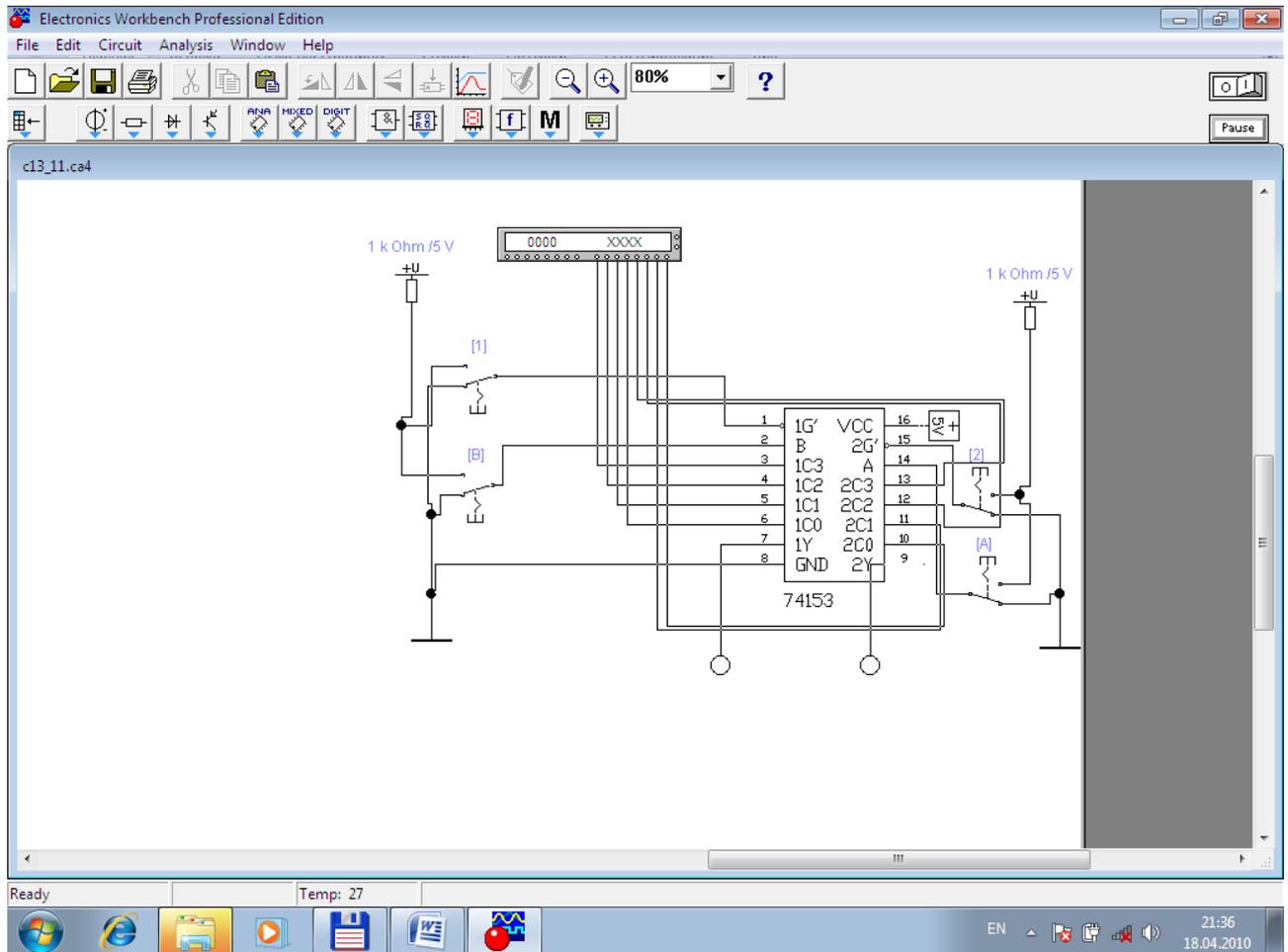
1.Соберите схему



2 Включите схему. Подавая пошагово слова от генератора, наблюдайте сигналы на выходах Y и W. Результат оформите в виде таблицы.

Эксперимент 5. Исследование сдвоенного двухканального мультиплексора.

1. Соберите схему



2 Включите схему. Исследуйте работу данного мультиплексора, для чего ключами 1,2 установите на входах G1 и G2 уровень логического нуля и, используя генератор в пошаговом режиме, определите – сигнал какого из входов проходят на выход мультиплексора. Результат оформите в виде таблицы.

Вопросы.

1. Что такое – мультиплексор и какую функцию он выполняет?
2. Как реализовать схему мультиплексора 2x1 с управляющим входом на элементах И-НЕ ?
3. Можно ли на основе двух мультиплексоров 2x1 реализовать мультиплексор 4x1 и какие элементы для этого понадобятся?
4. Каким логическим уравнениям описывается работа мультиплексора 2x1?
5. Какими логическими уравнениями описывается работа двойного мультиплексора?

Вариант № 16

ИССЛЕДОВАНИЕ ДЕШИФРАТОРОВ

Цель работы: ознакомиться с принципом работы дешифраторов, исследовать влияние управляющих сигналов на работу дешифраторов, реализовать и исследовать функциональные модули на основе дешифраторов.

Эксперимент 1. Исследование принципа работы дешифратора 3×8 в основном режиме.

Соберите схему в соответствии со схемой, изображенной на *рисунке 16.1*. Включите схему. Подайте на вход G уровень логической единицы. Для этого клавишей G ключ G установить в верхнее положение. Определите и запишите уровни сигналов на выходах $Y_0 \dots Y_7$ в таблицу истинности при $G = 1$ в отчет.

Подайте на вход G уровень логического нуля (ключ G установите в нижнее положение). Убедитесь, что дешифратор перешел в рабочий режим и на одном из выходов установился уровень логического нуля. Подавая все возможные комбинации уровней логических сигналов на входы A, B, C с помощью одноименных ключей и определяя с помощью логических пробников уровни логических сигналов на выходе схемы, заполните таблицу истинности дешифратора при $G=0$ в отчет.

Эксперимент 2. Исследование принципа работы дешифратора 3×8 в режиме 2×4 .

1. В схеме *рисунке 16.1* подключите вход C к общему проводу (земле), задав $C=0$). Изменяя уровни сигналов на входах B и A и наблюдая уровни сигналов на выходах схемы, с помощью пробников заполните таблицу истинности дешифратора в отчете. Укажите выходы, на которых уровень сигнала не меняется.

2. Прodelайте пункт 1) при $C=1$, для чего вход C подключите к источнику логической единицы. Заполните таблицу истинности дешифратора в отчете.

3. Прodelайте пункт 1), заземлив вход B ($B=0$), а на входы A и C подавая все возможные комбинации логических уровней. Заполните таблицу истинности в отчете, там же укажите номера выходов, на которых уровень логического сигнала не изменяется.

Эксперимент 3. Исследование работы дешифратора в качестве демультимплексора.

Соберите схему в соответствии со схемой, изображенной на *рисунке 16.3*. Включите схему. В пошаговом режиме работы генератора слов подайте на входы C , B , A демультимплексора слова, эквивалентные числам от 0 до 7 . Наблюдая при помощи логических пробников уровни сигналов на выходах, заполните таблицу функционирования в отчете. Убедитесь, что изменяющийся сигнал на входе G поочередно появляется на выходах дешифратора.

Эксперимент 4. Исследование дешифратора 3×8 с логической схемой на выходе.

Соберите схему в соответствии со схемой, изображенной на *рисунке 16.4*. Включите схему. Установите генератор слов в пошаговый режим. Последовательно подавая слова от генератора на вход схемы и наблюдая уровень логического сигнала на выходе схемы с помощью логического пробника, составьте таблицу истинности функции F , реализуемой схемой на выходе. По таблице запишите аналитическое выражение функции и занесите полученное выражение в отчет.

Эксперимент 5. Исследование микросхемы 74138.

1. Соберите схему (*рисунок 16.5*). Установите генератор слов в пошаговый режим. Включите схему. С помощью соответствующих ключей установите состояние управляющих входов $G1=0$, $G2A=G2B=1$. Подавая на входы A , B , C слова от генератора слов и наблюдая состояние выходов с помощью логических пробников, заполните таблицу функционирования дешифратора 74138 в отчете.
2. Повторите операции пункта 1) при $G1=G2A=1$, $G2B=0$. Заполните таблицу функционирования дешифратора 74138.
3. Повторите операции пункта 1) при $G1=1$, $G2A=G2B=0$. Заполните таблицу функционирования дешифратора 74138.

Эксперимент 6. Исследование микросхемы 74138 с помощью логического анализатора.

Соберите схему (*рисунок 16.6*). Установите генератор слов в пошаговый режим. Включите схему. С помощью соответствующих ключей установите состояние управляющих входов $G1=1$, $G2A=G2B=0$. Подавая слова от генератора слов, получите временные диаграммы работы дешифратора на экране логического анализатора и зарисуйте их в отчете. Сопоставьте временные диаграммы с таблицей функционирования.

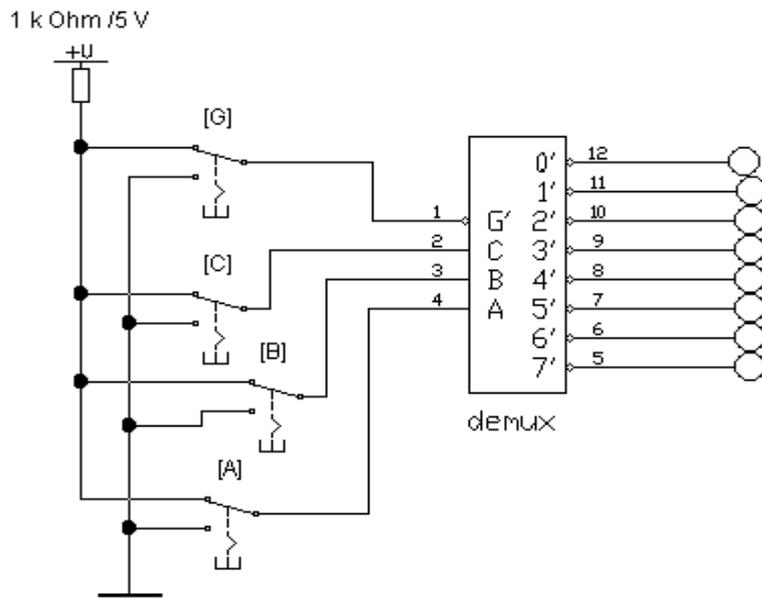


Рисунок 16.1.

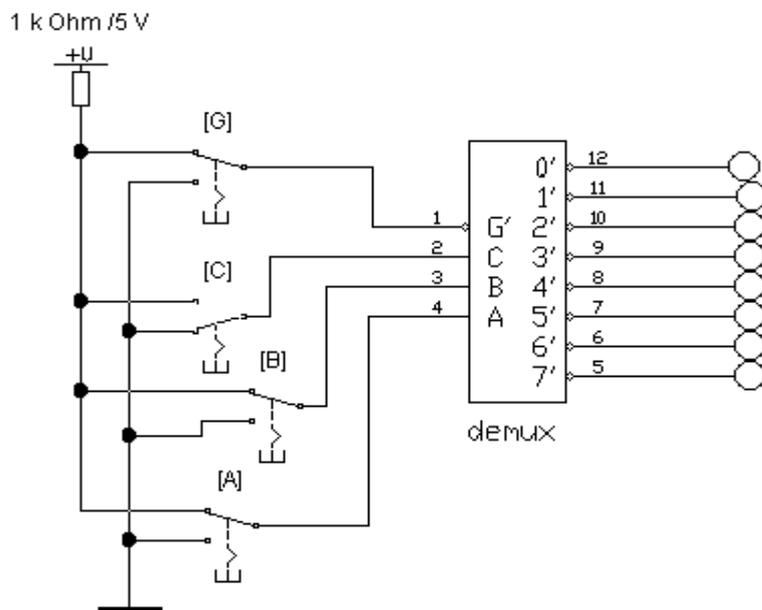


Рисунок 16.2.

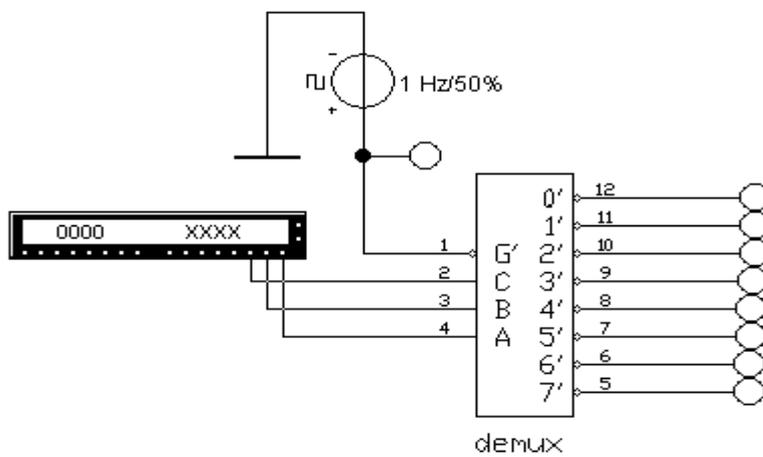


Рисунок 16.3.

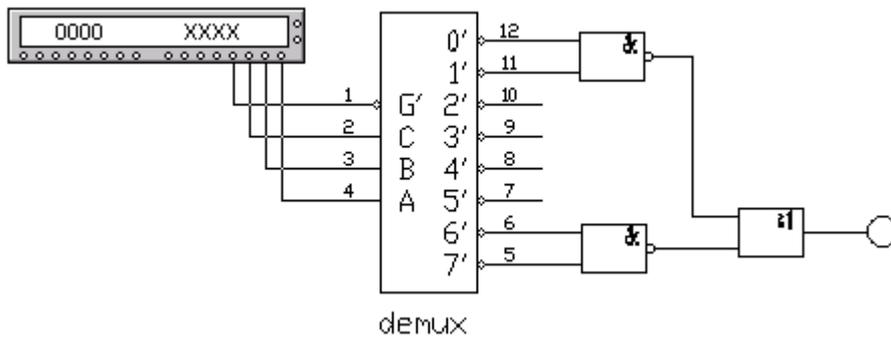


Рисунок 16.4.

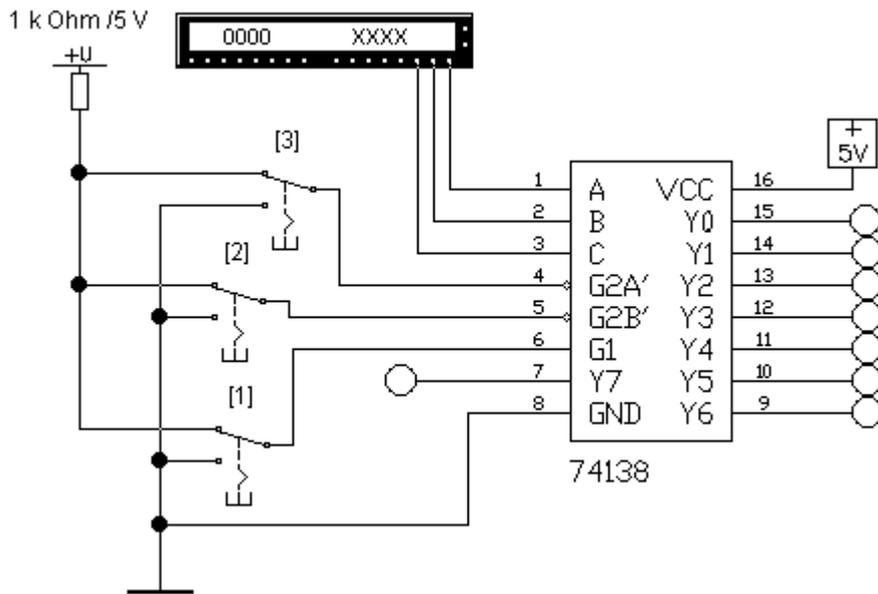


Рисунок 16.5.

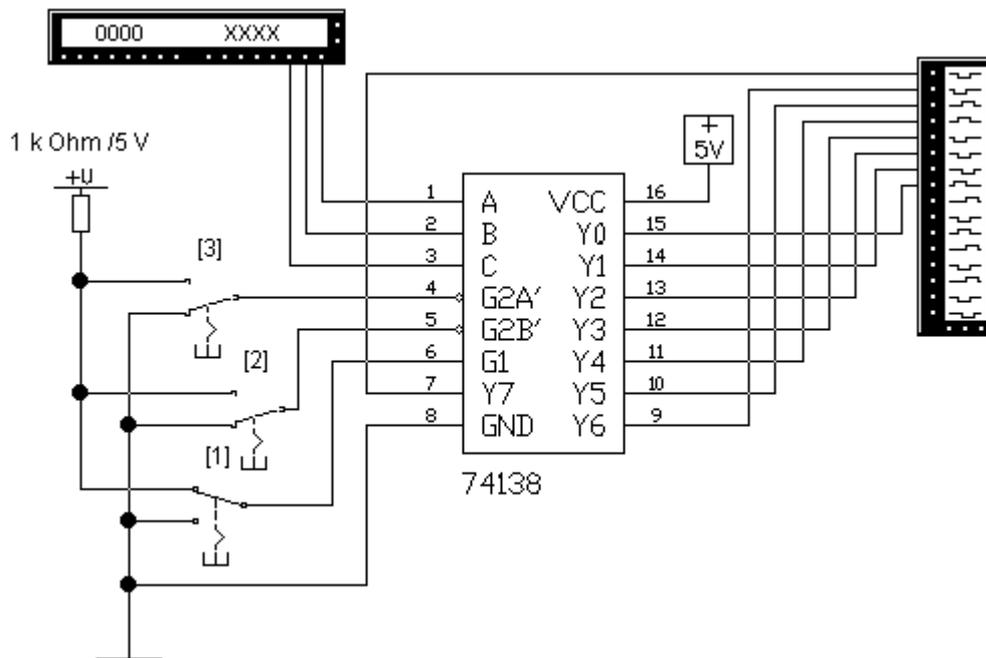


Рисунок 16.6.

Вопросы

1. Какие логические функции выполняет дешифратор?
2. Каково назначение входов управления в дешифраторе, как влияет сигнал управления на выходные функции дешифратора?
3. Какие дополнительные логические элементы необходимы для реализации логических функции n аргументов на основе дешифратора с прямыми выходами? А с инверсными?
4. Как выглядит схема дешифратора 2×4 , выполненная в базисе *И*, *ИЛИ*, *НЕ*? Входы дешифратора A , B , выходы Y_0 , Y_1 , Y_2 , Y_3 . Сколько элементов каждого типа для этого требуется?
5. Как надо видоизменить схему дешифратора 2×4 в предыдущем случае, чтобы оснастить её прямым управляющим входом? Инверсным? Обозначьте входы дешифратора A , B , управляющий вход G или \bar{G} , выходы Y_0 , Y_1 , Y_2 , Y_3 .
6. Как из двух дешифраторов 2×4 сделать один дешифратор 3×8 ?
7. Как на основе нескольких дешифраторов 2×4 с управляющим входом сделать дешифратор 4×16 ? Сколько дешифраторов 2×4 потребуется для решения этой задачи, если не использовать другие элементы?
8. Как на основе дешифратора 2×4 сделать схему, фиксирующую совпадение двух бит ($A=B=1$, $A=B=0$) и реализующую функцию $F = AB \vee \overline{AB}$?
9. Как на основе дешифратора сделать логическую схему, реализующую функцию $F = A\bar{B} \vee \bar{A}B$?

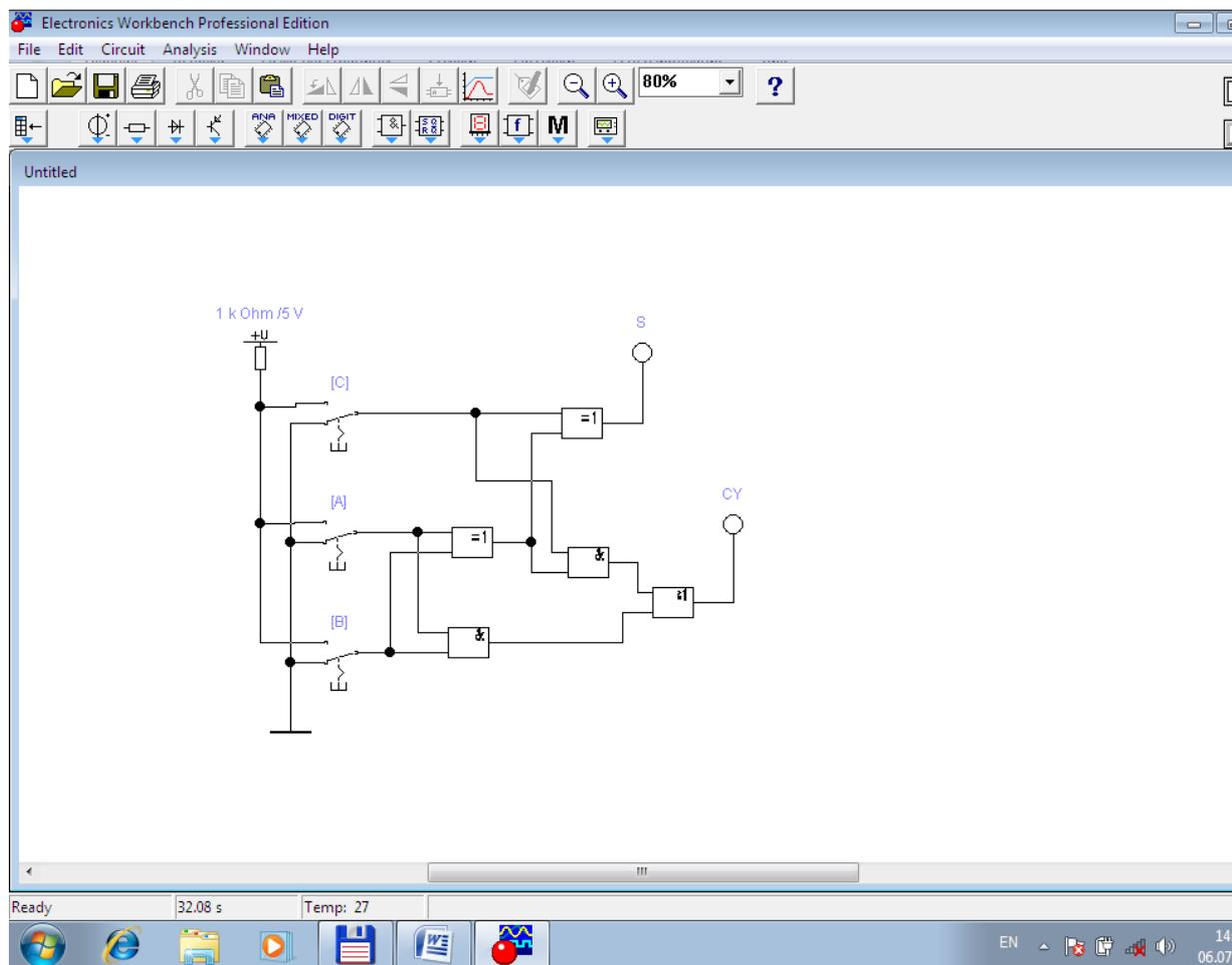
Вариант № 17

ИССЛЕДОВАНИЕ РАБОТЫ СУММАТОРА

Цель работы: Ознакомиться с принципом работы сумматора.

Эксперимент 1. Изучение работы сумматора

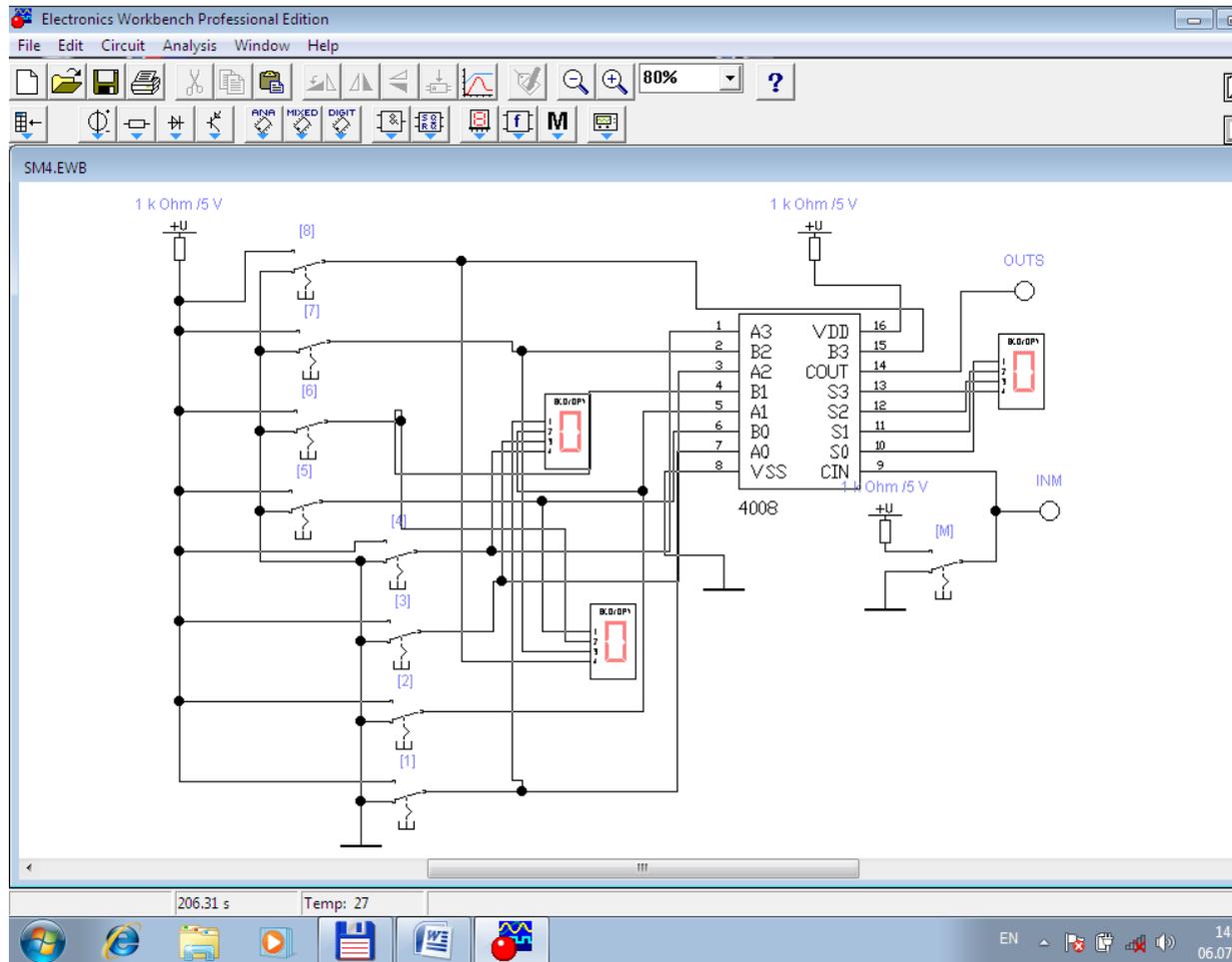
1.1 Соберите схему



1.2 Включите схему. Подавая входные сигналы, наблюдайте сигналы на выходах. Результат оформите в виде таблицы.

Эксперимент 2. Изучение работы 4-хразрядного сумматора.

2.1 Соберите схему



2.2 Включите схему. Подавая входные бинарные коды слагаемых A(1,2,3,4) и B(5,6,7,8), наблюдайте сигналы на выходах. Результат оформите в виде таблицы.

2.3 Повторить п.2.2 при M=1.

Вопросы

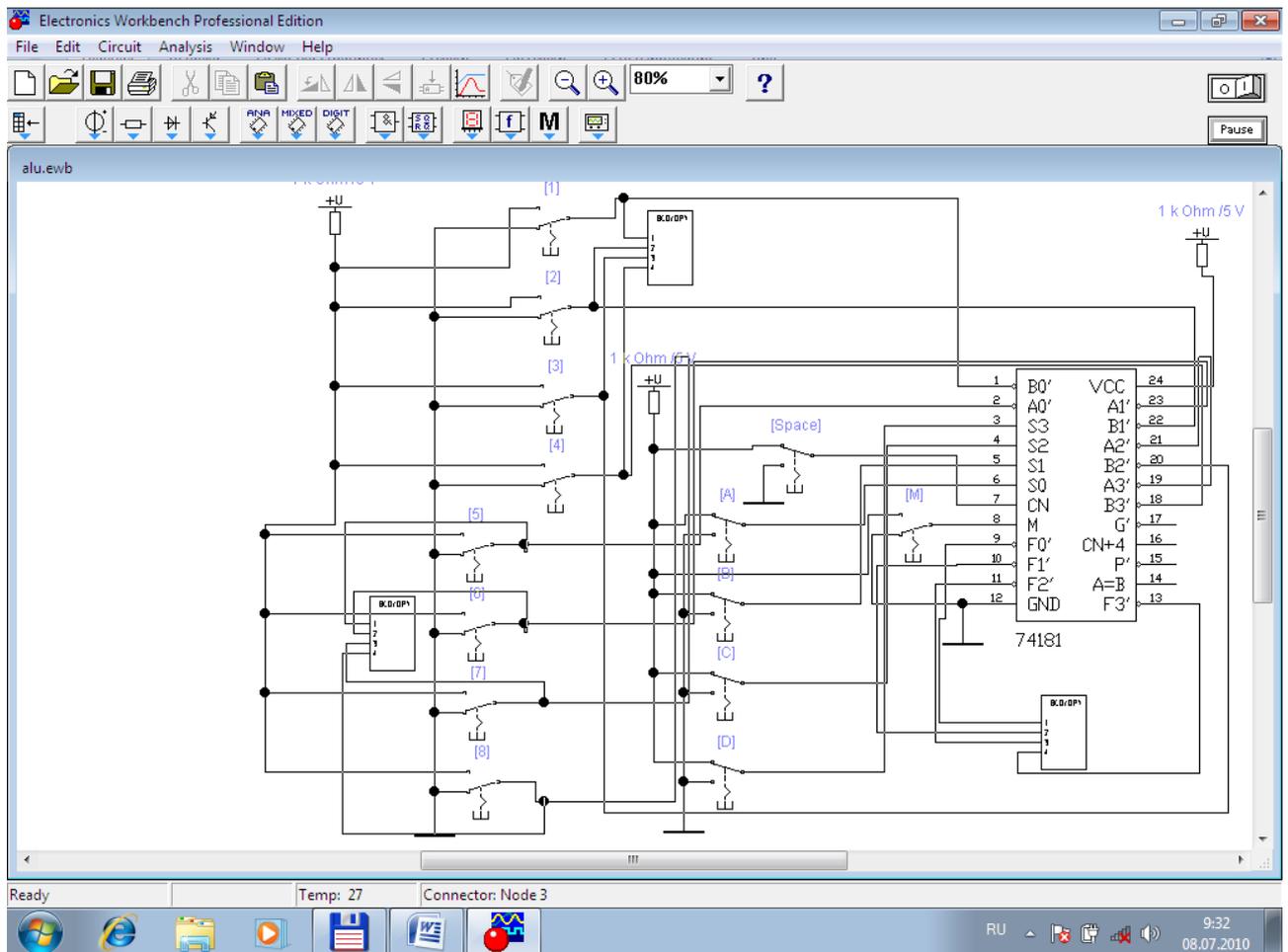
1. Назначение сумматора.
2. Что такое полусумматор?

Вариант № 18 ИССЛЕДОВАНИЕ РАБОТЫ АЛУ

Цель работы: Ознакомиться с принципом работы АЛУ.

Эксперимент 1. Изучение работы АЛУ

1.1 Соберите схему



1.2 Включите схему. Подавая входные бинарные коды операндов В(1,2,3,4) и А(5,6,7,8), а также коды операций S(ABCD) при M=0 - наблюдайте результат выполненной операции. Результат оформите в виде таблицы.

1.3 Повторить п.1.2 при M=1.

КОД S3 S2 S1 S0	ЛОГИЧЕСКИЕ ОПЕРАЦИИ M=1	АРИФМЕТИЧЕСКИЕ ОПЕРАЦИИ M=0	
		Cn=0 без переноса	Cn=1 с переносом
0000	-	Передача на выход операнда A	A+1(команда INC)
0001	Поразрядное ИЛИ с инверсией	Команда A+B (ADD)	Команда A+B+Cn (ADC)
0010	Операция И над A' и операндом B	Команда A+ B'	Команда A+ B'+Cn
0011	Нет операции (NOP)	-1	0
0100	Операция И с инверсией	A+AB'	A+(AB)'+Cn
0101	B'	(A+B)+AB'	(A+B)+AB'+Cn
0110	Исключающее ИЛИ (команда XRA)	A-B-1 (команда SBB)	A-B (команда SUB)
0111	Операция И над A и B'	AB'-1	(AB)'
1000	Операция ИЛИ над A' и операндом B	A+AB	A+B+Cn
1001	Операция ИЛИ с инверсией	A+B (команда ADD)	A+B+Cn
1010	Передача на выход операнда B	(A+B')+AB	(A+B')+AB+Cn
1011	Операция И (команда ANA)	AB-1	AB
1100	1	A+A	A+A+Cn
1101	Операция ИЛИ над B' и операндом A	(A+B)+A	(A+B)+A+Cn
1110	Операция ИЛИ (команда ORA)	(A+B')+A	(A+B')+A+Cn
1111	Передача на выход операнда A	A-1	A

A'-инверсия A

Вопросы

1. Назначение АЛУ.
2. Назначение входа M?

Список литературы

1. Панфилов Д.И., Иванов В.С., Чепурин И.И. Электротехника в экспериментах и упражнениях: Практикум на Electronics Workbench: В 2 т. / Под общей ред. Д.И. Панфилова – Т.1.: Электротехника. – М.: ДОДЕКА, 2000. 304 с.
2. Панфилов Д.И., Иванов В.С., Чепурин И.И. Электротехника в экспериментах и упражнениях: Практикум на Electronics Workbench: В 2 т. / Под общей ред. Д.И. Панфилова – Т.2.: Электроника. – М.: ДОДЕКА, 2000. 288 с.
3. Карлащук В.И. Электронная лаборатория на IBM PC-М., «Солон» 2008.
4. У Титце, К Шенк, Полупроводниковая схемотехника.- М., «Мир», 2003
5. Кучумов А.И. Электроника и схемотехника-М., «Гелиос АРВ», 2004
6. Завадский В.А. Практикум по компьютерной электронике, К., «ТОО ВЕК», 2002.
7. Угрюмов Е.П. Цифровая схемотехника, С-П., «БХВ-Петербург», 2005.
8. Грабовски Б. Краткий справочник по электронике, М., «БМК», 2001.
9. Букреев И. Горячев В. Мансуров Б. Микроэлектронная схемотехника цифровых устройств, М., «Техносфера», 2009.